

# XC9145 シリーズ

JTR04032-002

## 400nA 超低消費電流 0.8A PWM/PFM 昇圧 DC/DC コンバータ

☆Green Operation 対応

### ■概要

XC9145 シリーズは 200mΩ Nch ドライバ FET および 270mΩ Pch 同期整流スイッチ FET を内蔵した昇圧同期整流 DC/DC コンバータです。

400nA の超低消費電流と PWM/PFM 自動切替制御により、従来 高効率を実現するのが難しかった出力電流 10μA 以下の効率を大幅に改善しました。(89.9% @  $V_{IN}=2.4V, V_{OUT}=3.3V, I_{OUT}=10\mu A$ )

この特長により、システム待機時の消費電力の割合が大きな電池駆動機器の消費電力を大幅に削減でき、電池駆動時間の長時間化や電池小型化に貢献することが可能です。

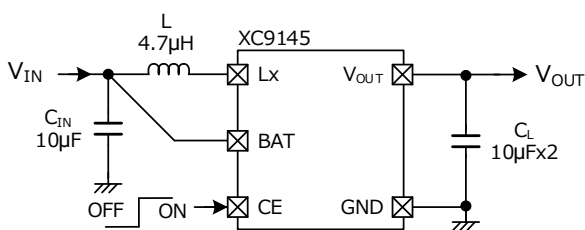
### ■用途

- 低電力無線通信製品
- 低電力 IoT モジュール
- 電池式医療機器/ウェアラブルデバイス  
(健康監視, フィットネスデバイス)
- リモコン
- 一次電池ポータブルシステム
- 計量、スマートメーター(ガス/水道/温度)
- ホームセキュリティ/ホームオートメーション
- エナジーハーベスト

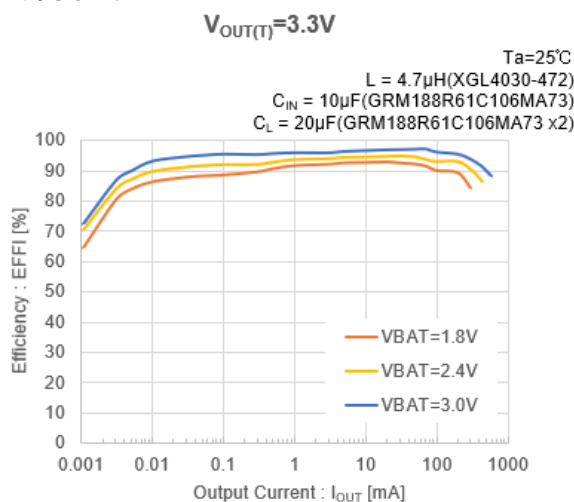
### ■特徴

入力電圧範囲	: 0.65V ~ 5.5V (動作開始電圧: 1.6V)
出力電圧設定範囲	: 3.0V ~ 5.5V (0.1V ステップ)
出力電流	: 430mA @ $V_{OUT}=5.0V, V_{BAT}=3.3V$ 300mA @ $V_{OUT}=3.3V, V_{BAT}=1.8V$
発振周波数	: 1.2MHz
消費電流	: 400nA
効率	: 89.9% @ $V_{IN}=2.4V, V_{OUT}=3.3V, I_{OUT}=10\mu A$ 93.2% @ $V_{IN}=2.4V, V_{OUT}=3.3V, I_{OUT}=100mA$
制御方式	: PWM/PFM 自動切替制御
負荷過渡応答	: 300mV @ $V_{OUT}=3.3V, V_{BAT}=1.8V, I_{OUT}=1mA \rightarrow 200mA$
保護機能	: 電流制限
機能	: ソフトスタート 負荷切断
動作周囲温度	: -40°C ~ 105°C
パッケージ	: SOT-25 (2.8x2.9x1.3mm) USP-6C (1.8x2.0x0.6mm) WLP-6-05 (1.08x1.28x0.4mm)
環境への配慮	: EU RoHS 指令対応、鉛フリー

### ■代表標準回路

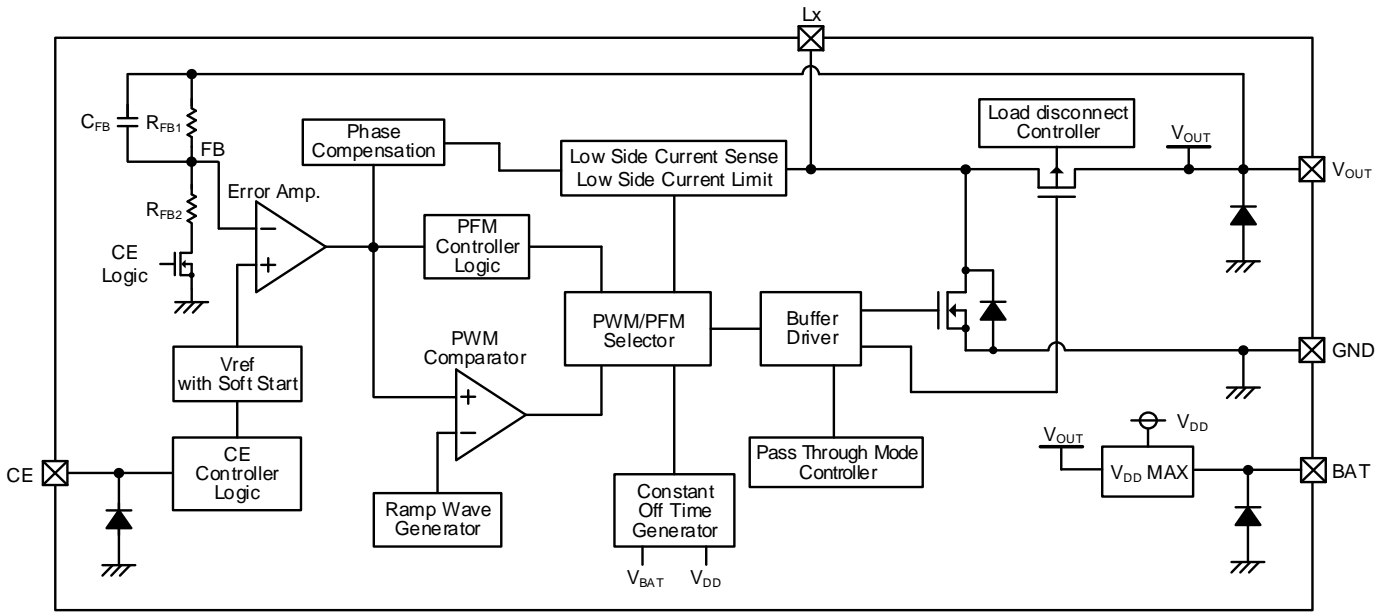


### ■代表特性例



# XC9145 シリーズ

## ■ブロック図



\* 上図のダイオードは、静電保護用のダイオードと寄生ダイオードです。

## ■製品分類

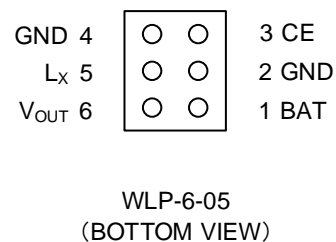
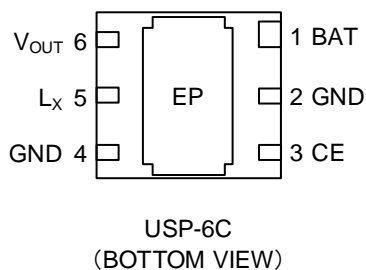
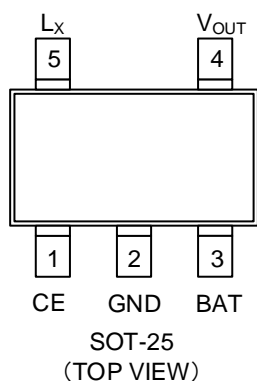
### ●品番ルール

XC9145①②③④⑤⑥-⑦

DESIGNATOR	ITEM	SYMBOL	DESCRIPTION
①	Type	B	-
②③	Output Voltage	30 ~ 55	Output voltage options e.g. 3.0V → ②=3, ③=0
④	Oscillation Frequency	C	1.2MHz
⑤⑥-⑦ <sup>(*)</sup>	Packages (Order Unit)	MR-G	SOT-25 (3,000pcs/Reel)
		ER-G	USP-6C (3,000pcs/Reel)
		0R-G	WLP-6-05 (5,000pcs/Reel)

<sup>(\*)</sup>“-G”は、ハロゲン&アンチモンフリーかつ EU RoHS 対応製品です。

## ■端子配列



## ■端子説明

PIN NUMBER			PIN NAME	FUNCTIONS
SOT-25	USP-6C	WLP-6-05		
1	3	3	CE	Chip Enable
2	2,4	2,4	GND	Ground
3	1	1	BAT	Power Supply Input
4	6	6	V <sub>OUT</sub>	Output Voltage
5	5	5	L <sub>x</sub>	Switching
-	7	-	EP	Exposed thermal pad. The Exposed pad must be connected to GND(Pin2,4).

## ■機能表

PIN NAME	SIGNAL	STATUS
CE	L	Stand-by
	H	Active
	OPEN	Undefined State <sup>(*)</sup>

<sup>(\*)</sup> CE 端子をオープンで使用しないで下さい。

## ■絶対最大定格

PARAMETER		SYMBOL	RATINGS	UNITS
BAT Pin Voltage		V <sub>BAT</sub>	-0.3 ~ 6.6	V
Lx Pin Voltage		V <sub>Lx</sub>	-0.3 ~ 6.6	V
V <sub>OUT</sub> Pin Voltage		V <sub>OUT</sub>	-0.3 ~ 6.6	V
CE Pin Voltage		V <sub>CE</sub>	-0.3 ~ 6.6	V
Power Dissipation (Ta=25°C)	SOT-25	Pd	760 (JESD51-7 基板) <sup>(*)</sup>	mW
	USP-6C		1250 (JESD51-7 基板) <sup>(*)</sup>	
	WLP-6-05		700 (40mm x 40mm 標準基板) <sup>(*)</sup>	
Junction Temperature		T <sub>j</sub>	-40 ~ 125	°C
Storage Temperature		T <sub>stg</sub>	-55 ~ 125	°C

各電圧定格は GND 端子を基準とする。

(\*) 基板実装時の許容損失の参考データとなります。実装条件はパッケージインフォメーションをご参照下さい。

## ■推奨動作条件

PARAMETER	SYMBOL	MIN.	TYP.	MAX.	UNITS
Input Voltage	V <sub>BAT</sub>	0.65	-	5.5	V
Lx Pin Current <sup>(*)</sup>	I <sub>Lx</sub>	-	-	2.0	A
CE Pin Voltage	V <sub>CE</sub>	0.0	-	6.0	V
Operating Ambient Temperature	T <sub>opr</sub>	-40	-	105	°C
Input Capacitor (Effective Value)	C <sub>IN</sub>	6.0 <sup>(*)</sup>	-	1000 <sup>(*)</sup>	μF
Output Capacitor (Effective Value)	C <sub>L</sub>	8.0 <sup>(*)</sup>	-	100 <sup>(*)</sup>	μF
Inductor	L	3.76 <sup>(*)</sup>	4.70 <sup>(*)</sup>	5.64 <sup>(*)</sup>	μH

各電圧動作条件は GND 端子を基準とする。

(\*) Lx 端子電流により、ジャンクション温度が最大ジャンクション温度を超える場合があります。  
最大ジャンクション温度を超えない範囲でご使用願います。

(\*) セラミックコンデンサは印加される DC バイアスおよび周囲温度等により、実効容量が公称値より大幅に低下する製品があります。  
本 IC の入出力容量は、推奨部品と同等以上の実効容量値になるよう、DC バイアス使用条件(周囲温度、入出力電圧)に応じた適切なセラミックコンデンサを使用してください。

(\*) 電解コンデンサやタンタルコンデンサ等の大容量コンデンサを入力容量として使用する場合でも、低 ESR のセラミックコンデンサを並列に配置して下さい。セラミックコンデンサを配置しない場合、高周波の電圧変動が大きくなり IC が誤動作する可能性があります。

(\*) 出力容量に大容量のコンデンサを使用した場合、ソフトスタート期間中に起動せずに起動中に電流制限機能が動作する場合があります。

(\*) インダクタは推奨部品と同等および同等以上の飽和電流(電流重畳特性)のインダクタを選定して下さい。  
またインダクタからのノイズ漏れ等を抑制するため、シールドタイプのインダクタを使用して下さい。

■電気的特性

Ta=25°C

PARAMETER	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNITS	CIRCUIT
Input Voltage	V <sub>BAT</sub>		-	-	5.5	V	①
Output Voltage (PFM)	V <sub>OUT_PFM</sub>	V <sub>BAT</sub> =V <sub>OUT(T)</sub> ×0.7, V <sub>OUT</sub> =V <sub>OUT(T)</sub> ×1.05→V <sub>OUT(T)</sub> ×0.95 V <sub>OUT</sub> Voltage when Lx pin voltage changes from "H" level to "L" level or starting oscillation <sup>(1)</sup>	<E-1>	<E-2>	<E-3>	V	④
Output Voltage (PWM)	V <sub>OUT_PWM</sub>	V <sub>BAT</sub> =V <sub>OUT(T)</sub> ×1.05, V <sub>OUT</sub> =V <sub>OUT(T)</sub> ×1.03→V <sub>OUT(T)</sub> ×0.97 V <sub>OUT</sub> Voltage when Lx pin voltage changes from "H" level to "L" level or starting oscillation <sup>(1)</sup>	<E-4>	<E-5>	<E-6>	V	④
Operation Start Voltage	V <sub>ST</sub>	V <sub>BAT</sub> =1.6V	-	-	1.6	V	①
Operation Hold Voltage	V <sub>HLD</sub>	After output voltage stabilizes, V <sub>BAT</sub> =1.6V→0.65V, I <sub>OUT</sub> =1mA	-	0.65	-	V	①
Input Pin Current	I <sub>q_bat</sub>	V <sub>BAT</sub> =V <sub>OUT(T)</sub> -1V, V <sub>OUT</sub> =V <sub>OUT(T)</sub> ×1.04	-	5.0	100	nA	②
Quiescent Current	I <sub>q</sub>	Lx pin open	-	400	1300	nA	②
		No Switching					
PWM Off Time	t <sub>OFF</sub>	V <sub>BAT</sub> =V <sub>OUT(T)</sub> ×0.45, V <sub>OUT</sub> =V <sub>OUT(T)</sub> ×0.9, V <sub>Lx</sub> =2.5V The time which Lx pin voltage changes from "L"→"H" level to "H"→"L" level <sup>(1)</sup>	292	417	542	ns	⑥
Maximum On Time	t <sub>ON_MAX</sub>	V <sub>BAT</sub> =6.0V, V <sub>OUT</sub> =V <sub>OUT(T)</sub> -1V, V <sub>Lx</sub> =2.3V The time which Lx pin voltage changes from "H"→"L" level to "L"→"H" level <sup>(1)</sup>	2.5	4.8	8.0	μs	⑥
Minimum Duty Cycle	D <sub>MIN</sub>	V <sub>BAT</sub> =V <sub>OUT(T)</sub> -1V, V <sub>OUT</sub> =V <sub>OUT(T)</sub> ×1.04, Lx pin open	-	-	0	%	②
PFM Switching Current	I <sub>PFM</sub>	V <sub>BAT</sub> =V <sub>OUT(T)</sub> ×0.8, R <sub>L</sub> =1kΩ The peak current flowing through the coil <sup>(2)</sup>	-	200	280	mA	⑦
Efficiency	EFFI	V <sub>BAT</sub> =2.4V, V <sub>OUT</sub> =3.3V, I <sub>OUT</sub> =10μA	-	89.9	-	%	①
		V <sub>BAT</sub> =2.4V, V <sub>OUT</sub> =3.3V, I <sub>OUT</sub> =100mA	-	93.2	-		
Stand-by Current	I <sub>STB</sub>	V <sub>BAT</sub> =V <sub>Lx</sub> =6.0V, V <sub>OUT</sub> =V <sub>CE</sub> =0.0V	-	0.0	0.1	μA	⑤
Lx SW "Pch" ON Resistance	R <sub>LXP</sub>	V <sub>BAT</sub> =V <sub>Lx</sub> =6.0V, I <sub>OUT</sub> =200mA <sup>(4)</sup>	-	270	-	mΩ	③
Lx SW "Nch" ON Resistance	R <sub>LXN</sub>	V <sub>BAT</sub> =6.0V	-	200	-	mΩ	-
Lx SW "H" Leakage Current	I <sub>LXLH</sub>	V <sub>BAT</sub> =V <sub>Lx</sub> =6.0V, V <sub>OUT</sub> =V <sub>CE</sub> =0.0V	-	0.0	0.1	μA	⑤
Lx SW "L" Leakage Current	I <sub>LXLL</sub>	V <sub>BAT</sub> =V <sub>CE</sub> =V <sub>Lx</sub> =0.0V, V <sub>OUT</sub> =6.0V	-	0.0	0.1	μA	②

V<sub>OUT(T)</sub> : 設定出力電圧

測定条件 : 特に指定が無い場合、V<sub>CE</sub>=2.0V

<sup>(1)</sup> "H" level = V<sub>BAT</sub> / V<sub>OUT</sub>, "L" level = GND

<sup>(2)</sup> I<sub>PFM</sub> = R<sub>Lx</sub> 両端のピーク電位差 / 1Ω

<sup>(3)</sup> 設計値となります。

<sup>(4)</sup> R<sub>LXP</sub> = (V<sub>Lx</sub> - V<sub>OUT</sub>) / 200mA

## ■電気的特性

Ta=25°C

PARAMETER	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNITS	CIRCUIT	
Current Limit	$I_{LIM}$	$V_{BAT}=6.0V$ The peak current flowing through the coil	<E-7>	<E-8>	<E-9>	A	①	
Soft-Start Time	$t_{SS}$	$V_{BAT}=V_{OUT(T)}\times 0.6$ , $V_{OUT}=V_{OUT(T)}\times 0.9$ , After "H" level ( $V_{CEH}$ ) is fed to CE pin, the time by when clocks are generated at Lx pin	0.3	0.8	2.0	ms	④	
CE "H" Voltage	$V_{CEH}$	$V_{BAT}=V_{OUT(T)}\times 0.6$ , $V_{OUT}=V_{OUT(T)}\times 0.9$ $V_{CE}$ Voltage when Lx pin voltage changes from "H" level to starting oscillation <sup>(*)1</sup>	Ta=25°C	1.50	-	6.00	V	④
			Ta=-40~105°C ( <sup>(*)3</sup> )	1.50	-	6.00		
CE "L" Voltage	$V_{CEL}$	$V_{BAT}=V_{OUT(T)}\times 0.6$ , $V_{OUT}=V_{OUT(T)}\times 1.04$ $V_{CE}$ Voltage when Input Pin Current ( $I_{q\_bat}$ ) increases from 0μA up to 0.5μA	Ta=25°C	GND	-	0.30	V	④
			Ta=-40~105°C ( <sup>(*)3</sup> )	GND	-	0.30		
CE "H" Current	$I_{CEH}$	$V_{BAT}=V_{OUT}=V_{Lx}=V_{CE}=6.0V$	-	0.0	0.1	μA	②	
CE "L" Current	$I_{CEL}$	$V_{BAT}=V_{OUT}=V_{Lx}=6.0V$ , $V_{CE}=0.0V$	-	0.0	0.1	μA	②	

$V_{OUT(T)}$  : 設定出力電圧

測定条件 : 特に指定が無い場合、 $V_{CE}=2.0V$

(<sup>(\*)1</sup>) "H" level =  $V_{BAT} / V_{OUT}$ , "L" level = GND

(<sup>(\*)2</sup>)  $I_{PFM} = R_{Lx}$  両端のピーク電位差 /  $1\Omega$

(<sup>(\*)3</sup>) 設計値となります。

(<sup>(\*)4</sup>)  $R_{LXP} = (V_{Lx} - V_{OUT}) / 200mA$

## ■電気的特性

SPEC. Table

NOMINAL OUTPUT VOLTAGE	V <sub>OUT_PFM</sub>			V <sub>OUT_PWM</sub>			I <sub>LIM</sub>		
	<E-1>	<E-2>	<E-3>	<E-4>	<E-5>	<E-6>	<E-7>	<E-8>	<E-9>
UNITS	V	V	V	V	V	V	A	A	A
V <sub>OUT(T)</sub>	MIN.	TYP.	MAX.	MIN.	TYP.	MAX.	MIN.	TYP.	MAX.
3.0	2.940	3.000	3.090	2.940	3.000	3.060	0.88	1.30	2.00
3.1	3.038	3.100	3.193	3.038	3.100	3.162	0.89	1.30	2.00
3.2	3.136	3.200	3.296	3.136	3.200	3.264	0.89	1.30	2.00
3.3	3.234	3.300	3.399	3.234	3.300	3.366	0.89	1.30	2.00
3.4	3.332	3.400	3.502	3.332	3.400	3.468	0.89	1.30	2.00
3.5	3.430	3.500	3.605	3.430	3.500	3.570	0.90	1.30	2.00
3.6	3.528	3.600	3.708	3.528	3.600	3.672	0.90	1.30	2.00
3.7	3.626	3.700	3.811	3.626	3.700	3.774	0.90	1.30	2.00
3.8	3.724	3.800	3.914	3.724	3.800	3.876	0.91	1.30	2.00
3.9	3.822	3.900	4.017	3.822	3.900	3.978	0.91	1.30	2.00
4.0	3.920	4.000	4.120	3.920	4.000	4.080	0.91	1.30	2.00
4.1	4.018	4.100	4.223	4.018	4.100	4.182	0.91	1.30	2.00
4.2	4.116	4.200	4.326	4.116	4.200	4.284	0.92	1.30	2.00
4.3	4.214	4.300	4.429	4.214	4.300	4.386	0.92	1.30	2.00
4.4	4.312	4.400	4.532	4.312	4.400	4.488	0.92	1.30	2.00
4.5	4.410	4.500	4.635	4.410	4.500	4.590	0.92	1.30	2.00
4.6	4.508	4.600	4.738	4.508	4.600	4.692	0.93	1.30	2.00
4.7	4.606	4.700	4.841	4.606	4.700	4.794	0.93	1.30	2.00
4.8	4.704	4.800	4.944	4.704	4.800	4.896	0.93	1.30	2.00
4.9	4.802	4.900	5.047	4.802	4.900	4.998	0.94	1.30	2.00
5.0	4.900	5.000	5.150	4.900	5.000	5.100	0.94	1.30	2.00
5.1	4.998	5.100	5.253	4.998	5.100	5.202	0.94	1.30	2.00
5.2	5.096	5.200	5.356	5.096	5.200	5.304	0.94	1.30	2.00
5.3	5.194	5.300	5.459	5.194	5.300	5.406	0.95	1.30	2.00
5.4	5.292	5.400	5.562	5.292	5.400	5.508	0.95	1.30	2.00
5.5	5.390	5.500	5.665	5.390	5.500	5.610	0.95	1.30	2.00

## 測定回路図

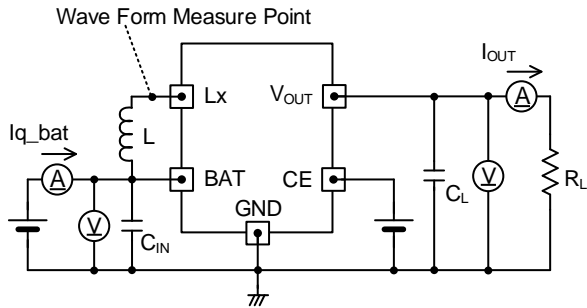
※External Components

$C_{IN}$  : 10 $\mu$ F (ceramic)

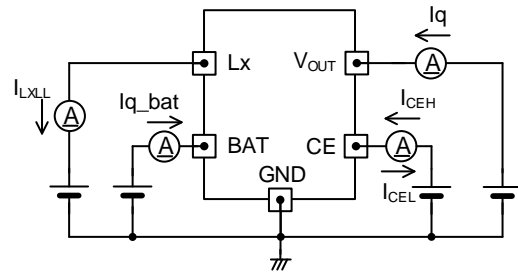
$C_L$  : 10 $\mu$ F x 2 (ceramic)

L : 4.7 $\mu$ H

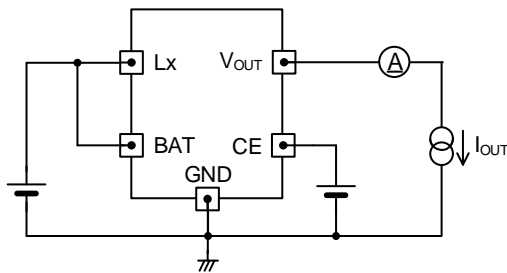
< Circuit No.① >



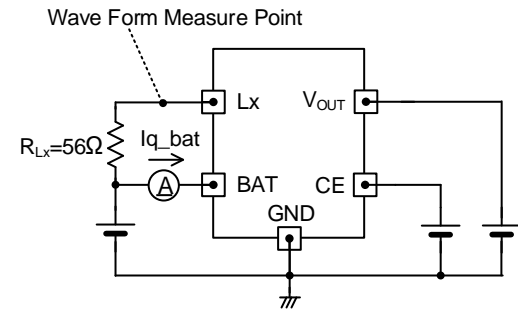
< Circuit No.② >



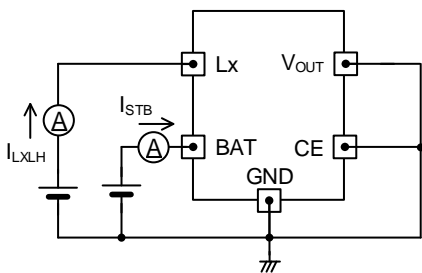
< Circuit No.③ >



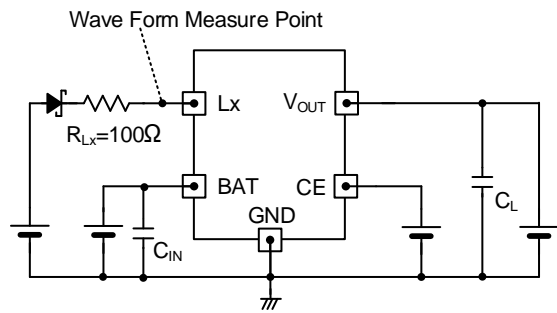
< Circuit No.④ >



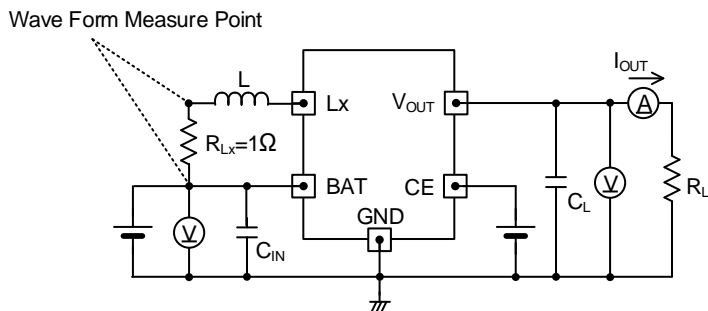
< Circuit No.⑤ >



< Circuit No.⑥ >

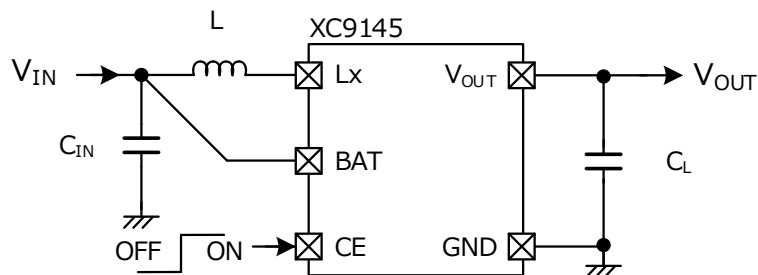


< Circuit No.⑦ >





## ■標準回路例/部品選定方法



### 【Typical Examples】

	CONDITIONS	MANUFACTURER	PRODUCT NUMBER	VALUE	SIZE(LxWxT)
L <sup>(*5)</sup>	-	Murata	DFE201612E-4R7M=P2	4.7μH	2.0x1.6x1.2mm
		Taiyo Yuden	LSEUC2520KKT4R7M	4.7μH	2.5x2.0x1.0mm
		TDK	TMS252012ALM-4R7MTAA	4.7μH	2.5x2.0x1.2mm
		Murata	DFE252012F-4R7M=P2	4.7μH	2.5x2.0x1.2mm
		Würth Elektronik	74438336047	4.7μH	3.0x3.0x2.0mm
		Coilcraft	XGL4030-472	4.7μH	4.0x4.0x3.0mm
C <sub>IN</sub> <sup>(*1,2)</sup>	V <sub>OUT(T)</sub> ≤ 3.3V	Murata	GRM188R61C106MA73	10μF/16V	1.6x0.8x0.8mm
	3.3V < V <sub>OUT(T)</sub>	Murata	GRM188R61C106MA73	10μF/16V x 2	1.6x0.8x0.8mm
C <sub>L</sub> <sup>(*1,3,4)</sup>	-	Murata	GRM188R61C106MA73	10μF/16V x 2	1.6x0.8x0.8mm

(<sup>\*1</sup>) セラミックコンデンサは印加される DC バイアスおよび周囲温度等により、実効容量が公称値より大幅に低下する製品があります。本 IC の入出力容量は、推奨部品と同等以上の実効容量値になるよう、DC バイアス使用条件(周囲温度、入出力電圧)に応じた適切なセラミックコンデンサを使用してください。

(<sup>\*2</sup>) 電解コンデンサやタンタルコンデンサ等の大容量コンデンサを入力容量として使用する場合でも、低 ESR のセラミックコンデンサを並列に配置して下さい。セラミックコンデンサを配置しない場合、高周波の電圧変動が大きくなり IC が誤動作する可能性があります。

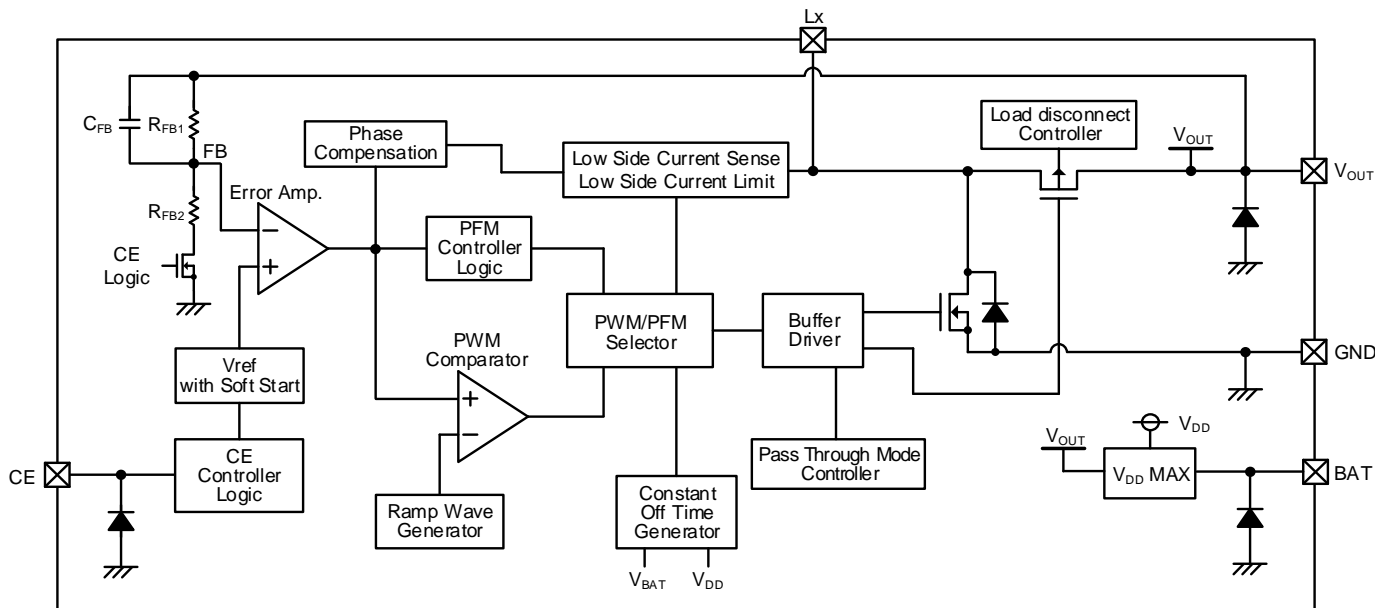
(<sup>\*3</sup>) 出力容量 C<sub>L</sub> にタンタル、低 ESR の電解コンデンサ等を使用した場合リップル電圧が大きくなります。出力容量 C<sub>L</sub> に電解コンデンサを使用する場合、セラミックコンデンサを並列に接続し、ご使用下さい。また、出力容量 C<sub>L</sub> に大容量のセラミックコンデンサおよびタンタル、低 ESR の電解コンデンサ等を使用した場合、重負荷時に出力電圧が不安定になる場合があります。

(<sup>\*4</sup>) 出力容量に大容量のコンデンサを使用した場合、ソフトスタート期間中に起動せずに起動中に電流制限機能が動作する場合があります。

(<sup>\*5</sup>) インダクタは推奨部品と同等および同等以上の飽和電流(電流重畳特性)のインダクタを選定して下さい。またインダクタからのノイズ漏れ等を抑制するため、シールドタイプのインダクタを使用して下さい。

## ■動作説明

XC9145 シリーズの内部は、基準電圧源、ランプ波回路、エラーアンプ、PFMコントローラ、PWMコンパレータ、位相補償回路、一定オフタイム発生回路、Nch ドライバ FET、Pch 同期整流スイッチ FET、電流制限回路等で構成されています。



位相補償回路は、エラーアンプの周波数特性の最適化と、Nch ドライバ FET のオン期間の電流をモニターしてランプ波回路の出力信号に変調をかけています。これにより、セラミックコンデンサなどの低 ESR コンデンサを使用しても安定した帰還系が得られ、出力電圧の安定化が図られています。

### <ドライバ構成 / 負荷切断制御(寄生ダイオード制御)>

内蔵されているドライバ FET は High Side 側は Pch FET、Low Side 側は Nch FET となります。

一般的な Pch FET では、ソースをカソード、ドレインをアノードとする寄生ダイオードが存在しますが、XC9145 シリーズの High Side 側の Pch FET は寄生ダイオードの極性を制御します。

この寄生ダイオードの制御は、入力電圧と出力電圧を比較し、どちらか高い側の電圧を寄生ダイオードのカソードにするように制御します。この動作によりアクティブ時およびスタンバイ時に、寄生ダイオードを介して電流が流れることを防ぐことが可能です。

### <V<sub>DD</sub> MAX>

BAT 端子電圧と V<sub>OUT</sub> 端子電圧を比較し、どちらか高い電圧を IC の内部電源となるように動作します。

## ■動作説明

### <通常動作>

内部基準電圧と出力電圧を  $R_{FB1}$  と  $R_{FB2}$  を通してフィードバックした電圧をエラーアンプで比較し、エラーアンプの出力信号に位相補償をかけ、PFM コントローラと PWM コンパレータに信号を入力します。

PFM コントローラと PWM コンパレータは Nch ドライバ FET のオン時間を下記のように決定します。

PFM コントローラ : コイル電流が PFM 電流 ( $I_{PFM}$ ) に達するまでの時間を Nch ドライバ FET のオン時間とします。

PWM コンパレータ : エラーアンプの出力信号とランプ波を比較し、Nch ドライバ FET のオン時間を決定します。

PWM/PFM 選択回路にて、PFM コントローラと PWM コンパレータが出力したオン時間を比較し、オン時間が長くなるほうのパルスを出します。

実際の動作では、出力電流が軽負荷の場合は PFM 制御で動作します。

PFM 制御は、コイル電流が PFM 電流 ( $I_{PFM}$ ) に達するまで Low side Nch ドライバ FET をオンすることで、PWM 制御と比べ軽負荷時のスイッチング周波数を低下させます。

この動作により軽負荷での損失を低減し、軽負荷から重負荷まで高効率を達成することが可能です。出力電流が増加すると、それに比例しスイッチング周波数を増加させます。

さらに出力電流が大きくなると、コイル電流のピーク電流が  $I_{PFM}$  より高くなり、PFM 制御から PWM 制御に移行します。

PWM 制御は、PWM コンパレータで、エラーアンプの出力信号とランプ波を比較し、Nch ドライバ FET のオン時間を決定します。

オフ時間 ( $t_{OFF}$ ) は、入力電圧と出力電圧により決定し、一定時間 Nch ドライバ FET をオフします。この動作を連続的に行うことにより出力電圧を安定させています。

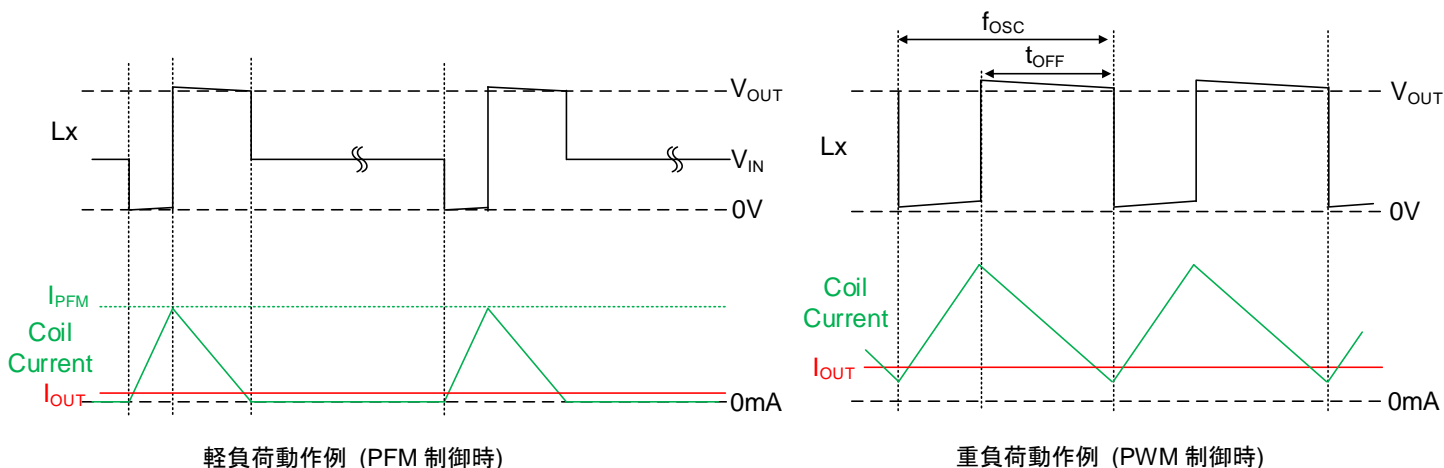
オフ時間は次式のように設定されます。

$$t_{OFF} = (V_{IN} / V_{OUT}) \times 833ns$$

PWM 制御では、連続モードでの動作となります。

連続モードでオフ時間が一定となることから、理想的な発振周波数は次式で求めることができます。しかしながら実際にはドライバ FET のオン抵抗や損失等の影響により、次式の発振周波数からズレが生じます。

$$f_{OSC} = (V_{IN} / V_{OUT}) \times (1 / t_{OFF})$$



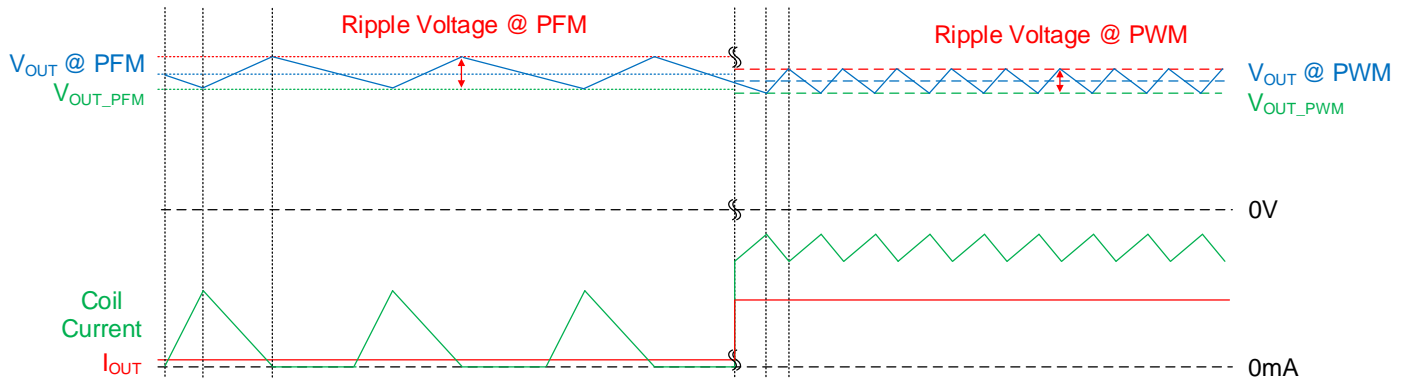
## ■動作説明

<通常動作 (続き)>

実動作での出力電圧の平均値  $V_{OUT}$  は、 $V_{OUT\_PFM}$  および  $V_{OUT\_PWM}$  と実動作でのリップル電圧に依存し、下記のように算出できます。そのため入力電圧、出力電圧、周辺部品等の影響によりリップル電圧が変動した場合、出力電圧の平均値が変動します。

PFM 制御時 :  $V_{OUT} = V_{OUT\_PFM} + \text{Ripple Voltage} \times 1/2$

PWM 制御時 :  $V_{OUT} = V_{OUT\_PWM} + \text{Ripple Voltage} \times 1/2$



出力電圧 動作波形例

### $V_{OUT(T)} < V_{BAT}$ 時の動作

入力電圧が設定出力電圧より高い条件( $V_{OUT(T)} < V_{BAT}$ )で使用する場合、Pch 同期整流スイッチ FET がオンになります。出力電圧は入力電圧から Pch 同期整流スイッチ FET のオン抵抗と出力電流による電圧降下を減算した電圧となります

また、この時の消費電流は  $6.5\mu\text{A}$ (TYP.)となります。

## ■動作説明

### <CE 機能 / 負荷切断機能>

CE 端子に"H"電圧( $V_{CEH}$ )を入力すると、起動モードにより出力電圧を立ち上げた後、通常動作となります。

CE 端子に"L"電圧( $V_{CEL}$ )を入力するとスタンバイ状態となり、消費電流をスタンバイ電流  $I_{STB}$ (TYP. 0.0 $\mu$ A)に抑え、Nch ドライバ FET と Pch 同期整流スイッチ FET をオフします。

スタンバイ状態では負荷切断機能が動作します。負荷切断機能は入力電圧  $V_{BAT}$  と出力電圧  $V_{OUT}$  を比較し Pch 同期整流スイッチ FET の寄生ダイオードの極性を最適に制御します。

この制御により Pch 同期整流スイッチ FET の寄生ダイオードに電流が流れることを防ぎ、Lx 端子と  $V_{OUT}$  端子間の導通を切断します。

### <起動モード / ソフトスタート>

$V_{OUT}$  端子電圧を設定出力電圧まで緩やかに昇圧させ、入力突入電流を抑制するための機能です。CE 端子に"H"電圧を入力し、IC をスタンバイ状態からアクティブ状態にすると起動モードを開始します。

起動モードの詳細動作は下記の通りです。

#### ① $V_{OUT} \leq V_{BAT}$

Pch 同期整流スイッチ FET を介して出力側に電流供給を行います。

Pch 同期整流スイッチ FET は電流制限を行いながら出力側に電流供給するため、 $V_{OUT}$  端子電圧を緩やかに  $V_{BAT}$  まで上昇していきます。

#### ② $V_{OUT} < V_{OUT(T)} \times 0.9$

$V_{OUT}$  端子電圧が  $V_{BAT}$  まで達した後、IC 内部の基準電圧を緩やかに立ち上げていきます。

$V_{OUT}$  端子電圧を  $R_{FB1}$  と  $R_{FB2}$  で分圧した FB 電圧が、IC 内部の基準電圧より低くなるとスイッチング動作を開始します。

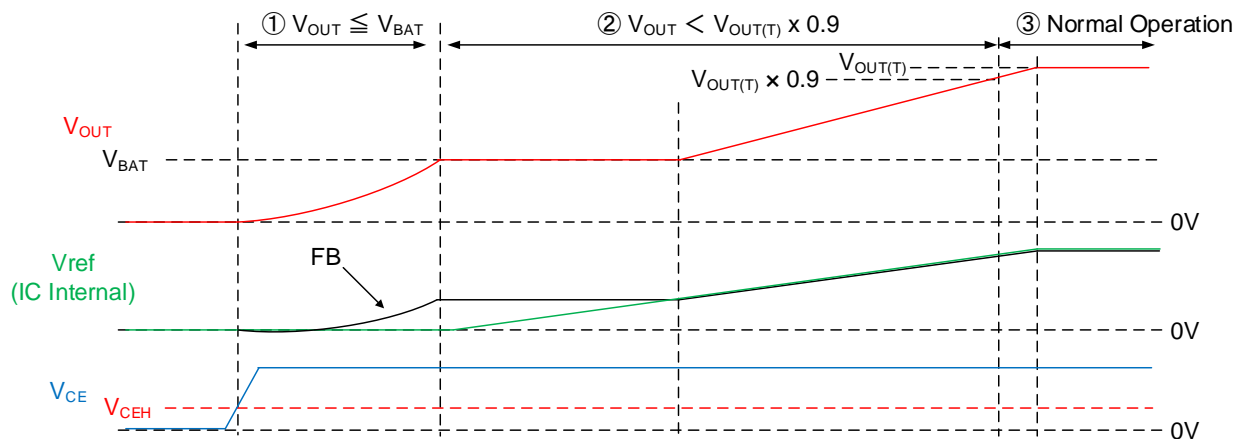
$V_{OUT}$  端子電圧の上昇傾きは、IC 内部の基準電圧の傾きと比例します。

#### ③ 通常動作

$V_{OUT}$  端子電圧が  $V_{OUT(T)} \times 0.9$  に達すると起動モードを終了し、通常動作に移行します。

ただし、重負荷および出力容量が大きい条件では、基準電圧の立ち上げ期間内に  $V_{OUT(T)} \times 0.9$  まで上昇できない場合があります。

この場合は、 $V_{OUT(T)} \times 0.9$  に達しない状態でも基準電圧の立ち上げ完了後に、起動モードから通常動作に移行します。



起動モード 動作波形例

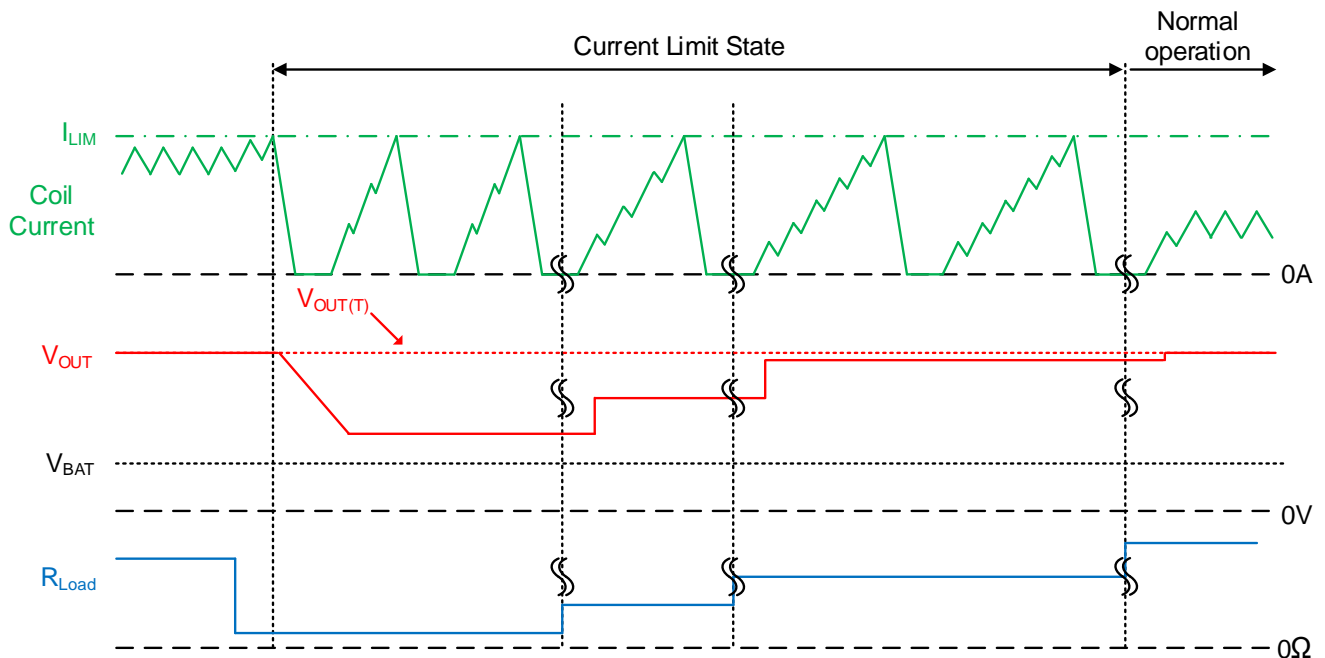
## ■動作説明

### <電流制限>

本 IC の電流制限機能は、スイッチングサイクル毎に Nch ドライバ FET に流れる電流(=コイル電流)を監視しており、Nch ドライバ FET に流れる電流が電流制限値  $I_{LIM}$  (TYP. 1.3A) に達すると過電流検出状態となります。

過電流検出状態および過電流検出後の動作は下記のようになります。

- ① Nch ドライバ FET に流れる電流が電流制限値  $I_{LIM}$  に達すると過電流検出状態となり、Nch ドライバ FET をオフして、エラーアンプの出力信号を低下させます。
- ② エラーアンプの出力信号を低下させたことにより、Nch ドライバ FET のオフが継続されます。オフ時間( $t_{OFF}$ )経過後、且つ、エラーアンプの出力信号が上昇し、再び昇圧動作を開始するまでコイル電流は低下します。
- ③ エラーアンプの出力信号が上昇して昇圧動作が再開され、コイル電流が再び電流制限値に達すると、再度 Nch ドライバ FET をオフして、エラーアンプの出力信号を低下させます。
- ④ 過負荷状態が継続する期間、①~③を繰り返します。



電流制限 動作波形例

## ■使用上の注意

- 1) 一時的、過渡的な電圧降下および電圧上昇等の現象について、絶対最大定格を超える場合には、劣化または破壊する可能性があります。また推奨動作範囲外の条件で使用した場合は、IC が正常動作を行わない場合や、劣化を引き起こす可能性があります。
- 2) DC/DC コンバータのようなスイッチングレギュレータはスパイクノイズやリップル電圧が生じます。これらは周辺部品(コイルのインダクタンス値、コンデンサ、周辺部品の基板レイアウト)によって大きく影響されます。設計される際は十分に実機にてご確認下さい。
- 3) DC/DC コンバータの特性は本 IC の特性のみならず外付け部品に大きく依存しますので、各部品の仕様書及び標準回路例を参考の上、部品選定を行って下さい。特にコンデンサについては、実使用条件にて推奨部品と同等および同等以上の実効容量となるよう、DC バイアス特性や温度特性等に注意して選定して下さい。
- 4) 本 IC では、非連続モード動作時の Lx 端子電圧のリングングを抑制する制御回路を搭載しており、伝導ノイズや放射ノイズの低減を図っています。  
しかしながら、入力電圧が 1V 以下の条件では、Lx 端子電圧のリングングを抑制する回路が動作せず Lx 端子電圧のリングングが増加する可能性があります。  
本条件で使用される場合は、ノイズによる誤動作等がないことを十分にご確認の上ご使用ください。
- 5) PFM 動作時に昇圧動作状態から、昇圧動作が停止し Pch 同期整流スイッチ FET が常時オンする  $V_{OUT(T)} < V_{BAT}$  の条件に移行する場合、動作がスムーズに移行せず出力のリップル電圧が 500mV 以上になる場合があります。  
本条件で使用される場合は、動作がスムーズに移行できるよう、出力コンデンサに"GRM188R61C106MA73" x 3 以上の実効容量を持つセラミックコンデンサを使用して下さい。
- 6) 入力電圧と設定出力電圧の入出力電位差が 0.3V 以下の場合、出力のリップル電圧が上昇します。  
本条件でリップル電圧を抑制したい場合は、出力コンデンサに"GRM188R61C106MA73" x 3 以上の実効容量を持つセラミックコンデンサを使用して下さい。さらにリップル電圧を抑制したい場合は、出力容量を増やし対策を行って下さい。
- 7) 電流制限回路の伝搬遅延により、電流制限値  $I_{LIM}$  以上のコイル電流が流れる場合があります。
- 8) 下記の条件では、電流制限機能が動作しない場合があります。

### 昇圧比が小さい条件

昇圧比が小さい条件は所要のデューティが低く、Low Side 側の Nch ドライバ FET のオン時間が短くなります。このオン時間が電流制限回路の伝搬遅延より短くなると、電流制限機能が動作しない場合があります。

### 昇圧比が高い条件

昇圧比が高い条件では、最大デューティ比およびオン抵抗やコイルの DCR により電流制限値以下でコイル電流が制限される場合があります。電流制限機能が動作しない場合があります。

- 9) 電流制限機能は Nch ドライバ FET に流れる電流を制限する機能であり、Pch 同期整流スイッチ FET に流れる電流は制限していません。  
そのため、Pch 同期整流スイッチ FET および Pch 同期整流スイッチ FET の寄生ダイオードに過電流が流れ IC が破壊する可能性があります。特に過負荷および短絡状態では IC が破壊する可能性が高いため、周辺回路等で IC を過電流から保護することを推奨します。

## ■使用上の注意

10) 出力に外部から電源電圧印加を行った場合、IC が破壊する可能性があります。各動作条件での出力側への外部電圧印可可否は下表を参照してください。

Condition		Availability of applied voltage at V <sub>OUT</sub> pin (Condition : V <sub>OUT(T)</sub> < Applied voltage)
V <sub>BAT</sub>	CE	
V <sub>BAT</sub> < 0.65V	L	Unusable
	H	
0.65V ≤ V <sub>BAT</sub> < V <sub>OUT(T)</sub>	L	Available
	H	
V <sub>OUT(T)</sub> ≤ V <sub>BAT</sub>	L	Unusable
	H	Unusable (Reverse Flow toward the input)

11) 当社では製品の改善、信頼性の向上に努めております。しかしながら、万が一のためにフェールセーフとなる設計およびエージング処理など、装置やシステム上で十分な安全設計をお願いします。

### 12) 実装上の注意(WLP-6-05)

- (a) マウントパッドの実際の設計は、状況に合わせて最適化を図って頂くようお願いします。
- (b) 本パッケージ外部端子には Sn-Ag-Cu はんだを使用しています。共晶ハンダペースト使用での実装の場合、実装信頼性に影響する可能性があるため、共晶ハンダペーストでの実装は控え下さい。
- (c) パッケージのはんだ接合強化を目的としてアンダーフィル材を適用した場合、アンダーフィル材の種類や塗布状態によっては逆に実装信頼性が低下する可能性がありますので、適用の際には十分な事前評価をお願いします。
- (d) パッケージ捺印面および側面にはシリコンが露出しており、通常のプラスチックパッケージよりも機械的強度が低い場合、カケ、ワレ等が発生させないよう、お取り扱いには十分ご注意ください。
- (e) パッケージ捺印面および側面にはシリコンが露出しているため、電氣的オープンにしてご使用ください。
- (f) 本パッケージは回路面に半透明樹脂がコーティングされておりますので、高光源下にて回路面を露出させてご使用になる場合、デバイスの特性に影響をおよぼすことがあります。



## ■使用上の注意

### ●基板レイアウト上の注意

基板レイアウトで特に注意すべき項目としては、下記の通りです。

具体的な基板レイアウトは次ページの参考レイアウトを参考にしてください。

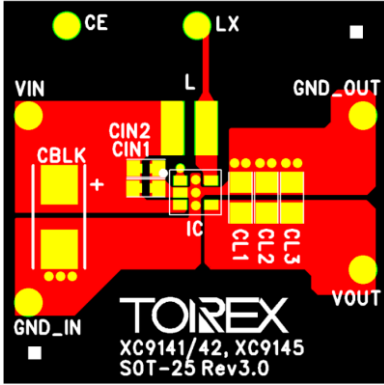
- (a) 大電流ラインの配線を太く短く配線して下さい。  
これにより配線インピーダンスを小さくすることができ、ノイズ低減および放熱性の改善が見込めます  
大電流ラインの配線インピーダンスが大きい場合は、ノイズ発生や IC が正常に動作しない原因となります。
- (b) 大電流が流れる主要部品である、入力容量  $C_{IN}$ 、出力容量  $C_L$ 、インダクタ  $L$  および IC は同一面上に配置を行って下さい。  
両面に配置した場合、大電流がインピーダンスの高い Via を流れるため、ノイズ発生や IC が正常に動作しない原因となります。
- (c) 周辺部品は IC 近傍に配置して下さい。  
特に出力容量  $C_L$  は IC 直近に配置を行い、極力低インピーダンスで接続を行って下さい。  
出力容量  $C_L$  と IC の距離が遠い場合、ノイズ発生や IC が正常に動作しない原因となります。

# XC9145 シリーズ

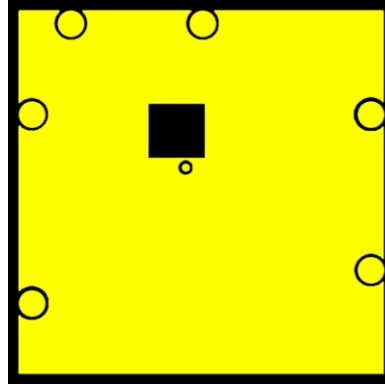
<参考パターンレイアウト>

## SOT-25

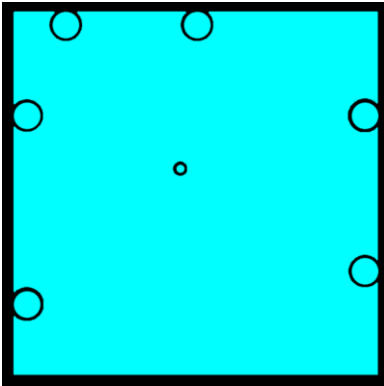
Layer 1



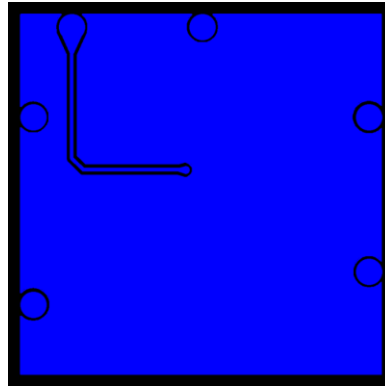
Layer 2



Layer 3

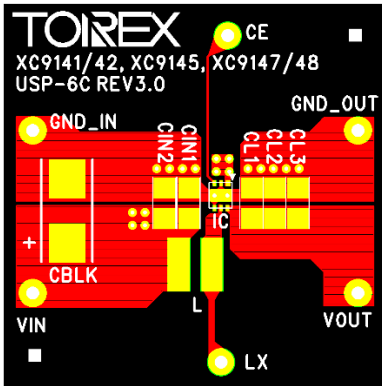


Layer 4

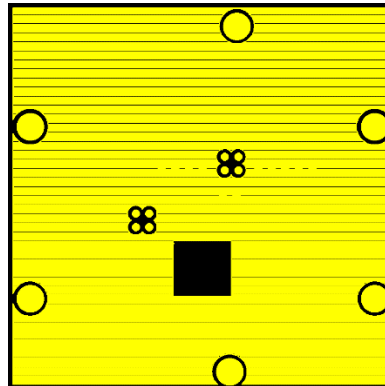


## USP-6C

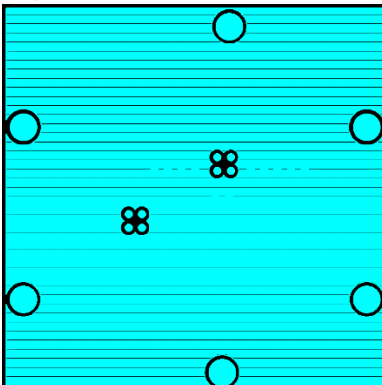
Layer 1



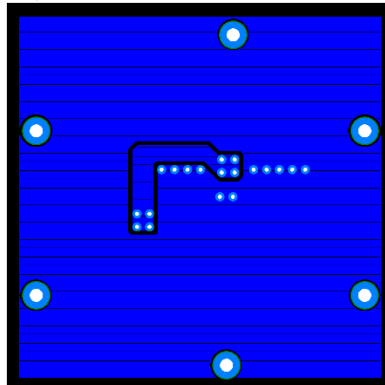
Layer 2



Layer 3

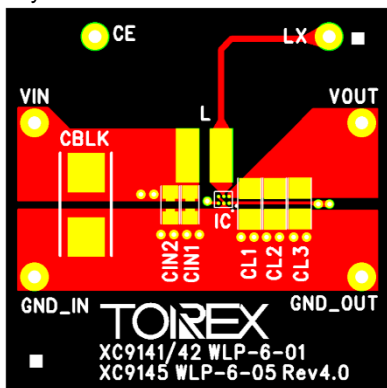


Layer 4

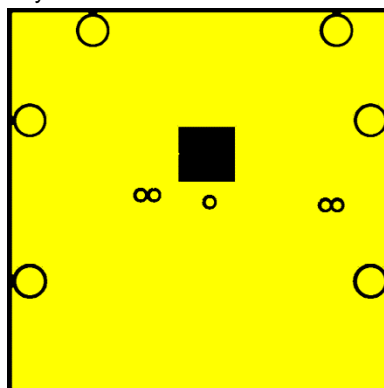


WLP-6-05

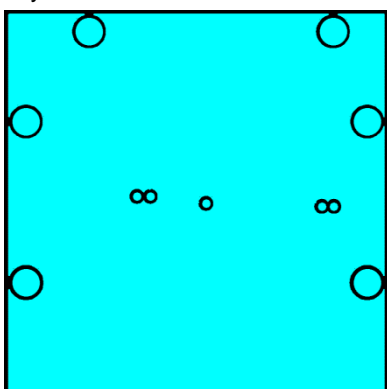
Layer 1



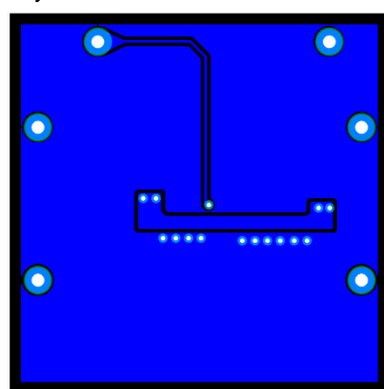
Layer 2



Layer 3

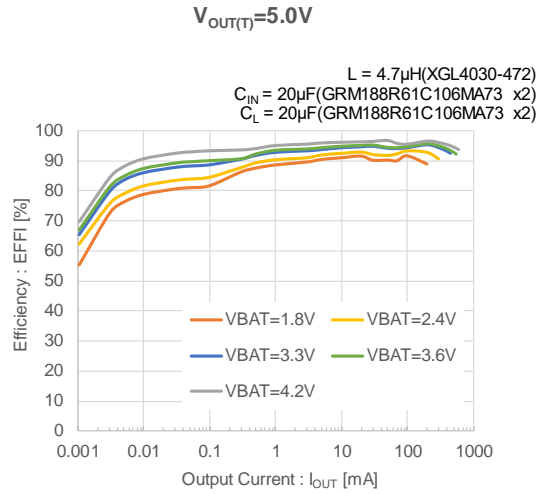
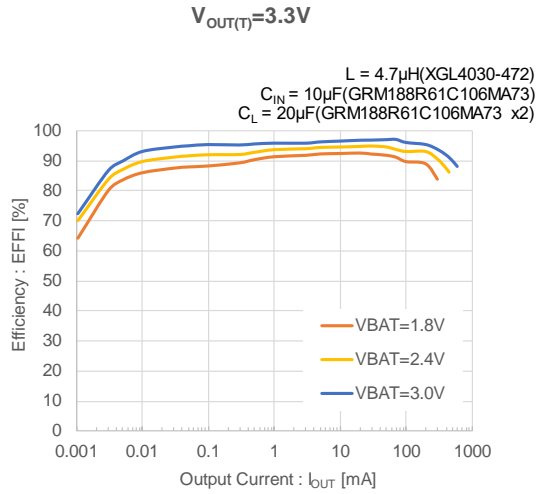


Layer 4

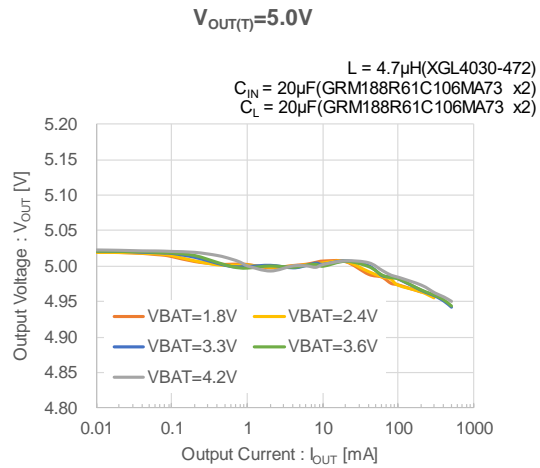
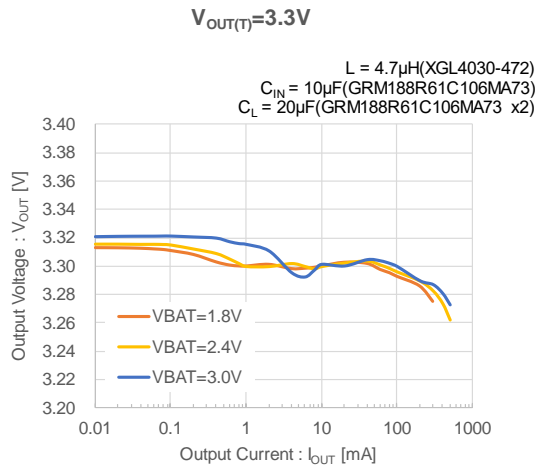


## ■ 特性例

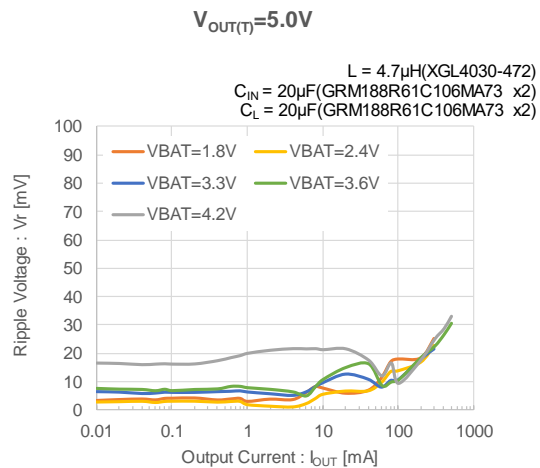
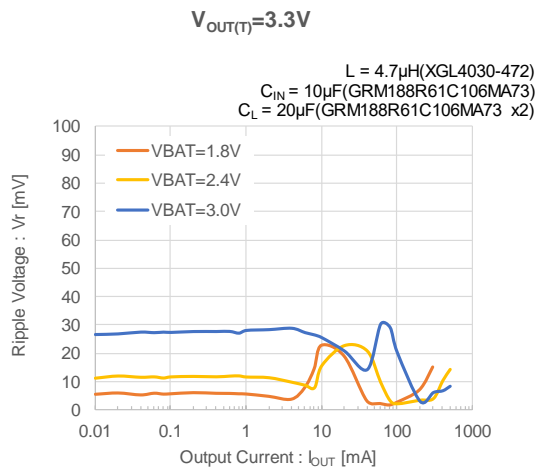
(1) Efficiency vs. Output Current



(2) Output Voltage vs. Output Current

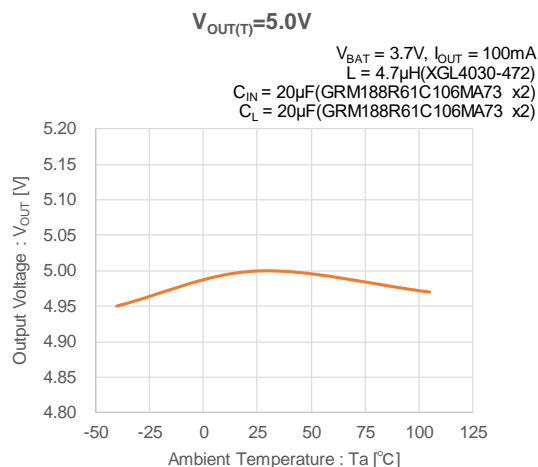
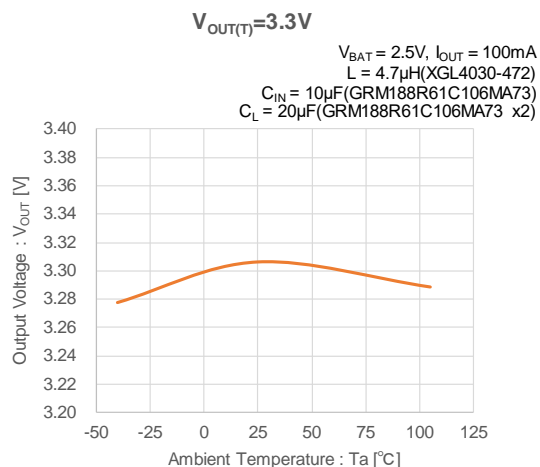


(3) Ripple Voltage vs. Output Current

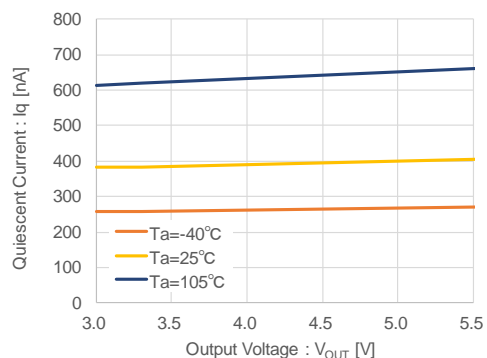


■ 特性例

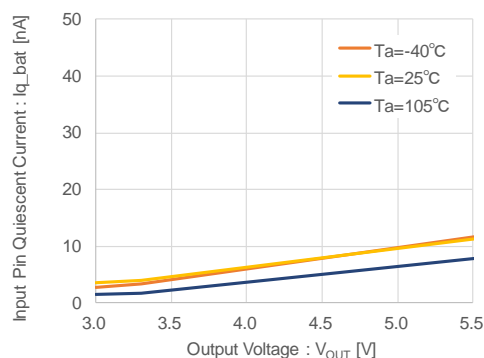
(4) Output Voltage vs. Ambient Temperature



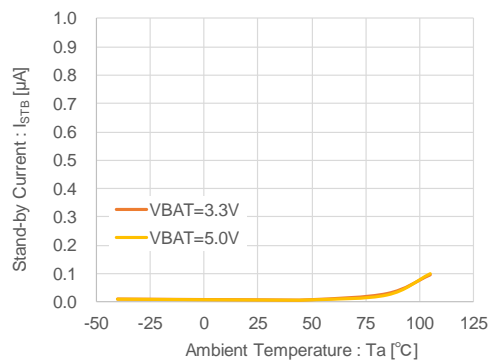
(5) Quiescent Current vs. Output Voltage



(6) Input Pin Quiescent Current vs. Output Voltage



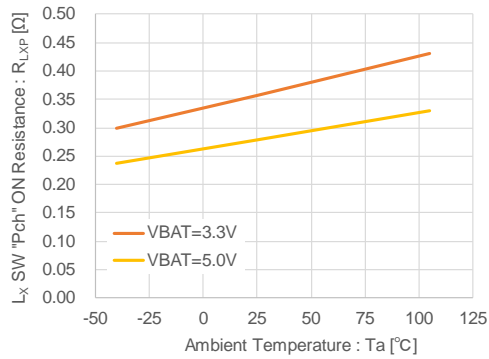
(7) Stand-by Current vs. Ambient Temperature



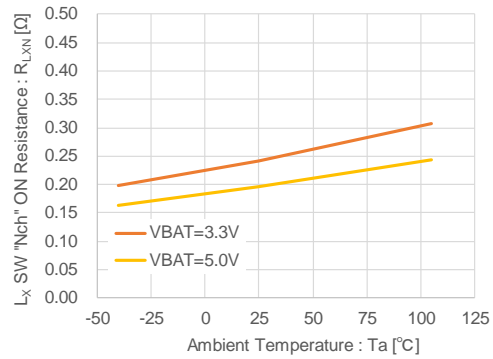
## ■ 特性例

(8) Lx SW "Pch" ON Resistance vs. Ambient Temperature (9) Lx SW "Nch" ON Resistance vs. Output Voltage

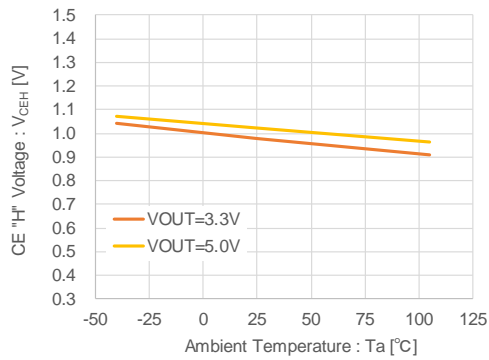
XC9145BxxCER-G



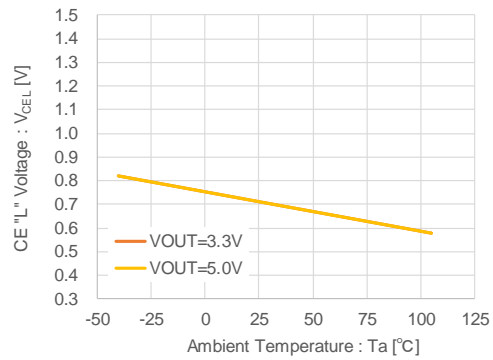
XC9145BxxCER-G



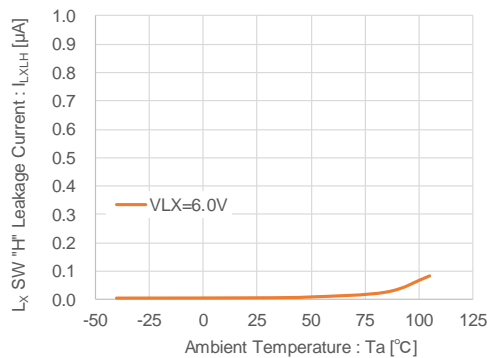
(10) CE "H" Voltage vs. Ambient Temperature



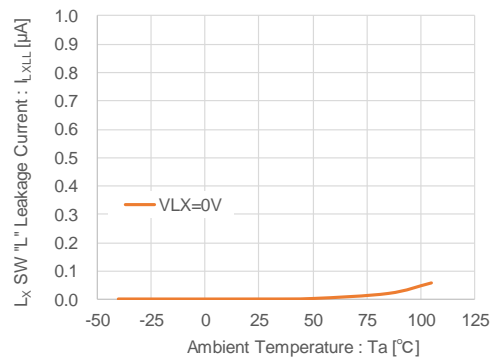
(11) CE "L" Voltage vs. Ambient Temperature



(12) Lx SW "H" Leakage Current vs. Ambient temperature

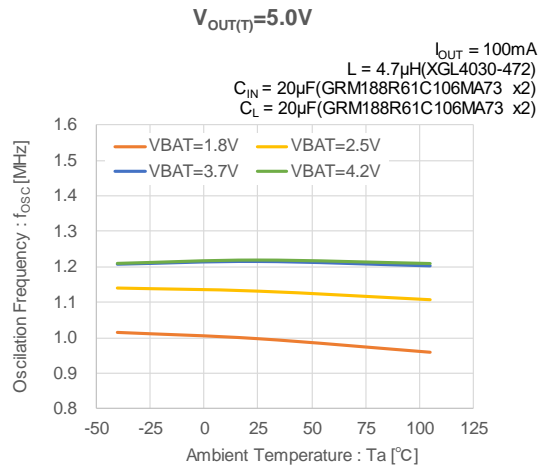
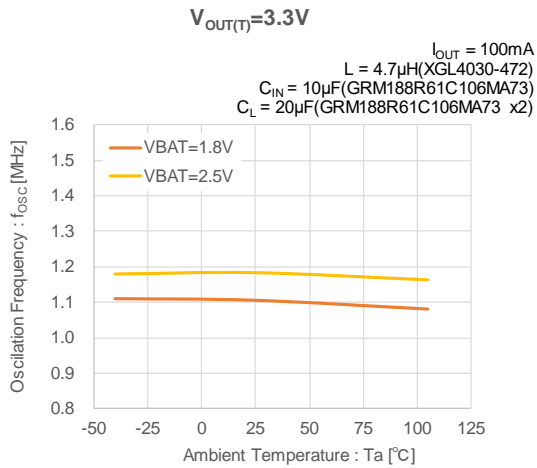


(13) Lx SW "L" Leakage Current vs. Ambient temperature

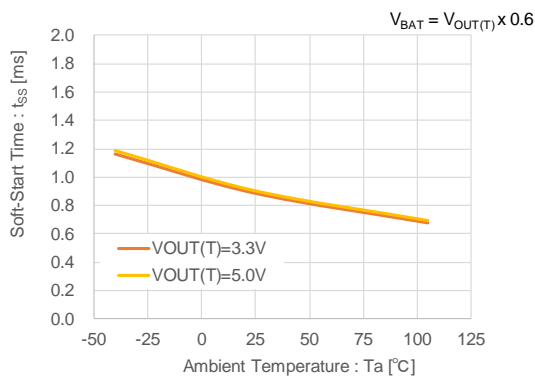


■ 特性例

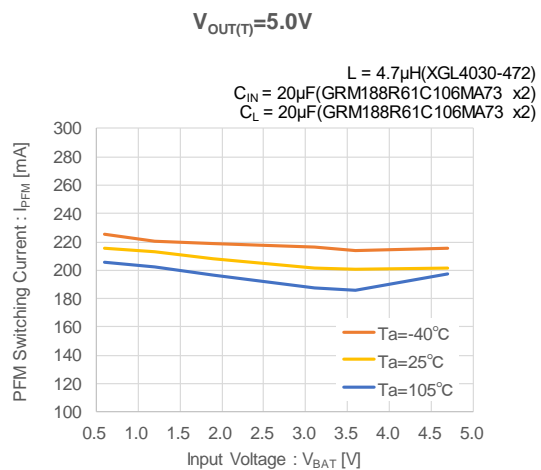
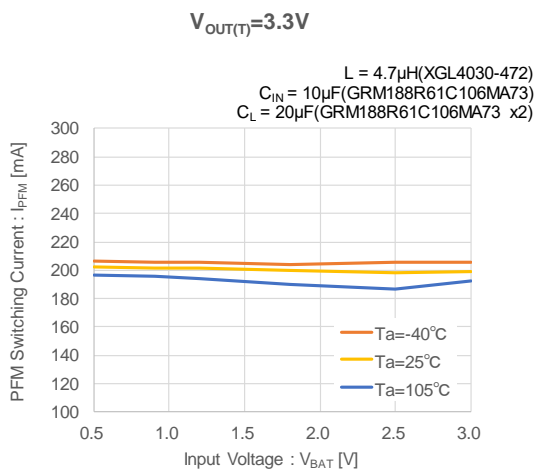
(14) Oscillation Frequency vs. Ambient temperature



(15) Soft-Start Time vs. Ambient temperature

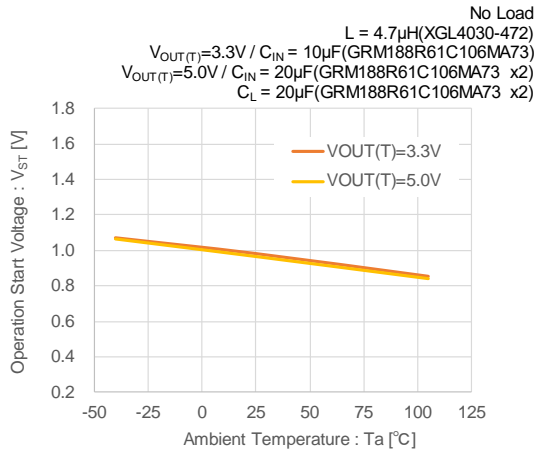


(16) PFM Switching Current vs. Input Voltage

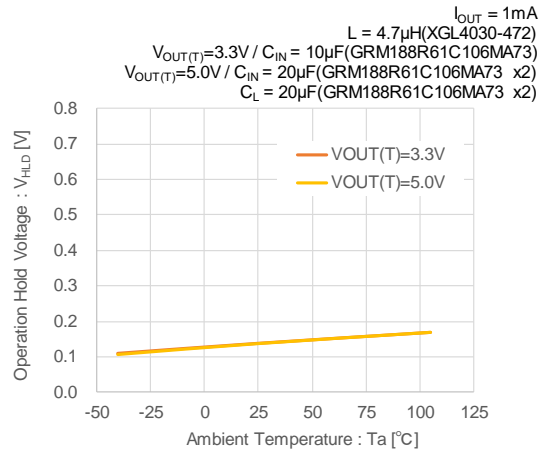


## ■ 特性例

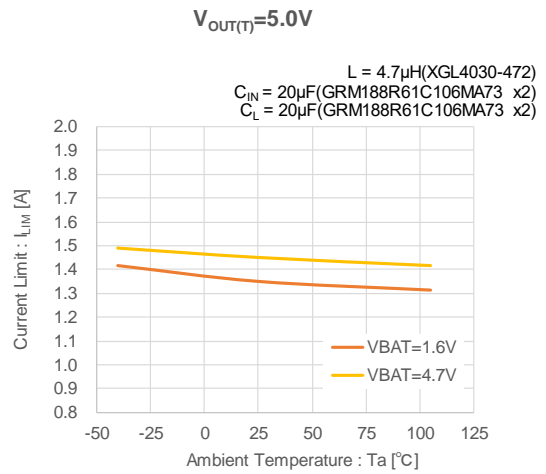
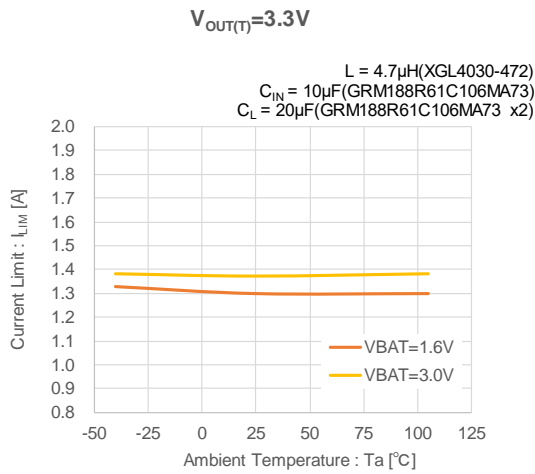
(17) Operation Start Voltage vs. Ambient temperature



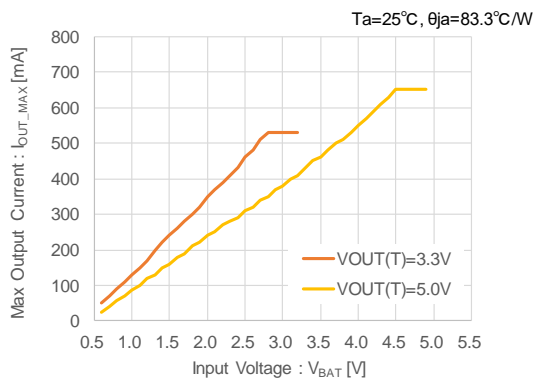
(18) Operation Hold Voltage vs. Ambient temperature



(19) Current Limit vs. Ambient temperature



(20) Max Output Current vs. Input Voltage

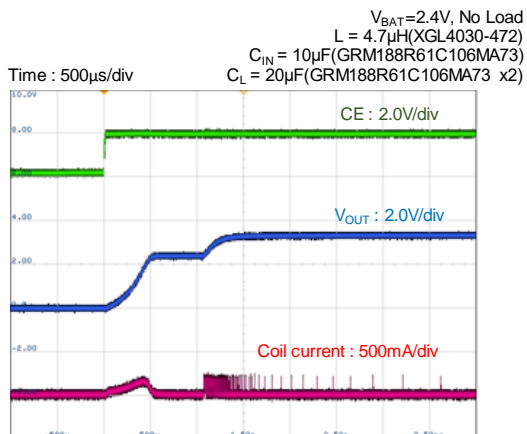




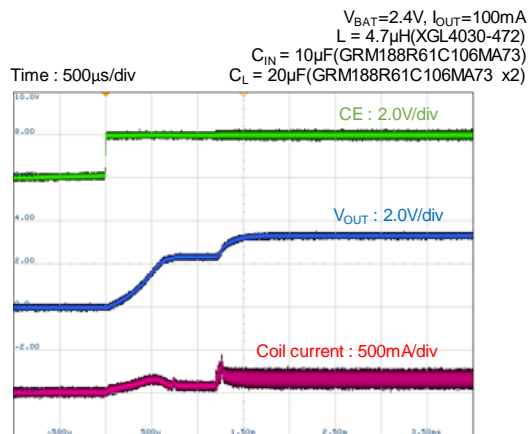
■ 特性例

(21) Start-up Operation

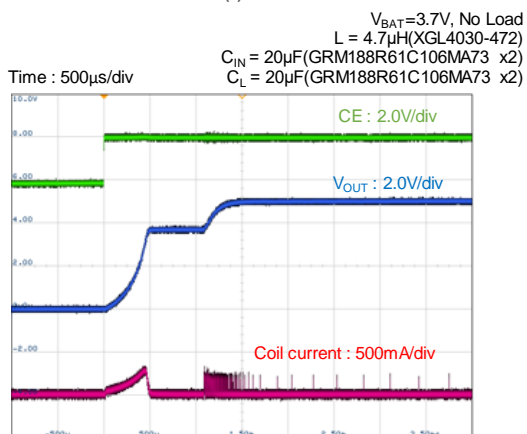
$V_{OUT(T)}=3.3V$



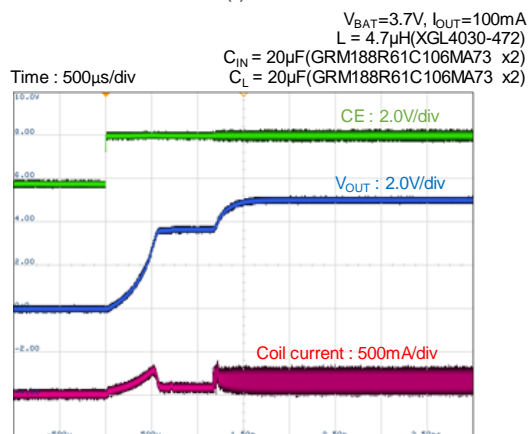
$V_{OUT(T)}=3.3V$



$V_{OUT(T)}=5.0V$



$V_{OUT(T)}=5.0V$

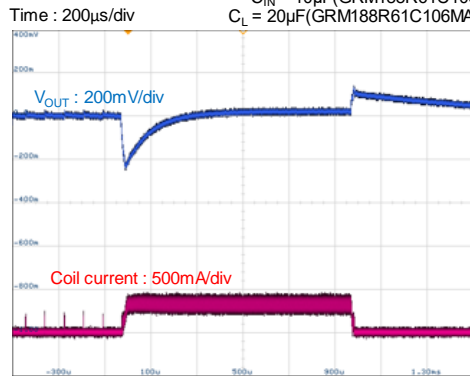


## ■ 特性例

### (22) Load Transient Response

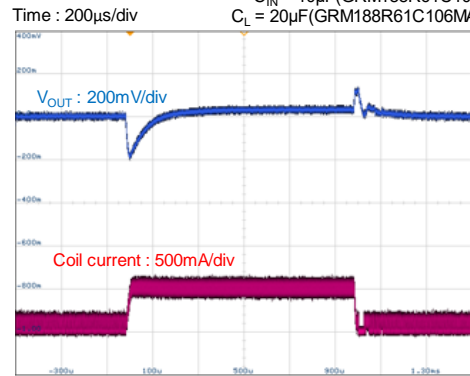
$V_{OUT(T)}=3.3V$

$V_{BAT}=2.4V$ ,  $I_{OUT}=1mA \leftrightarrow 200mA$  (tr/ff=250mA/ $\mu s$ )  
 $L = 4.7\mu H$ (XGL4030-472)  
 $C_{IN} = 10\mu F$ (GRM188R61C106MA73)  
 $C_L = 20\mu F$ (GRM188R61C106MA73 x2)



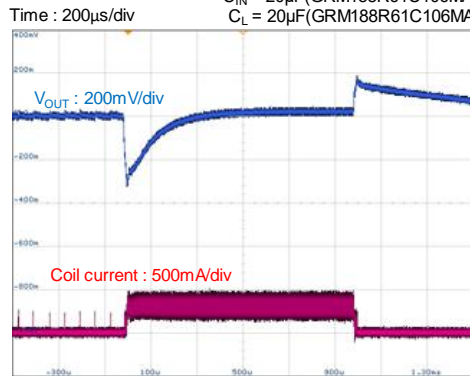
$V_{OUT(T)}=3.3V$

$V_{BAT}=2.4V$ ,  $I_{OUT}=50mA \leftrightarrow 300mA$  (tr/ff=250mA/ $\mu s$ )  
 $L = 4.7\mu H$ (XGL4030-472)  
 $C_{IN} = 10\mu F$ (GRM188R61C106MA73)  
 $C_L = 20\mu F$ (GRM188R61C106MA73 x2)



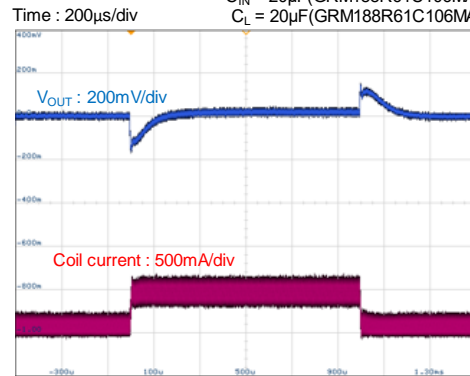
$V_{OUT(T)}=5.0V$

$V_{BAT}=3.7V$ ,  $I_{OUT}=1mA \leftrightarrow 200mA$  (tr/ff=250mA/ $\mu s$ )  
 $L = 4.7\mu H$ (XGL4030-472)  
 $C_{IN} = 20\mu F$ (GRM188R61C106MA73 x2)  
 $C_L = 20\mu F$ (GRM188R61C106MA73 x2)



$V_{OUT(T)}=5.0V$

$V_{BAT}=3.7V$ ,  $I_{OUT}=50mA \leftrightarrow 300mA$  (tr/ff=250mA/ $\mu s$ )  
 $L = 4.7\mu H$ (XGL4030-472)  
 $C_{IN} = 20\mu F$ (GRM188R61C106MA73 x2)  
 $C_L = 20\mu F$ (GRM188R61C106MA73 x2)



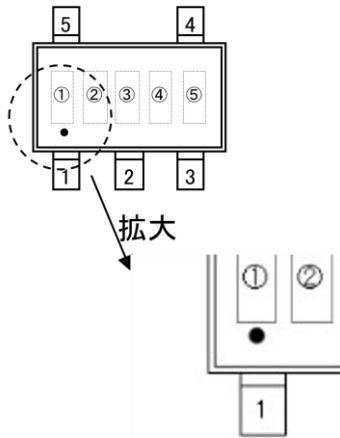
## ■ パッケージインフォメーション

最新のパッケージ情報については [www.torex.co.jp/technical-support/packages/](http://www.torex.co.jp/technical-support/packages/) をご覧ください。

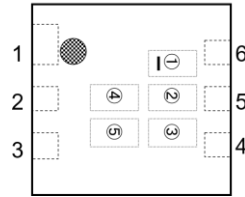
PACKAGE	OUTLINE / LAND PATTERN	THERMAL CHARACTERISTICS
SOT-25	<a href="#">SOT-25 PKG</a>	<a href="#">SOT-25 Power Dissipation</a>
USP-6C	<a href="#">USP-6C PKG</a>	<a href="#">USP-6C Power Dissipation</a>
WLP-6-05	<a href="#">WLP-6-05 PKG</a>	<a href="#">WLP-6-05 Power Dissipation</a>

## ■マーキング

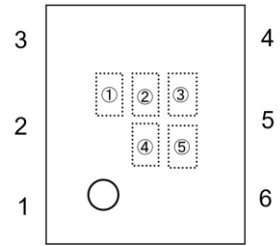
SOT-25(Under dot仕様)



USP-6C(マーク下バー仕様)



WLP-6-05



マーク① 製品番号を表す。

シンボル	パッケージ	品名表記例
A	SOT-25	XC9145****M*-G
B	USP-6C	XC9145****E*-G
B	WLP-6-05	XC9145****0*-G

マーク② タイプ、出力電圧範囲を表す。

シンボル	タイプ	Oscillation Frequency	品名表記例
0	B	1.2MHz	XC9145B**C**-G

マーク③ 出力電圧を表す。

シンボル	出力電圧 (V)	シンボル	出力電圧 (V)	シンボル	出力電圧 (V)	シンボル	出力電圧 (V)
0	3.0	7	3.7	E	4.4	P	5.1
1	3.1	8	3.8	F	4.5	R	5.2
2	3.2	9	3.9	H	4.6	S	5.3
3	3.3	A	4.0	K	4.7	T	5.4
4	3.4	B	4.1	L	4.8	U	5.5
5	3.5	C	4.2	M	4.9		
6	3.6	D	4.3	N	5.0		

マーク④,⑤ 製造ロットを表す。

01~09, 0A~0Z, 11~9Z, A1~A9, AA~AZ, B1~ZZ を繰り返す。  
(但し、G, I, J, O, Q, W は除く。反転文字は使用しない。)

1. 本データシートに記載された内容(製品仕様、特性、データ等)は、改善のために予告なしに変更することがあります。製品のご使用にあたっては、その最新情報を当社または当社代理店へお問い合わせ下さい。
2. 本データシートに記載された内容は、製品の代表的動作及び特性を説明するものでありそれらの使用に関連して発生した第三者の知的財産権の侵害などに関し当社は一切その責任を負いません。又その使用に際して当社及び第三者の知的財産権の実施許諾を行うものではありません。
3. 本データシートに記載された製品或いは内容の情報を海外へ持ち出される際には、「外国為替及び外国貿易法」その他適用がある輸出関連法令を遵守し、必要な手続きを行って下さい。
4. 本製品は、1)原子力制御機器、2)航空宇宙機器、3)医療機器、4)車両・その他輸送機器、5)各種安全装置及び燃焼制御装置等々のように、その機器が生命、身体、財産等へ重大な損害を及ぼす可能性があるような非常に高い信頼性を要求される用途に使用されることを意図しておりません。これらの用途への使用は当社の事前の書面による承諾なしに使用しないで下さい。
5. 当社は製品の品質及び信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生します。故障のために生じる人身事故、財産への損害を防ぐためにも設計上のフェールセーフ、冗長設計及び延焼対策にご留意をお願いします。
6. 本データシートに記載された製品には耐放射線設計はなされておりません。
7. 保証値を超えた使用、誤った使用、不適切な使用等に起因する損害については、当社では責任を負いかねますので、ご了承下さい。
8. 本データシートに記載された内容を当社の事前の書面による承諾なしに転載、複製することは、固くお断りします。

トレックス・セミコンダクター株式会社