

昇圧同期整流 PFM DC/DC Converter

☆Green Operation 対応

■概要

XC9140シリーズは、セラミックコンデンサ対応で0.6Ω N-chドライバTr、および0.65Ω P-ch同期整流スイッチTrを内蔵した昇圧同期整流DC/DCコンバータです。PFM制御によって低消費電流を実現しており、高効率が高重視される携帯機器に最適な製品です。

出力電圧が3.3V負荷電流1mA時に、入力電圧 $V_{IN}=0.9V$ から起動が可能で、アルカリまたはニッケル水素電池1本で起動するアプリケーションに使用できます。

UVLO(Under Voltage Lock-out)機能付製品の選択も可能となっており、入力電圧が低下した場合、ICの動作を停止させ電池の液漏れを軽減することができます。UVLO解除電圧は1.65V, 2.15Vの標準品、またはカスタムにて1.65V ~ 2.2Vまで0.05Vステップで設定可能です。

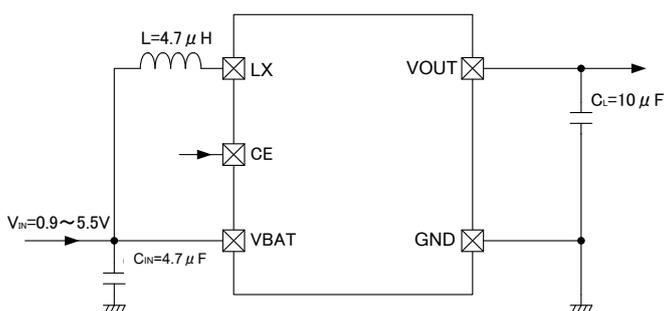
■用途

- マウス、キーボード
- Bluetooth 機器
- 家庭用医療機器
- リモコン
- ゲーム機器
- 1~3セルアルカリ電池、ニッケル水素電池、または1セルのリチウム電池を使用する各種汎用電源

■特長

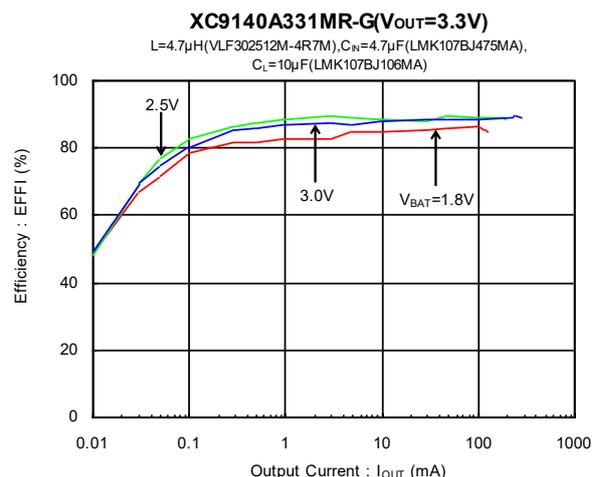
入力電圧範囲	: 動作保持電圧 0.7V ~ 5.5V 起動電圧 0.9V ~ 5.5V
出力電圧設定範囲	: UVLO 機能無し - 1.8V ~ 5.0V (±2.0%) UVLO 機能有り - 3.0V ~ 5.0V (±2.0%) 0.1V ステップ V_{OUT} 品
出力電流	: 80mA@ $V_{OUT}=3.3V$, $V_{BAT}=1.8V$
内蔵ドライバ	: 0.6Ω (N-ch ドライバ Tr) 0.65Ω (P-ch 同期整流スイッチ Tr)
消費電流	: 6.3 μ A ($V_{BAT}=V_{OUT}+0.5V$)
制御方式	: PFM 制御
高速負荷過渡応答	: 50mV@ $V_{OUT}=3.3V$, $V_{BAT}=1.8V$, $I_{OUT}=1 \rightarrow 50mA$
PFM スイッチ電流	: 350mA
機能	: 負荷切断 (A, B タイプ) バイパスモード (C タイプ) C_L ディスチャージ(B タイプ) UVLO
出力コンデンサ	: セラミックコンデンサ対応
動作温度範囲	: -40 ~ 85°C
パッケージ	: SOT-25, USP-6EL
環境への配慮	: EU RoHS 指令対応、鉛フリー

■代表標準回路



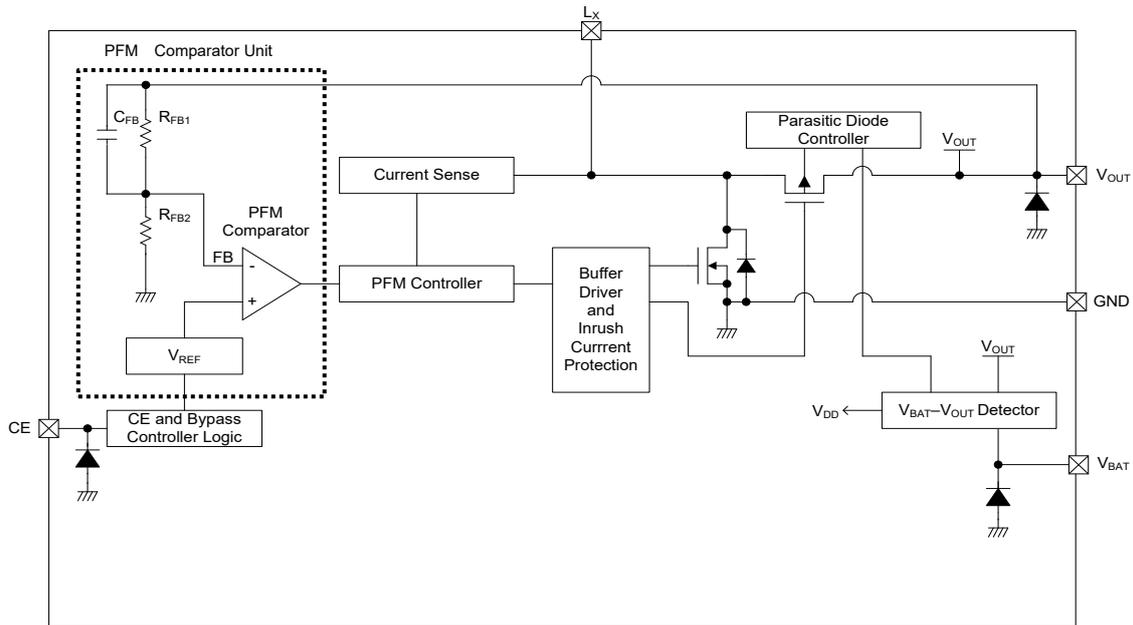
■代表特性例

●効率-出力電流特性例



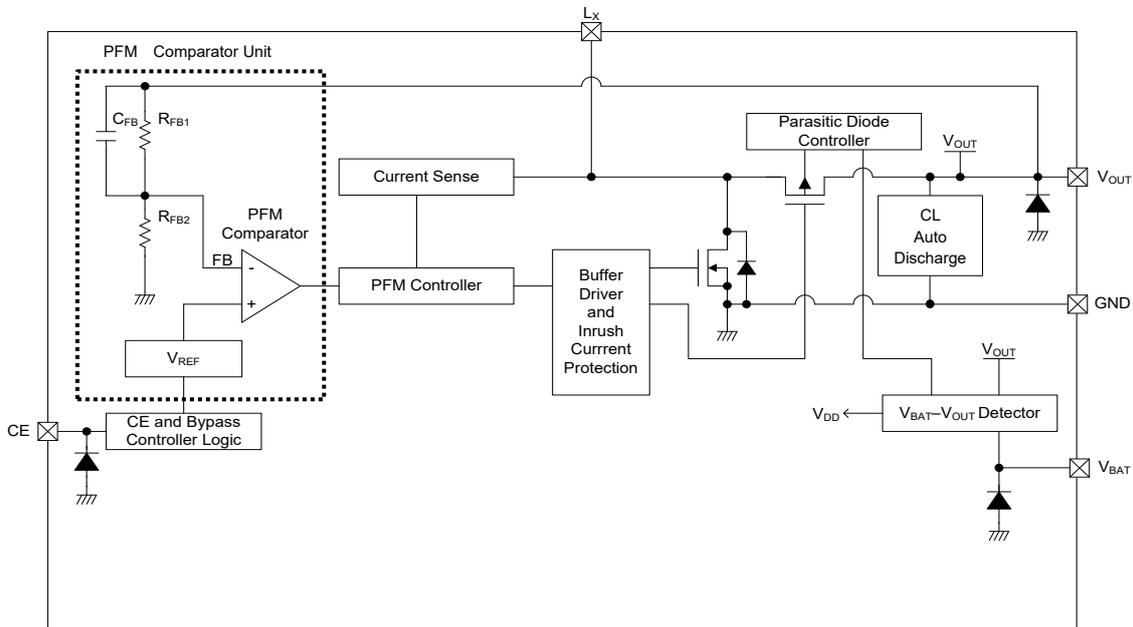
■ブロック図

XC9140Axx1/XC9140Cxx1 タイプ



* 上記図のダイオードは静電保護素子、寄生ダイオードになります。

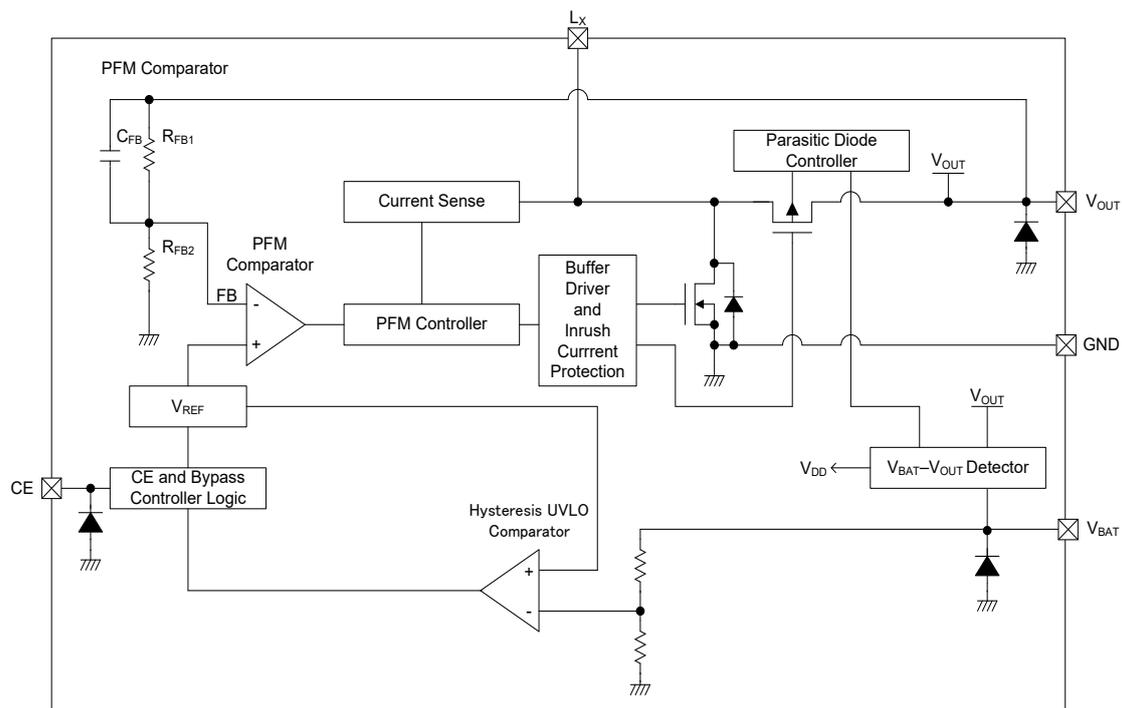
XC9140Bxx1 タイプ



* 上記図のダイオードは静電保護素子、寄生ダイオードになります。

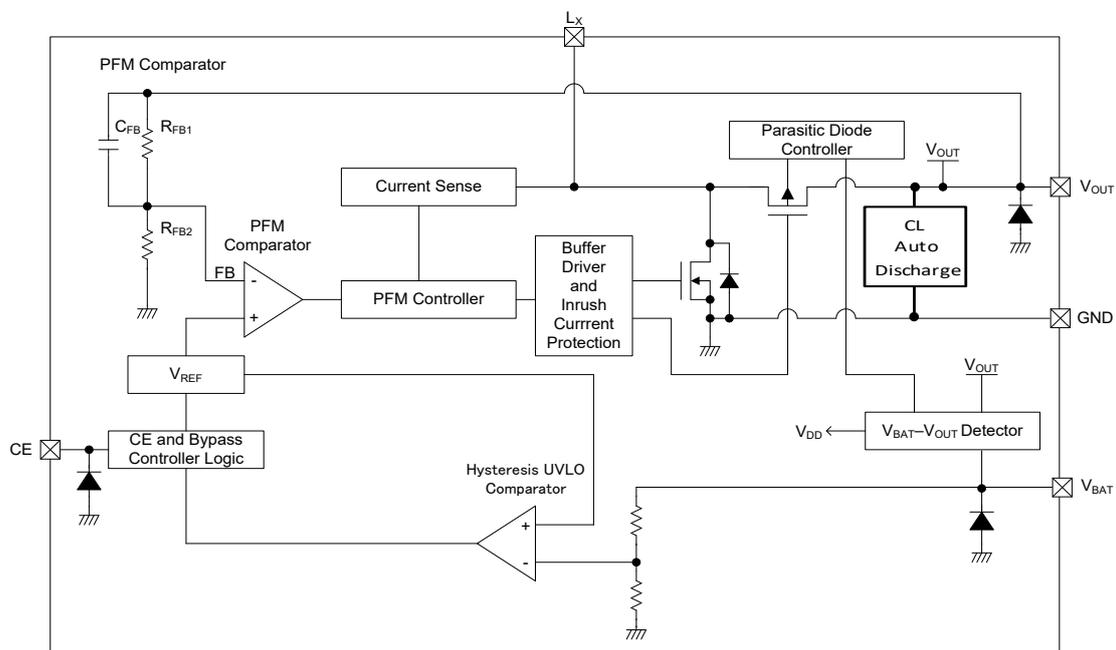
■ブロック図

XC9140Axxx/XC9140Cxxx タイプ(XC9140Axx1/XC9140Cxx1 以外)



* 上記図のダイオードは静電保護素子、寄生ダイオードになります。

XC9140Bxxx タイプ(XC9140Bxx1 以外)



* 上記図のダイオードは静電保護素子、寄生ダイオードになります。

■製品分類

●品番ルール

XC9140①②③④⑤⑥-⑦ PFM 制御 (UVLO 機能無し)

DESIGNATOR	ITEM	SYMBOL	DESCRIPTION
①	Product Type	A	Load Disconnection Without C _L Auto Discharge
		B	Load Disconnection With C _L Auto Discharge
		C	V _{BAT} Bypass Without C _L Auto Discharge
②③	Output Voltage	18 ~ 50	Output Voltage 1.8V ~ 5.0V (Increments : 0.1V) e.g. 1.8V⇒②=1, ③=8
④ (*4)	UVLO Function	1	No UVLO
⑤⑥-⑦ (*2)	Packages (Order Unit)	4R-G	USP-6EL (3,000pcs/Reel)
		MR-G	SOT-25 (3,000pcs/Reel)

(*2) “-G”は、ハロゲン&アンチモンフリーかつ EU RoHS 対応製品です。

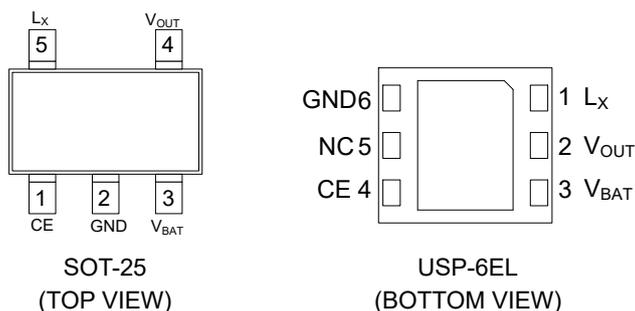
XC9140①②③④⑤⑥-⑦ PFM 制御 (UVLO 機能有り)

DESIGNATOR	ITEM	SYMBOL	DESCRIPTION
①	Product Type	A	Load Disconnection Without C _L Auto Discharge
		B	Load Disconnection With C _L Auto Discharge
		C	V _{BAT} Bypass Without C _L Auto Discharge
②③	Output Voltage	30 ~ 50	Output Voltage 3.0V ~ 5.0V (Increments : 0.1V) e.g. 3.0V⇒②=3, ③=0
④ (*1)	UVLO Function	2	UVLO Function V _{UVLO_R} =2.15V
		6	UVLO Function V _{UVLO_R} =1.65V
⑤⑥-⑦ (*2)	Packages (Order Unit)	4R-G	USP-6EL (3,000pcs/Reel)
		MR-G	SOT-25 (3,000pcs/Reel)

(*1) 上述以外のUVLO解除電圧については弊社営業にご相談下さい。1.65V ~ 2.2Vまで0.05Vステップで設定可能です。

(*2) “-G”は、ハロゲン&アンチモンフリーかつ EU RoHS 対応製品です。

■ 端子配列



* USP-6ELの放熱板は実装強化および放熱の為にんだ付けを推奨しております。
参考パターンレイアウト と 参考メタルマスクデザインでのんだ付けをご参照ください。
尚、マウントパターンはGND端子(6番端子)へ接続して下さい。

■ 端子説明

PIN NUMBER		PIN NAME	FUNCTIONS
USP-6EL	SOT-25		
1	5	L _x	Switching
2	4	V _{OUT}	Output Voltage
3	3	V _{BAT}	Power Input
4	1	CE	Chip Enable
5	-	NC	No Connection
6	2	GND	Ground

■ 機能表

PIN NAME	SIGNAL	STATUS
CE	H	Active (All Type)
	L	Stand-by (A/B Type) Bypass Mode (C Type)

* CE 端子をオープンで使用しないで下さい。

■ 絶対最大定格

PARAMETER	SYMBOL	RATINGS	UNITS
BAT Pin Voltage	V _{BAT}	-0.3 ~ 7.0	V
L _x Pin Voltage	V _{LX}	-0.3 ~ V _{OUT} + 0.3 or 7.0 ^{(*)1}	V
V _{OUT} Pin Voltage	V _{OUT}	-0.3 ~ 7.0	V
CE Pin Voltage	V _{CE}	-0.3 ~ 7.0	V
L _x Pin Current	I _{LX}	700	mA
Power Dissipation (T _a =25°C)	SOT-25	250 (IC 単体)	mW
		600 (40mm x 40mm 標準基板) ^{(*)2}	
	USP-6EL	760 (JESD51-7 基板) ^{(*)2}	
		120 (IC 単体)	
1000 (40mm x 40mm 標準基板) ^{(*)2}			
Operating Ambient Temperature	T _{opr}	-40 ~ 85	°C
Storage Temperature	T _{stg}	-55 ~ 125	°C

* 電圧は全て GND を基準とする。

^{(*)1} 最大値は V_{OUT}+0.3V と 7.0V のいずれか低い方になります。

^{(*)2} 基板実装時の許容損失の参考データとなります。実装条件はパッケージインフォメーションをご参照下さい。

■電気的特性

Ta=25°C

XC9140Axx1, XC9140Bxx1 タイプ

PARAMETER	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNITS	CIRCUIT
Input Voltage	V _{BAT}				5.5	V	
Output Voltage	V _{OUT(E)} ⁽²⁾	V _{PULL} =1.5V, Voltage to start oscillation while V _{OUT} is decreasing	E1			V	①
Operation Start Voltage	V _{ST}	I _{OUT} =1mA	-	-	0.9	V	②
Operation Hold Voltage	V _{HLD}	R _L =1kΩ	-	0.7	-	V	②
Supply Current	I _q	Oscillation stops, V _{OUT} =V _{OUT(T)} +0.5V ⁽¹⁾	E2			μA	③
Input Pin Current	I _{BAT}	V _{OUT} =V _{OUT(T)} +0.5V ⁽¹⁾	-	0.25	1.0	μA	③
Stand-by Current	I _{STB}	V _{BAT} =V _{LX} =V _{OUT(T)} ⁽¹⁾ , V _{OUT} =V _{CE} =0V	-	0.1	1.0	μA	④
Lx Leak Current	I _{LXL}	V _{BAT} =V _{LX} =V _{OUT(T)} ⁽¹⁾ , V _{OUT} =V _{CE} =0V	-	0.1	1.0	μA	⑤
PFM Switching Current	I _{PFM}	I _{OUT} =3mA	295	350	405	mA	②
Maximum ON Time	tonMAX	V _{PULL} =1.5V, V _{OUT} =V _{OUT(T)} ×0.98 ⁽¹⁾	3.1	4.6	6.0	μs	①
Efficiency ⁽³⁾	EFFI	V _{BAT} =V _{CE} =1.8V, V _{OUT(T)} ⁽¹⁾ =2.5V, I _{OUT} =30mA	-	81	-	%	②
Efficiency ⁽³⁾	EFFI	V _{BAT} =V _{CE} =1.8V, V _{OUT(T)} ⁽¹⁾ =3.3V, I _{OUT} =30mA	-	85	-	%	②
Efficiency ⁽³⁾	EFFI	V _{BAT} =V _{CE} =1.8V, V _{OUT(T)} ⁽¹⁾ =5.0V, I _{OUT} =30mA	-	86	-	%	②
LX SW "Pch" ON Resistance ⁽⁴⁾	R _{LXP}	V _{BAT} =V _{LX} =V _{CE} =V _{OUT(T)} +0.5V ⁽¹⁾ , I _{OUT} =200mA	E3			Ω	⑦
LX SW "Nch" ON Resistance ⁽⁵⁾	R _{LXN}	V _{BAT} =V _{CE} =3.3V, V _{OUT} =1.7V	-	0.6	-	Ω	⑧
CE "H" Voltage	V _{CEH}	V _{BAT} =V _{PULL} =1.5V, V _{OUT} =V _{OUT(T)} ×0.98 ⁽¹⁾ While V _{CE} =0.3→0.75V, Voltage to start oscillation	0.75	-	5.5	V	①
CE "L" Voltage	V _{CEL}	V _{BAT} =V _{PULL} =1.5V, V _{OUT} =V _{OUT(T)} ×0.98 ⁽¹⁾ While V _{CE} =0.75→0.3V, Voltage to stop oscillation	GND	-	0.3	V	①
CE "H" Current	I _{CEH}	V _{BAT} =V _{CE} =V _{LX} =V _{OUT} =5.5V	-0.1	-	0.1	μA	①
CE "L" Current	I _{CEL}	V _{BAT} =V _{LX} =V _{OUT} =5.5V, V _{CE} =0V	-0.1	-	0.1	μA	①
CL Discharge Resistance (B Type)	R _{DCHG}	V _{BAT} =V _{OUT} =2.0V, V _{CE} =0V	165	210	254	Ω	③

特に指定無き場合, V_{BAT}=V_{CE}=1.5V

⁽¹⁾V_{OUT(T)}=出力設定電圧

⁽²⁾V_{OUT(E)}=実際の出力電圧

実際の出力電圧値 V_{OUT(E)}とは IC 内部の PFM コンパレータ部閾値電圧です。

よって周辺部品を含む DC/DC 回路の出力電圧はリップル電圧平均値分上昇します。

⁽³⁾ EFFI=[{(出力電圧)×(出力電流)} / {(入力電圧)×(入力電流)}]×100

⁽⁴⁾ LX SW "Pch" ON 抵抗=(V_{LX}-V_{OUT} 端子測定電圧) / 200mA

⁽⁵⁾ LX SW "Nch" ON 抵抗の測定方法は測定回路図に記載

■電気的特性

XC9140Cx1 タイプ

Ta=25°C

PARAMETER	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNITS	CIRCUIT
Input Voltage	V _{BAT}				5.5	V	
Output Voltage	V _{OUT(E)} ⁽²⁾	V _{PULL} =1.5V, Voltage to start oscillation while V _{OUT} is decreasing		E1		V	①
Operation Start Voltage	V _{ST}	I _{OUT} =1mA	-	-	0.9	V	②
Operation Hold Voltage	V _{HLD}	R _L =1kΩ	-	0.7	-	V	②
Supply Current	I _q	Oscillation stops, V _{OUT} =V _{OUT(T)} +0.5V ⁽¹⁾		E2		μA	③
Input Pin Current	I _{BAT}	V _{OUT} =V _{OUT(T)} +0.5V ⁽¹⁾	-	0.25	1.0	μA	③
Bypass Mode Current	I _{BYP}	V _{BAT} =V _{LX} =5.5V, V _{CE} =0V	-	3.5	6.1	μA	⑥
PFM Switching Current	I _{PFM}	I _{OUT} =3mA	295	350	405	mA	②
Maximum ON Time	tonMAX	V _{PULL} =1.5V, V _{OUT} =V _{OUT(T)} ×0.98 ⁽¹⁾	3.1	4.6	6.0	μs	①
Efficiency ⁽³⁾	EFFI	V _{BAT} =V _{CE} =1.8V, V _{OUT(T)} ⁽¹⁾ =2.5V, I _{OUT} =30mA	-	81	-	%	②
Efficiency ⁽³⁾	EFFI	V _{BAT} =V _{CE} =1.8V, V _{OUT(T)} ⁽¹⁾ =3.3V, I _{OUT} =30mA	-	85	-	%	②
Efficiency ⁽³⁾	EFFI	V _{BAT} =V _{CE} =1.8V, V _{OUT(T)} ⁽¹⁾ =5.0V, I _{OUT} =30mA	-	86	-	%	②
LX SW "Pch" ON Resistance ⁽⁴⁾	R _{LXP}	V _{BAT} =V _{LX} =V _{CE} =V _{OUT(T)} +0.5V ⁽¹⁾ , I _{OUT} =200mA		E3		Ω	⑦
LX SW "Nch" ON Resistance ⁽⁵⁾	R _{LXN}	V _{BAT} =V _{CE} =3.3V, V _{OUT} =1.7V	-	0.6	-	Ω	⑧
CE "H" Voltage	V _{CEH}	V _{BAT} =V _{PULL} =1.5V, V _{OUT} =V _{OUT(T)} ×0.98 ⁽¹⁾ While V _{CE} =0.3→0.75V, Voltage to start oscillation	0.75	-	5.5	V	①
CE "L" Voltage	V _{CEL}	V _{BAT} =V _{PULL} =1.5V, V _{OUT} =V _{OUT(T)} ×0.98 ⁽¹⁾ While V _{CE} =0.75→0.3V, Voltage to stop oscillation	GND	-	0.3	V	①
CE "H" Current	I _{CEH}	V _{BAT} =V _{CE} =V _{LX} =V _{OUT} =5.5V	-0.1	-	0.1	μA	①
CE "L" Current	I _{CEL}	V _{BAT} =V _{LX} =V _{OUT} =5.5V, V _{CE} =0V	-0.1	-	0.1	μA	①

特に指定無き場合, V_{BAT}=V_{CE}=1.5V

⁽¹⁾V_{OUT(T)}=出力設定電圧

⁽²⁾V_{OUT(E)}=実際の出力電圧

実際の出力電圧値 V_{OUT(E)}とは IC 内部の PFM コンパレータ部閾値電圧です。

よって周辺部品を含む DC/DC 回路の出力電圧はリップル電圧平均値分上昇します。

⁽³⁾EFFI={[(出力電圧)×(出力電流)] / [(入力電圧)×(入力電流)]}×100

⁽⁴⁾LX SW "Pch" ON 抵抗=(V_{LX}-V_{OUT} 端子測定電圧) / 200mA

⁽⁵⁾LX SW "Nch" ON 抵抗の測定方法は測定回路図に記載

■電気的特性

XC9140Axxx タイプ(XC9140Axx1 以外), XC9140Bxxx タイプ(XC9140Bxx1 以外)

Ta=25°C

PARAMETER	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNITS	CIRCUIT
Input Voltage	V _{BAT}				5.5	V	
Output Voltage	V _{OUT(E)} ⁽²⁾	V _{PULL} =1.5V, Voltage to start oscillation while V _{OUT} is decreasing	E9			V	①
Operation Start Voltage	V _{ST}	I _{OUT} =1mA	-	-	V _{RELEASE(E)} ⁽⁷⁾	V	②
Operation Hold Voltage	V _{HLD}	R _L =1kΩ	V _{DETECT(E)} ⁽⁸⁾	-	-	V	②
Supply Current2	I _q	Oscillation stops, V _{OUT} =V _{OUT(T)} +0.5V ⁽¹⁾	E4			μA	③
Input Pin Current2	I _{BAT}	V _{OUT} =V _{OUT(T)} +0.5V ⁽¹⁾	E5			μA	③
Stand-by Current	I _{STB}	V _{BAT} =V _{LX} =V _{OUT(T)} ⁽¹⁾ , V _{OUT} =V _{CE} =0V	-	0.1	1.0	μA	④
Lx Leak Current	I _{LXL}	V _{BAT} =V _{LX} =V _{OUT(T)} ⁽¹⁾ , V _{OUT} =V _{CE} =0V	-	0.1	1.0	μA	⑤
PFM Switching Current	I _{PFM}	I _{OUT} =3mA	295	350	405	mA	②
Maximum ON Time	tonMAX	V _{PULL} =V _{RELEASE(T)} +0.1V ⁽⁶⁾ , V _{OUT} =V _{OUT(T)} ×0.98 ⁽¹⁾	3.1	4.6	6.0	μs	①
Efficiency ⁽³⁾	EFFI	V _{OUT(T)} ⁽¹⁾ =2.5V, I _{OUT} =30mA	-	81	-	%	②
Efficiency ⁽³⁾	EFFI	V _{OUT(T)} ⁽¹⁾ =3.3V, I _{OUT} =30mA	-	85	-	%	②
Efficiency ⁽³⁾	EFFI	V _{OUT(T)} ⁽¹⁾ =5.0V, I _{OUT} =30mA	-	86	-	%	②
LX SW "Pch" ON Resistance ⁽⁴⁾	R _{LXP}	V _{BAT} =V _{LX} =V _{CE} =V _{OUT(T)} +0.5V ⁽¹⁾ , I _{OUT} =200mA	E3			Ω	⑦
LX SW "Nch" ON Resistance ⁽⁵⁾	R _{LXN}	V _{BAT} =V _{CE} =3.3V, V _{OUT} =1.7V	-	0.6	-	Ω	⑧
CE "H" Voltage	V _{CEH}	V _{BAT} =V _{PULL} =V _{RELEASE(T)} +0.1V ⁽⁶⁾ , V _{OUT} =V _{OUT(T)} ×0.98 ⁽¹⁾ While V _{CE} =0.3→0.75V, Voltage to start oscillation	0.75	-	5.5	V	①
CE "L" Voltage	V _{CEL}	V _{BAT} =V _{PULL} =V _{RELEASE(T)} +0.1V ⁽⁶⁾ , V _{OUT} =V _{OUT(T)} ×0.98 ⁽¹⁾ While V _{CE} =0.75→0.3V, Voltage to stop oscillation	GND	-	0.3	V	①
CE "H" Current	I _{CEH}	V _{BAT} =V _{CE} =V _{LX} =V _{OUT} =5.5V	-0.1	-	0.1	μA	①
CE "L" Current	I _{CEL}	V _{BAT} =V _{LX} =V _{OUT} =5.5V, V _{CE} =0V	-0.1	-	0.1	μA	①
CL Discharge Resistance (B Type)	R _{DCHG}	V _{BAT} =V _{OUT} =2.0V, V _{CE} =0V	165	210	254	Ω	③
UVLO Current	I _{DQ}	V _{BAT} =V _{CE} =V _{DETECT(E)} -0.1V ⁽⁸⁾ , I _{OUT} =0mA	E6			μA	②
UVLO Release Voltage	V _{RELEASE(E)} ⁽⁷⁾	V _{PULL} =V _{OUT} =V _{OUT(T)} ×0.98 ⁽¹⁾ , V _{BAT} =V _{CE} Voltage to start oscillation while V _{BAT} is increasing	E7			V	①
UVLO Hysteresis Voltage	V _{HYS(E)} ⁽⁹⁾	V _{PULL} =V _{OUT} =V _{OUT(T)} ×0.98 ⁽¹⁾ , V _{BAT} =V _{CE} V _{RELEASE(E)} -Voltage to stop oscillation while V _{BAT} is decreasing ⁽⁷⁾	0.1	0.15	0.2	V	①

特に指定無き場合, V_{BAT}=V_{CE}=V_{RELEASE(T)}+0.1V⁽⁶⁾

⁽¹⁾V_{OUT(T)}=出力設定電圧

⁽²⁾V_{OUT(E)}=実際の出力電圧

実際の出力電圧値 V_{OUT(E)}とは IC 内部の PFM コンパレータ部閾値電圧です。
よって周辺部品を含む DC/DC 回路の出力電圧はリップル電圧平均値分上昇します。

⁽³⁾EFFI=[{(出力電圧)×(出力電流)} / {(入力電圧)×(入力電流)}] × 100

⁽⁴⁾LX SW "Pch" ON 抵抗=(V_{LX}-V_{OUT} 端子測定電圧) / 200mA

⁽⁵⁾LX SW "Nch" ON 抵抗の測定方法は測定回路図に記載

⁽⁶⁾V_{RELEASE(T)}=UVLO 解除設定電圧

⁽⁷⁾V_{RELEASE(E)}=実際の UVLO 解除電圧

⁽⁸⁾V_{DETECT(E)}=V_{RELEASE(E)}-V_{HYS(E)}= 実際の UVLO 検出電圧値

⁽⁹⁾V_{HYS(E)}=実際の UVLO ヒステリシス電圧値

■電気的特性

XC9140Cxxx タイプ(XC9140Cxx1 以外)

Ta=25°C

PARAMETER	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNITS	CIRCUIT
Input Voltage	V _{BAT}				5.5	V	
Output Voltage	V _{OUT(E)} ⁽²⁾	V _{PULL} =1.5V, Voltage to start oscillation while V _{OUT} is decreasing	E9			V	①
Operation Start Voltage	V _{ST}	I _{OUT} =1mA	-	-	V _{RELEASE(E)} ⁽⁷⁾	V	②
Operation Hold Voltage	V _{HLD}	R _L =1kΩ	V _{DETECT(E)} ⁽⁸⁾	-	-	V	②
Supply Current2	I _q	Oscillation stops, V _{OUT} =V _{OUT(T)} +0.5V ⁽¹⁾	E4			μA	③
Input Pin Current2	I _{BAT}	V _{OUT} =V _{OUT(T)} +0.5V ⁽¹⁾	E5			μA	③
Bypass Mode Current	I _{BYP}	V _{BAT} =V _{LX} =V _{RELEASE(T)} +0.1V ⁽⁶⁾ , V _{CE} =0V	-	5.5	8.1	μA	⑥
PFM Switching Current	I _{PFM}	I _{OUT} =3mA	295	350	405	mA	②
Maximum ON Time	t _{ONMAX}	V _{PULL} =V _{RELEASE(T)} +0.1V ⁽⁶⁾ , V _{OUT} =V _{OUT(T)} ×0.98 ⁽¹⁾	3.1	4.6	6.0	μs	①
Efficiency ⁽³⁾	EFFI	V _{OUT(T)} ⁽¹⁾ =2.5V, I _{OUT} =30mA	-	81	-	%	②
Efficiency ⁽³⁾	EFFI	V _{OUT(T)} ⁽¹⁾ =3.3V, I _{OUT} =30mA	-	85	-	%	②
Efficiency ⁽³⁾	EFFI	V _{OUT(T)} ⁽¹⁾ =5.0V, I _{OUT} =30mA	-	86	-	%	②
LX SW "Pch" ON Resistance ⁽⁴⁾	R _{LXP}	V _{BAT} =V _{LX} =V _{CE} =V _{OUT(T)} +0.5V ⁽¹⁾ , I _{OUT} =200mA	E3			Ω	⑦
LX SW "Nch" ON Resistance ⁽⁵⁾	R _{LXN}	V _{BAT} =V _{CE} =3.3V, V _{OUT} =1.7V	-	0.6	-	Ω	⑧
CE "H" Voltage	V _{CEH}	V _{BAT} =V _{PULL} =V _{RELEASE(T)} +0.1V ⁽⁶⁾ , V _{OUT} =V _{OUT(T)} ×0.98 ⁽¹⁾ While V _{CE} =0.3→0.75V, Voltage to start oscillation	0.75	-	5.5	V	①
CE "L" Voltage	V _{CEL}	V _{BAT} =V _{PULL} =V _{RELEASE(T)} +0.1V ⁽⁶⁾ , V _{OUT} =V _{OUT(T)} ×0.98 ⁽¹⁾ While V _{CE} =0.75→0.3V, Voltage to stop oscillation	GND	-	0.3	V	①
CE "H" Current	I _{CEH}	V _{BAT} =V _{CE} =V _{LX} =V _{OUT} =5.5V	-0.1	-	0.1	μA	①
CE "L" Current	I _{CEL}	V _{BAT} =V _{LX} =V _{OUT} =5.5V, V _{CE} =0V	-0.1	-	0.1	μA	①
UVLO Current	I _{DO}	V _{BAT} =V _{CE} =V _{DETECT(E)} -0.1V ⁽⁸⁾ , I _{OUT} =0mA	E6			μA	②
UVLO Bypass Current	I _{DBYP}	V _{BAT} =V _{LX} =V _{DETECT(E)} -0.1V ⁽⁸⁾ , V _{CE} =0V	E8			μA	⑥
UVLO Release Voltage	V _{RELEASE(E)} ⁽⁷⁾	V _{PULL} =V _{OUT} =V _{OUT(T)} ×0.98 ⁽¹⁾ , V _{BAT} =V _{CE} Voltage to start oscillation while V _{BAT} is increasing	E7			V	①
UVLO Hysteresis Voltage	V _{HYS(E)} ⁽⁹⁾	V _{PULL} =V _{OUT} =V _{OUT(T)} ×0.98 ⁽¹⁾ , V _{BAT} =V _{CE} V _{RELEASE(E)} -Voltage to stop oscillation while V _{BAT} is decreasing ⁽⁷⁾	0.1	0.15	0.2	V	①

特に指定無き場合, V_{BAT}=V_{CE}=V_{RELEASE(T)}+0.1V⁽⁶⁾

⁽¹⁾V_{OUT(T)}=出力設定電圧

⁽²⁾V_{OUT(E)}=実際の出力電圧

実際の出力電圧値 V_{OUT(E)}とは IC 内部の PFM コンパレータ部閾値電圧です。

よって周辺部品を含む DC/DC 回路の出力電圧はリップル電圧平均値分上昇します。

⁽³⁾EFFI={[(出力電圧)×(出力電流)] / [(入力電圧)×(入力電流)]}×100

⁽⁴⁾LX SW "Pch" ON 抵抗=(V_{LX}-V_{OUT} 端子測定電圧) / 200mA

⁽⁵⁾LX SW "Nch" ON 抵抗の測定方法は測定回路図に記載

⁽⁶⁾V_{RELEASE(T)}=UVLO 解除設定電圧

⁽⁷⁾V_{RELEASE(E)}=実際の UVLO 解除電圧

⁽⁸⁾V_{DETECT(E)}=V_{RELEASE(E)}-V_{HYS(E)}= 実際の UVLO 検出電圧値

⁽⁹⁾V_{HYS(E)}=実際の UVLO ヒステリシス電圧値

■電気的特性

XC9140 シリーズ電圧別規格表

SYMBOL	E1		E9		E2		E3		E4	
PARAMETER	Output Voltage (XC9140xxx1)		Output Voltage (types other than XC9140xxx1)		Supply Current		LX SW "Pch" ON RESISTANCE		Supply Current2	
UNITS: V	UNITS: V		UNITS: V		UNITS: μ A		UNITS: Ω		UNITS: μ A	
OUTPUT VOLTAGE	MIN.	MAX.	MIN.	MAX.	TYP.	MAX.	TYP.	MAX.	TYP.	MAX.
1.8	1.764	1.836	-	-	6.1	9.4	0.84	1.08	6.8	9.7
1.9	1.862	1.938	-	-						
2.0	1.960	2.040	-	-						
2.1	2.058	2.142	-	-						
2.2	2.156	2.244	-	-	6.2	9.7	0.75	0.97	6.9	9.8
2.3	2.254	2.346	-	-						
2.4	2.352	2.448	-	-						
2.5	2.450	2.550	-	-						
2.6	2.548	2.652	-	-						
2.7	2.646	2.754	-	-						
2.8	2.744	2.856	-	-						
2.9	2.842	2.958	-	-						
3.0	2.940	3.060	2.940	3.060	6.3	10.0	0.65	0.85	7.0	10.0
3.1	3.038	3.162	3.038	3.162						
3.2	3.136	3.264	3.136	3.264						
3.3	3.234	3.366	3.234	3.366						
3.4	3.332	3.468	3.332	3.468						
3.5	3.430	3.570	3.430	3.570	6.4	10.2	0.61	0.78	7.1	10.1
3.6	3.528	3.672	3.528	3.672						
3.7	3.626	3.774	3.626	3.774						
3.8	3.724	3.876	3.724	3.876						
3.9	3.822	3.978	3.822	3.978						
4.0	3.920	4.080	3.920	4.080	6.5	10.4	0.57	0.74	7.2	10.2
4.1	4.018	4.182	4.018	4.182						
4.2	4.116	4.284	4.116	4.284						
4.3	4.214	4.386	4.214	4.386						
4.4	4.312	4.488	4.312	4.488						
4.5	4.410	4.590	4.410	4.590	6.7	10.7	0.53	0.72	7.3	10.3
4.6	4.508	4.692	4.508	4.692						
4.7	4.606	4.794	4.606	4.794						
4.8	4.704	4.896	4.704	4.896						
4.9	4.802	4.998	4.802	4.998						
5.0	4.900	5.100	4.900	5.100						

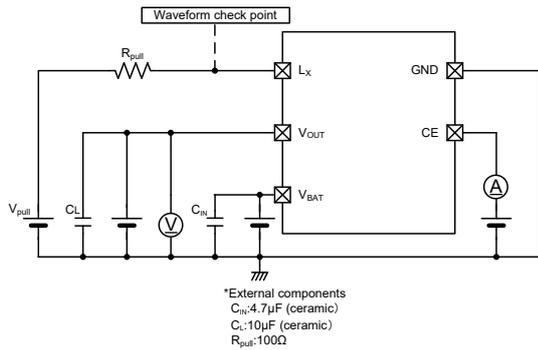
■電気的特性

XC9140 シリーズ電圧別規格表

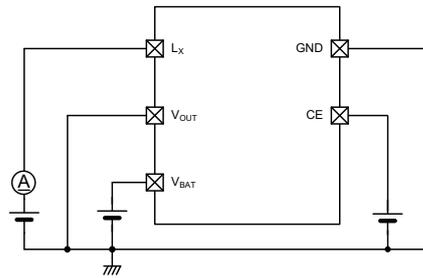
SYMBOL	E5		E6		E7		E8	
PARAMETER	Input Pin Current ²		UVLO Current		UVLO RELEASE VOLTAGE		UVLO Bypass Current	
UNITS: V	UNITS: μ A		UNITS: μ A		UNITS: V		UNITS: μ A	
UVLO Release Voltage	TYP.	MAX.	TYP.	MAX.	MIN.	MAX.	TYP.	MAX.
1.65	0.71	1.50	3.25	6.00	1.601	1.699	2.15	4.10
1.70					1.649	1.751		
1.75	0.73	1.60	3.27	6.10	1.698	1.802	2.20	4.20
1.80					1.746	1.854		
1.85	0.75	1.60	3.29	6.20	1.795	1.905	2.30	4.20
1.90					1.843	1.957		
1.95	0.77	1.60	3.31	6.20	1.892	2.008	2.35	4.30
2.00					1.940	2.060		
2.05	0.79	1.70	3.33	6.30	1.989	2.111	2.40	4.30
2.10					2.037	2.163		
2.15	0.82	1.70	3.35	6.30	2.086	2.214	2.45	4.40
2.20					2.134	2.266		

■測定回路図

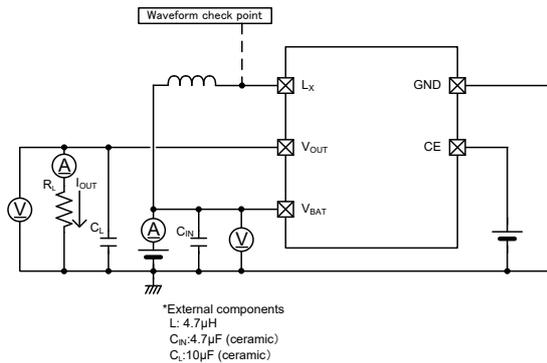
< Test Circuit No.① >



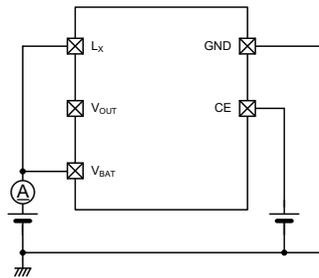
< Test Circuit No.⑤ >



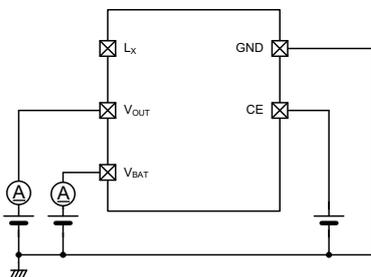
< Test Circuit No.② >



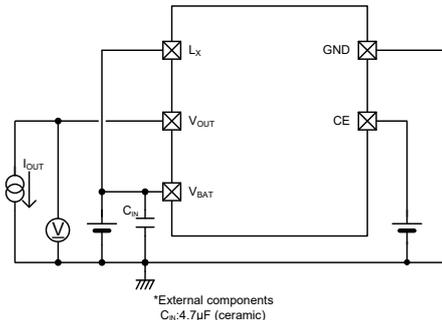
< Test Circuit No.⑥ >



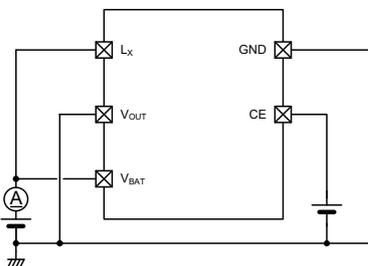
< Test Circuit No.③ >



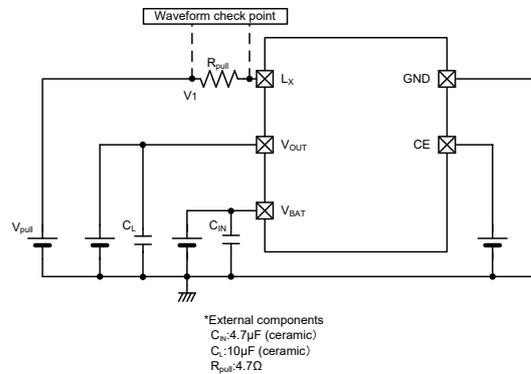
< Test Circuit No.⑦ >



< Test Circuit No.④ >



< Test Circuit No.⑧ >



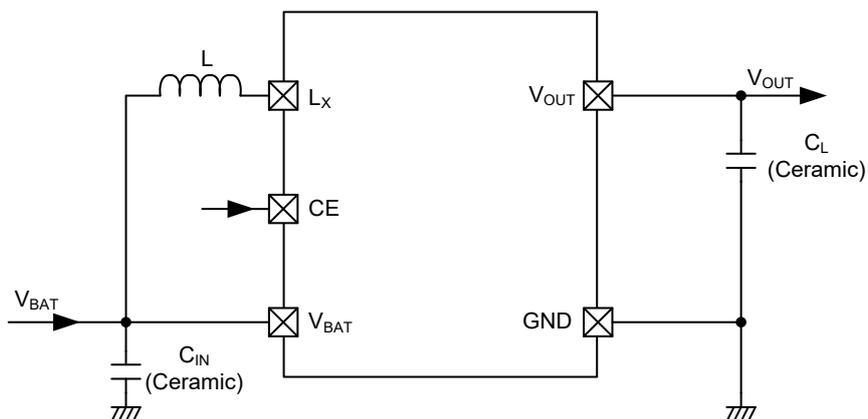
<LX SW “Nch” ON 抵抗の測定方法>

Test Circuit No.8 を用い、Nch ドライバ Tr が ON 時の L_X 端子電圧が 100mV になるように V_{pull} を調整し、Nch ドライバ Tr が ON 時の R_{pull} の両端の電圧を測定する事で L_X SW “Nch” ON 抵抗が求められます。

$$R_{LXN} = 0.1V / \{(V1 - 0.1V) / 4.7\Omega\}$$

なお V1 は Nch ドライバ Tr が ON 時の R_{pull} 直近の電圧とします。 L_X 端子電圧と V1 はオシロスコープ等を用い測定します。

■標準回路例



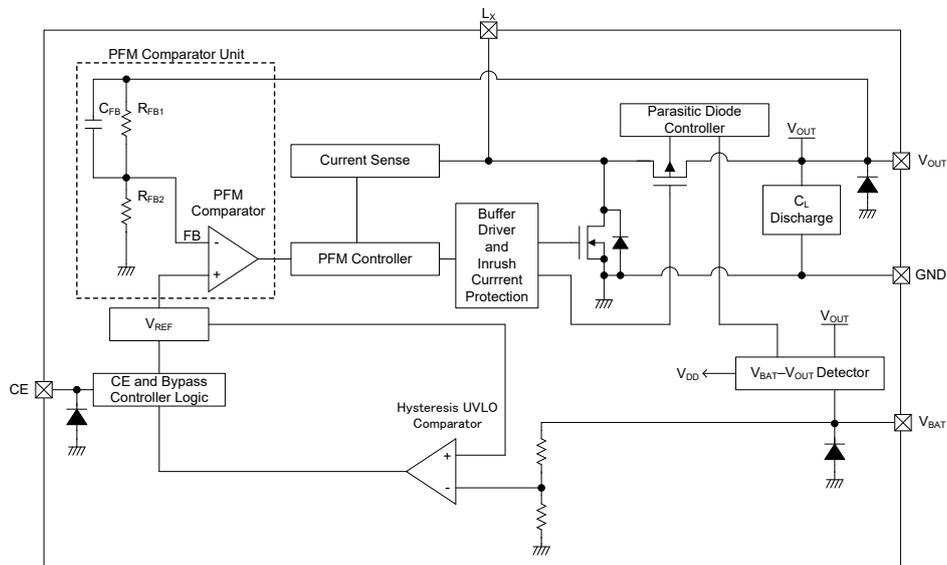
【標準部品】

	MANUFACTURE	PRODUCT NUMBER	VALUE
L	TDK	VLF302512M-4R7	4.7 μ H
	Murata	1239AS-H-4R7M	4.7 μ H
C _{IN}	TAIYO YUDEN	LMK107BJ475MA	4.7 μ F/10V
C _L	TAIYO YUDEN	LMK107BJ106MA	10 μ F/10V

- * 容量抜け、耐圧等に配慮し部品選定をお願いします。
- * コイルインダクタンス値のばらつきにより特性が依存致しますので、実機にて十分ご確認下さい。
- * コイルインダクタンス値については、4.7 μ H ~ 10 μ H が使用可能ですが、4.7 μ H を推奨致します。
- * 負荷容量 C_L にタンタル、電解コンデンサ等を使用した場合リップル電圧が大きくなります。また動作が不安定になる場合もありますので、実機にて十分ご確認下さい。

■動作説明

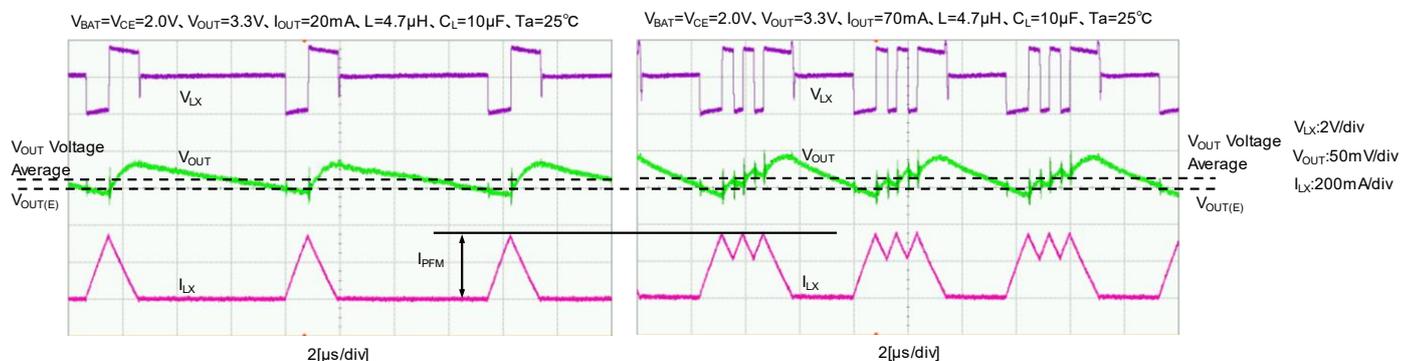
XC9140 シリーズの内部は、基準電圧源、PFM コンパレータ、Nch ドライバ Tr、Pch 同期整流スイッチ Tr、電流センス回路、PFM 制御回路、CE コントロール回路等で構成されています。(ブロック図参照)



制御方式は、カレントリミット PFM 制御を採用しており、スイッチング電流が重畳する条件でも出力電圧リップルが大きくなりなく、幅広い電圧と電流範囲で使用できます。また、PFM 制御であるため過渡応答性に優れ、低容量のセラミックコンデンサに対応しており、小型で高性能な昇圧 DCDC コンバータを構成できます。

同期整流方式のドライバ及びスイッチ Tr は、効率良くコイルのエネルギーを VOUT 端子に接続されたコンデンサに送ることができ、軽負荷から重負荷まで高効率に動作します。

電気的特性の実際出力電圧値 $V_{OUT(E)}$ とはブロック図内、PFM コンパレータ部の閾値電圧です。よって周辺部品を含む昇圧回路の出力電圧平均値はリップル電圧に依存致しますので、実機にて十分評価の上、ご使用ください。



<基準電圧源(V_{REF})>

本 IC の出力電圧を安定にするため基準になるリファレンス電圧です。

<PFM 制御>

①出力電圧を IC 内部の分割抵抗 R_{FB1} と R_{FB2} で分圧した電圧をフィードバック電圧(FB 電圧)とし、 PFM コンパレータは、この FB 電圧と V_{REF} を比較しています。FB 電圧が V_{REF} より低い場合、PFM コントロール回路を通じバッファードライバに信号を送り、Nch ドライバ Tr をオンさせます。FB 電圧が V_{REF} よりも高い場合、PFM コンパレータは Nch ドライバ Tr をオンさせない信号を送ります。

②電流センス回路は、Nch ドライバ Tr のオン時、Lx 端子に接続された Nch ドライバ Tr を流れる電流を監視しています。所定の PFM スイッチング電流(I_{PFM})に達すると PFM コントロール回路を通じバッファードライバに信号を送り、Nch ドライバ Tr をオフさせると共に Pch 同期整流スイッチ Tr をオンさせます。

③Pch 同期整流スイッチ Tr のオン時間(オフタイム)は、内部で動的に最適化されています。オフタイムの経過後、PFM コンパレータは、 V_{OUT} 電圧が設定電圧以上になっていると認識すると、PFM コンパレータより Nch ドライバ Tr をオンさせない信号を PFM コントロール回路へ送りますが、 V_{OUT} 電圧が設定電圧以下のままの場合、続けて Nch ドライバ Tr のオンを開始します。負荷電流に応じて、前記①②③の連動する動作の間隔を連続的に調整する事で、軽負荷から重負荷まで高効率に出力電圧を安定させています。

■動作説明

<PFM スイッチング電流>

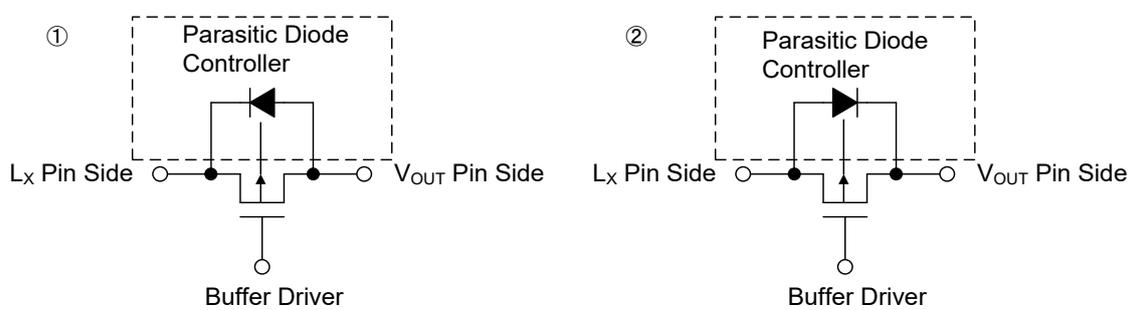
PFM スイッチング電流は、Nch ドライバ Tr に流れる電流を監視し、Nch ドライバ Tr に流れる電流を制限する値です。負荷電流が PFM スイッチングエネルギーより過度に大きくなった場合、 V_{OUT} 電圧は下降し、コイル電流が Nch ドライバ Tr オフ期間中に下がらなくなります。この時に内部回路遅延時間の影響を受け、PFM スイッチング電流以上の過度な電流が、Nch ドライバ Tr および Pch 同期整流スイッチ Tr に流れる可能性があります。

<負荷切断機能、バイパスモード>

CE 端子に "L" 電圧を入力すると、A/B タイプはスタンバイモード、C タイプはバイパスモードとなり昇圧動作に必要な回路を停止します。スタンバイモードでは、負荷切断機能が動作し Nch ドライバ Tr と Pch 同期整流スイッチ Tr の両方がオフとなり、 L_X 端子と V_{OUT} 端子間の導通が切断されると共に、寄生ダイオードコントロール回路が Pch 同期整流スイッチ Tr の寄生ダイオードのカソードを L_X 端子に接続します。(①)

バイパスモードでは、Nch ドライバ Tr はオフし、Pch 同期整流スイッチ Tr は $V_{LX} > V_{OUT}$ の時はオンし、寄生ダイオードコントロール回路が Pch 同期整流スイッチ Tr の寄生ダイオードのカソードを V_{OUT} 端子に接続します(②)。一方、 $V_{LX} < V_{OUT}$ の時は Pch 同期整流スイッチ Tr はオフし、寄生ダイオードのカソードを V_{OUT} 端子に接続します(②)。

注意： V_{BAT} 電圧投入時は除く。



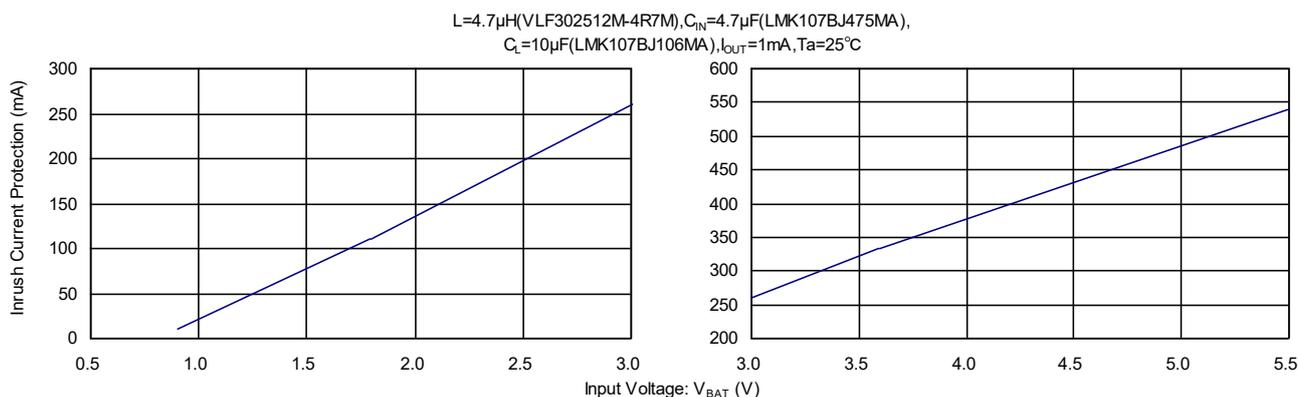
< V_{BAT} - V_{OUT} 電圧検出回路>

V_{BAT} - V_{OUT} 電圧検出回路は、 V_{BAT} 端子電圧と V_{OUT} 端子電圧を比較し、どちらか高い電圧を IC の電源 (V_{DD}) となるように動作します。また通常動作中、入力電圧が出力電圧より高くなった場合、Nch ドライバ Tr をオフし Pch 同期整流スイッチ Tr を常時オンする事により、入力電圧が出力電圧へスルーするようにします(スルーモード)。入力電圧が出力電圧より低くなると、通常の昇圧動作へ自動的に戻ります。この検出回路はスタンバイモード時には動作しません。一方、バイパスモード時は動作します。

<突入電流防止機能>

V_{BAT} もしくは V_{CE} 電源投入時、突入電流防止機能にて以下グラフの様に一定の電流で C_L に電荷をチャージします。これにより V_{BAT} 端子から V_{OUT} 端子への過大電流を抑制します。またこの電流値は V_{BAT} 電圧に依存します。上記一定の電流で C_L をチャージし V_{OUT} 電圧が V_{BAT} 電圧付近に達した後、本機能は数百 μs ~ 数 ms 後に解除され昇圧モード、バイパスモード、スルーモードに移行します。

突入防止電流特性例



■動作説明

<UVLO 機能>

XC9140 シリーズはオプションにより UVLO 機能を選択可能です。VBAT 端子の電圧が UVLO 検出電圧($V_{\text{RELEASE(E)}}-V_{\text{HYS(E)}}$)以下になると、IC はスイッチングもしくはバイパス動作を停止し LX 端子と VOUT 端子間の導通が遮断されます(UVLO モード)。また、VBAT 端子の電圧が UVLO 解除電圧($V_{\text{RELEASE(E)}}$)以上に上昇すると IC は再度動作を開始します。

<CL ディスチャージ機能>

B タイプは VOUT-GND 端子間に接続された Nch FET により、スタンバイ時(CE="L")に、出力容量の電荷を高速ディスチャージすることが可能です。

スタンバイ時に出力容量に電荷が残っていることによるアプリケーションの誤動作を防止します。

放電時間は、この CL 放電抵抗 R_{DCHG} と出力容量値 C_{L} によって決定されます。

CL 放電抵抗 R_{DCHG} と C_{L} の時定数を τ ($\tau = C_{\text{L}} \times R_{\text{DCHG}}$) とすると下式によって放電時間が求められます。

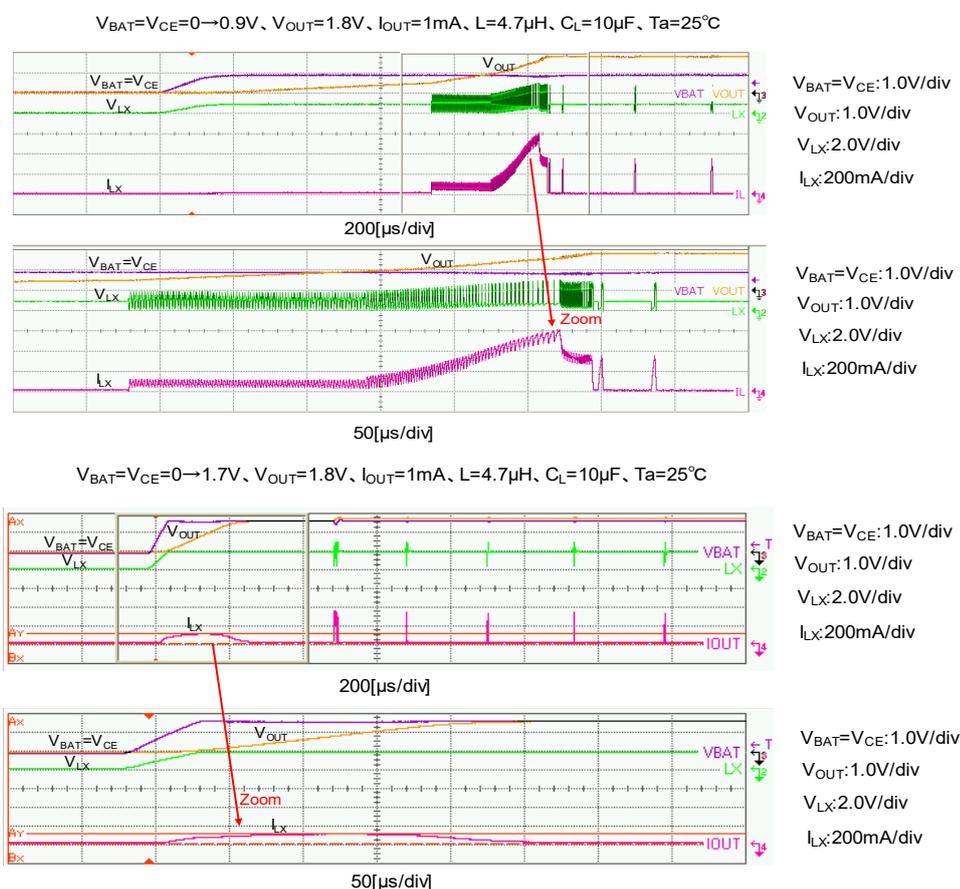
CL 放電抵抗 R_{DCHG} は、 V_{BAT} または V_{OUT} 電圧によって変化するため、実機にて十分ご確認下さい。

$$V = V_{\text{OUT}} \times e^{-t/\tau} \text{ また } t \text{ について展開すると } t = \tau \ln(V_{\text{OUT}} / V)$$

V	: 放電後の出力電圧
V_{OUT}	: 設定電圧
t	: 放電時間
τ	: $C_{\text{L}} \times R_{\text{DCHG}}$
C_{L}	: 負荷容量(C_{L})の容量値
R_{DCHG}	: CL 放電抵抗の抵抗値 但し、電源電圧によって変化する。 ただし、 V_{BAT} または V_{OUT} 電圧によって変化する。

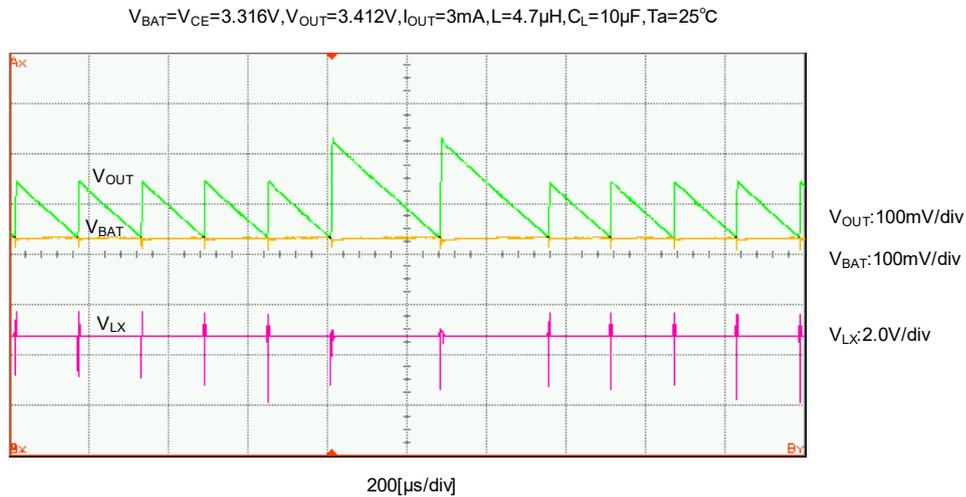
■使用上の注意

1. 外付け部品及び本 IC の絶対最大定格を超えないように注意してください。
2. DC/DC コンバータの特性は本 IC の特性のみならず外付け部品に大きく依存しますので、各部品の仕様を参考の上、十分注意して部品選定を行ってください。特に負荷容量 C_L に使用するコンデンサの特性には注意し B 特性 (JIS 規格) または X7R, X5R (EIA 規格) のセラミックコンデンサを使用してください。
3. グランド配線を十分に強化してください。スイッチング時のグランド電流によるグランド電位の変動は、IC の動作を不安定にする場合がありますので、特に IC のグランド端子付近の強化を行ってください。
4. 外付け部品は IC 近傍に実装するようにしてください。また配線のインピーダンスを下げるため、太く短く配線してください。
5. PFM スwitching 電流以上の過度の電流が Nch ドライバ Tr、Pch 同期整流スイッチ Tr に流れ IC を破壊する可能性があります。
6. バイパスモード時、内部 Pch 同期整流スイッチ Tr がオンし LX 端子と V_{OUT} 端子を導通させます。本バイパス動作時に定格を超えるような過度の電流を V_{OUT} 端子から引いた場合、Pch 同期整流スイッチ Tr を破壊する可能性があります。
7. CE 端子は、内部でプルアップまたはプルダウン等しておりません。CE 端子には確実に所定の電圧を印加してください。
8. コイルインダクタンス値の適応可能範囲は $4.7\mu\text{H}\sim 10\mu\text{H}$ ですが、推奨値の $4.7\mu\text{H}$ にてコイルサイズ及び DC/DC パフォーマンスが最適になります。上記適応可能範囲内のインダクタンス値で、 $4.7\mu\text{H}$ 以外をご使用される場合は十分評価の上、ご使用ください。
9. 高温時、製品ばらつきにより効率が低下する場合があります。高温時にご使用になる場合は十分評価の上、ご使用ください。
10. XC9140A タイプの C_L ディスチャージ無し品の場合、高温スタンバイ動作時の Pch 同期整流スイッチ Tr のリーク電流により出力電圧が上昇する場合があります。
11. 負荷電流により出力電圧リップルの影響で、出力電圧平均値が変動しますので、実機にて十分評価の上、ご使用ください。
12. 低い入力電圧で昇圧回路を起動した場合、出力電圧がおよそ 1.7V に達するまでの間、PFM スwitching 電流機能が動作せずコイル電流が重畳する場合があります。(下図参照)



■使用上の注意

13. C_L 容量または負荷電流が過度に大きい場合、電源投入時に出力電圧立ち上がり時間が長くなり出力電圧が V_{BAT} 電圧より十分に高くなるまでの間、コイル電流が重畳する場合があります。
14. 入力電圧が出力電圧よりも高い場合、自動的にスルーモードとなります。入力電圧が出力電圧付近では昇圧モードとスルーモードを繰り返し、リップル電圧が変動する場合があります。(下図参照)



15. 製品タイプおよび動作条件によっては、出力に外部から電源電圧印加を行った場合、IC が破壊する可能性があります。各製品タイプおよび動作条件での外部電圧可否は下表を参照してください。

	TYPE	$0.9V \leq V_{BAT} \leq 5.5V$		$V_{BAT} < 0.9V$	
		CE="L"	CE="H"	CE="H"	CE="L"
Applied Voltage to the V_{OUT} pin	XC9140Axx1	Yes	Yes	No	No
	XC9140Bxx1	No (CL Discharge Operation)			
	XC9140Cxx1	No (Reverse Flow toward the input)			

	TYPE	$0.9V \leq V_{BAT} \leq 5.5V$ (UVLO Release State)		$0.9V \leq V_{BAT} < V_{RELEASE(E)}$ (UVLO Detect State)		$V_{BAT} < 0.9V$	
		CE="L"	CE="H"	CE="H"	CE="L"	CE="H"	CE="L"
Applied Voltage to the V_{OUT} pin	Other than XC9140Axx1	Yes	Yes	Yes	Yes	No	No
	Other than XC9140Bxx1	No (CL Discharge Operation)		No (CL Discharge Operation)	No (CL Discharge Operation)		
	Other than XC9140Cxx1	No (Reverse Flow toward the input)		Yes	Yes		

■使用上の注意

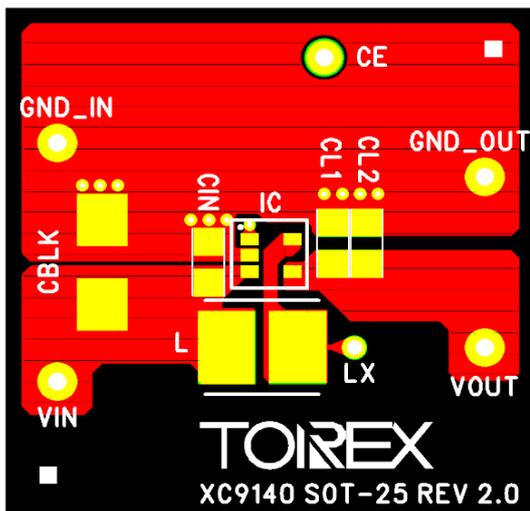
16. 一時的、過渡的な電圧降下及び電圧上昇等の現象について、絶対最大定格を超える場合には、ICを劣化または破壊する可能性があります。
17. 当社では製品の改善、信頼性の向上に努めております。しかしながら、万が一のためにフェールセーフとなる設計およびエージング処理など、装置やシステム上で十分な安全設計をお願いします。
18. V_{BAT} もしくは V_{CE} 電源投入時、 V_{OUT} 端子電圧が突入防止電流以上の負荷電流により $V_{BAT}-0.35V$ 以上に上昇しない場合、昇圧モードもしくはスルーモードの正常動作となりません。
19. UVLO 機能付製品の C_L ディスチャージ無し品の場合、高温 UVLO モード動作時に Pch 同期整流スイッチ Tr のリーク電流により出力電圧が上昇する場合があります。

■使用方法

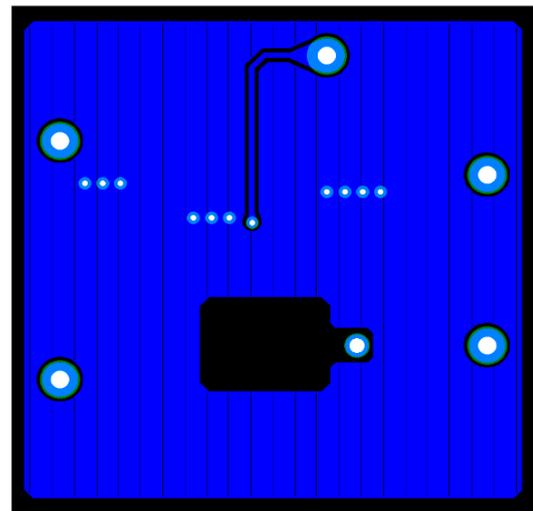
●レイアウトのご注意

1. V_{BAT} 電位の変動を出来るだけ抑えるために V_{BAT} 端子とグランド端子に最短でバイパスコンデンサ(C_{IN})を接続して下さい。
2. 各周辺部品はできる限り IC の近くに実装するようにして下さい。
3. 周辺部品は配線のインピーダンスを下げるため、太く短く配線してください。
4. グランド配線を十分に強化してください。スイッチング時のグランド電流によるグランド電位の変動は IC の動作を不安定にする場合があります。
5. 本製品はドライバ内蔵のためトランジスタの電流とドライバオン抵抗により発熱が生じます。

●基板レイアウト例, SOT-25 パッケージ

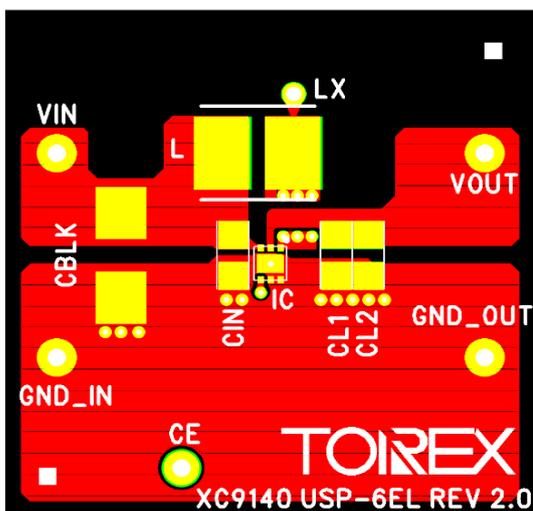


表面

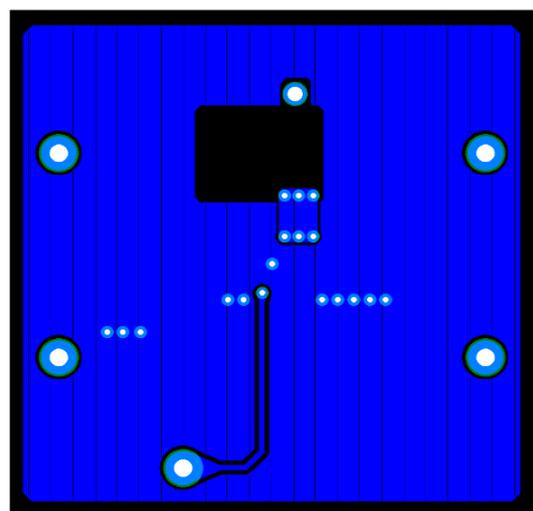


裏面

●基板レイアウト例, USP-6EL パッケージ



表面



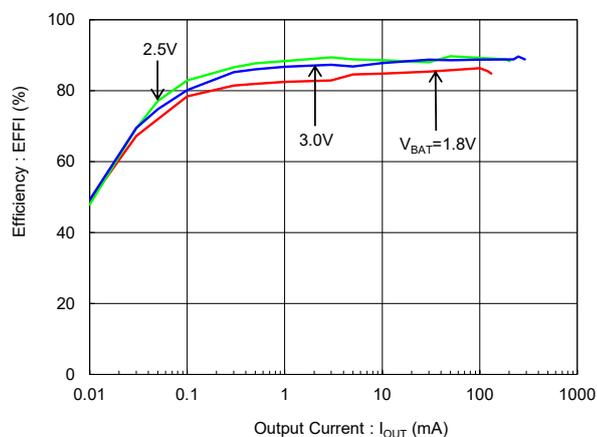
裏面

■ 特性例

(1) 効率 - 出力電流

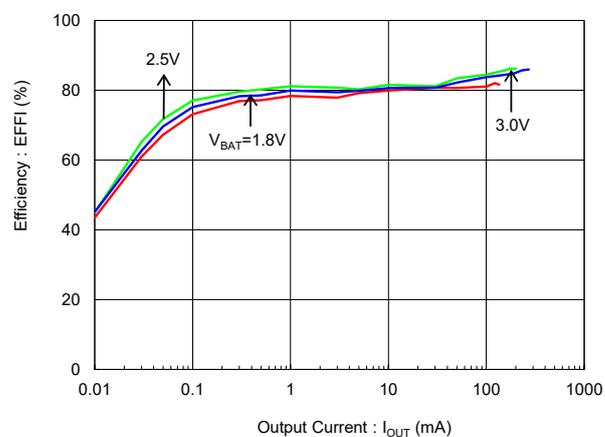
XC9140A331MR-G(V_{OUT}=3.3V)

L=4.7μH(VLF302512M-4R7M), C_{IN}=4.7μF(LMK107BJ475MA),
C_L=10μF(LMK107BJ106MA)



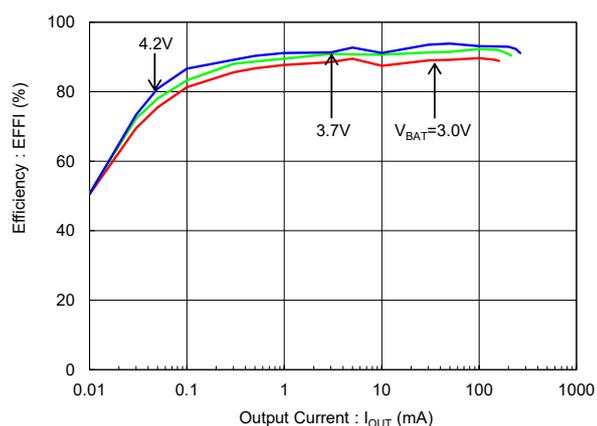
XC9140A331MR-G(V_{OUT}=3.3V)

L=10μH(VLF302512M-100M), C_{IN}=4.7μF(LMK107BJ475MA),
C_L=10μF(LMK107BJ106MA)



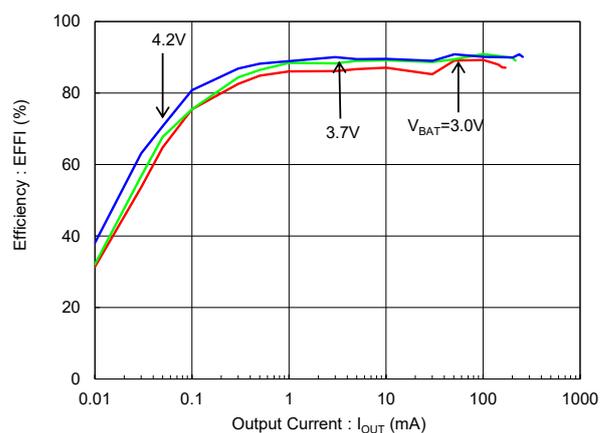
XC9140A501MR-G(V_{OUT}=5.0V)

L=4.7μH(VLF302512M-4R7M), C_{IN}=4.7μF(LMK107BJ475MA),
C_L=10μF(LMK107BJ106MA)



XC9140A501MR-G(V_{OUT}=5.0V)

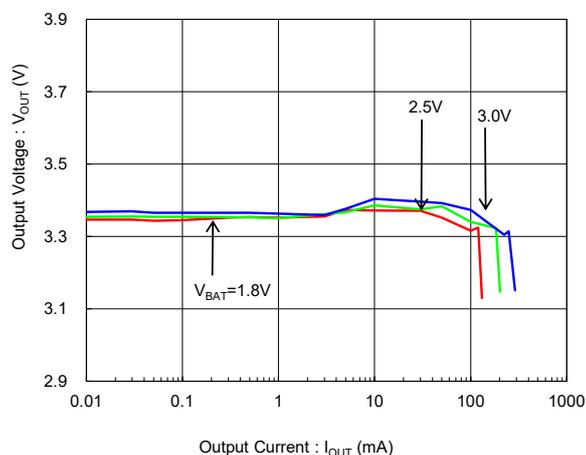
L=10μH(VLF302512M-100M), C_{IN}=4.7μF(LMK107BJ475MA),
C_L=10μF(LMK107BJ106MA)



(2) 出力電圧 - 出力電流

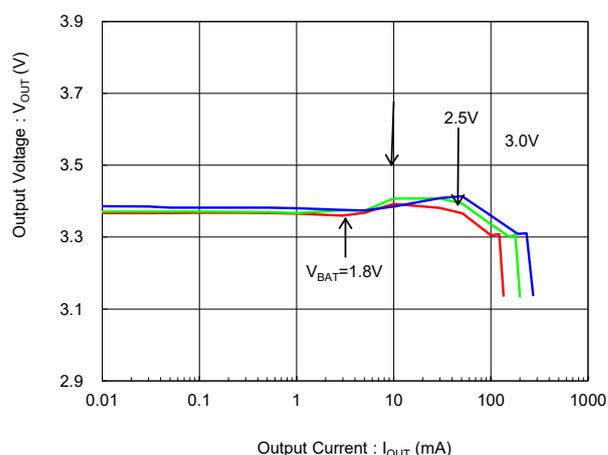
XC9140A331MR-G(V_{OUT}=3.3V)

L=4.7μH(VLF302512M-4R7M), C_{IN}=4.7μF(LMK107BJ475MA),
C_L=10μF(LMK107BJ106MA)



XC9140A331MR-G(V_{OUT}=3.3V)

L=10μH(VLF302512M-100M), C_{IN}=4.7μF(LMK107BJ475MA),
C_L=10μF(LMK107BJ106MA)

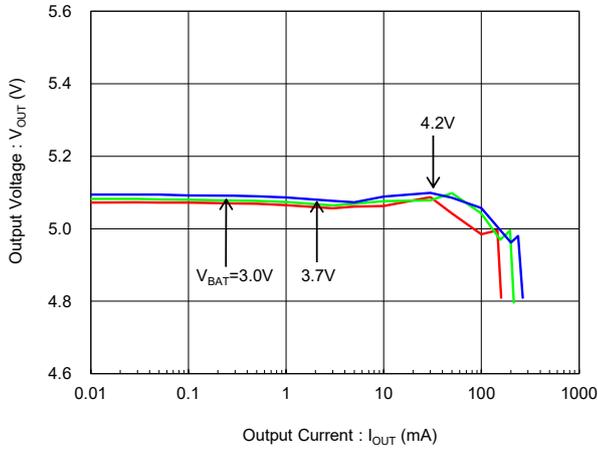


■ 特性例

(2) 出力電圧 - 出力電流

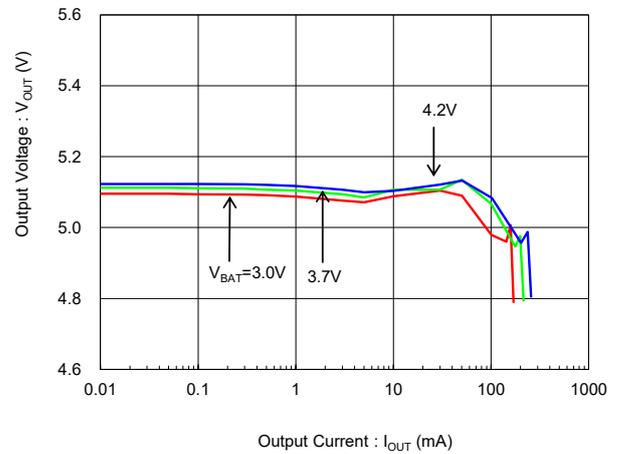
XC9140A501MR-G(V_{OUT}=5.0V)

L=4.7μH(VLF302512M-4R7M), C_{IN}=4.7μF(LMK107BJ475MA),
C_O=10μF(LMK107BJ106MA)



XC9140A501MR-G(V_{OUT}=5.0V)

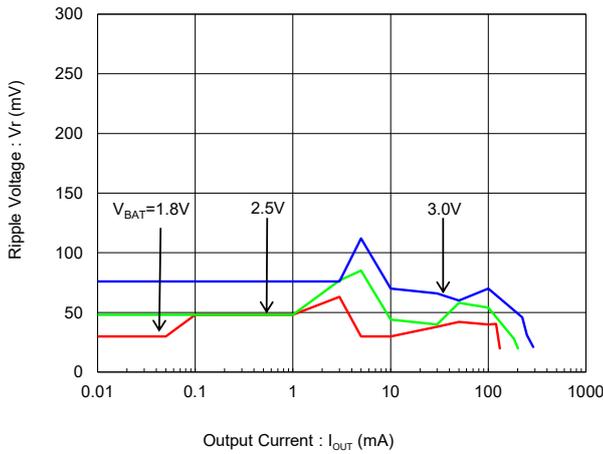
L=10μH(VLF302512M-100M), C_{IN}=4.7μF(LMK107BJ475MA),
C_O=10μF(LMK107BJ106MA)



(3) 出力リップル電圧 - 出力電流

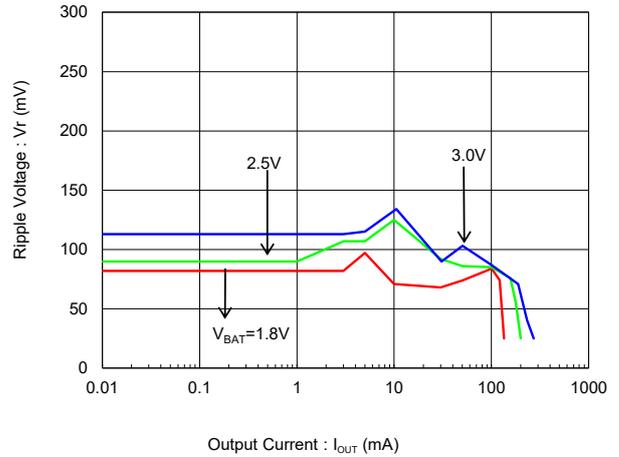
XC9140A331MR-G(V_{OUT}=3.3V)

L=4.7μH(VLF302512M-4R7M), C_{IN}=4.7μF(LMK107BJ475MA),
C_O=10μF(LMK107BJ106MA)



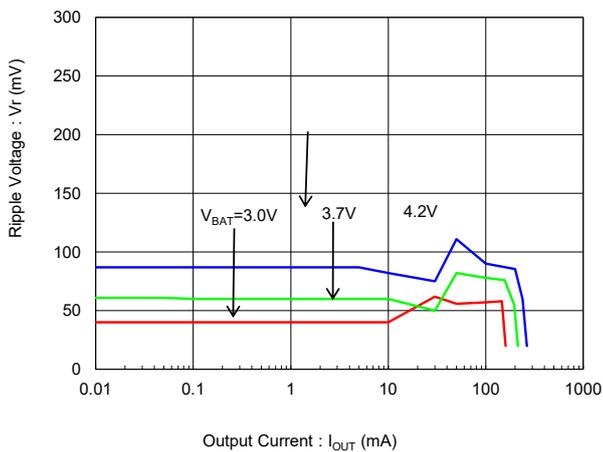
XC9140A331MR-G(V_{OUT}=3.3V)

L=10μH(VLF302512M-100M), C_{IN}=4.7μF(LMK107BJ475MA),
C_O=10μF(LMK107BJ106MA)



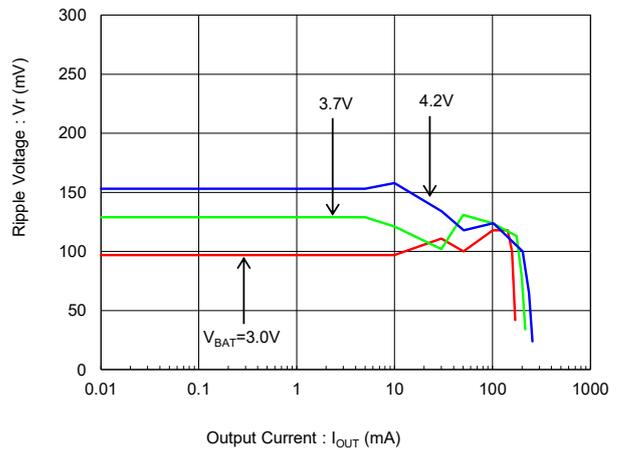
XC9140A501MR-G(V_{OUT}=5.0V)

L=4.7μH(VLF302512M-4R7M), C_{IN}=4.7μF(LMK107BJ475MA),
C_O=10μF(LMK107BJ106MA)



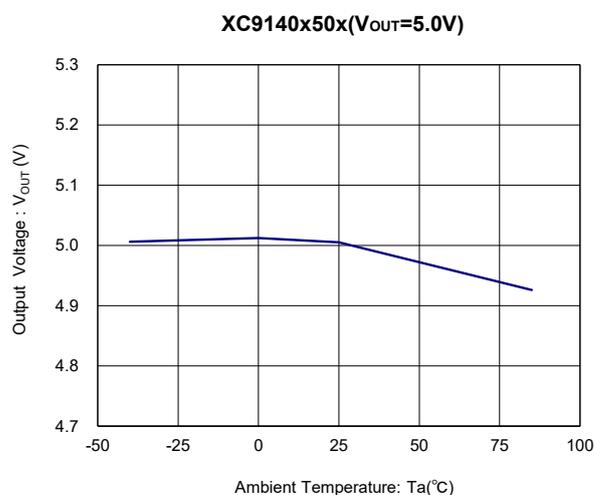
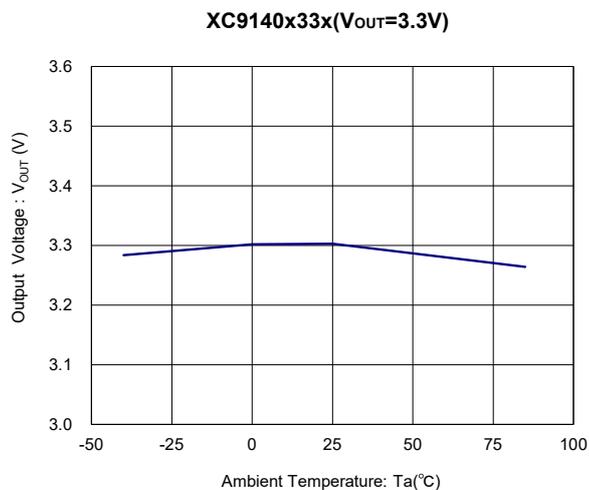
XC9140A501MR-G(V_{OUT}=5.0V)

L=10μH(VLF302512M-100M), C_{IN}=4.7μF(LMK107BJ475MA),
C_O=10μF(LMK107BJ106MA)

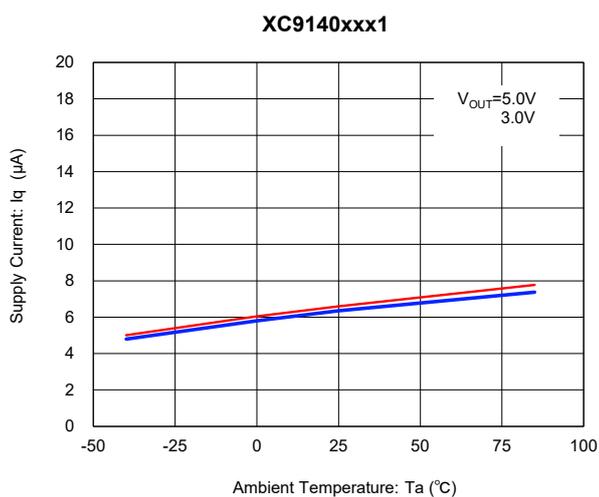


■ 特性例

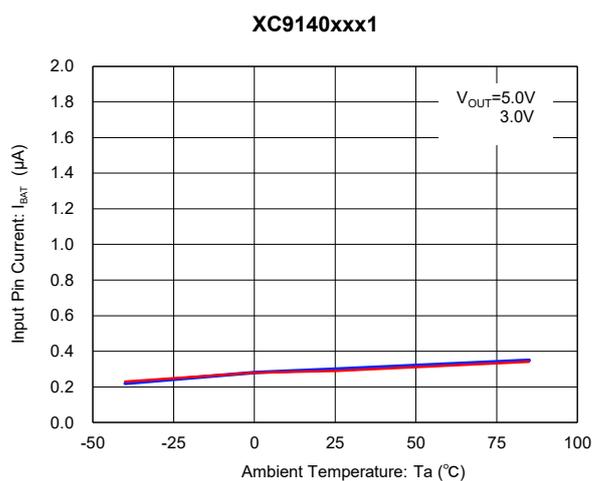
(4) 出力電圧 - 周囲温度



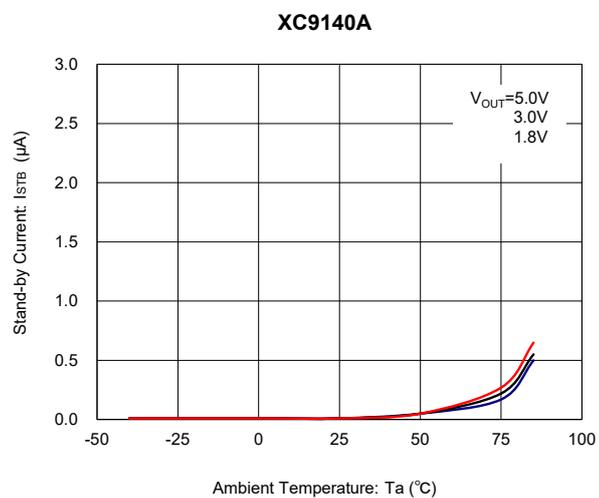
(5) 消費電流 - 周囲温度



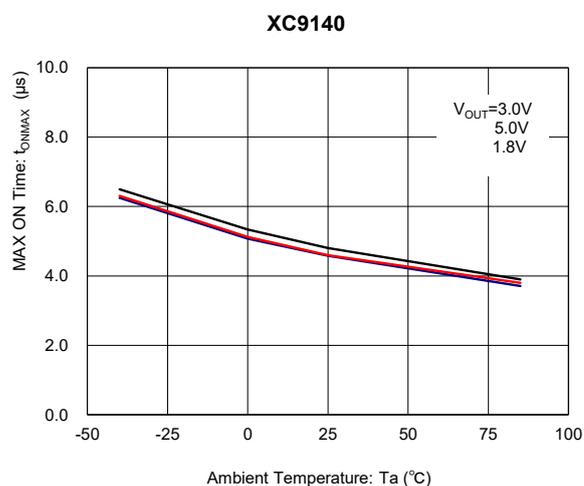
(6) 入力端子電流 - 周囲温度



(7) スタンバイ電流 - 周囲温度



(8) 最大 ON 時間 - 周囲温度

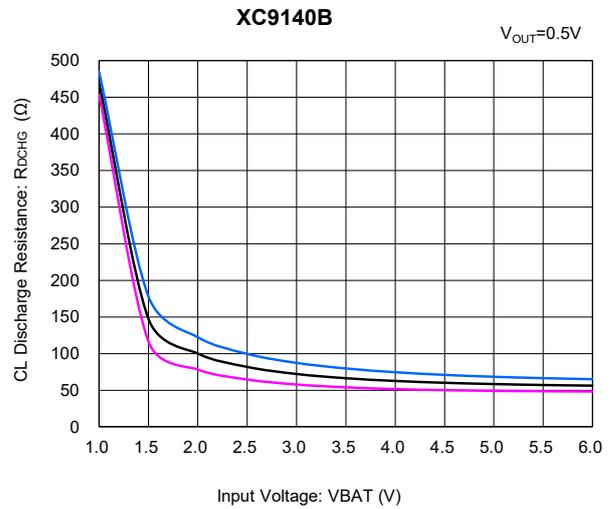


■ 特性例

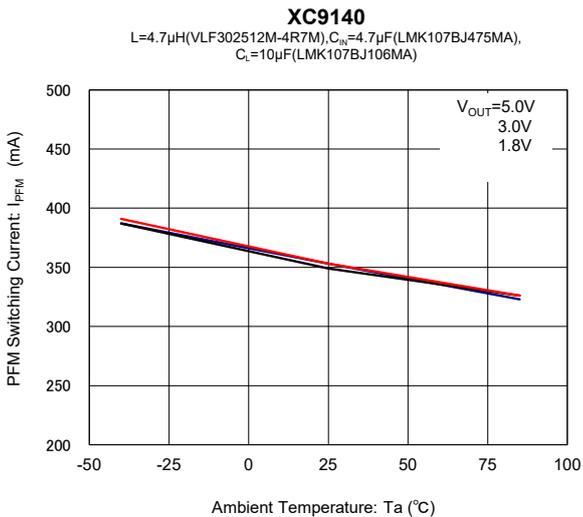
(9) C_L 放電抵抗 - 出力電圧



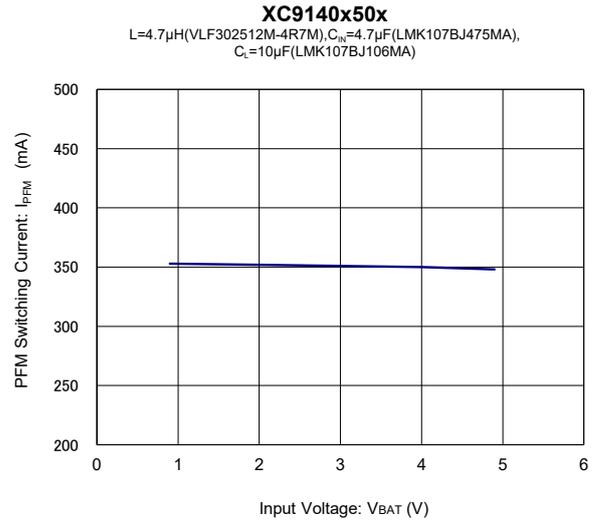
(10) C_L 放電抵抗 - 入力電圧



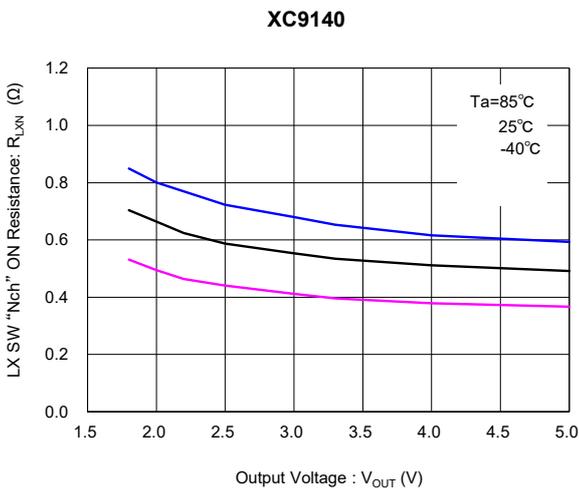
(11) PFM スイッチング電流 - 周囲温度



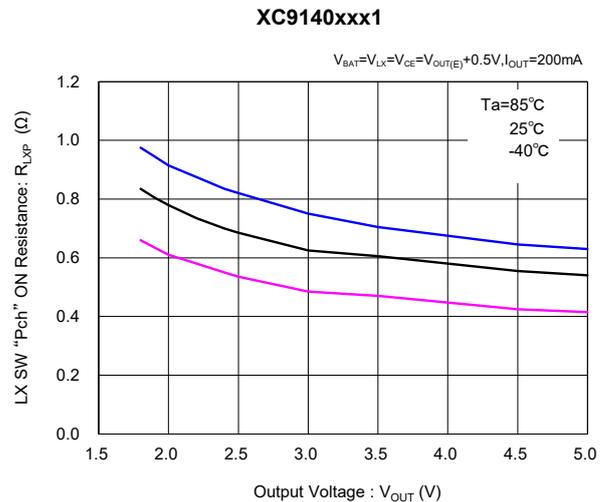
(12) PFM スイッチング電流 - 入力電圧



(13) L_x SW "Nch" ON 抵抗 - 出力電圧

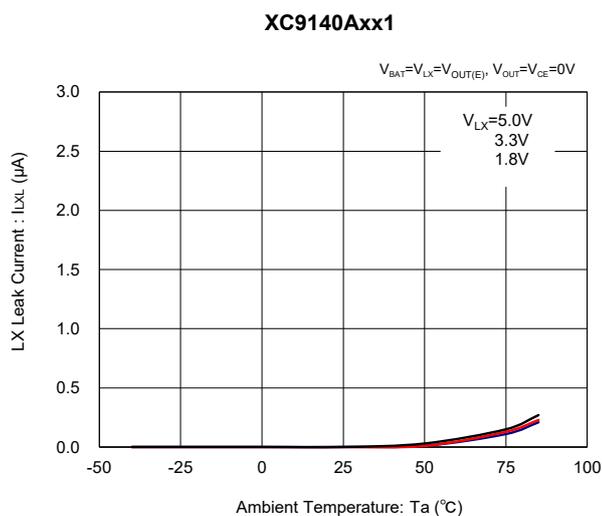


(14) L_x SW "Pch" ON 抵抗 - 出力電圧

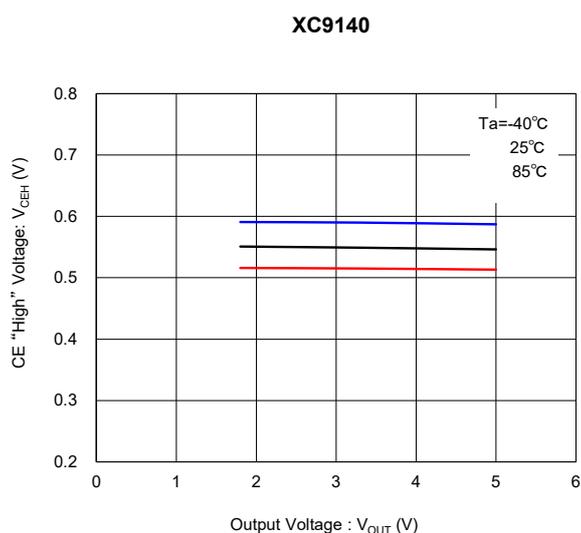


■ 特性例

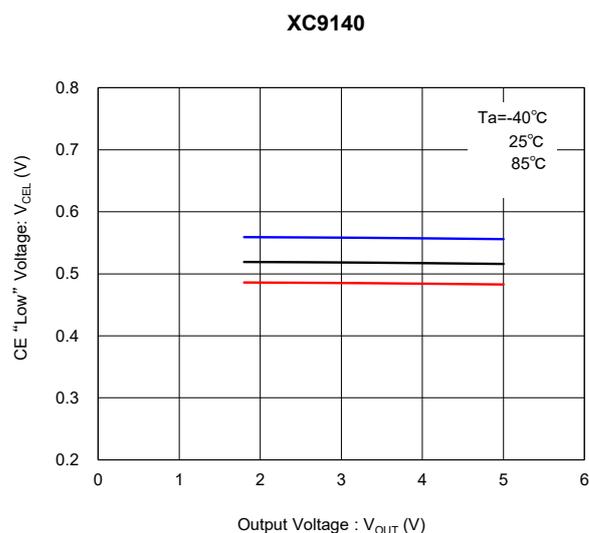
(15) Lx リーク電流 - 周囲温度



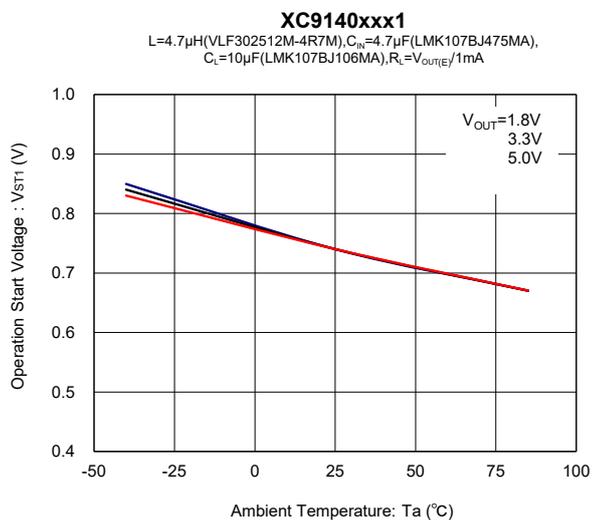
(16) Lx リーク電流 - 周囲温度



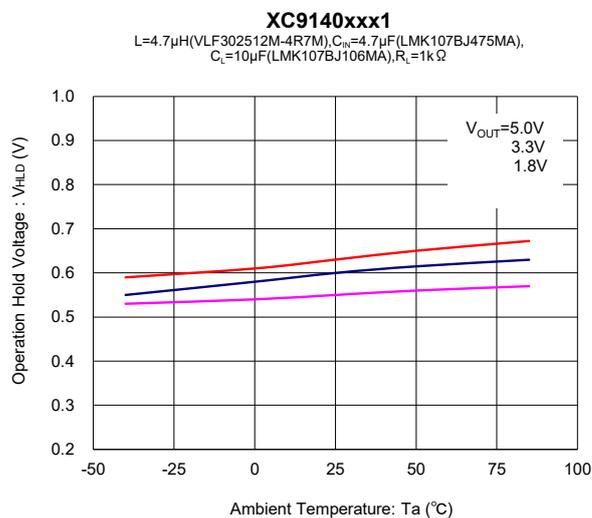
(17) CE "L" 電圧 - 出力電圧



(18) 動作開始電圧 - 周囲温度

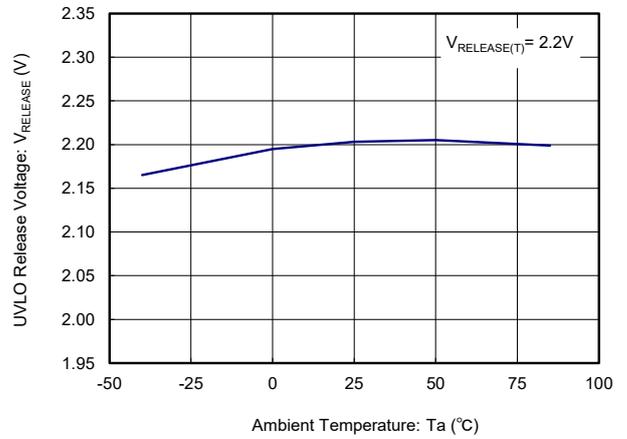
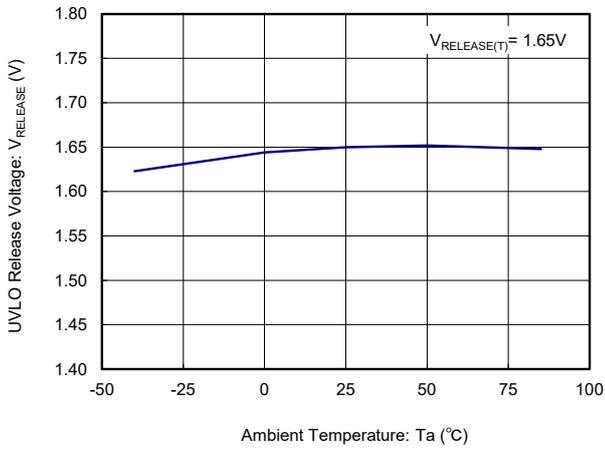


(19) 動作保持電圧 - 周囲温度

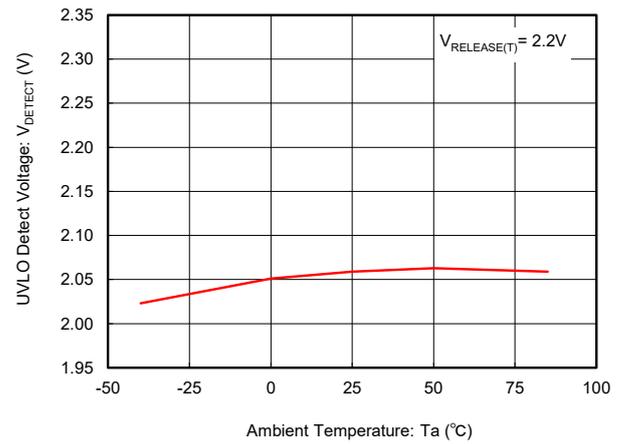
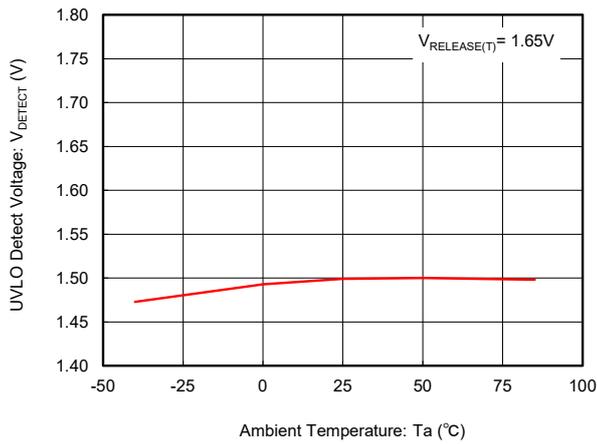


■ 特性例

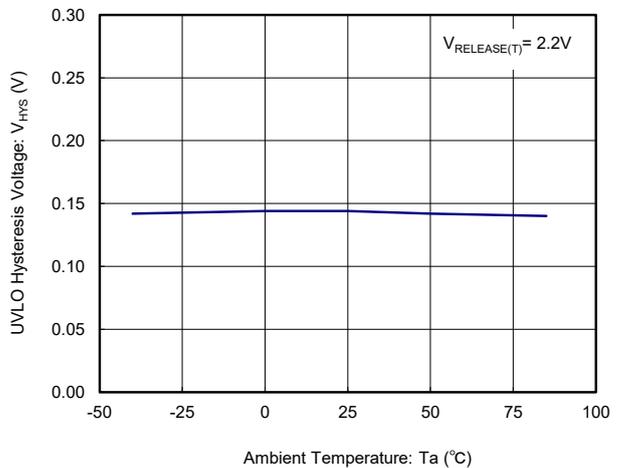
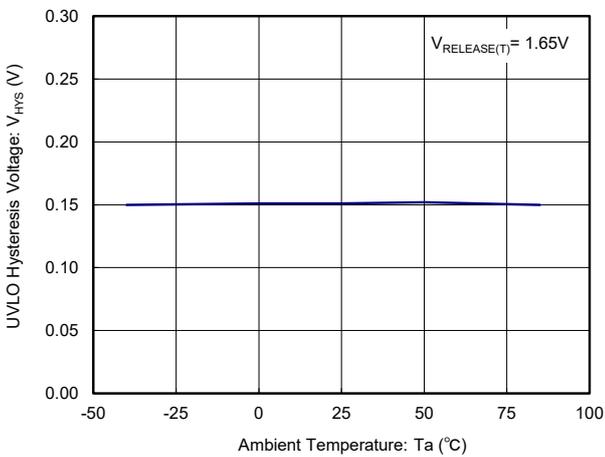
(20) UVLO 解除電圧 - 周囲温度



(21) UVLO 検出電圧 - 周囲温度



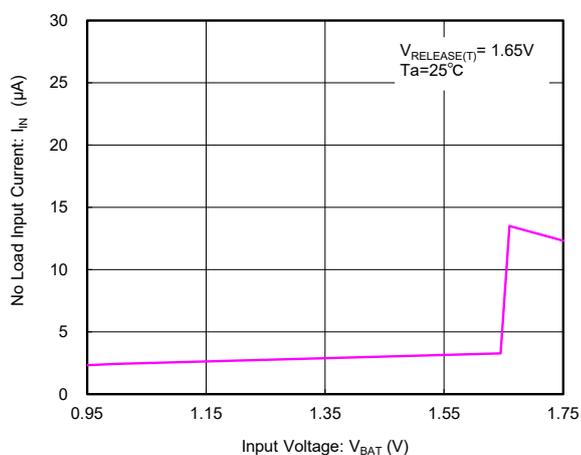
(22) UVLO ヒステリシス電圧 - 周囲温度



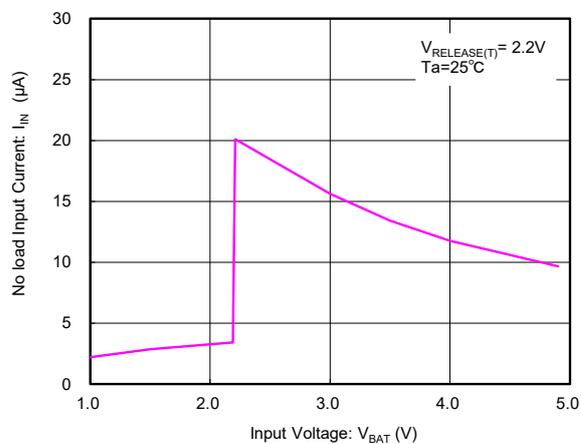
■ 特性例

(23) UVLO 解除動作時の無負荷入力電流遷移状態

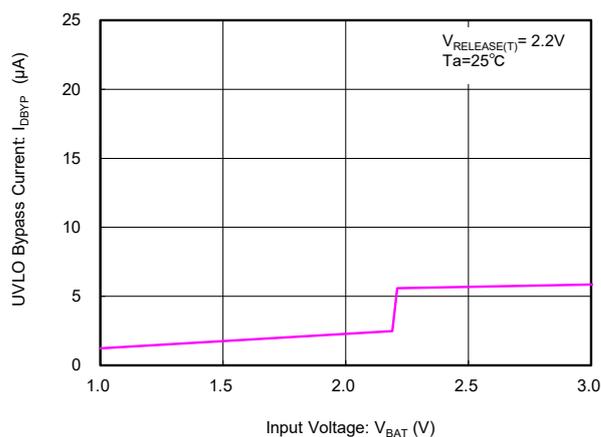
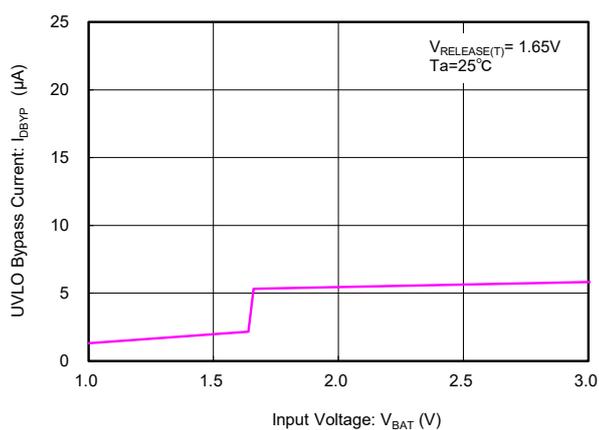
$L=4.7\mu\text{H}$ (VLF302512M-4R7M), $C_{\text{IN}}=4.7\mu\text{F}$ (LMK107BJ475MA),
 $C_{\text{L}}=10\mu\text{F}$ (LMK107BJ106MA), $V_{\text{BAT}}=V_{\text{CE}}, I_{\text{OUT}}=0\text{mA}$



$L=4.7\mu\text{H}$ (VLF302512M-4R7M), $C_{\text{IN}}=4.7\mu\text{F}$ (LMK107BJ475MA),
 $C_{\text{L}}=10\mu\text{F}$ (LMK107BJ106MA), $V_{\text{BAT}}=V_{\text{CE}}, I_{\text{OUT}}=0\text{mA}$



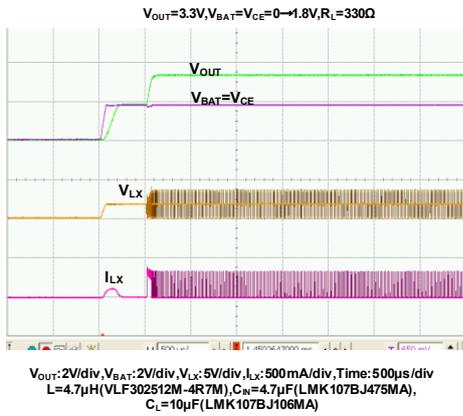
(24) UVLO 解除動作時のバイパス消費電流遷移状態



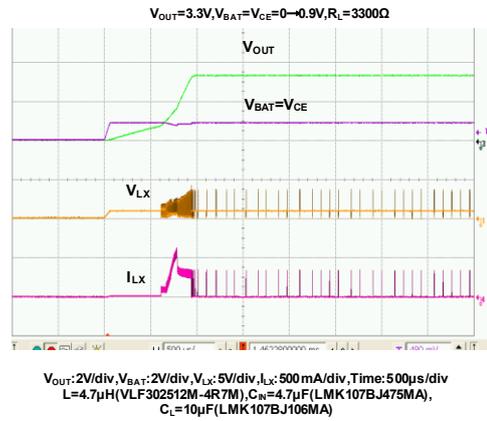
■ 特性例

(25) 出力電圧立ち上がり

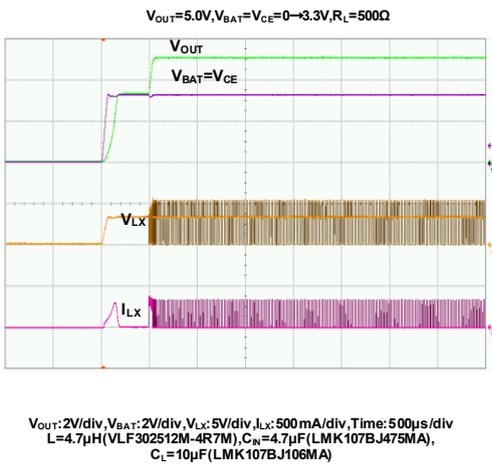
XC9140x331



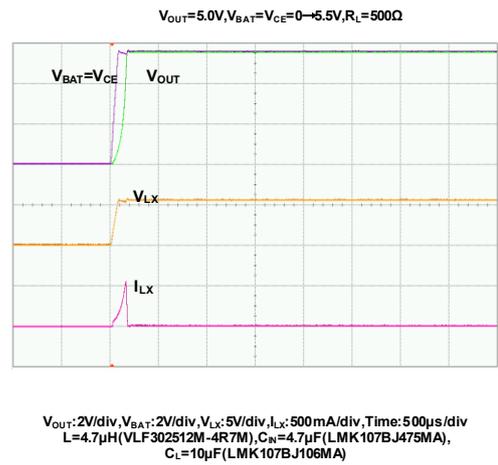
XC9140x331



XC9140x501



XC9140x501

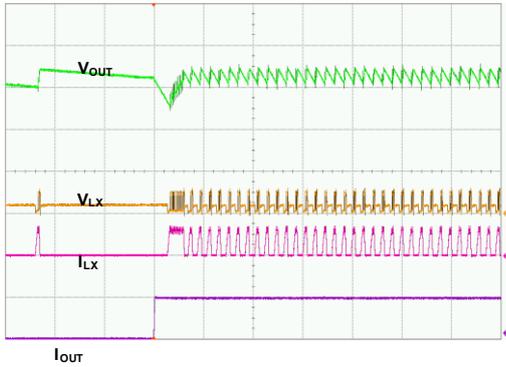


■ 特性例

(26) 負荷過渡応答

XC9140x181

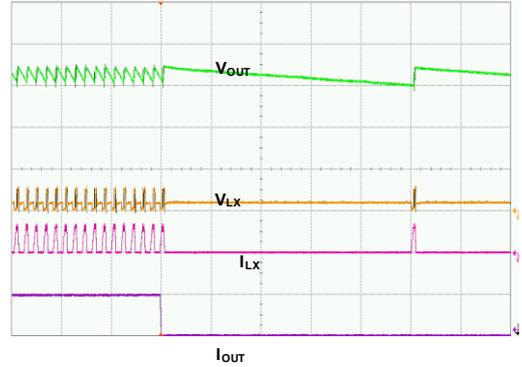
$V_{OUT}=1.8V, V_{BAT}=V_{CE}=0.9V, I_{OUT}=1mA \rightarrow 25mA$



$V_{OUT}: 100mV/div, V_{LX}: 5V/div, I_{LX}: 500mA/div, I_{OUT}: 25mA/div, Time: 50ns/div$
 $L=4.7\mu H(VLF302512M-4R7M), C_N=4.7\mu F(LMK107BJ475MA),$
 $C_L=10\mu F(LMK107BJ106MA)$

XC9140x181

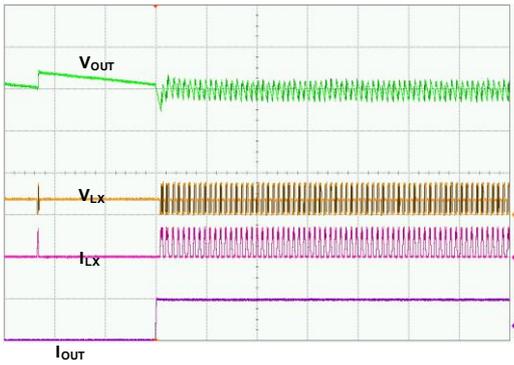
$V_{OUT}=1.8V, V_{BAT}=V_{CE}=0.9V, I_{OUT}=25mA \rightarrow 1mA$



$V_{OUT}: 100mV/div, V_{LX}: 5V/div, I_{LX}: 500mA/div, I_{OUT}: 25mA/div, Time: 50\mu s/div$
 $L=4.7\mu H(VLF302512M-4R7M), C_N=4.7\mu F(LMK107BJ475MA),$
 $C_L=10\mu F(LMK107BJ106MA)$

XC9140x331

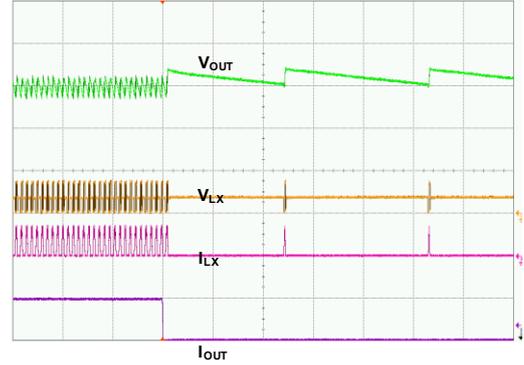
$V_{OUT}=3.3V, V_{BAT}=V_{CE}=1.8V, I_{OUT}=1mA \rightarrow 50mA$



$V_{OUT}: 100mV/div, V_{LX}: 5V/div, I_{LX}: 500mA/div, I_{OUT}: 50mA/div, Time: 50\mu s/div$
 $L=4.7\mu H(VLF302512M-4R7M), C_N=4.7\mu F(LMK107BJ475MA),$
 $C_L=10\mu F(LMK107BJ106MA)$

XC9140x331

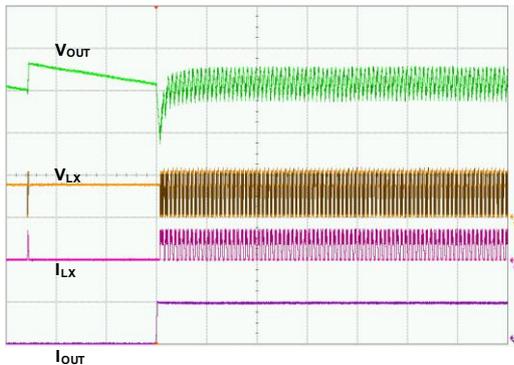
$V_{OUT}=3.3V, V_{BAT}=V_{CE}=1.8V, I_{OUT}=50mA \rightarrow 1mA$



$V_{OUT}: 100mV/div, V_{LX}: 5V/div, I_{LX}: 500mA/div, I_{OUT}: 50mA/div, Time: 50\mu s/div$
 $L=4.7\mu H(VLF302512M-4R7M), C_N=4.7\mu F(LMK107BJ475MA),$
 $C_L=10\mu F(LMK107BJ106MA)$

XC9140x501

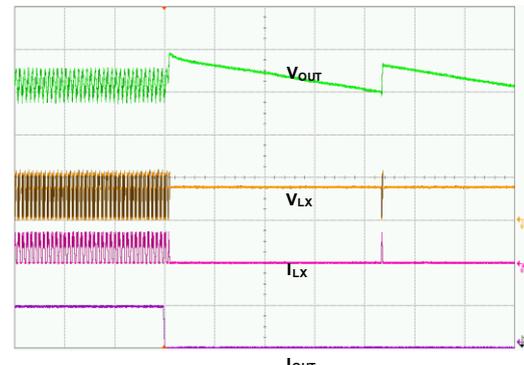
$V_{OUT}=5.0V, V_{BAT}=V_{CE}=3.7V, I_{OUT}=1mA \rightarrow 100mA$



$V_{OUT}: 100mV/div, V_{LX}: 5V/div, I_{LX}: 500mA/div, I_{OUT}: 100mA/div, Time: 50\mu s/div$
 $L=4.7\mu H(VLF302512M-4R7M), C_N=4.7\mu F(LMK107BJ475MA),$
 $C_L=10\mu F(LMK107BJ106MA)$

XC9140x501

$V_{OUT}=5.0V, V_{BAT}=V_{CE}=3.7V, I_{OUT}=100mA \rightarrow 1mA$



$V_{OUT}: 100mV/div, V_{LX}: 5V/div, I_{LX}: 500mA/div, I_{OUT}: 100mA/div, Time: 50\mu s/div$
 $L=4.7\mu H(VLF302512M-4R7M), C_N=4.7\mu F(LMK107BJ475MA),$
 $C_L=10\mu F(LMK107BJ106MA)$

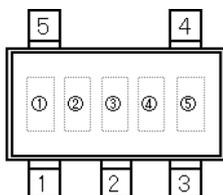
■ パッケージインフォメーション

最新のパッケージ情報については www.torex.co.jp/technical-support/packages/ をご覧ください。

PACKAGE	OUTLINE / LAND PATTERN	THERMAL CHARACTERISTICS
SOT-25	SOT-25 PKG	SOT-25 Power Dissipation
USP-6EL	USP-6EL PKG	USP-6EL Power Dissipation

■マーキング

●SOT-25



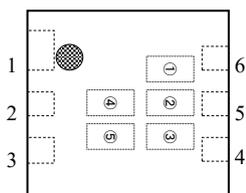
マーク① 製品番号を表す。

シンボル	品名表記例
4	XC9140A**1/2**-G XC9140C**1/2**-G

マーク② 出力電圧を表す。

シンボル	出力電圧		シンボル	出力電圧	
0	1.8	3.5	9	2.7	4.4
1	1.9	3.6	A	2.8	4.5
2	2.0	3.7	B	2.9	4.6
3	2.1	3.8	C	3.0	4.7
4	2.2	3.9	D	3.1	4.8
5	2.3	4.0	E	3.2	4.9
6	2.4	4.1	F	3.3	5.0
7	2.5	4.2	H	3.4	-
8	2.6	4.3			

●USP-6EL



マーク③ 製品機能及び UVLO 動作を表す。

シンボル	出力電圧	UVLO 解除電圧	品名表記例
N	1.8~3.4V	No UVLO	XC9140A**1**-G
P	3.5~5.0V		
R	3.0~3.4V	2.15	XC9140A**2**-G
S	3.5~5.0V		
T	1.8~3.4V	No UVLO	XC9140C**1**-G
U	3.5~5.0V		
V	3.0~3.4V	2.15	XC9140C**2**-G
X	3.5~5.0V		

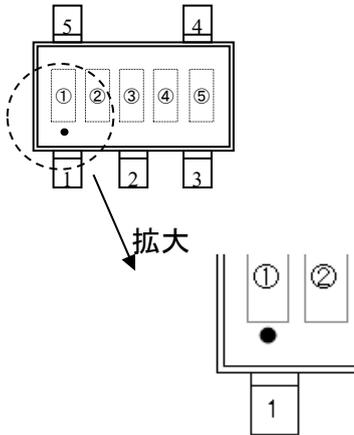
マーク④⑤ 製造ロットを表す。

1~09、0A~0Z、11~9Z、A1~A9、AA~AZ、B1~ZZを繰り返す。

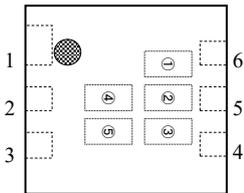
(但し、G、I、J、O、Q、Wは除く。反転文字は使用しない。)

■マーキング

●SOT-25



●USP-6EL



マーク① 製品番号を表す。

シンボル	品名表記例	PKG
4	XC9140A**3/4/5/6/7/8/9/A/B/C/DM*-G	SOT-25(under dot)
3	XC9140B**1/2/3/4/5/6/7/8/9/A/B/C/DM*-G	SOT-25(under dot)
2	XC9140C**3/4/5/6/7/8/9/A/B/C/DM*-G	SOT-25(under dot)
7	XC9140A**3/4/5/6/7/8/9/A/B/C/D4*-G	USP-6EL
3	XC9140B**1/2/3/4/5/6/7/8/9/A/B/C/D4*-G	USP-6EL
2	XC9140C**3/4/5/6/7/8/9/A/B/C/D4*-G	USP-6EL

マーク② 出力電圧を表す。

シンボル	出力電圧		シンボル	出力電圧	
5	1.8	3.5	R	2.7	4.4
6	1.9	3.6	S	2.8	4.5
7	2.0	3.7	T	2.9	4.6
8	2.1	3.8	U	3.0	4.7
9	2.2	3.9	V	3.1	4.8
L	2.3	4.0	X	3.2	4.9
M	2.4	4.1	Y	3.3	5.0
N	2.5	4.2	Z	3.4	4.4
P	2.6	4.3			

マーク③ 製品機能及び UVLO 動作を表す。

シンボル	出力電圧	UVLO 解除電圧	品名表記例
0	3.0~3.4V	2.20	XC9140***3**-G
1	3.5~5.0V		
2	3.0~3.4V	2.00	XC9140***4**-G
3	3.5~5.0V		
4	3.0~3.4V	1.80	XC9140***5**-G
5	3.0~5.0V		
6	3.0~3.4V	1.65	XC9140***6**-G
7	3.0~5.0V		
8	3.0~3.4V	1.70	XC9140***7**-G
9	3.5~5.0V		
A	3.0~3.4V	1.75	XC9140***8**-G
B	3.5~5.0V		
C	3.0~3.4V	1.85	XC9140***9**-G
D	3.5~5.0V		
E	3.0~3.4V	1.90	XC9140***A**-G
F	3.5~5.0V		
H	3.0~3.4V	1.95	XC9140***B**-G
K	3.5~5.0V		
L	3.0~3.4V	2.05	XC9140***C**-G
M	3.5~5.0V		
N	3.0~3.4V	2.10	XC9140***D**-G
P	3.5~5.0V		
R	1.8~3.4V	No UVLO	XC9140B**1**-G
S	3.5~5.0V		
T	3.0~3.4V	2.15	XC9140B**2**-G
U	3.5~5.0V		

マーク④⑤ 製造ロットを表す。

1~09, 0A~0Z, 11~9Z, A1~A9, AA~AZ, B1~ZZを繰り返す。

(但し、G, I, J, O, Q, Wは除く。反転文字は使用しない。)

1. 本データシートに記載された内容(製品仕様、特性、データ等)は、改善のために予告なしに変更することがあります。製品のご使用にあたっては、その最新情報を当社または当社代理店へお問い合わせ下さい。
2. 本データシートに記載された内容は、製品の代表的動作及び特性を説明するものでありそれらの使用に関連して発生した第三者の知的財産権の侵害などに関し当社は一切その責任を負いません。又その使用に際して当社及び第三者の知的財産権の実施許諾を行うものではありません。
3. 本データシートに記載された製品或いは内容の情報を海外へ持ち出される際には、「外国為替及び外国貿易法」その他適用がある輸出関連法令を遵守し、必要な手続きを行って下さい。
4. 本製品は、1)原子力制御機器、2)航空宇宙機器、3)医療機器、4)車両・その他輸送機器、5)各種安全装置及び燃焼制御装置等々のように、その機器が生命、身体、財産等へ重大な損害を及ぼす可能性があるような非常に高い信頼性を要求される用途に使用されることを意図しておりません。これらの用途への使用は当社の事前の書面による承諾なしに使用しないで下さい。
5. 当社は製品の品質及び信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生します。故障のために生じる人身事故、財産への損害を防ぐためにも設計上のフェールセーフ、冗長設計及び延焼対策にご留意をお願いします。
6. 本データシートに記載された製品には耐放射線設計はなされておられません。
7. 保証値を超えた使用、誤った使用、不適切な使用等に起因する損害については、当社では責任を負いかねますので、ご了承下さい。
8. 本データシートに記載された内容を当社の事前の書面による承諾なしに転載、複製することは、固くお断りします。

トレックス・セミコンダクター株式会社