

# XC8107 シリーズ

JTR33003-008d

## 85mΩ 高機能パワースイッチ

### ■概要

XC8107 シリーズは低オン Pch MOS FET 内蔵のパワースイッチ IC です。

保護機能として、電流制限機能、逆流防止機能( $V_{OUT} \rightarrow V_{IN}$  への逆流を防止)、ソフトスタート機能、サーマルシャットダウン機能、低電圧誤動作防止回路(UVLO)を内蔵しています。

また、パワースイッチの状態を監視するフラグ機能を搭載しています。フラグ端子は Nch オープンドレイン出力となっており、過電流検出中および過熱検出中、逆流防止機能動作中に Low レベルを出力します。

CE 端子に印加する電圧レベルにより、IC をスタンバイ状態にすることができます。CE 端子入力論理は High アクティブ、Low アクティブから選択することが可能です。

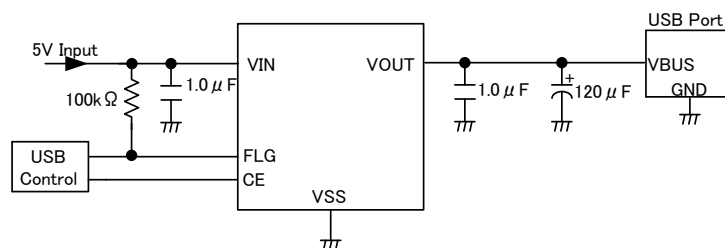
### ■用途

- セトトップボックス
- Digital TV
- PC
- USB ポート/USB ハブ
- HDMI

### ■特長

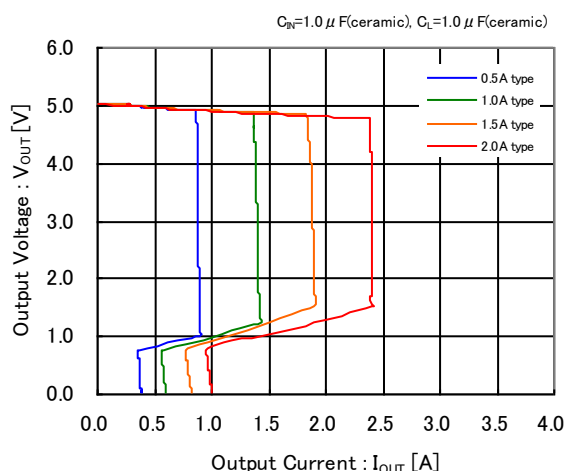
|          |   |
|----------|---|
| 入力電圧範囲   | : 2.5V ~ 5.5V   |
| 最大出力電流   | : 2A  |
| ON 抵抗    | : 85mΩ@ $V_{IN}=5.0V$ (TYP.) *USP-6C<br>100mΩ@ $V_{IN}=5.0V$ (TYP.) *SOT-25 (XC8107A,B)<br>95mΩ@ $V_{IN}=5.0V$ (TYP.) *SOT-25 (XC8107X,Y) |
| 消費電流     | : 40 $\mu$ A@ $V_{IN}=5.0V$   |
| スタンバイ電流  | : 0.1 $\mu$ A (TYP.)  |
| フラグ遅延時間  | : 7.5ms (TYP.) *電流制限検出時<br>4ms (TYP.) *逆流電流検出時  |
| 保護回路     | : 電流制限機能<br>逆流防止機能<br>サーマルシャットダウン機能<br>低電圧誤動作防止回路(UVLO)<br>ソフトスタート機能  |
| 付加機能     | : フラグ機能<br>CE 端子入力論理選択  |
| 電流制限反応時間 | : 2 $\mu$ s (TYP.) *参考値   |
| 動作周囲温度   | : -40°C ~ 105°C   |
| パッケージ    | : USP-6C<br>SOT-25 (Au wire or Cu wire)   |
| 環境への配慮   | : EU RoHS 指令対応、鉛フリー   |

### ■代表標準回路

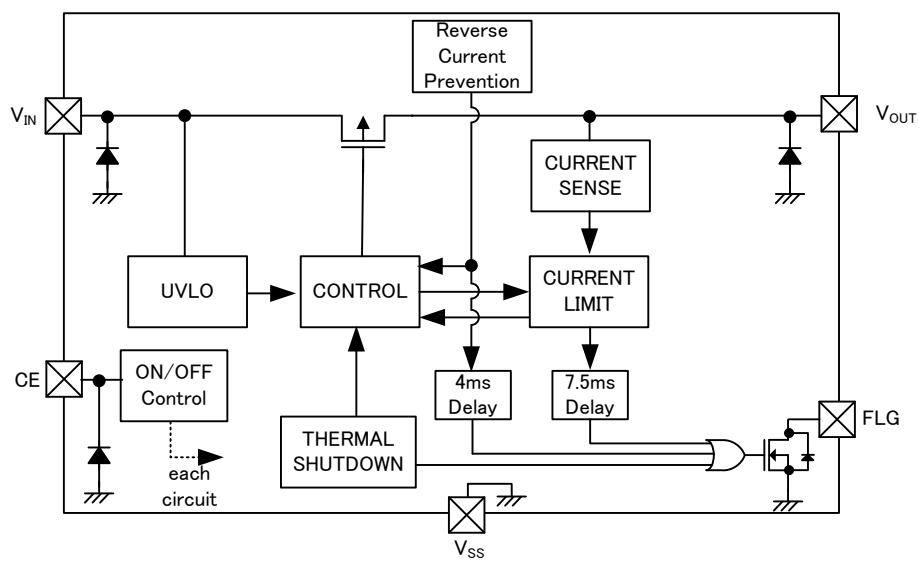


### ■代表特性例

XC8107xCxxxR



## ■ブロック図



\* 上図のダイオードは、静電保護用のダイオードと寄生ダイオードです。

## ■製品分類

### ●品番ルール

XC8107①②③④⑤⑥-⑦

| DESIGNATOR | ITEM                     | SYMBOL | DESCRIPTION              |
|------------|--------------------------|--------|--------------------------|
| ①          | CE Logic                 | A      | Refer to Selection Guide |
|            |                          | B      |                          |
| ②          | Protection Circuits Type | C      |                          |
|            |                          | D      |                          |
| ③④         | Maximum Output Current   | 05     | 0.5A                     |
|            |                          | 10     | 1.0A                     |
|            |                          | 15     | 1.5A                     |
|            |                          | 20     | 2.0A                     |
| ⑤⑥-⑦ (*1)  | Packages                 | ER-G   | USP-6C (3,000pcs/Reel)   |

(\*1)“-G”は、ハロゲン&アンチモンフリーかつ EU RoHS 対応製品です。

XC8107①②③④⑤⑥-⑦

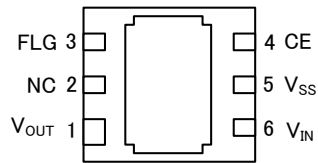
| DESIGNATOR | ITEM                     | SYMBOL  |         | DESCRIPTION              |
|------------|--------------------------|---------|---------|--------------------------|
|            |                          | Au wire | Cu wire |                          |
| ①          | CE Logic                 | A       | X       | Refer to Selection Guide |
|            |                          | B       | Y       |                          |
| ②          | Protection Circuits Type | C       |         |                          |
|            |                          | D       |         |                          |
| ③④         | Maximum Output Current   | 05      | 0.5A    |                          |
|            |                          | 10      | 1.0A    |                          |
|            |                          | 15      | 1.5A    |                          |
|            |                          | 20      | 2.0A    |                          |
| ⑤⑥-⑦ (*1)  | Packages                 | MR-G    |         | SOT-25 (3,000pcs/Reel)   |

(\*1)“-G”は、ハロゲン&アンチモンフリーかつ EU RoHS 対応製品です。

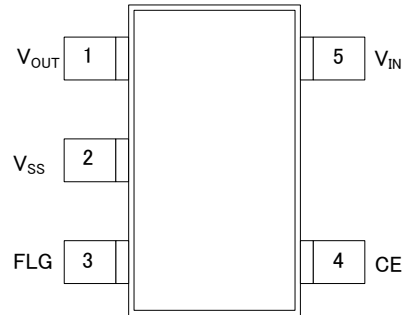
### ●セレクションガイド(Selection Guide)

| FUNCTION  | TYPE        |        |            |        |
|---|-------------|--------|------------|--------|
|   | AC, XC      | AD, XD | BC, YC     | BD, YD |
| CE LOGIC SELECTABLE   | Active High |        | Active Low |        |
| SOFT-START  | Yes         |        | Yes        |        |
| UVLO  | Yes         |        | Yes        |        |
| REVERSE CURRENT PREVENTION  | Yes         |        | Yes        |        |
| THERMAL SHUT DOWN   | Yes         |        | Yes        |        |
| CURRENT LIMIT ADJUSTABLE  | Yes         |        | Yes        |        |
| CURRENT LIMITER /<br>REVERSE CURRENT PREVENTION<br>(Automatic Recovery) | Yes         | -      | Yes        | -      |
| CURRENT LIMITER /<br>REVERSE CURRENT PREVENTION<br>(Latch Protection)   | -           | Yes    | -          | Yes    |

## ■端子配列



USP-6C  
(BOTTOM VIEW)



SOT-25  
(TOP VIEW)

\* USP-6C の放熱板は、実装強度及び放熱性向上の為にんだ付けを推奨致します。  
参考マウントパターンとメタルマスクパターンをご参照下さい。  
尚、マウントパターンは  $V_{SS}$ (5 番 Pin)へ接続して下さい。

## ■端子説明

| PIN NUMBER |        | PIN NAME  | FUNCTIONS      |
|------------|--------|-----------|----------------|
| USP-6C     | SOT-25 |           |                |
| 1          | 1      | $V_{OUT}$ | Output         |
| 2          | -      | NC        | No connection  |
| 3          | 3      | FLG       | Fault Report   |
| 4          | 4      | CE        | ON/OFF Control |
| 5          | 2      | $V_{SS}$  | Ground         |
| 6          | 5      | $V_{IN}$  | Power Input    |

## ■機能表

| PIN NAME | TYPE | Signal | STATUS                         |
|----------|------|--------|--------------------------------|
| CE       | A, X | H      | Active                         |
|          |      | L      | Stand-by                       |
|          |      | OPEN   | Undefined State <sup>(*)</sup> |
|          | B, Y | H      | Stand-by                       |
|          |      | L      | Active                         |
|          |      | OPEN   | Undefined State <sup>(*)</sup> |

\* CE 端子は OPEN 状態を避け、任意の固定電位として下さい。

■絶対最大定格

| PARAMETER                                  |        | SYMBOL    | RATINGS                               | UNITS       |
|--|--------|-----------|---------------------------------------|-------------|
| Input Voltage                              |        | $V_{IN}$  | -0.3 ~ 6.0                            | V           |
| Output Voltage                             |        | $V_{OUT}$ | -0.3 ~ 6.0                            | V           |
| CE Input Voltage                           |        | $V_{CE}$  | -0.3 ~ 6.0                            | V           |
| FLG Pin Voltage                            |        | $V_{FLG}$ | -0.3 ~ 6.0                            | V           |
| FLG Pin Current                            |        | $I_{FLG}$ | 15                                    | mA          |
| Power Dissipation<br>( $T_a=25^{\circ}C$ ) | USP-6C | Pd        | 120 (IC 単体)                           | mW          |
|  |        |           | 1000(40mm x 40mm 標準基板) <sup>(*)</sup> |             |
|  |        |           | 1250(JESD51-7 基板) <sup>(*)</sup>      |             |
|  | SOT-25 |           | 250 (IC 単体)                           |             |
|  |        |           | 600(40mm x 40mm 標準基板) <sup>(*)</sup>  |             |
|  |        |           | 760 (JESD51-7 基板) <sup>(*)</sup>      |             |
| Operating Ambient Temperature              |        | $T_{opr}$ | -40 ~ 105                             | $^{\circ}C$ |
| Storage Temperature                        |        | $T_{stg}$ | -55 ~ 125                             | $^{\circ}C$ |

\* 各電圧定格は  $V_{SS}$  を基準とする。

<sup>(\*)</sup> 基板実装時の許容損失の参考データとなります。実装条件はパッケージインフォメーションをご参照下さい。

## ■電気的特性

Ta=25°C

| PARAMETER  | SYMBOL             | CONDITIONS  | MIN.                                 | TYP. | MAX. | UNITS | CIRCUIT |   |
|--|--------------------|---|--------------------------------------|------|------|-------|---------|---|
| Input Voltage  | V <sub>IN</sub>    | -   | 2.5                                  | -    | 5.5  | V     | ①       |   |
| On Resistance  | R <sub>ON</sub>    | USP-6C  | V <sub>IN</sub> =3.3V <sup>(*)</sup> | -    | 100  | 110   | mΩ      | ① |
|  |                    |   | V <sub>IN</sub> =5.0V <sup>(*)</sup> | -    | 85   | 104   | mΩ      |   |
|  |                    | SOT-25<br>(XC8107A,B)   | V <sub>IN</sub> =3.3V <sup>(*)</sup> | -    | 115  | 135   | mΩ      |   |
|  |                    |   | V <sub>IN</sub> =5.0V <sup>(*)</sup> | -    | 100  | 120   | mΩ      |   |
|  |                    | SOT-25<br>(XC8107X,Y)   | V <sub>IN</sub> =3.3V <sup>(*)</sup> | -    | 110  | 130   | mΩ      |   |
|  |                    |   | V <sub>IN</sub> =5.0V <sup>(*)</sup> | -    | 95   | 115   | mΩ      |   |
| Supply Current                                       | I <sub>SS</sub>    | V <sub>OUT</sub> =OPEN  | -                                    | 40   | 75   | μA    | ②       |   |
| Stand-by Current                                     | I <sub>STBY</sub>  | V <sub>IN</sub> =5.5V, V <sub>OUT</sub> =OPEN<br>V <sub>CE</sub> =V <sub>SS</sub> (XC8107A,X series)<br>V <sub>CE</sub> =V <sub>IN</sub> (XC8107B,Y series) | -                                    | 0.01 | 1.0  | μA    | ②       |   |
| Switch Leakage Current                               | I <sub>LEAK</sub>  | V <sub>IN</sub> =5.5V, V <sub>OUT</sub> =0V<br>V <sub>CE</sub> =V <sub>SS</sub> (XC8107A,X series)<br>V <sub>CE</sub> =V <sub>IN</sub> (XC8107B,Y series)   | -                                    | 0.01 | 1.0  | μA    | ②       |   |
| Current Limit  | I <sub>LIMIT</sub> | V <sub>OUT</sub> =V <sub>IN</sub> -0.3V,<br>XC8107xx05 series   | 0.81                                 | 0.90 | 0.99 | A     | ①       |   |
|  |                    | V <sub>OUT</sub> =V <sub>IN</sub> -0.3V,<br>XC8107xx10 series   | 1.26                                 | 1.40 | 1.54 | A     |         |   |
|  |                    | V <sub>OUT</sub> =V <sub>IN</sub> -0.3V,<br>XC8107xx15 series   | 1.71                                 | 1.90 | 2.09 | A     |         |   |
|  |                    | V <sub>OUT</sub> =V <sub>IN</sub> -0.3V,<br>XC8107xx20 series   | 2.16                                 | 2.40 | 2.64 | A     |         |   |
| Short-Circuit Current                                | I <sub>SHORT</sub> | V <sub>OUT</sub> =0V,<br>XC8107xx05 series  | -                                    | 0.45 | -    | A     | ①       |   |
|  |                    | V <sub>OUT</sub> =0V,<br>XC8107xx10 series  | -                                    | 0.70 | -    | A     |         |   |
|  |                    | V <sub>OUT</sub> =0V,<br>XC8107xx15 series  | -                                    | 0.95 | -    | A     |         |   |
|  |                    | V <sub>OUT</sub> =0V,<br>XC8107xx20 series  | -                                    | 1.20 | -    | A     |         |   |
| Current Limit Circuit Response Time <sup>(*)2)</sup> | t <sub>CLR</sub>   | V <sub>IN</sub> =5.0V, V <sub>OUT</sub> : OPEN→0V<br>Measure from V <sub>OUT</sub> =0V<br>to when current falls below<br>a certain I <sub>LIMIT</sub> value | -                                    | 2.0  | -    | μs    | ①       |   |
| CE "H" Level Voltage                                 | V <sub>CEH</sub>   | V <sub>IN</sub> =5.5V, XC8107A,X series   | 1.5                                  | -    | 5.5  | V     | ①       |   |
|  |                    | V <sub>IN</sub> =5.5V, XC8107B,Y series   | V <sub>SS</sub>                      | -    | 0.8  |       |         |   |
| CE "L" Level Voltage                                 | V <sub>CEL</sub>   | V <sub>IN</sub> =5.5V, XC8107A,X series   | V <sub>SS</sub>                      | -    | 0.8  | V     | ①       |   |
|  |                    | V <sub>IN</sub> =5.5V, XC8107B,Y series   | 1.5                                  | -    | 5.5  |       |         |   |
| CE "H" Level Current                                 | I <sub>CEH</sub>   | V <sub>IN</sub> =5.5V, V <sub>CE</sub> =5.5V  | -0.1                                 | -    | 0.1  | μA    | ①       |   |
| CE "L" Level Current                                 | I <sub>CEL</sub>   | V <sub>IN</sub> =5.5V, V <sub>CE</sub> =0V  | -0.1                                 | -    | 0.1  | μA    | ①       |   |
| UVLO Detected Voltage                                | V <sub>UVLOD</sub> | V <sub>IN</sub> : 2.2V→1.7V   | 1.8                                  | 1.9  | 2.0  | V     | ①       |   |
| UVLO Released Voltage                                | V <sub>UVLOR</sub> | V <sub>IN</sub> : 1.7V→2.2V   | 1.9                                  | 2.0  | 2.1  | V     | ①       |   |
| UVLO Hysteresis                                      | V <sub>UHYS</sub>  | -   | -                                    | 0.1  | -    | V     | ①       |   |

特に指定がない場合、V<sub>IN</sub>=5.0V, I<sub>OUT</sub>=1mA, V<sub>CE</sub>=V<sub>IN</sub> (XC8107A,X series) または、V<sub>CE</sub>=V<sub>SS</sub> (XC8107B,Y series)

(\*) I<sub>OUT</sub>=0.25A (XC8107xx05 series), I<sub>OUT</sub>=0.5A (XC8107xx10 series), I<sub>OUT</sub>=0.75A (XC8107xx15series), I<sub>OUT</sub>=1.0A (XC8107xx20 series)

(\*)2) 設計参考値。このパラメータは参考用のみで提供されております。

## ■電気的特性

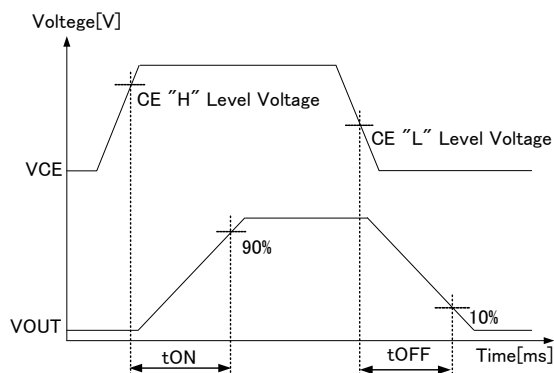
Ta=25°C

| PARAMETER                                 | SYMBOL             | CONDITIONS   | MIN.               | TYP. | MAX. | UNITS | CIRCUIT |   |
|---|--------------------|--|--------------------|------|------|-------|---------|---|
| turn-on time                              | t <sub>ON</sub>    | R <sub>LOAD</sub> =10Ω, V <sub>CE</sub> =0V→2.2V   | -                  | 0.60 | 1.00 | ms    | ①       |   |
| turn-off time                             | t <sub>OFF</sub>   | R <sub>LOAD</sub> =10Ω, V <sub>CE</sub> =2.2V→0V   | -                  | 0.08 | 0.13 | ms    | ①       |   |
| FLG output FET On-resistance              | R <sub>FLG</sub>   | I <sub>FLG</sub> =10mA, V <sub>OUT</sub> =5.5V   | -                  | 15   | 20   | Ω     | ③       |   |
| FLG output FET Leakage Current            | I <sub>FOFF</sub>  | V <sub>IN</sub> =5.5V, V <sub>FLG</sub> =5.5V, V <sub>OUT</sub> =OPEN  | -                  | 0.01 | 0.1  | μA    | ③       |   |
| FLG delay time                            | t <sub>FD1</sub>   | over-current condition   | 6.5                | 7.5  | 8.5  | ms    | ①       |   |
|   | t <sub>FD2</sub>   | reverse-voltage condition  | 2.7                | 4.0  | 4.7  | ms    | ①       |   |
| Reverse Current                           | I <sub>REV</sub>   | V <sub>IN</sub> =0V, V <sub>OUT</sub> =5.5V<br>V <sub>CE</sub> =5.0V (XC8107A,X series)<br>V <sub>CE</sub> =V <sub>SS</sub> (XC8107B,Y series) | -                  | 0.1  | 1.0  | μA    | ①       |   |
| Reverse Current Prevention Detect Voltage | V <sub>REV_D</sub> | V <sub>IN</sub> : 5.0V→4.7V<br>V <sub>OUT</sub> =5.0V  | USP-6C             | -    | 140  | -     | mV      | ① |
|   |                    |  | SOT-25 (XC8107A,B) | -    | 170  | -     |         |   |
|   |                    |  | SOT-25 (XC8107X,Y) | -    | 160  | -     |         |   |
| Thermal Shutdown Detect Temperature       | T <sub>TSD</sub>   | Junction Temperature   | -                  | 150  | -    | °C    | ①       |   |
| Thermal Shutdown Release Temperature      | T <sub>TSR</sub>   | Junction Temperature   | -                  | 130  | -    | °C    | ①       |   |
| Thermal Shutdown Hysteresis Width         | T <sub>HYS</sub>   | Junction Temperature   | -                  | 20   | -    | °C    | ①       |   |

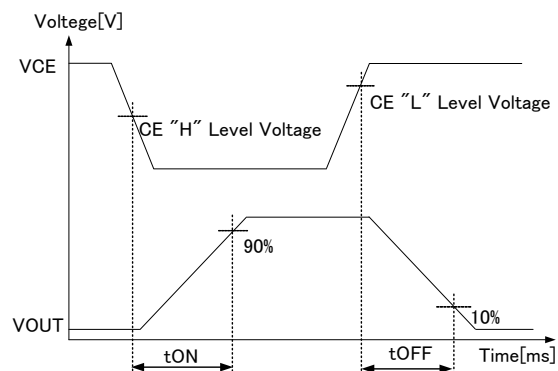
特に指定がない場合、V<sub>IN</sub>=5.0V, I<sub>OUT</sub>=1mA, V<sub>CE</sub>=V<sub>IN</sub> (XC8107A,X series) または、V<sub>CE</sub>=V<sub>SS</sub> (XC8107B,Y series)

## ■タイミングチャート

●turn-on time, turn-off time



XC8107 シリーズ A, X タイプ

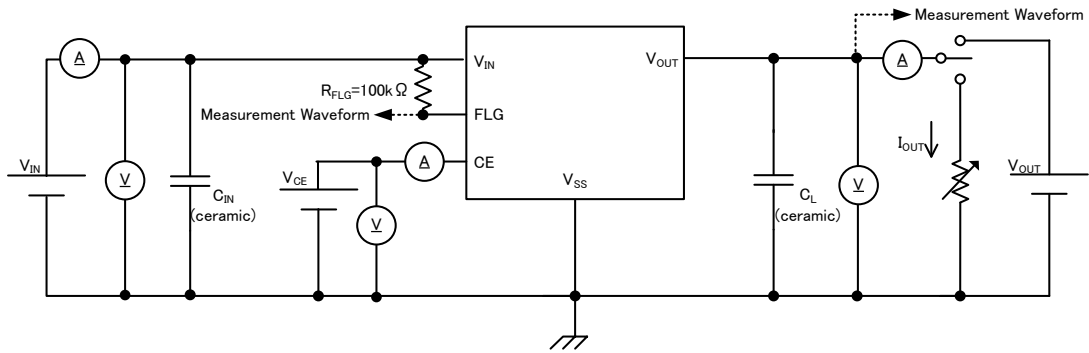


XC8107 シリーズ B, Y タイプ

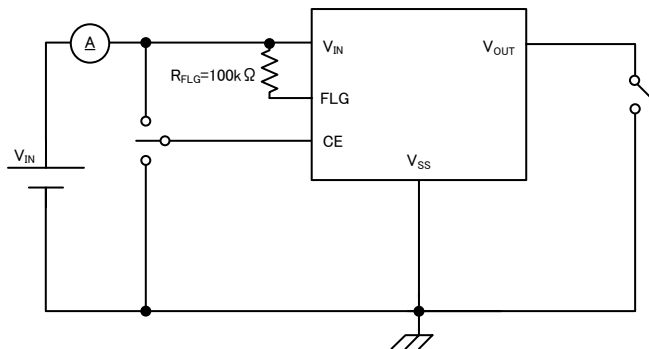
## ■ 測定回路図

$C_{IN}=1.0\ \mu F$ ,  $C_L=1.0\ \mu F$

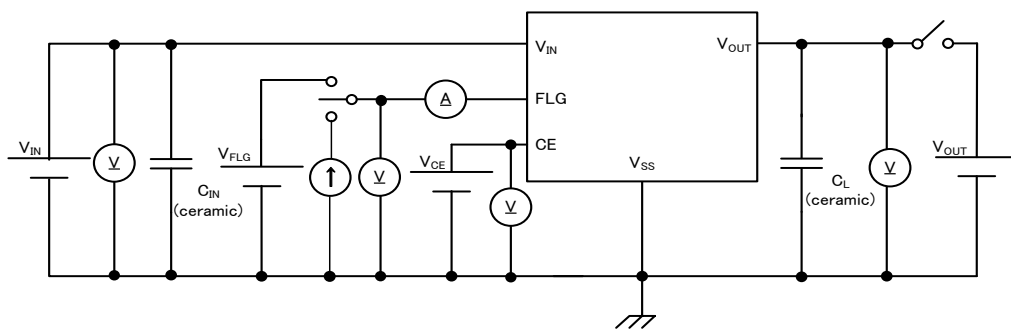
### 1) CIRCUIT①



### 2) CIRCUIT②



### 3) CIRCUIT③



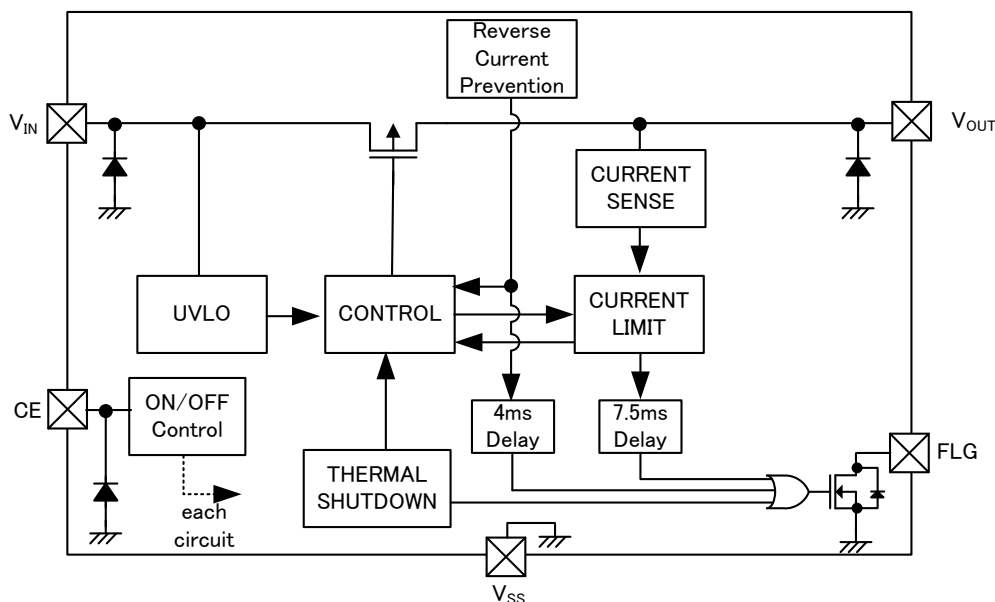


## ■動作説明

XC8107 シリーズは Pch MOS FET 内蔵のスイッチ IC です。

本製品の内部は、CE 回路、UVLO 回路、TSD 回路、電流制限回路、逆流電流防止回路、コントロールブロック等で構成されています。コントロールブロックでスイッチ トランジスタのゲート電圧を制御します。

また、出力電圧と出力電流の状態に応じて、電流制限回路、逆流電流防止回路が動作します。



BLOCK DIAGRAM

### <CE 端子>

CE 端子の信号により IC 内部回路を動作状態あるいは停止状態に制御することができます。

CE 端子に入力する電圧は、CE 端子電圧規格内であれば論理は確定され動作に支障はありませんが、 $V_{IN}$  または  $V_{SS}$  以外の中間電圧を入力すると、IC 内部回路の貫通電流により消費電流が増加します。また、CE 端子がオープンでは不定動作となります。

### <過熱保護機能(サーマルシャットダウン)>

過熱保護としてサーマルシャットダウン(TSD) 回路を内蔵しています。

ジャンクション温度が検出温度に達するとスイッチトランジスタを強制的にオフさせます。

スイッチトランジスタがオフ状態を継続したままジャンクション温度が解除温度まで下がるとスイッチトランジスタがオン状態となり(自動復帰)、再度スイッチ動作を開始します。サーマルシャットダウン検出と同時に、フラグ端子は Low レベル出力となります。また、サーマルシャットダウン解除と同時に、フラグ端子は High レベル出力に戻ります。

### <UVLO 機能>

$V_{IN}$  の低下による誤出力防止としてアンダーボルテージロックアウト(UVLO)回路を内蔵しています。 $V_{IN}$  が検出電圧に達するとスイッチトランジスタを強制的にオフさせ、解除電圧に達するとスイッチトランジスタがオン状態となり(自動復帰)、再度スイッチ動作を開始します。

### <ソフトスタート機能>

IC 起動時に出力コンデンサ( $C_L$ )にチャージされる  $V_{IN}$ - $V_{OUT}$  間の電流(突入電流)を抑え、且つ、突入電流による  $V_{IN}$  の変動を抑える事が可能です。

ソフトスタート時間は内部で最適化されており、出力オン時間として定義されます。(TYP: 0.6ms)

## ■動作説明

### <電流制限、短絡保護機能>

出力電流が制限電流値に達すると、電流制限機能が動作します。

電流制限機能が動作すると、定電流制限回路が動作することで出力電流を維持したまま、出力電圧を低下させます。

出力電圧が 0.7V(TYP.)以下になると短絡保護機能が動作します。

電流制限、短絡保護機能動作後の挙動については製品タイプで異なります。各タイプの動作は下記の通りです。

#### 自動復帰タイプ : C タイプ

電流制限機能が動作してから 7.5ms(TYP.)経過後に FLG 端子が Low レベル出力となります。

短絡保護機能が動作後、出力電流を短絡電流まで低下させます。

過電流状態が継続されると、この状態を維持し続けます。

過電流状態が解消され最大出力電流以下の状態が 7.5ms(TYP.)続くと、FLG 端子は High レベル出力に戻ります。

#### ラッチオフタイプ : D タイプ

電流制限機能が動作してから 7.5ms(TYP.)経過後に FLG 端子が Low レベル出力となり、

スイッチトランジスタがオフします。過電流状態が解消されるかどうかに関係なく、オフ状態が保持されます。

CE 端子の入力信号で IC をオフにして再度立ち上げるか、入力電圧を UVLO 検出電圧以下とした後に、UVLO 解除電圧以上を印加することで、ラッチ動作は解除されます。

### <逆流防止機能>

$V_{OUT}$  端子から  $V_{IN}$  端子に逆流する電流を防止する回路が内蔵されています。

入力電圧と  $V_{OUT}$  端子の電圧の差が、IC 内部で設定された検出電圧以上となった場合、逆流防止回路が動作しスイッチトランジスタはオフとなり、 $V_{OUT}$  端子から  $V_{IN}$  端子に流れる逆流電流を  $0.1 \mu A$ (TYP.)に抑えます。

逆流防止回路が動作した状態が 4ms(TYP.)続くと、FLG 端子は Low レベル出力となります。

逆流防止機能動作後の挙動については製品タイプで異なります。各タイプの動作は下記の通りです。

#### 自動復帰タイプ : C タイプ

自動復帰タイプは、出力電圧が入力電圧を下回ると、直ちに逆流防止回路が停止し、スイッチトランジスタは再度オンします。出力電圧が入力電圧を下回る状態が 4ms(TYP.)続くと、FLG 端子は High レベル出力に戻ります。

#### ラッチオフタイプ : D タイプ

ラッチオフタイプは、逆電圧状態が解消されても、スイッチトランジスタのオフ状態が保持されます。

CE 端子の入力信号で IC をオフにして再度立ち上げるか、入力電圧を UVLO 検出電圧以下とした後に UVLO 解除電圧以上を印加することで、ラッチ動作は解除されます。

## ■動作説明

### <フラグ機能>

FLG 機能によって IC の状態を監視することが可能です。

尚、FLG 端子は Nch オープンドレイン出力となっており、プルアップ抵抗は 10kΩ ~ 100kΩ の値を推奨します。

プルアップ電圧は 5.5V 以下にしてください。

### 自動復帰タイプ : C タイプ

| CE pin |       | FUNCTION                   | FLG pin<br>Low level output | Return to FLG pin<br>High level output |
|--------|-------|----------------------------|-----------------------------|--|
| AC,XC  | BC,YC |                            |                             |  |
| H      | L     | Current limiter            | 過電流検出を維持して<br>7.5ms(TYP.)後  | 過電流解除を維持して<br>7.5ms(TYP.)後             |
|        |       | Short Protection           |                             |  |
|        |       | Reverse current prevention | 逆電圧検出を維持して<br>4.0ms(TYP.)後  | 逆電圧解除を維持して<br>4.0ms(TYP.)後             |
|        |       | Thermal shutdown           | 過熱検出と同時                     | 過熱解除と同時                                |

### ラッチオフタイプ : D タイプ

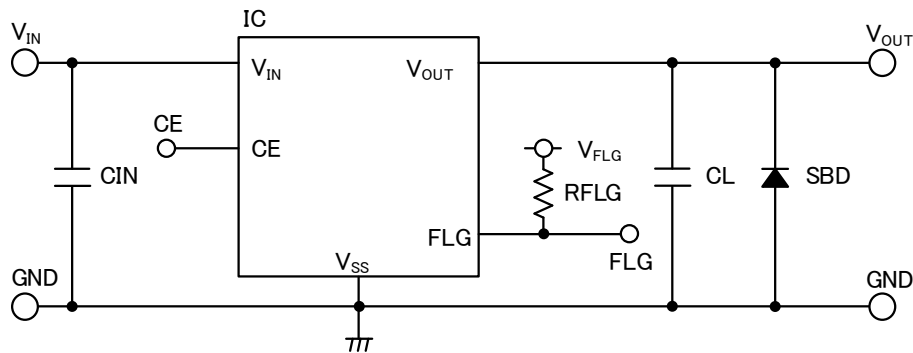
| CE pin |       | FUNCTION                   | FLG pin<br>Low level output | Return to FLG pin<br>High level output |
|--------|-------|----------------------------|-----------------------------|--|
| AD,XD  | BD,YD |                            |                             |  |
| H      | L     | Current limiter            | 過電流検出を維持して<br>7.5ms(TYP.)後  | ラッチ動作解除時                               |
|        |       | Short Protection           |                             |  |
|        |       | Reverse current prevention | 逆電圧検出を維持して<br>4.0ms(TYP.)後  | ラッチ動作解除時                               |
|        |       | Thermal shutdown           | 過熱検出と同時                     | 過熱解除と同時                                |

## ■使用上の注意

1. 一時的、過渡的な電圧降下および電圧上昇等の現象について。  
絶対最大定格を超える場合には、劣化または破壊する可能性があります。
2. 配線のインピーダンスが高い場合、出力電流によるノイズの回り込みが起こりやすくなり、動作が不安定になることがあります。特に  $V_{IN}$  および  $V_{SS}$  の配線は十分強化してください。
3. 入力コンデンサ( $C_{IN}$ )、出力コンデンサ( $C_L$ )はできるだけ配線を短く IC の近くに配置してください。  
入力及び出力コンデンサは  $1.0 \mu F$  以上の容量値を推奨致します。
4.  $V_{OUT}$  端子-GND 間の出力短絡などにより、 $V_{OUT}$  端子電圧が急峻に負電圧へアンダーシュートした場合や、電流制限動作後に  $V_{IN}$  端子電圧がオーバーシュートすることにより定格電圧を超えた場合 IC が破壊することがあります。

定格電圧を超えないよう下記対策をお勧めいたします。

- (a) 出力コンデンサを増やし、短絡時の  $V_{OUT}$  端子電圧の低下速度を緩やかにすることで、アンダーシュート量を抑制。
- (b)  $V_{OUT}$  端子-GND 間に SBD を追加し、 $V_{OUT}$  端子電圧のアンダーシュートを抑制。
- (c) 入力コンデンサを増やし、電流制限動作後の  $V_{IN}$  端子電圧のオーバーシュートを抑制。

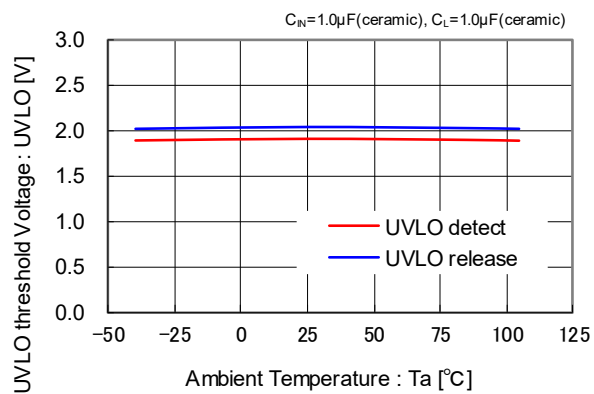


推奨対策回路図

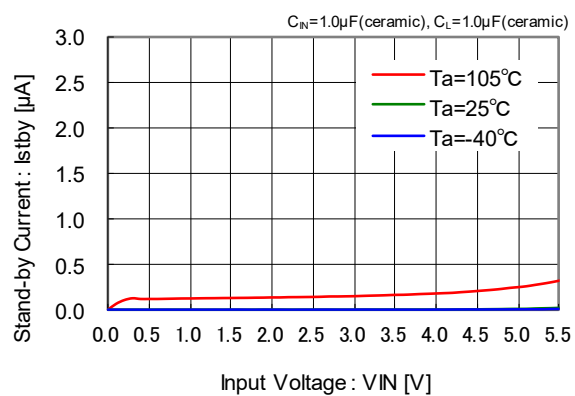
5. 出力電流は電流制限値( $I_{LIMIT}$ )の下限値未満の電流値で使用することを推奨致します。
6. 当社では製品の改善、信頼性の向上に努めております。  
しかしながら、万が一のためにフェールセーフとなる設計およびエージング処理など、装置やシステム上で十分な安全設計をお願いします。

## ■ 特性例

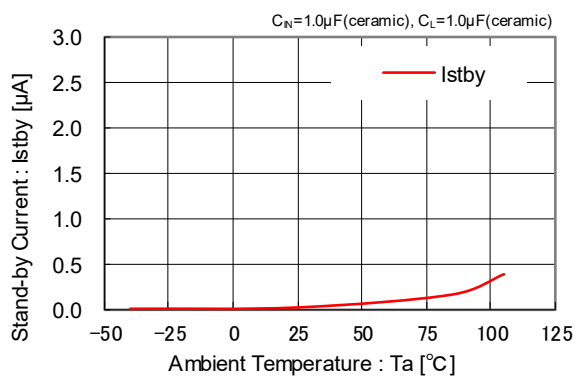
### (1) UVLO threshold Voltage vs. Ambient Temperature



### (2) Stand-by Current vs. Input Voltage

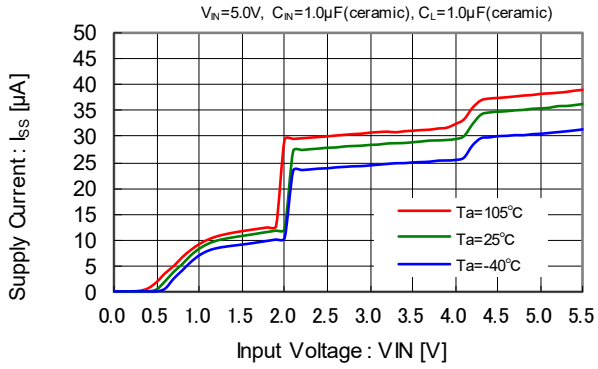


### (3) Stand-by Current vs. Ambient Temperature

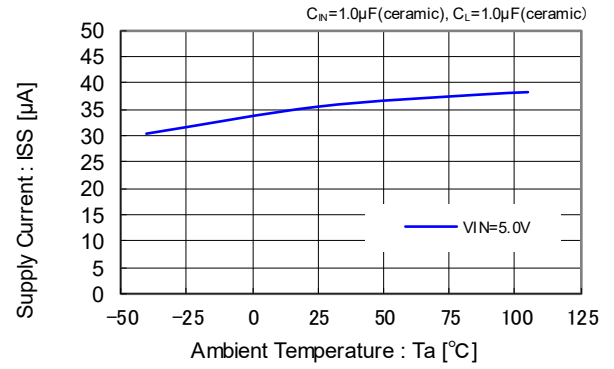


## ■ 特性例

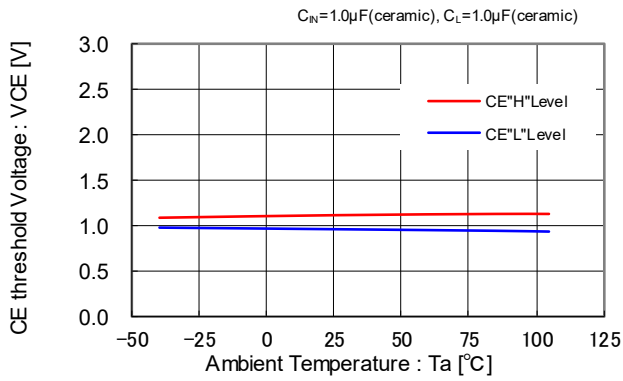
(4) Supply Current vs. Input Voltage(sweep up)



(5) Supply Current vs. Ambient Temperature

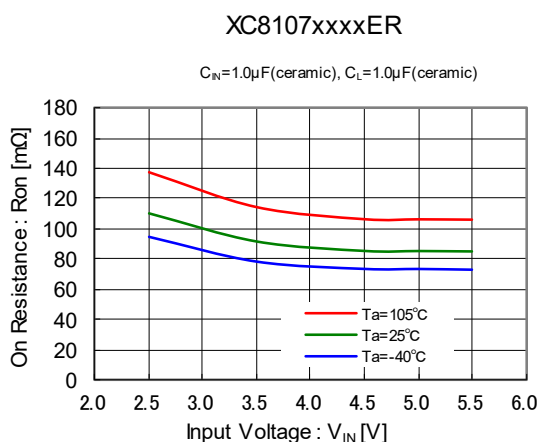


(6) CE threshold Voltage vs. Ambient Temperature



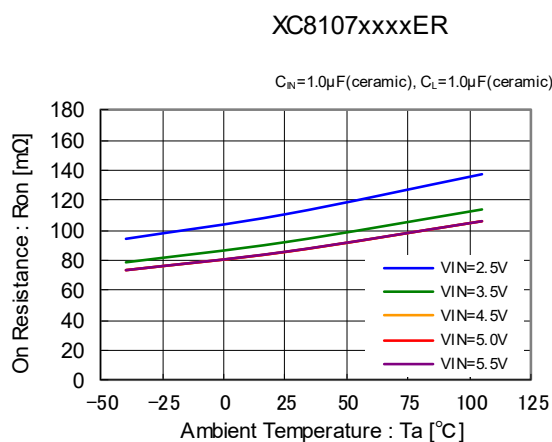
■ 特性例

(7) On Resistance vs. Input Voltage (USP-6C)

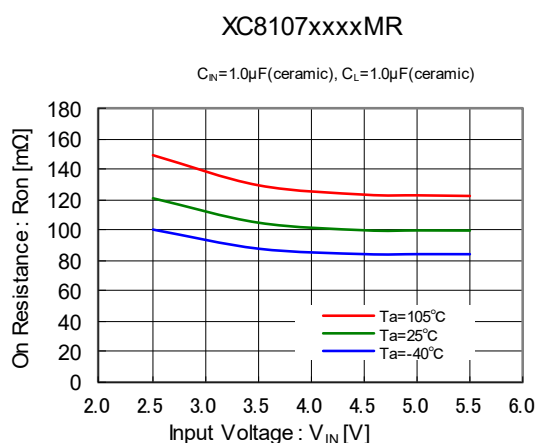


(8) On Resistance

vs. Ambient Temperature (USP-6C)

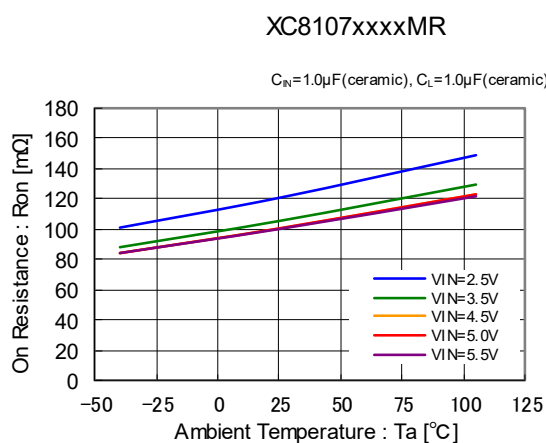


(9) On Resistance vs. Input Voltage (SOT-25:XC8107A,B)

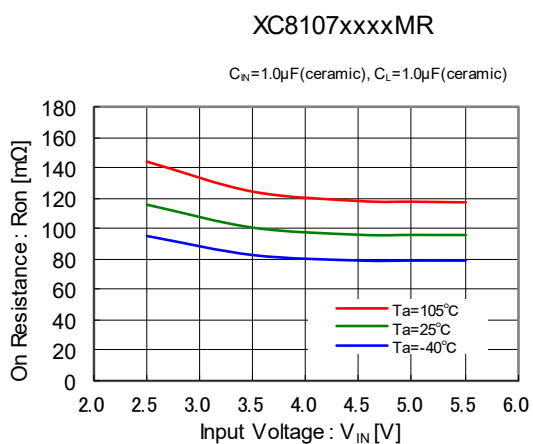


(10) On Resistance

vs. Ambient Temperature (SOT-25:XC8107A,B)

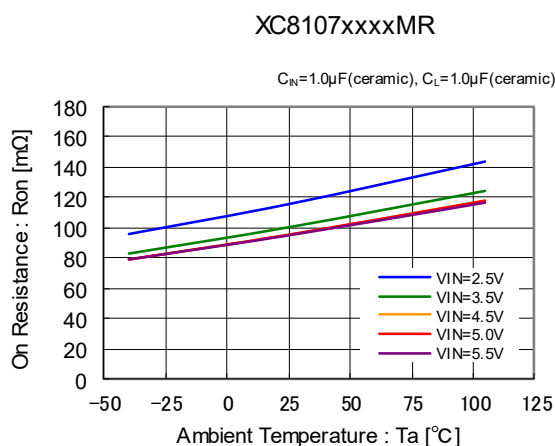


(11) On Resistance vs. Input Voltage (SOT-25:XC8107X,Y)



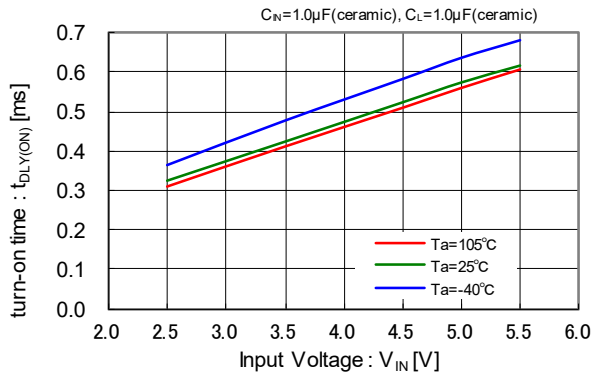
(12) On Resistance

vs. Ambient Temperature (SOT-25:XC8107X,Y)

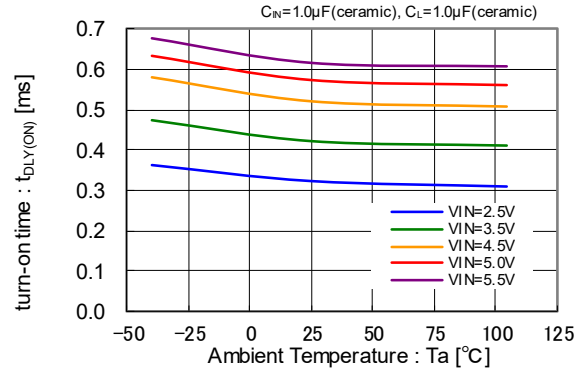


## ■ 特性例

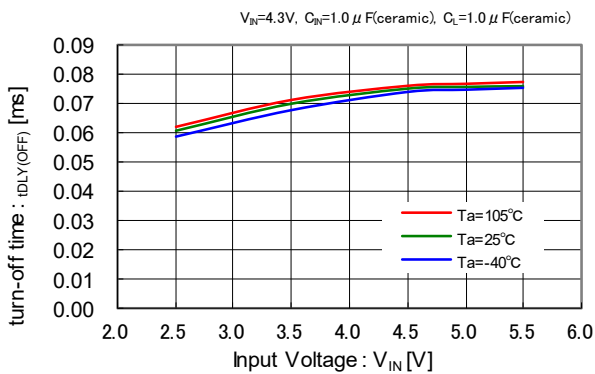
(13) turn-on time vs. Input Voltage



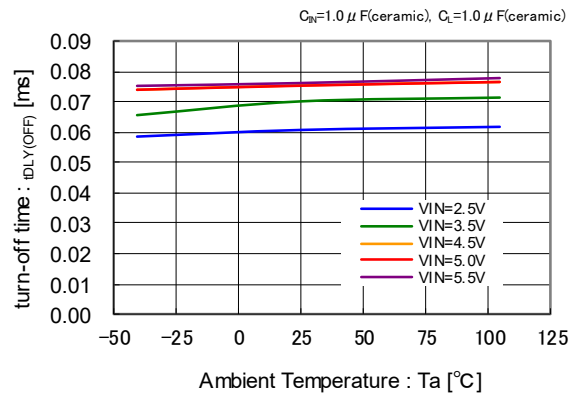
(14) turn-on time vs. Ambient Temperature



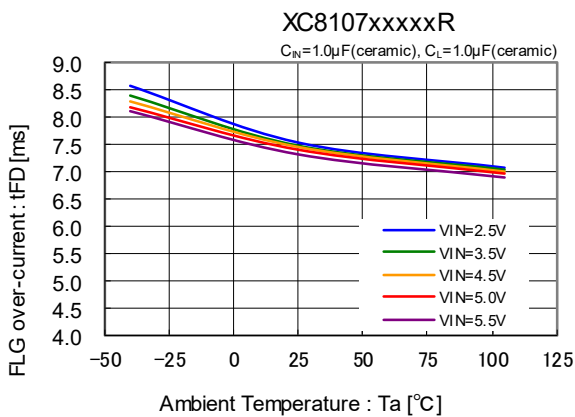
(15) turn-off time vs. Input Voltage



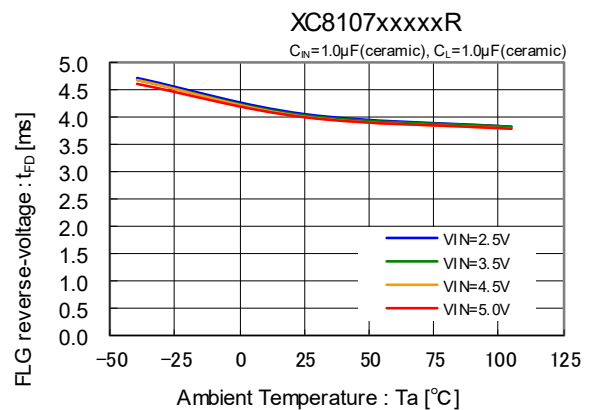
(16) turn-off time vs. Ambient Temperature



(17) FLG delay time over-current vs. Ambient Temperature



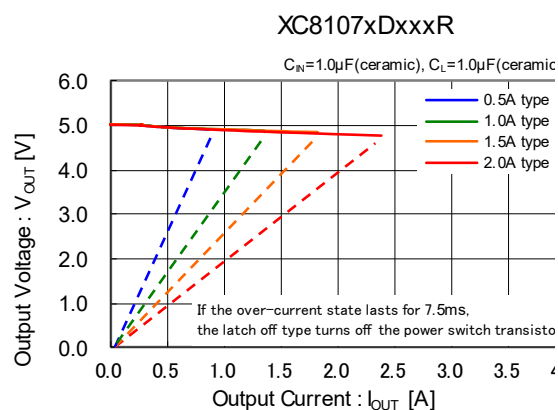
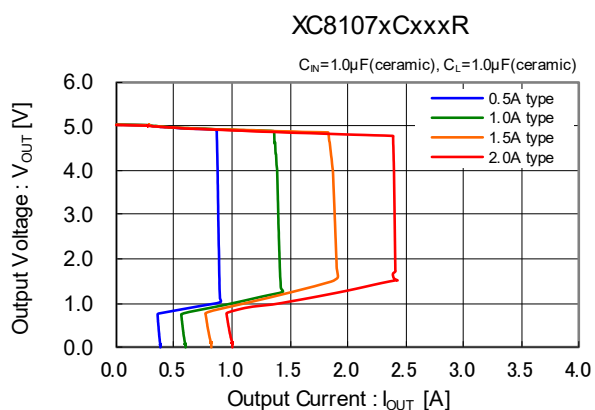
(18) FLG delay time reverse-voltage vs. Ambient Temperature



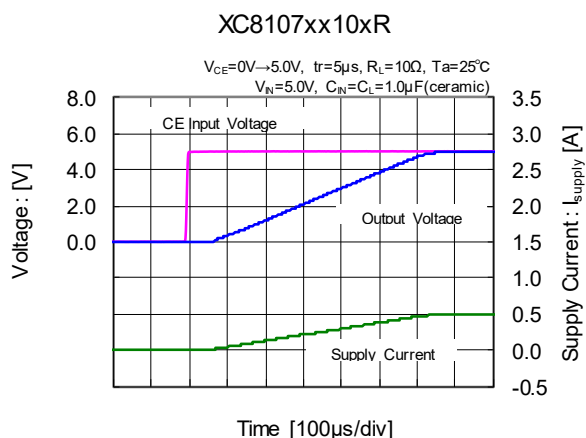


■ 特性例

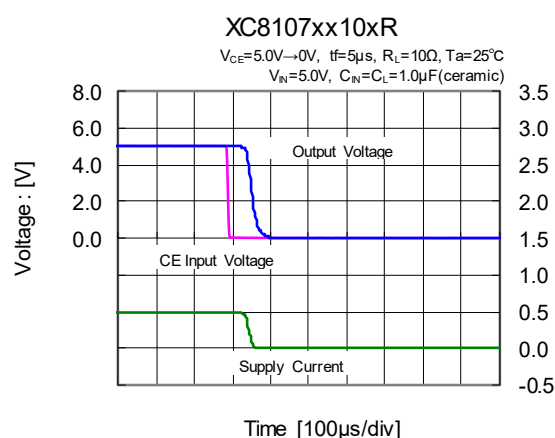
(19) Output Voltage vs. Output Current



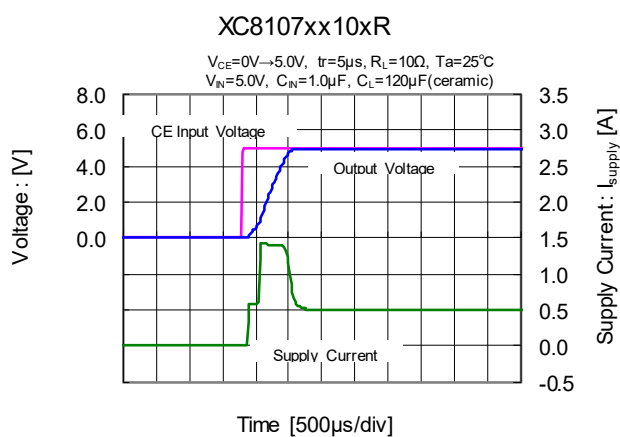
(20) turn-on Delay vs. Rise Time (CL=1.0μF)



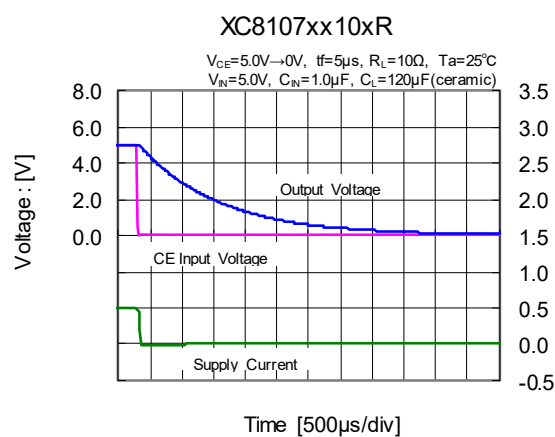
(21) turn-off Delay vs. Fall Time (CL=1.0μF)



(22) turn-on Delay vs. Rise Time (CL=120μF)

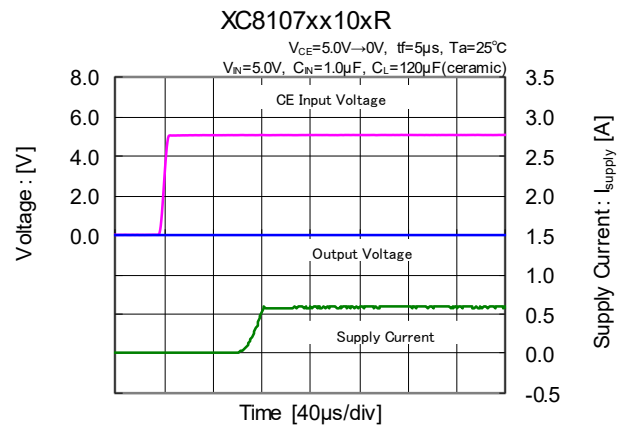
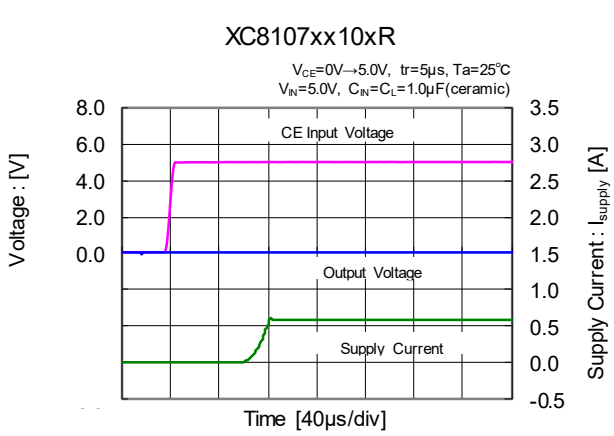


(23) turn-off Delay vs. Fall Time (CL=120μF)

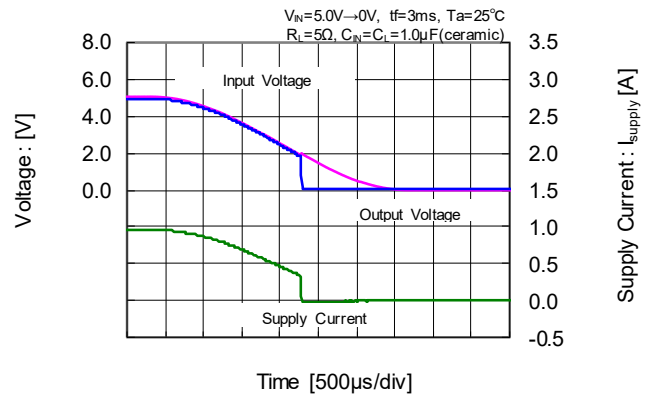
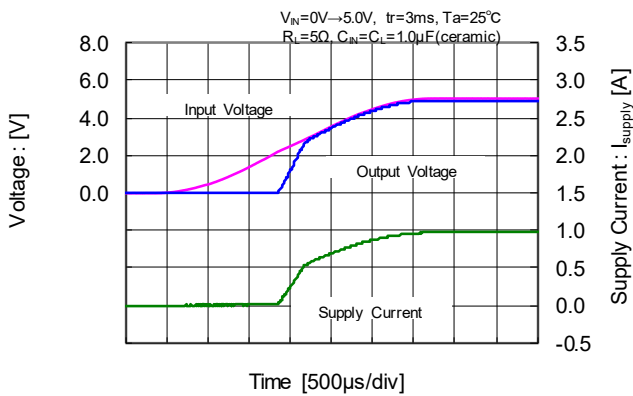


## ■ 特性例

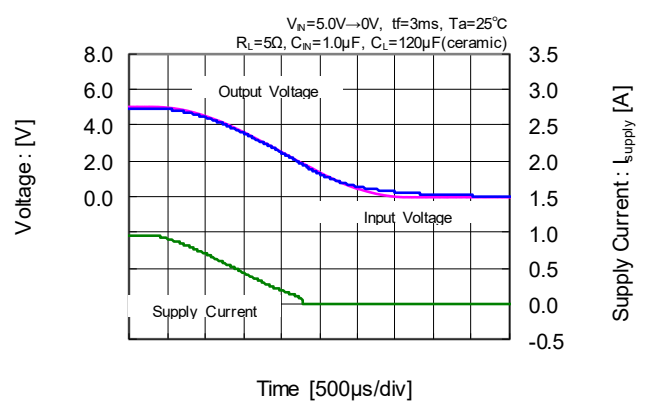
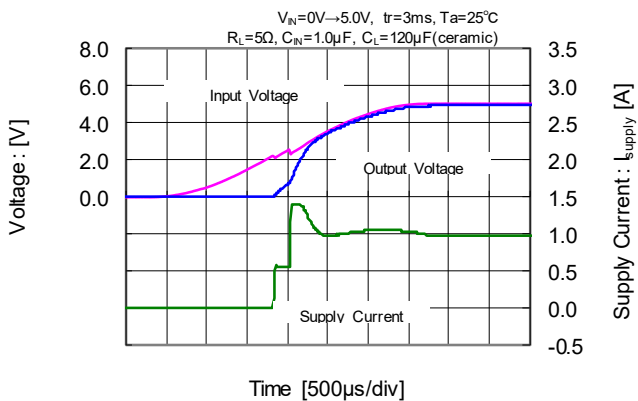
(24) Short Circuit Current, Device Enabled Into Short



(25) UVLO Transient Response ( $C_L=1.0\mu F$ )

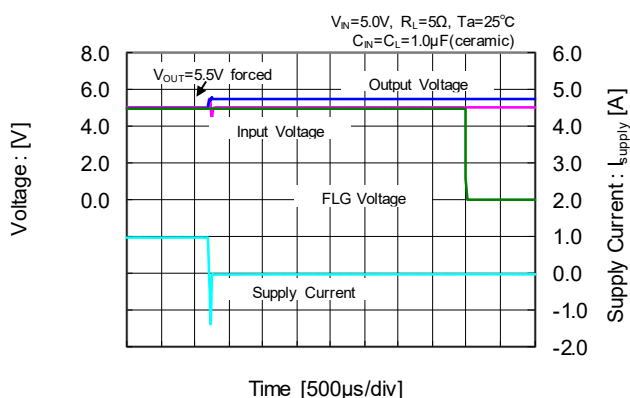


(26) UVLO Transient Response ( $C_L=120\mu F$ )

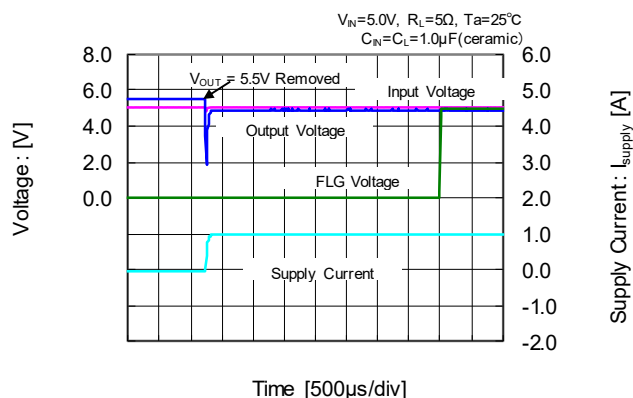


■ 特性例

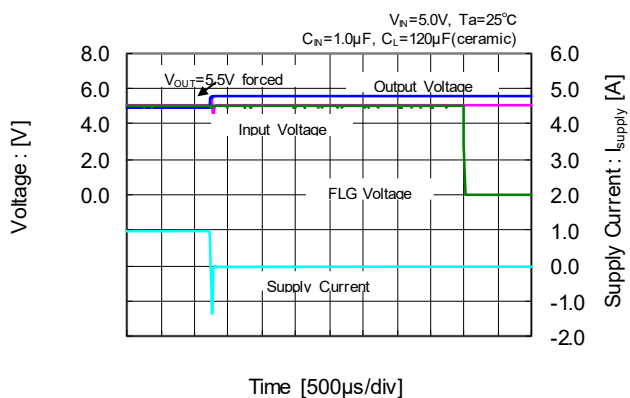
(27) Reverse Voltage Detected Voltage (CL=1.0μF)



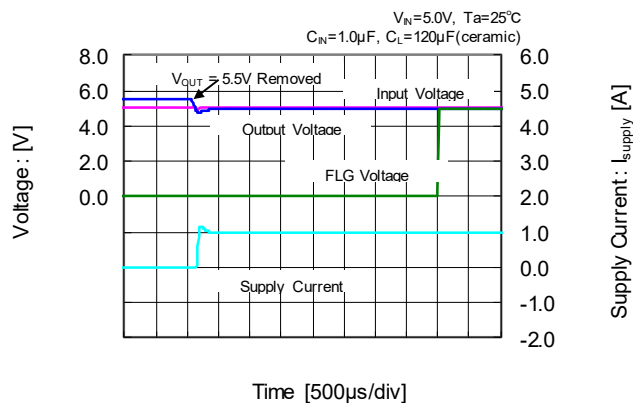
(28) Reverse Voltage Released Voltage (CL=1.0μF)



(29) Reverse Voltage Detected Voltage (CL=120μF)

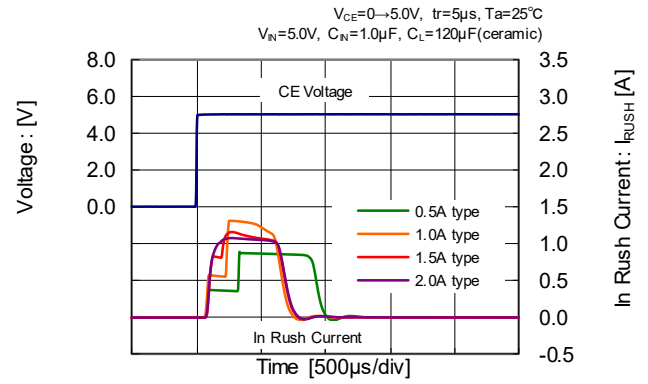
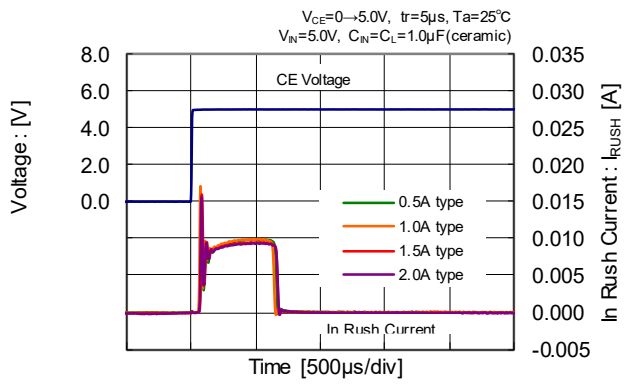


(30) Reverse Voltage Released Voltage (CL=120μF)

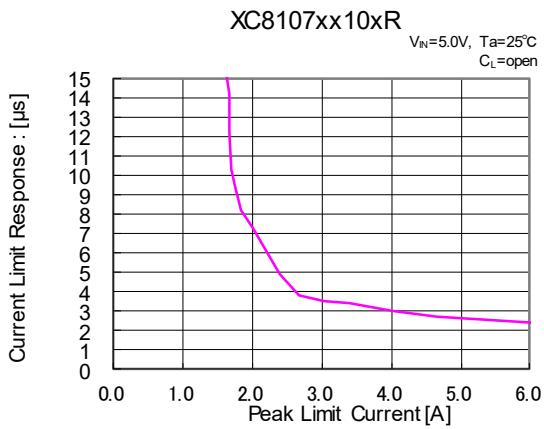


## ■ 特性例

### (31) CE Transient Response



### (32) Current Limit adapted time



## ■ パッケージインフォメーション

最新のパッケージ情報については [www.torex.co.jp/technical-support/packages/](http://www.torex.co.jp/technical-support/packages/) をご覧ください。

| PACKAGE | OUTLINE / LAND PATTERN     | THERMAL CHARACTERISTICS                  |
|---------|----------------------------|--|
| SOT-25  | <a href="#">SOT-25 PKG</a> | <a href="#">SOT-25 Power Dissipation</a> |
| USP-6C  | <a href="#">USP-6C PKG</a> | <a href="#">USP-6C Power Dissipation</a> |

# XC8107 シリーズ

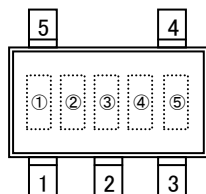
## ■マーキング

### ●SOT-25(Au ワイヤ)/USP-6C(Au ワイヤ)

① 製品シリーズを表す。(製品シリーズはマーク①と③の組み合わせで判断する。)

| シンボル | 品名表記例         |
|------|---------------|
| Z    | XC8107*****-G |

SOT-25



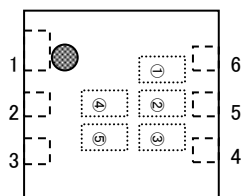
② タイプを表す。

| シンボル | CE LOGIC    | Protection Circuits Type | 品名表記例          |
|------|-------------|--------------------------|----------------|
| 1    | Active High | Auto-recovery            | XC8107AC****-G |
| 2    | Active High | Latch-off                | XC8107AD****-G |
| 3    | Active Low  | Auto-recovery            | XC8107BC****-G |
| 4    | Active Low  | Latch-off                | XC8107BD****-G |

③ 最大出力電流を表す。

| シンボル | 電流(A) | 品名表記例          |
|------|-------|----------------|
| 1    | 0.5   | XC8107**05**-G |
| 2    | 1.0   | XC8107**10**-G |
| 3    | 1.5   | XC8107**15**-G |
| 4    | 2.0   | XC8107**20**-G |

USP-6C



④,⑤ 製造ロットを表す。

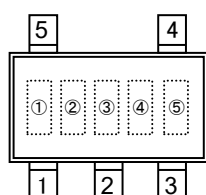
01~09, 0A~0Z, 11~9Z, A1~A9, AA~AZ, B1~ZZ を繰り返す。  
(但し、G, I, J, O, Q, Wは除く。反転文字は使用しない。)

### ●SOT-25(Cu ワイヤ)

① 製品シリーズを表す。(製品シリーズはマーク①と③の組み合わせで判断する。)

| シンボル | 品名表記例         |
|------|---------------|
| Z    | XC8107*****-G |

SOT-25



② タイプを表す。

| シンボル | CE LOGIC    | Protection Circuits Type | 品名表記例          |
|------|-------------|--------------------------|----------------|
| R    | Active High | Auto-recovery            | XC8107XC****-G |
| T    | Active High | Latch-off                | XC8107XD****-G |
| S    | Active Low  | Auto-recovery            | XC8107YC****-G |
| U    | Active Low  | Latch-off                | XC8107YD****-G |

③ 最大出力電流を表す。

| シンボル | 電流(A) | 品名表記例          |
|------|-------|----------------|
| 1    | 0.5   | XC8107**05**-G |
| 2    | 1.0   | XC8107**10**-G |
| 3    | 1.5   | XC8107**15**-G |
| 4    | 2.0   | XC8107**20**-G |

④,⑤ 製造ロットを表す。

01~09, 0A~0Z, 11~9Z, A1~A9, AA~AZ, B1~ZZ を繰り返す。  
(但し、G, I, J, O, Q, Wは除く。反転文字は使用しない。)

1. 本データシートに記載された内容(製品仕様、特性、データ等)は、改善のために予告なしに変更することがあります。製品のご使用にあたっては、その最新情報を当社または当社代理店へお問い合わせ下さい。
2. 本データシートに記載された内容は、製品の代表的動作及び特性を説明するものでありそれらの使用に関連して発生した第三者の知的財産権の侵害などに関し当社は一切その責任を負いません。又その使用に際して当社及び第三者の知的財産権の実施許諾を行うものではありません。
3. 本データシートに記載された製品或いは内容の情報を海外へ持ち出される際には、「外国為替及び外国貿易法」その他適用がある輸出関連法令を遵守し、必要な手続きを行って下さい。
4. 本製品は、1)原子力制御機器、2)航空宇宙機器、3)医療機器、4)車両・その他輸送機器、5)各種安全装置及び燃焼制御装置等々のように、その機器が生命、身体、財産等へ重大な損害を及ぼす可能性があるような非常に高い信頼性を要求される用途に使用されることを意図しておりません。これらの用途への使用は当社の事前の書面による承諾なしに使用しないで下さい。
5. 当社は製品の品質及び信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生します。故障のために生じる人身事故、財産への損害を防ぐためにも設計上のフェールセーフ、冗長設計及び延焼対策にご留意をお願いします。
6. 本データシートに記載された製品には耐放射線設計はなされていません。
7. 保証値を超えた使用、誤った使用、不適切な使用等に起因する損害については、当社では責任を負いかねますので、ご了承下さい。
8. 本データシートに記載された内容を当社の事前の書面による承諾なしに転載、複製することは、固くお断りします。

トレックス・セミコンダクター株式会社