

# XC6705 シリーズ

JTR03127-001a

## 20V 入力 200mA 低消費 1.2 $\mu$ A 高速レギュレータ

☆Green Operation 対応

### ■概要

XC6705 シリーズは、1.2 $\mu$ A の低消費電流ながら、高精度、高リップル除去を実現した CMOS プロセスの高速レギュレータ IC です。内部は基準電圧源、誤差増幅器、Pch ドライバ FET、電流制限回路、サーマルシャットダウン回路、位相補償回路等から構成されています。

出力電圧は、内部にて 2.5V ~ 5.5V(0.1V ステップ)まで設定可能です。

また A タイプではスタンバイ状態のとき、出力コンデンサ( $C_L$ )にチャージされた電荷を高速で  $V_{SS}$  レベルに戻すことができる  $C_L$  ディスチャージ機能を搭載しています。

XC6705 シリーズは起動時の突入電流やオーバーシュート抑制のため、ソフトスタート機能を搭載しており出力電圧を 1.0ms で立ち上げます。

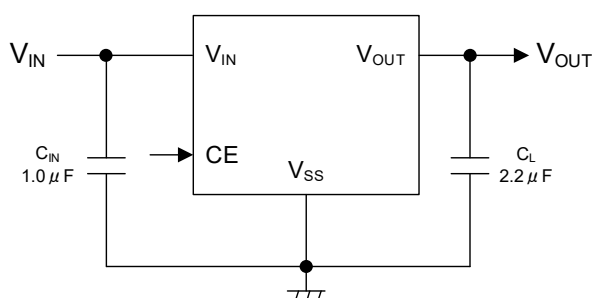
### ■用途

- 産業機器
  - スマートメーター、ガス検知器、煙検知器
  - センサ/IoT 機器
  - FA 機器
- 白物家電
- 民生機器
- エナジーハーベスト
- その他
  - Li 2 次電池 2 ~ 4 直
  - Li 1 次電池 2 直 / 乾電池 4 直以上

### ■特長

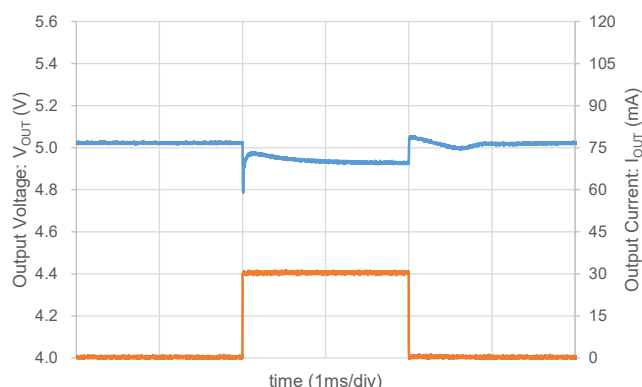
低消費電流	: 1.2 $\mu$ A
入力電圧範囲	: 3.5V ~ 20.0V
出力電圧範囲	: 2.5V ~ 5.5V (0.1V ステップ)
出力電圧精度	: $\pm$ 1.5%
最大出力電流	: 200mA
スタンバイ電流	: 0.15 $\mu$ A
高リップル除去機能	: CE
	シームレス GO
	ソフトスタート
	$C_L$ ディスチャージ (A タイプ)
保護機能	: 電流制限
	サーマルシャットダウン
入出力コンデンサ	: セラミックコンデンサ
パッケージ	: SOT-25 (2.8 x 2.9 x 1.3mm)
	USP-4 (1.2 x 1.6 x 0.6mm)
動作周囲温度	: -40 $^{\circ}$ C ~ 105 $^{\circ}$ C
環境への配慮	: EU RoHS 指令対応, 鉛フリー

### ■代表標準回路



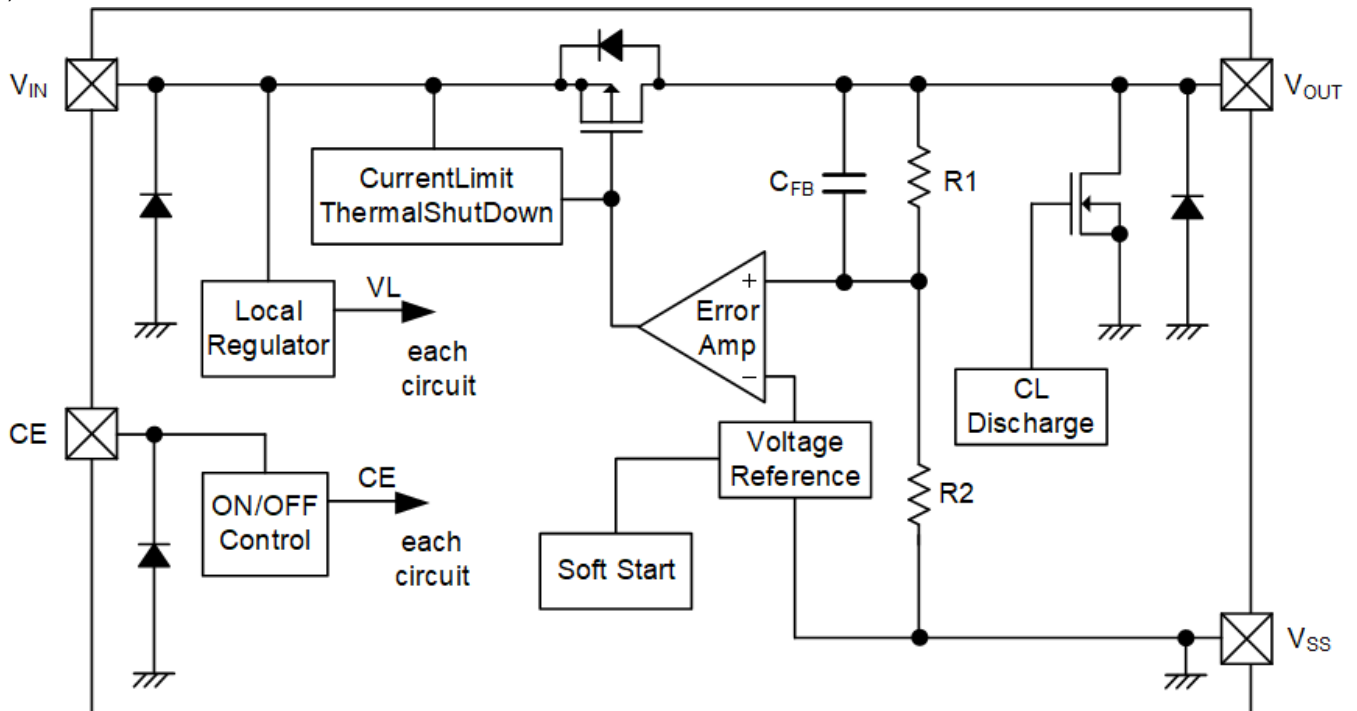
### ■代表特性例

XC6705x501 ( $V_{OUT}=5.0V$ )  
 $V_{IN}=7.0V$ ,  $t_r=1\mu s$ ,  $T_a=25^{\circ}C$   
 $C_{IN}=1.0\mu F$  (GRM155C71A105ME11#)  
 $C_L=1.0\mu F$  (GRM219R7YA105MA12#)



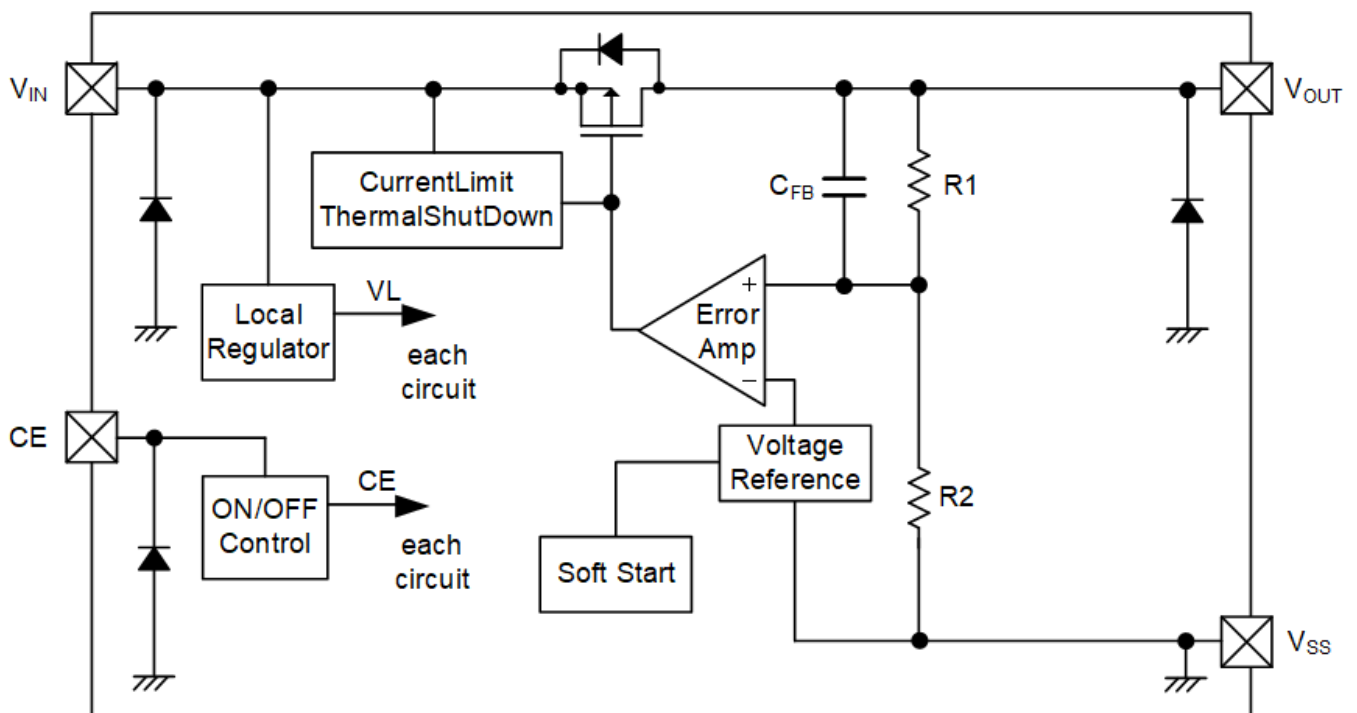
## ■ブロック図

### 1) Aタイプ



上記図のダイオードは静電保護素子、または寄生ダイオードになります。

### 2) Bタイプ



上記図のダイオードは静電保護素子、または寄生ダイオードになります。

## ■製品分類

### ●品番ルール

XC6705①②③④⑤⑥-⑦<sup>(\*)</sup>

DESIGNATOR	ITEM	SYMBOL	DESCRIPTION
①	Type	A	Refer to Selection Guide
		B	
②③	Output Voltage	25 ~ 55	Output Voltage {x.xV} e.g. 2.8V ②=2, ③=8 0.1V increments
④	Fixed No.	1	-
⑤⑥-⑦	Packages (Order Unit)	GR-G <sup>(*)</sup>	USP-4 (3,000pcs/Reel)
		MR-G <sup>(*)</sup>	SOT-25 (3,000pcs/Reel) <sup>(*)</sup>

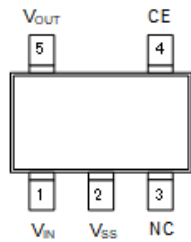
<sup>(\*)</sup> SOT-25 は Cu ワイヤードです。

<sup>(\*)</sup> "-G"は、ハロゲン&アンチモンフリーかつ EU RoHS 対応製品です。

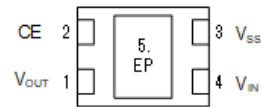
### ●セレクションガイド (Selection Guide)

TYPE	CE function	CL Auto-Discharge	Soft-Start
A	Yes	Yes	Yes
B	Yes	No	Yes

## ■ 端子配列



SOT-25  
(TOP VIEW)



USP-4  
(BOTTOM VIEW)

## ■ 端子説明

PIN NUMBER		PIN NAME	FUNCTION
SOT-25	USP-4		
1	4	V <sub>IN</sub>	Power Input
2	3	V <sub>SS</sub>	Ground
5	1	V <sub>OUT</sub>	Output
4	2	CE	ON/OFF Control
3	-	NC	No Connection
-	5	EP	Exposed thermal pad. The Exposed pad must be connected to V <sub>SS</sub> (Pin3).

## ■ 機能表

PIN NAME	SIGNAL	STATUS
CE	L	Stand-by
	H	Active
	OPEN	Undefined state <sup>(*)</sup>

<sup>(\*)</sup> CE 端子は OPEN 状態を避け、任意の固定電位としてください。

## ■絶対最大定格

PARAMETER		SYMBOL	RATINGS	UNITS
V <sub>IN</sub> Pin Voltage		V <sub>IN</sub>	-0.3 ~ 24.0	V
V <sub>OUT</sub> Pin Voltage		V <sub>OUT</sub>	-0.3 ~ V <sub>IN</sub> + 0.3 or 6.5 <sup>(*)1</sup>	V
CE Pin Voltage		V <sub>CE</sub>	-0.3 ~ 24.0	V
Power Dissipation (Ta=25°C)	SOT-25	Pd	760 (JESD51-7 board) <sup>(*)2</sup>	mW
	USP-4		1000 (40mm x 40mm board) <sup>(*)2</sup>	
Junction Temperature		T <sub>j</sub>	-40 ~ 125	°C
Storage Temperature		T <sub>stg</sub>	-55 ~ 125	°C

各電圧定格は V<sub>SS</sub> を基準とする。

(\*)1 最大値は V<sub>IN</sub>+0.3V と 6.5V いずれか低い方になります。

(\*)2 基板実装時の許容損失の参考データとなります。実装条件はパッケージインフォメーションをご参照ください。

## ■推奨動作条件

PARAMETER		SYMBOL	MIN.	TYP.	MAX.	UNITS
V <sub>IN</sub> Pin Voltage		V <sub>IN</sub>	3.5	-	20.0	V
Output Current <sup>(*)2</sup>		I <sub>OUT</sub>	0	-	200	mA
CE Pin Voltage		V <sub>CE</sub>	0.0	-	20.0	V
Operating Ambient Temperature		T <sub>opr</sub>	-40	-	105	°C
Input Capacitor (Effective Value)		C <sub>IN</sub> <sup>(*)3,4)</sup>	0.4	1.0	Any	μF
Output Capacitor (Effective Value)	V <sub>OUT(T)</sub> <sup>(*)1</sup> ≤ 2.9V	C <sub>L</sub> <sup>(*)3)</sup>	0.4	2.2	220	μF
	2.9V < V <sub>OUT(T)</sub>		0.4	1.0	220	

各電圧は V<sub>SS</sub> を基準とする。

(\*)1 V<sub>OUT(T)</sub> : 設定出力電圧値

(\*)2 ジャンクション温度が最大ジャンクション温度を超えない範囲で使用して下さい。

(\*)3 セラミックコンデンサは印加される DC バイアスおよび周囲温度等により、実効容量が公称値より大幅に低下する製品があります。本 IC の入力容量は、推奨部品と同等以上の実効容量値になるよう、DC バイアス使用条件(周囲温度、入力電圧)に応じた適切なセラミックコンデンサを使用してください。

(\*)4 電解コンデンサやタンタルコンデンサ等の大容量コンデンサを入力容量として使用する場合は、低 ESR のセラミックコンデンサを並列に配置して下さい。セラミックコンデンサを配置しない場合、高周波の電圧変動が大きくなり IC が誤動作する可能性があります。

## ■電気的特性

Ta=25°C

PARAMETER	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNIT	CIRCUIT
Input Voltage	V <sub>IN</sub>		3.5	-	20.0	V	①
Output Voltage	V <sub>OUT(E)</sub> <sup>(*)1</sup>	I <sub>OUT</sub> =10mA	V <sub>OUT(T)</sub> ×0.985	V <sub>OUT(T)</sub>	V <sub>OUT(T)</sub> ×1.015	V	①
Maximum Output Current	I <sub>OUTMAX</sub>		200	-	-	mA	①
Load Regulation	ΔV <sub>OUT</sub>	V <sub>OUT@10mA</sub> - V <sub>OUT@100mA</sub>	0	V <sub>OUT(T)</sub> ×0.007	V <sub>OUT(T)</sub> ×0.027	V	①
Load Regulation2	ΔV <sub>OUT2</sub>	V <sub>OUT@0.01mA</sub> - V <sub>OUT@10mA</sub>	0	V <sub>OUT(T)</sub> ×0.028	V <sub>OUT(T)</sub> ×0.05		
Dropout Voltage	V <sub>dif</sub> <sup>(*)3</sup>	I <sub>OUT</sub> = 100mA	-	E-1		V	①
Quiescent Current	I <sub>SS</sub>	V <sub>CE</sub> =V <sub>IN</sub> , I <sub>OUT</sub> =0mA	-	1.2	3.0	μA	②
Stand-by Current	I <sub>STB</sub>	V <sub>IN</sub> =8.0V, V <sub>CE</sub> =V <sub>SS</sub>	-	0.15	0.30	μA	②
Line Regulation	ΔV <sub>OUT</sub> / (ΔV <sub>IN</sub> · V <sub>OUT</sub> )	V <sub>OUT(T)</sub> +2V ≤ V <sub>IN</sub> ≤ 20V, I <sub>OUT</sub> =10mA	-	0.02	0.10	%/V	①
Output Voltage Temperature Characteristics	ΔV <sub>OUT</sub> / (ΔTopr · V <sub>OUT</sub> )	Topr <sub>MIN</sub> ≤ Topr ≤ Topr <sub>MAX</sub>	-	±100	-	ppm/°C	①
Ripple Rejection	PSRR	V <sub>IN</sub> = {V <sub>OUT(T)</sub> +2.0V} + 0.5V <sub>P-PAC</sub> V <sub>CE</sub> =V <sub>IN</sub> , I <sub>OUT</sub> =30mA, f=1kHz	-	50	-	dB	④
Current Limit	I <sub>LIM</sub>	V <sub>IN</sub> =V <sub>OUT(T)</sub> +3.0V, V <sub>CE</sub> =V <sub>IN</sub> , V <sub>OUT</sub> = V <sub>OUT(T)</sub> × 0.95	220	300	-	mA	①
Short-Circuit Current	I <sub>SHORT</sub>	V <sub>OUT</sub> =V <sub>SS</sub>	-	30	-	mA	①
Soft-Start Time-	t <sub>SS</sub>	V <sub>IN</sub> = 8.5V, V <sub>CE</sub> = 0V→8.5V After "H" is fed to CE, the time by when V <sub>OUT</sub> rises to V <sub>OUT(T)</sub> × 0.9	0.65	1.00	1.70	ms	①
CE "H" Level Voltage	V <sub>CEH</sub>	Ta=25°C Topr <sub>MIN</sub> ≤ Topr ≤ Topr <sub>MAX</sub> <sup>(*)4</sup>	1.4	-	20.0	V	③
CE "L" Level Voltage	V <sub>CEL</sub>	Ta=25°C Topr <sub>MIN</sub> ≤ Topr ≤ Topr <sub>MAX</sub> <sup>(*)4</sup>	V <sub>SS</sub>	-	0.25	V	③
CE "H" Level Current	I <sub>CEH</sub>	V <sub>CE</sub> =V <sub>IN</sub>	-	0.05	0.3	μA	③
CE "L" Level Current	I <sub>CEL</sub>	V <sub>CE</sub> =V <sub>SS</sub>	-0.1	0.0	0.1	μA	③
Thermal Shutdown Detect Temperature	T <sub>TSD</sub>	Junction Temperature I <sub>OUT</sub> =10mA	-	165	-	°C	①
Thermal Shutdown Release Temperature	T <sub>TSR</sub>	Junction Temperature	-	140	-	°C	①
CL Auto-Discharge Resistance (A TYPE)	R <sub>DCHG</sub>	V <sub>IN</sub> =8.0V, V <sub>OUT</sub> =1.0V, V <sub>CE</sub> =V <sub>SS</sub>	125	250	547	Ω	①

入力電圧条件について特に指定がない場合は、V<sub>IN</sub> = V<sub>OUT(T)</sub>+2.0V, V<sub>CE</sub> = V<sub>IN</sub>

(\*)1 V<sub>OUT(E)</sub> : 実際の出力電圧値

(\*)2 V<sub>OUT(T)</sub> : 設定出力電圧値

(\*)3 V<sub>dif</sub> = { V<sub>IN1</sub> - V<sub>OUT1</sub> }

V<sub>IN1</sub> : 入力電圧を徐々に下げて V<sub>OUT1</sub> が出力された時の入力電圧

V<sub>OUT1</sub> : I<sub>OUT</sub>=10mA で十分安定した V<sub>IN</sub> を入力したときの出力電圧に対して 98% の電圧

(\*)4 設計値

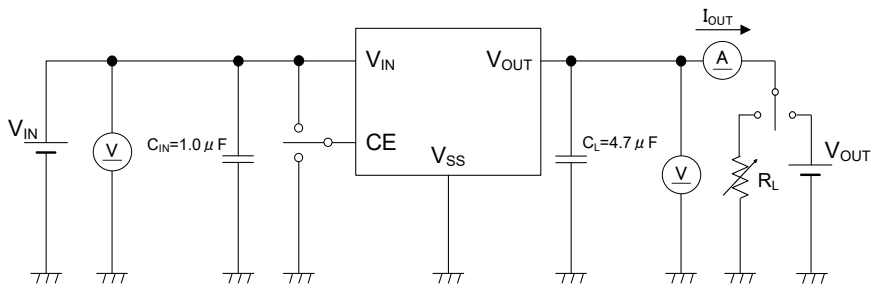
## ■電気的特性

### ●電圧別一覧表

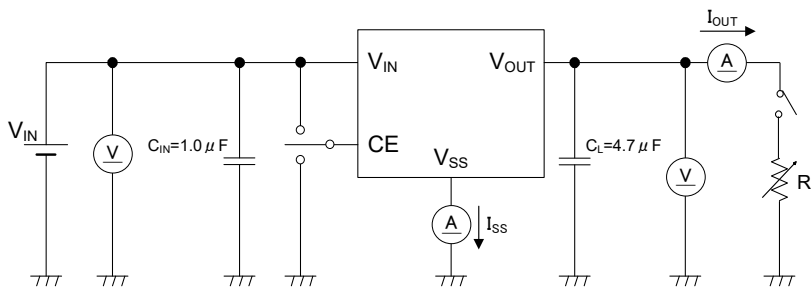
SYMBOL	E-1	
NOMINAL OUTPUT VOLTAGE (V)	Dropout Voltage Vdif (V) I <sub>OUT</sub> =100mA	
V <sub>OUT(T)</sub>	TYP.	MAX
2.5	0.53	0.81
2.6	0.52	
2.7	0.51	
2.8	0.50	
2.9	0.50	
3.0	0.49	
3.1	0.48	
3.2	0.48	
3.3	0.47	0.69
3.4	0.47	
3.5	0.47	
3.6	0.46	
3.7	0.46	
3.8	0.46	
3.9	0.46	
4.0	0.45	
4.1	0.45	0.66
4.2	0.45	
4.3	0.45	
4.4	0.44	
4.5	0.44	
4.6	0.44	
4.7	0.43	
4.8	0.43	
4.9	0.43	
5.0	0.43	
5.1	0.42	
5.2	0.42	
5.3	0.42	
5.4	0.41	
5.5	0.41	

## ■測定回路図

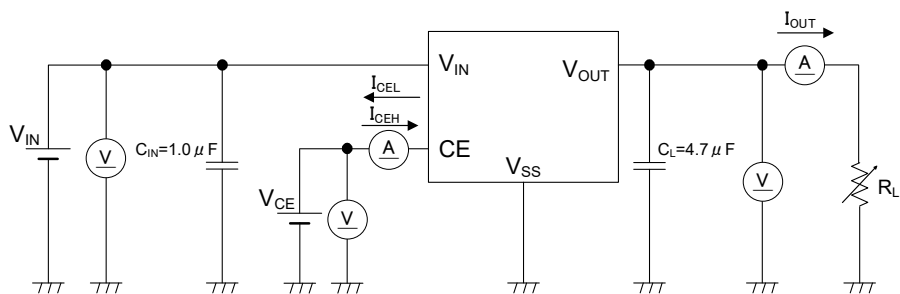
測定回路①



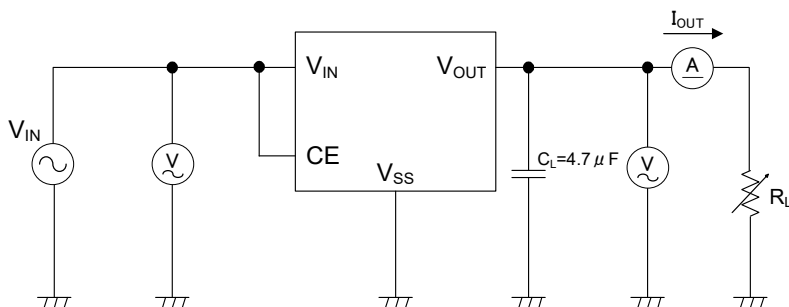
測定回路②



測定回路③

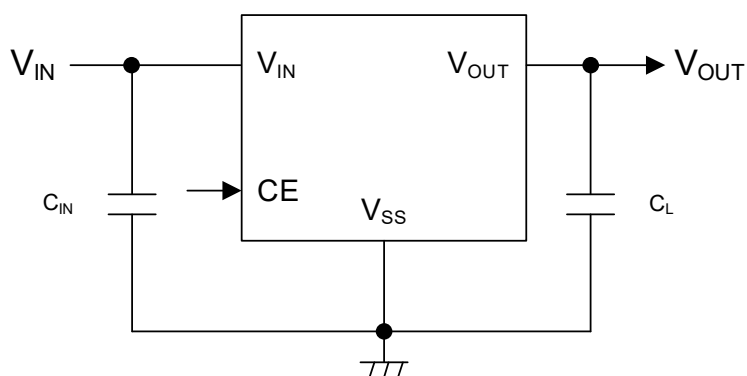


測定回路④





## ■標準回路例



### 【Typical Examples】

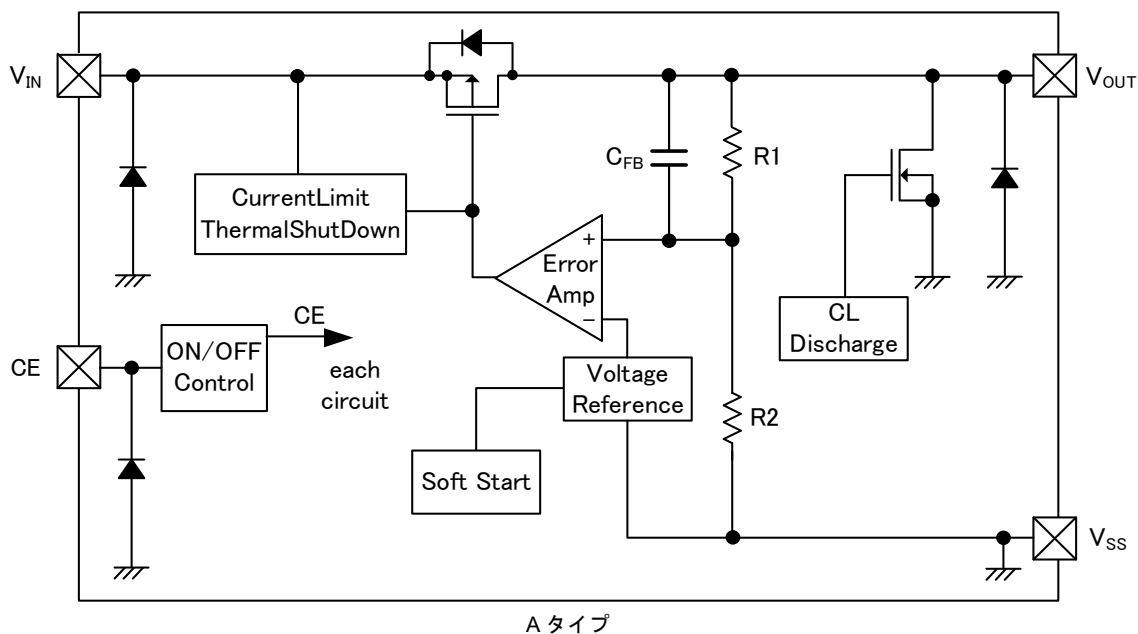
	CONDITION	MANUFACTURER	PRODUCT NUMBER	VALUE	SIZE (L×W×T)
$C_{IN}^{(*1,2)}$	-	Murata	GRM219R7YA105MA12	1.0 $\mu$ F / 35V	2.0×1.25×0.85(mm)
$C_L^{(*1)}$	$V_{OUT(T)} \leq 2.9V$	Murata	GRM155C71A225ME11	2.2 $\mu$ F / 10V	1.0×0.5×0.5(mm)
	$2.9V < V_{OUT(T)}$	Murata	GRM155C71A105ME11	1.0 $\mu$ F / 10V	1.0×0.5×0.5(mm)

(<sup>\*1</sup>) セラミックコンデンサは印加される DC バイアスおよび周囲温度等により、実効容量が公称値より大幅に低下する製品があります。推奨動作条件に記載の実効容量値になるよう、DC バイアス使用条件(周囲温度、入出力電圧)に応じた適切なセラミックコンデンサを使用してください。

(<sup>\*2</sup>) 電解コンデンサやタンタルコンデンサ等の大容量コンデンサを入力容量として使用する場合は、低 ESR のセラミックコンデンサを並列に配置して下さい。セラミックコンデンサを配置しない場合、高周波の電圧変動が大きくなり IC が誤動作する可能性があります。

## ■動作説明

本 IC の出力電圧制御は、 $V_{OUT}$  端子に接続された R1 と R2 によって分割された電圧と内部基準電源の電圧を誤差増幅器で比較し、その出力信号で  $V_{IN}$  端子に接続された Pch ドライバ FET を駆動し、出力電圧が安定するように負帰還をかけてコントロールしています。また出力電流に応じて、誤差増幅器の応答性を向上させることで、軽負荷時の低消費電流および重負荷時の高速応答を両立しています。



### <低 ESR コンデンサ対応>

本 IC は、低 ESR コンデンサを使用しても安定した出力電圧が得られるように IC 内部に位相補償回路を内蔵しています。この位相補償回路を安定に動作させる為に、必ず出力コンデンサ( $C_L$ )を  $V_{OUT}$  端子と  $V_{SS}$  端子の直近に接続して下さい。

また、入力電源安定化の為に入力コンデンサ( $C_{IN}$ )を  $V_{IN}$  端子と  $V_{SS}$  端子の直近に接続して下さい。

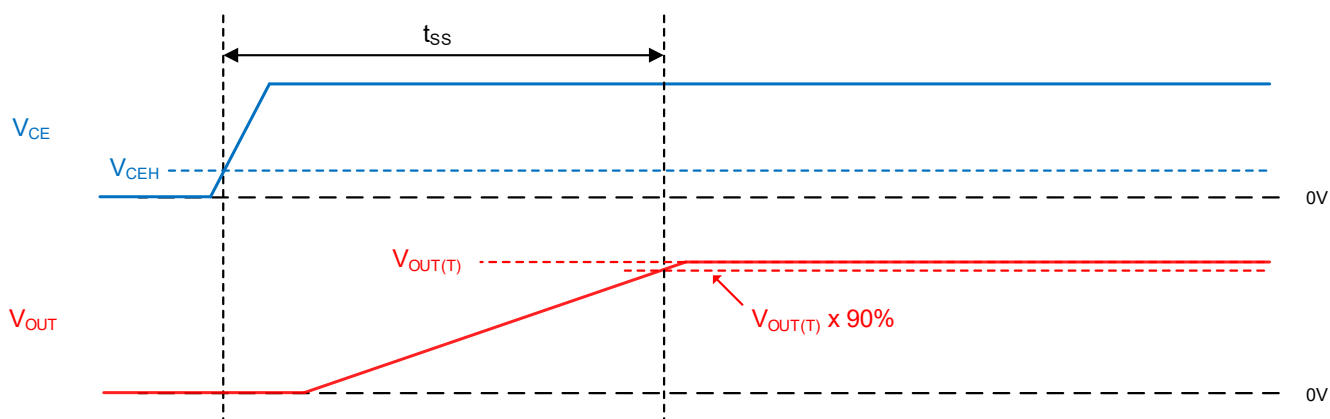
## ■動作説明

### <CE 機能>

CE 端子に"H"電圧  $V_{CEH}$  を入力すると、ソフトスタート機能により出力電圧を立ち上げた後、通常動作となります。  
 CE 端子に"L"電圧  $V_{CEL}$  を入力するとスタンバイ状態となり、消費電流をスタンバイ電流  $I_{STB}$  (TYP. 0.15 $\mu$ A) に抑え、Pch ドライバ FET がオフします。  
 また CE 端子オープン時の出力は不定となります。CE 端子には任意の固定電位を入力してください。

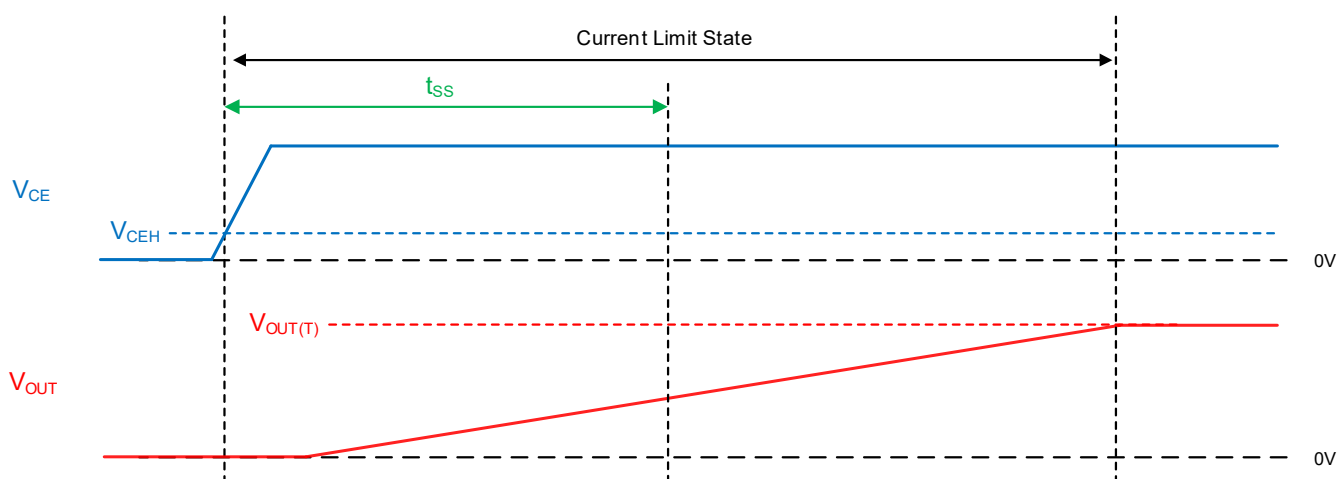
### <起動動作：ソフトスタート>

出力電圧を緩やかに立ち上げ、突入電流を抑制するための機能です。  
 CE 端子に"H"電圧 ( $V_{CEH}$ ) を入力後、エラーアンプに接続された基準電圧がソフトスタート期間  $t_{SS}$  (TYP. 1.0ms) に線形的に増加するように構成されています。これにより、出力電圧は基準電圧の増加に比例して上昇します。この動作により、入力電流の突入防止と出力電圧の滑らかな上昇が可能となります。



### 出力コンデンサ 大容量/重負荷時

大容量の出力コンデンサを使用した場合や立ち上げ中に重負荷を流した場合は、ソフトスタート期間中に出力電圧が設定出力電圧まで上昇しない場合があります。  
 ソフトスタート期間中に出力電圧が設定出力電圧まで上昇しない場合は、電流制限機能を動作させ出力電圧を立ち上げていきます。



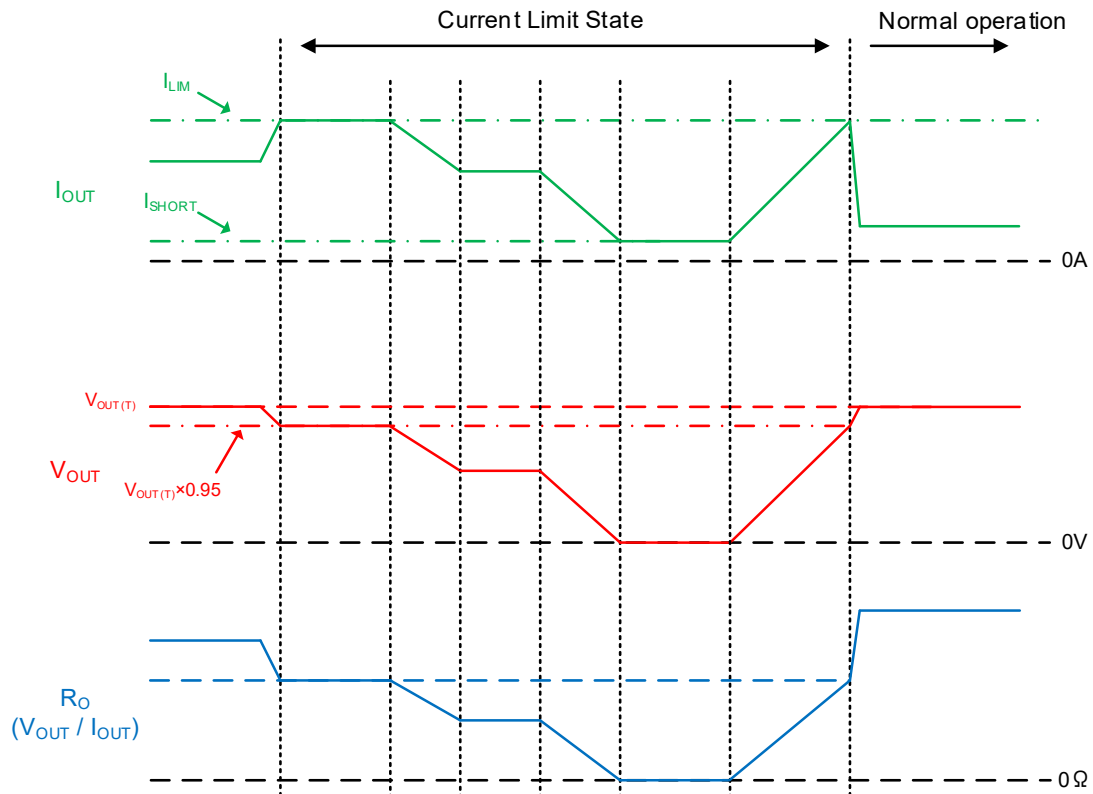
## ■動作説明

### <電流制限>

本 IC は、電流制限として電流フォールドバック回路(フの字)を採用しています。

出力電流が制限電流  $I_{LIM}$ (TYP. 300mA) に達すると電流フォールドバック回路が動作します。

電流制限機能が動作すると、出力電圧に比例し出力電流を低下させます。出力電圧が低下していき、 $V_{OUT}$  端子が短絡時には出力電流が短絡電流  $I_{SHORT}$ (TYP. 30mA)になります。



### <サーマルシャットダウン>

本 IC は、過熱保護としてサーマルシャットダウン機能を内蔵しています。

ジャンクション温度がサーマルシャットダウン検出温度  $T_{TSD}$ (TYP. 165°C)に達すると、サーマルシャットダウン機能が動作して Pch ドライバ FET を強制的にオフします。

サーマルシャットダウン機能が動作して Pch ドライバ FET がオフ状態を継続します。ジャンクション温度がサーマルシャットダウン解除温度  $T_{TSR}$ (TYP. 140°C)まで下がると、サーマルシャットダウン機能が解除されます。

サーマルシャットダウン機能が解除されると、ソフトスタート機能が働き出力電圧を立ち上げます。

出力電流が 10mA より小さい場合は、軽負荷時の消費電流を抑制するため、サーマルシャットダウン回路への供給電流を小さくします。この動作により出力電流が 10mA より小さい場合は、サーマルシャットダウン機能が動作停止します。

## ■動作説明

<CL ディスチャージ>

Aタイプはスタンバイ時に出力コンデンサに電荷が残っていることによるアプリケーションの誤動作を防ぐため、Nch FETにより出力コンデンサの電荷を高速ディスチャージします。

$V_{OUT} - V_{SS}$  端子間に Nch FET が接続されており、スタンバイ状態に Nch FET をオンすることで、出力コンデンサにチャージされた電荷を放電します。

この時の放電時間および出力電圧は、入力電圧、放電抵抗  $R_{DCHG}$  及び出力コンデンサに依存します。

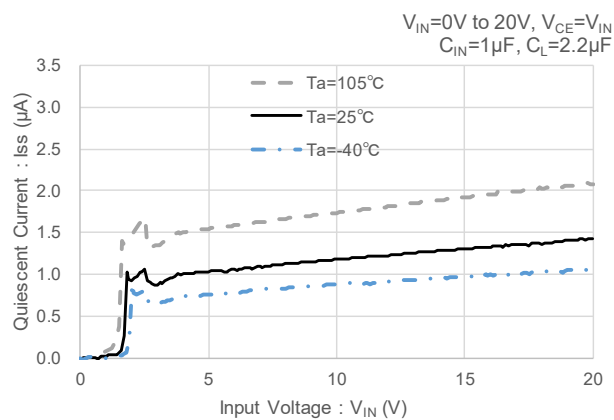
## ■使用上の注意

- 1) 一時的、過渡的な電圧降下および電圧上昇等の現象について、絶対最大定格を超える場合には、劣化または破壊する可能性があります。  
また推奨動作範囲外の条件で使用した場合は、IC が正常動作を行わない場合や、劣化を引き起こす可能性があります。
- 2) 電流制限機能は出力起動時においても動作しています。フの字軌跡を越える電流負荷が接続されたまま IC を起動した場合、電流制限特性による起動不良が発生する場合があります。この場合は、出力電圧が設定出力電圧付近まで立ち上がった後に、出力電流を引くようにシーケンス制御してください。
- 3) 基板レイアウト上の注意
  1. 配線のインピーダンスが高い場合、出力電流によるノイズの回り込みや位相ずれを起こしやすくなり、動作が不安定になることがあります。特に  $V_{IN}$  及び  $V_{SS}$  の配線は十分強化して下さい。
  2. 入力コンデンサ( $C_{IN}$ )、出力コンデンサ( $C_L$ )の接続は、出来るだけ配線を太く短くして IC の近くに配置して下さい。
- 4) 最大ジャンクション温度付近では出力電圧が不安定になる場合があります。
- 5) 当社では製品の改善、信頼性の向上に努めております。  
しかしながら、万が一のためにフェールセーフとなる設計およびエージング処理など、装置やシステム上で十分な安全設計をお願いします。

## ■ 特性例

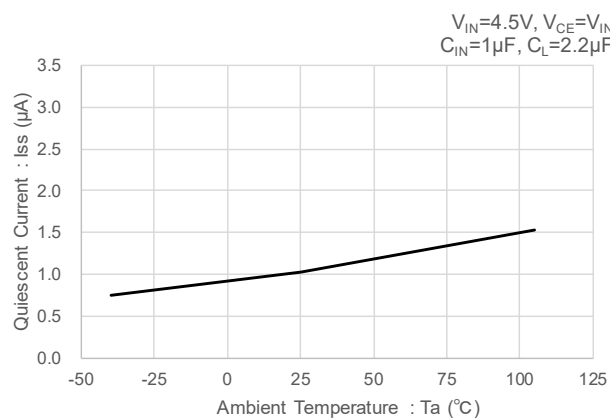
(1) Quiescent Current vs. Input Voltage

(1-1)  $V_{OUT(T)}=2.5V$

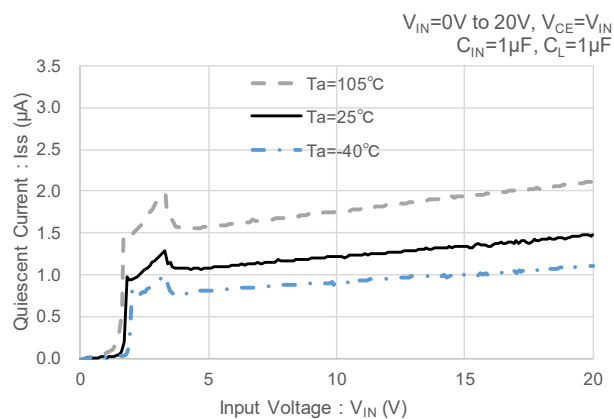


(2) Quiescent Current vs. Ambient Temperature

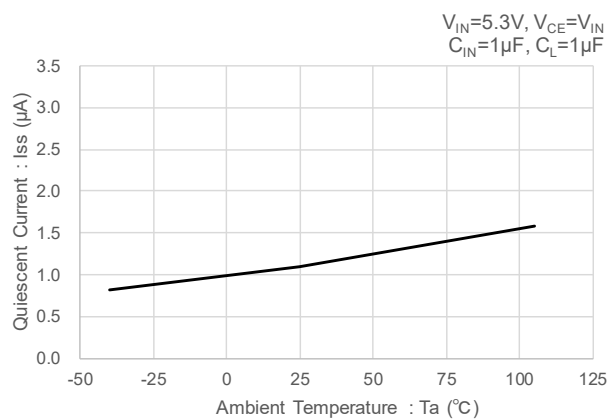
(2-1)  $V_{OUT(T)}=2.5V$



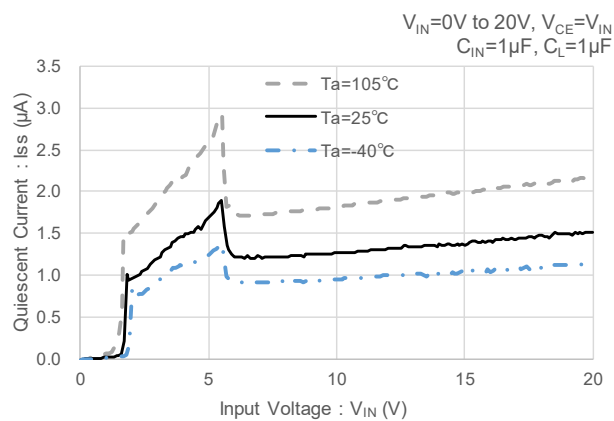
(1-2)  $V_{OUT(T)}=3.3V$



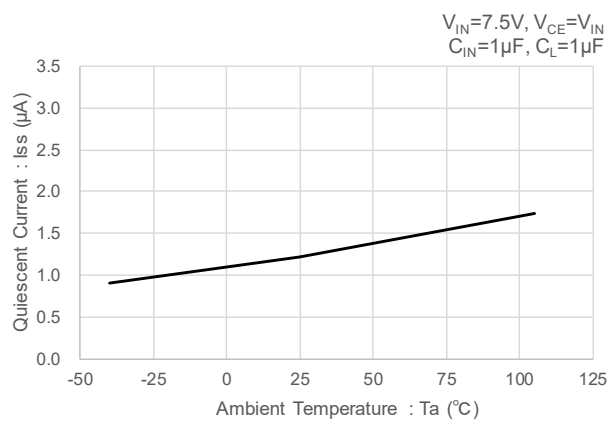
(2-2)  $V_{OUT(T)}=3.3V$



(1-3)  $V_{OUT(T)}=5.5V$



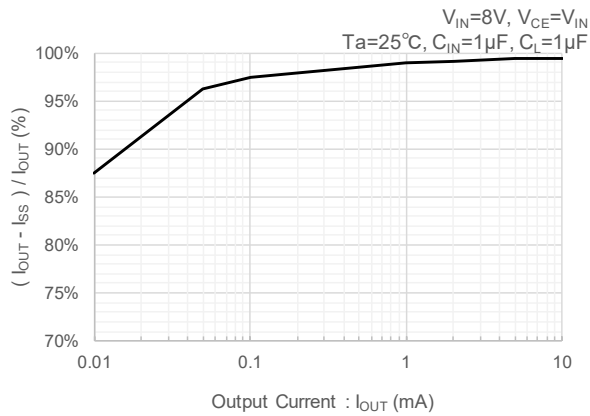
(2-3)  $V_{OUT(T)}=5.5V$



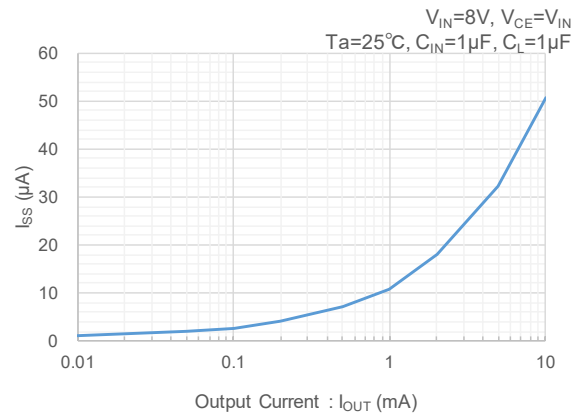
## ■ 特性例

### (3) Quiescent Current vs. Output Current

(3-1)  $(I_{OUT} - I_{SS}) / I_{OUT}$  vs. Output Current ( $V_{OUT(T)}=2.5V$ )

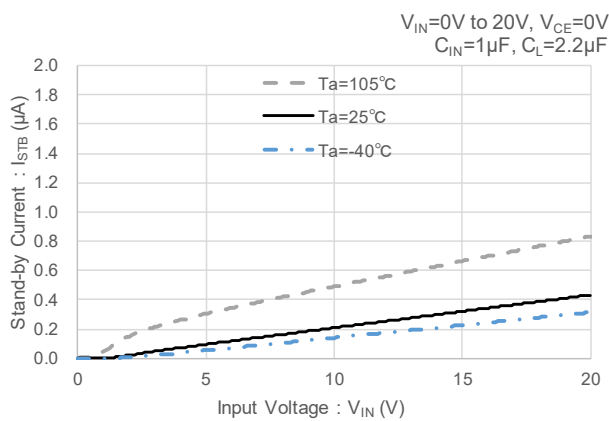


(3-2) Quiescent Current vs. Output Current ( $V_{OUT(T)}=2.5V$ )



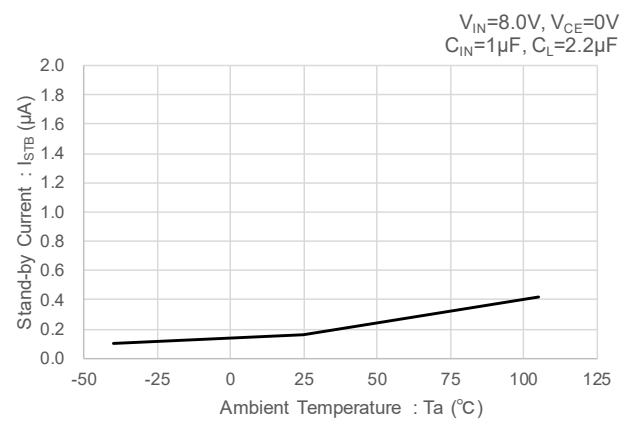
### (4) Stand-by Current vs. Input Voltage

(4-1)  $V_{OUT(T)}=2.5V$



### (5) Stand-by Current vs. Ambient Temperature

(5-1)  $V_{OUT(T)}=2.5V$





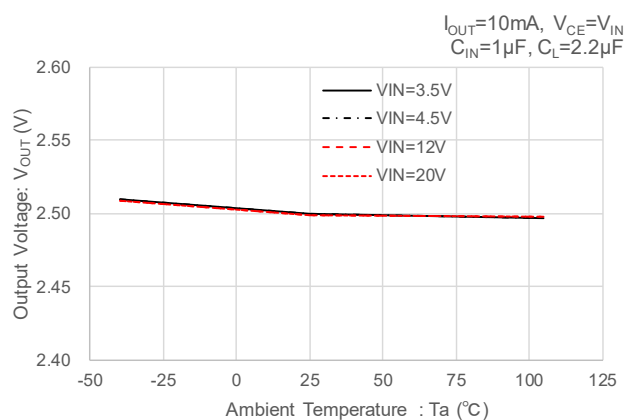
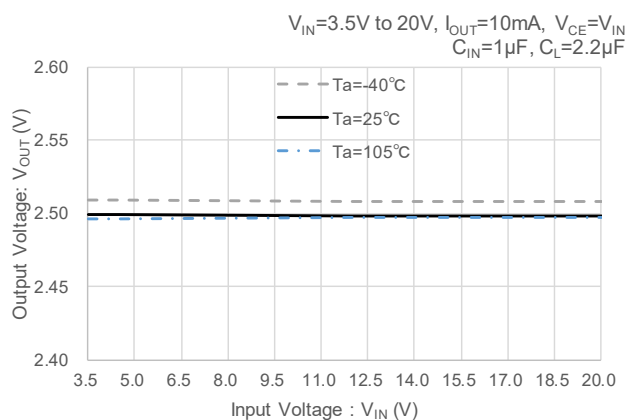
## ■ 特性例

(6) Output Voltage vs. Input Voltage

(7) Output Voltage vs. Ambient Temperature

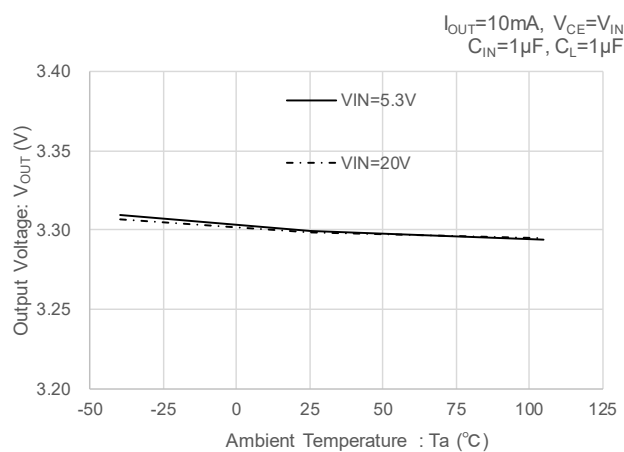
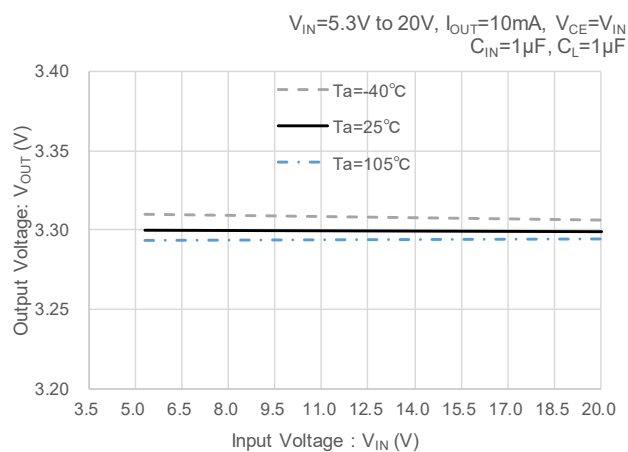
(6-1)  $V_{OUT(T)}=2.5V$

(7-1)  $V_{OUT(T)}=2.5V$



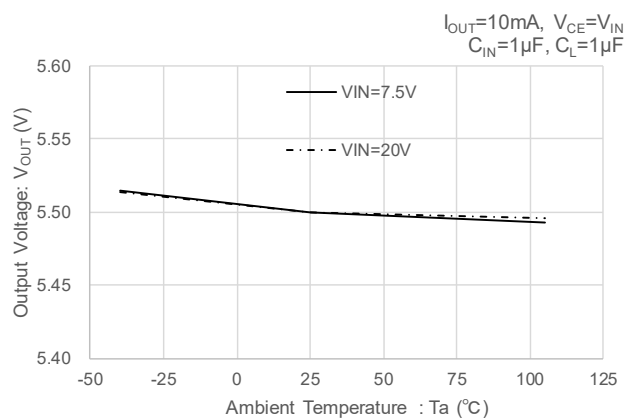
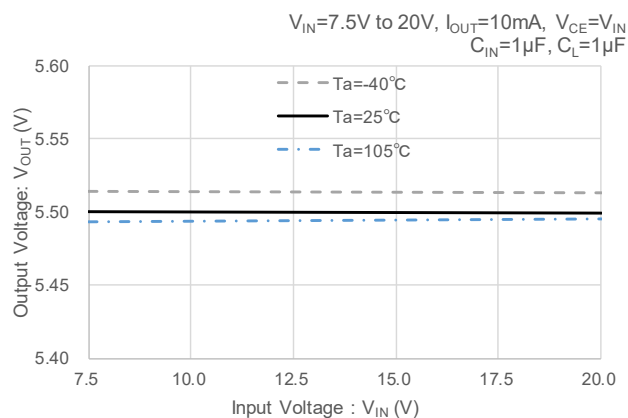
(6-2)  $V_{OUT(T)}=3.3V$

(7-2)  $V_{OUT(T)}=3.3V$



(6-3)  $V_{OUT(T)}=5.5V$

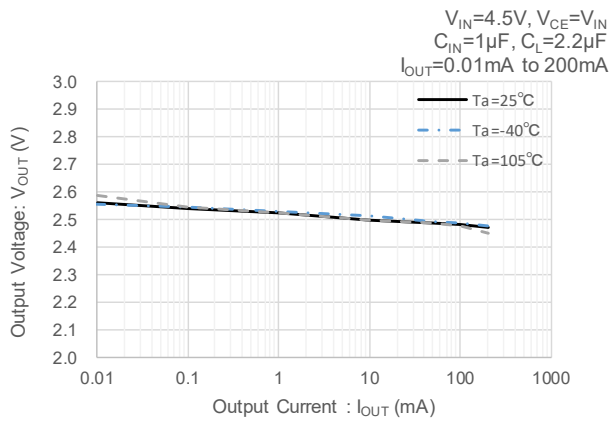
(7-3)  $V_{OUT(T)}=5.5V$



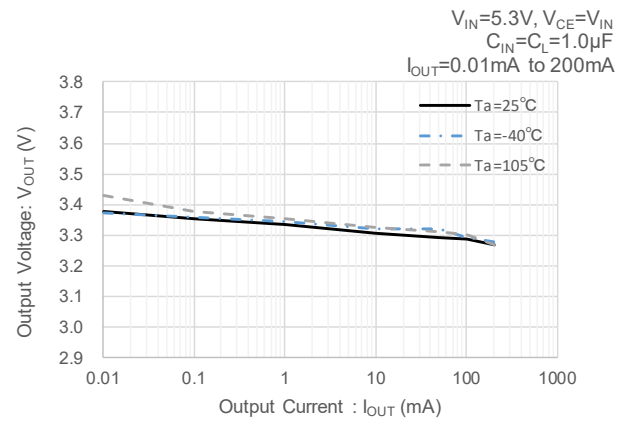
## ■ 特性例

### (8) Output Voltage vs. Output Current

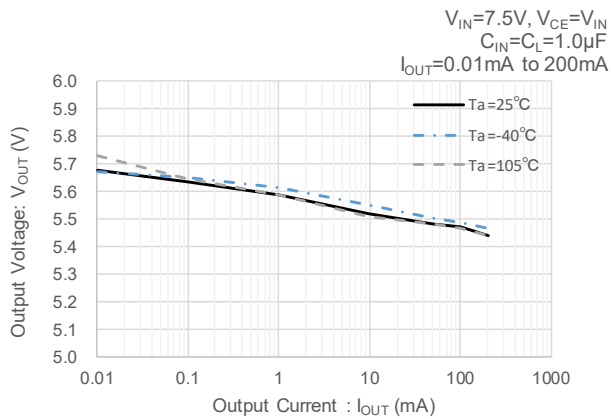
(8-1)  $V_{OUT(T)}=2.5V$



(8-2)  $V_{OUT(T)}=3.3V$



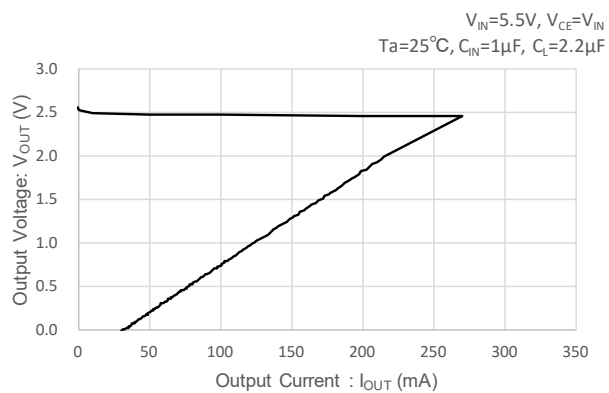
(8-3)  $V_{OUT(T)}=5.5V$



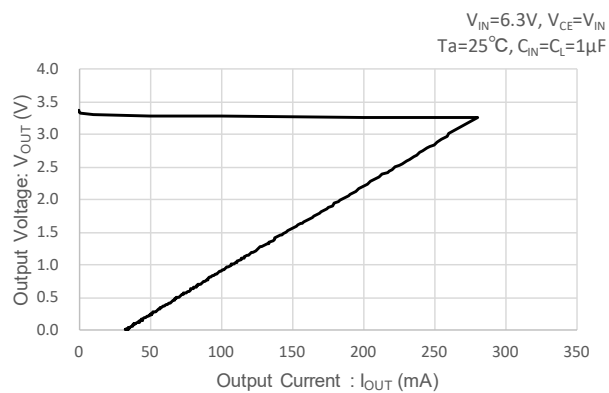
## ■ 特性例

### (9) Output Voltage vs. Output Current (Current Limit)

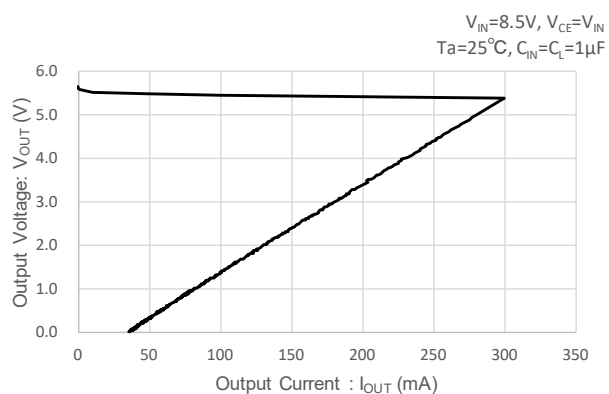
(9-1)  $V_{OUT(T)}=2.5V$



(9-2)  $V_{OUT(T)}=3.3V$



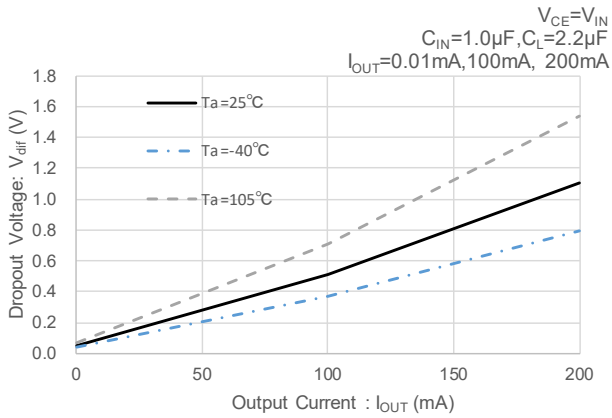
(9-3)  $V_{OUT(T)}=5.5V$



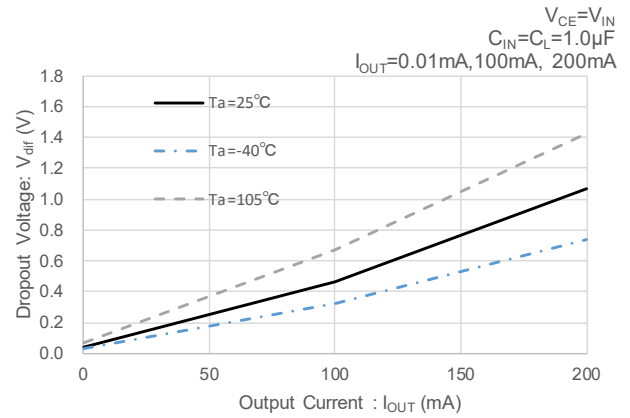
## ■ 特性例

### (10) Dropout Voltage vs. Output Current

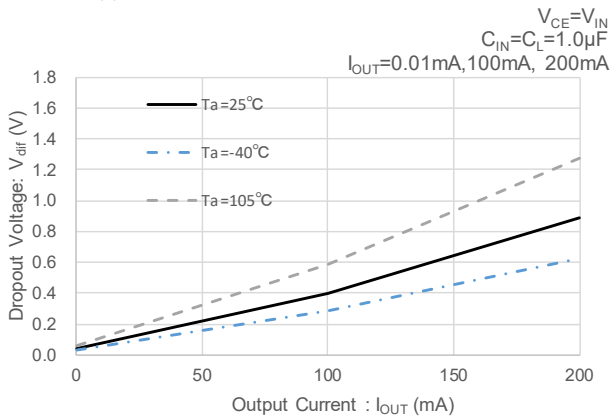
#### (10-1) $V_{OUT(T)}=2.5V$



#### (10-2) $V_{OUT(T)}=3.3V$

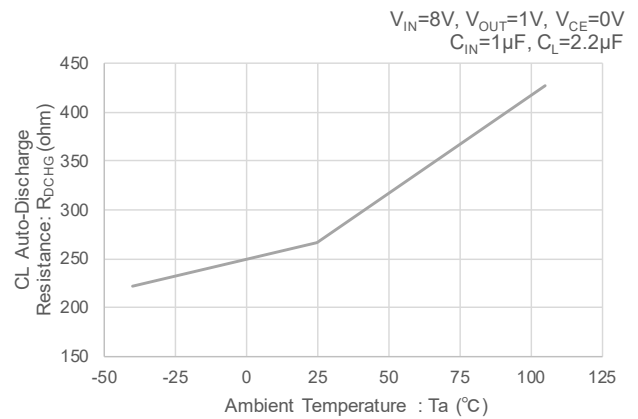


#### (10-3) $V_{OUT(T)}=5.5V$



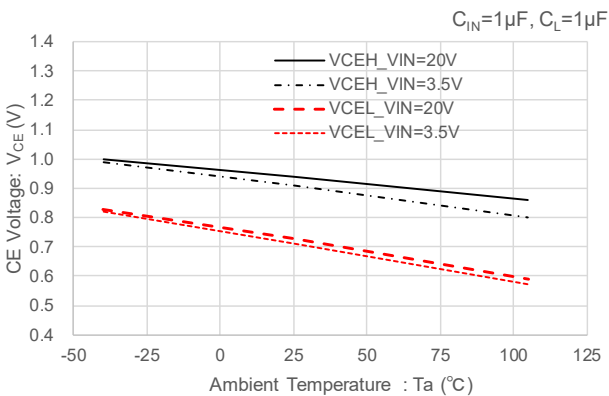
### (11) $C_L$ Auto-Discharge Resistance vs. Ambient Temperature (Type A)

#### (11-1) $V_{OUT(T)}=2.5V$



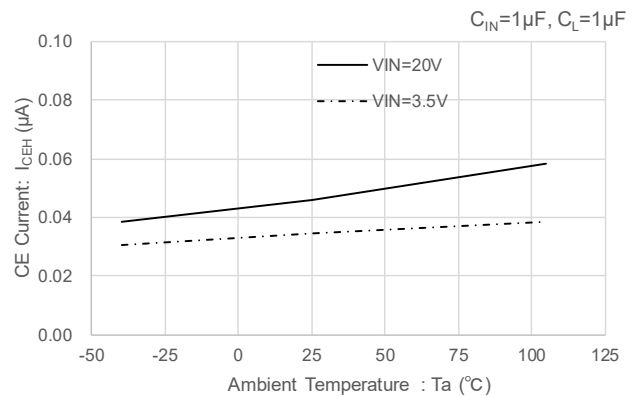
### (12) CE "H", CE "L" Level Voltage vs. Ambient Temperature

#### (12-1) $V_{OUT(T)}=2.5V$



### (13) CE "H" Level Current vs. Ambient Temperature

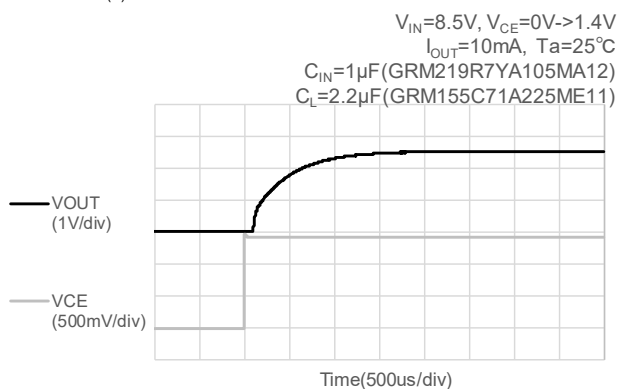
#### (13-1) $V_{OUT(T)}=2.5V$



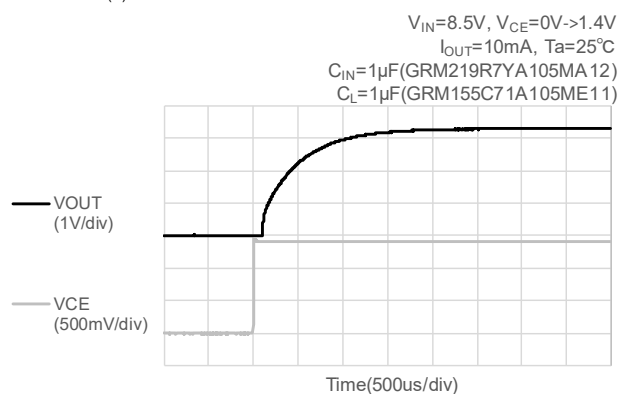
## ■ 特性例

### (14) CE Rising Response Time

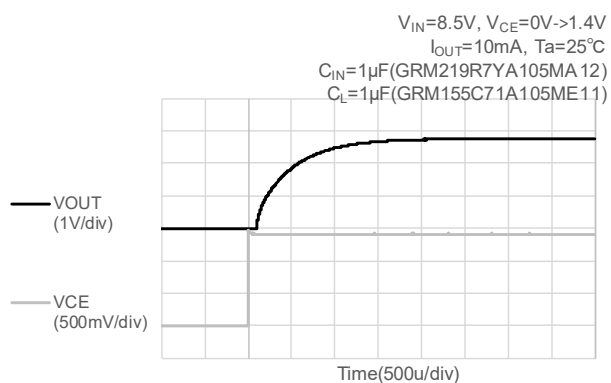
#### (14-1) $V_{OUT(T)}=2.5V$



#### (14-2) $V_{OUT(T)}=3.3V$

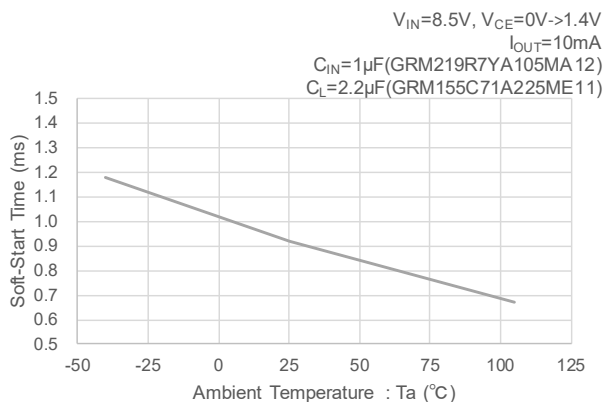


#### (14-3) $V_{OUT(T)}=5.5V$



### (15) Soft-Start Time vs. Ambient Temperature

#### (15-1) $V_{OUT(T)}=2.5V$

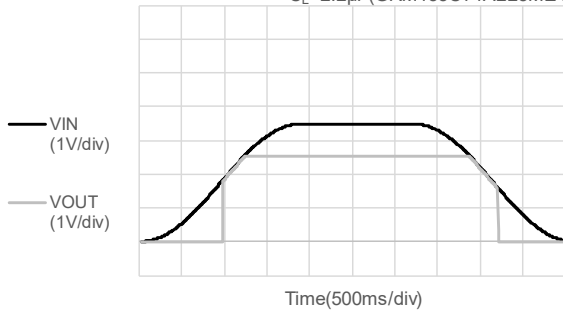


## ■ 特性例

### (16) Input Voltage Rising Response

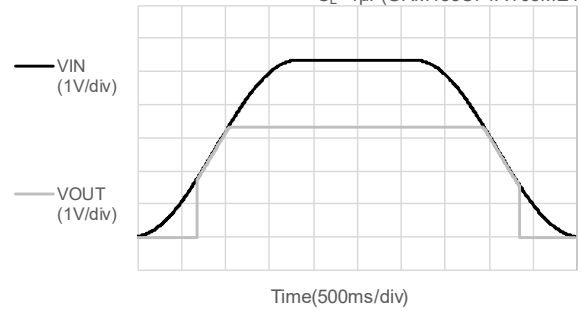
#### (16-1) $V_{OUT(T)}=2.5V$

$V_{IN}=0 \rightarrow 3.5V$  ( $t_r=t_f=1500ms$ ),  $V_{CE}=V_{IN}$   
 $I_{OUT}=10mA$ ,  $T_a=25^\circ C$   
 $C_{IN}=1\mu F$  (GRM219R7YA105MA12)  
 $C_L=2.2\mu F$  (GRM155C71A225ME11)



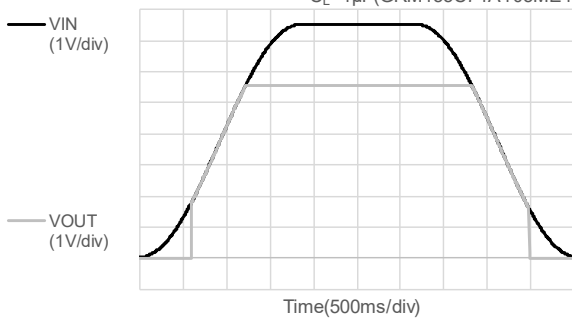
#### (16-2) $V_{OUT(T)}=3.3V$

$V_{IN}=0 \rightarrow 5.3V$  ( $t_r=t_f=1500ms$ ),  $V_{CE}=V_{IN}$   
 $I_{OUT}=10mA$ ,  $T_a=25^\circ C$   
 $C_{IN}=1\mu F$  (GRM219R7YA105MA12)  
 $C_L=1\mu F$  (GRM155C71A105ME11)



#### (16-3) $V_{OUT(T)}=5.5V$

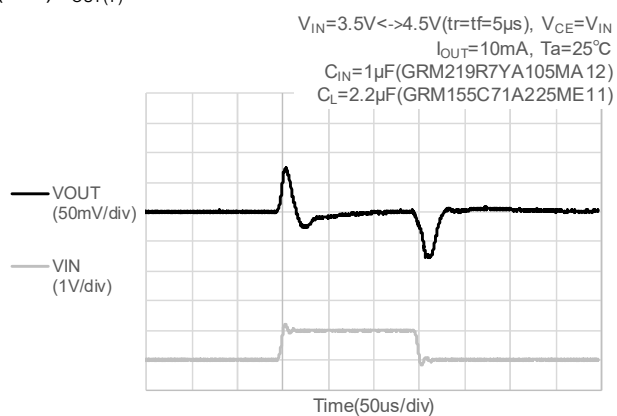
$V_{IN}=0 \rightarrow 7.5V$  ( $t_r=t_f=1500ms$ ),  $V_{CE}=V_{IN}$   
 $I_{OUT}=10mA$ ,  $T_a=25^\circ C$   
 $C_{IN}=1\mu F$  (GRM219R7YA105MA12)  
 $C_L=1\mu F$  (GRM155C71A105ME11)



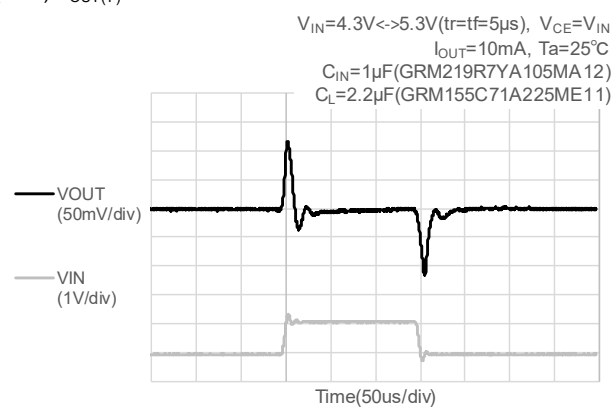
## ■ 特性例

### (17) Input Voltage Transient Response

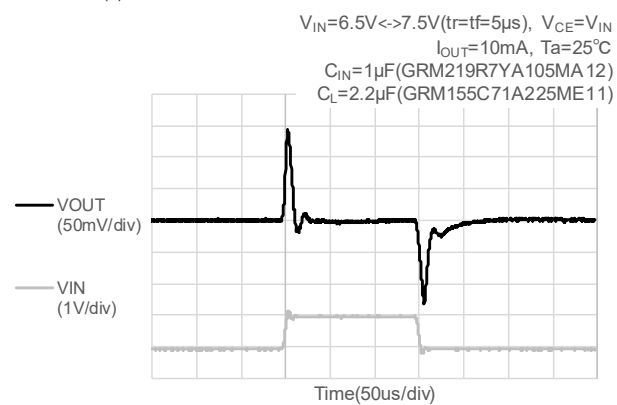
(17-1)  $V_{OUT(T)}=2.5V$



(17-2)  $V_{OUT(T)}=3.3V$



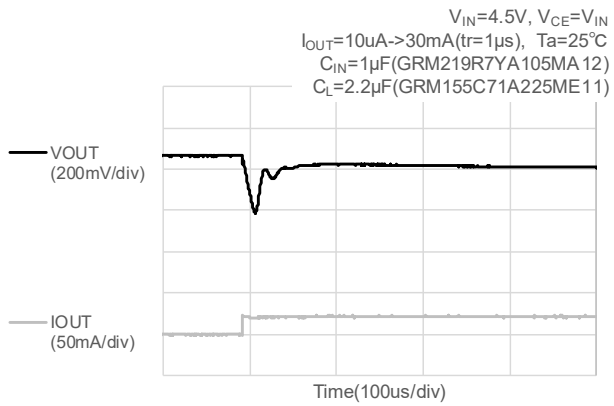
(17-3)  $V_{OUT(T)}=5.5V$



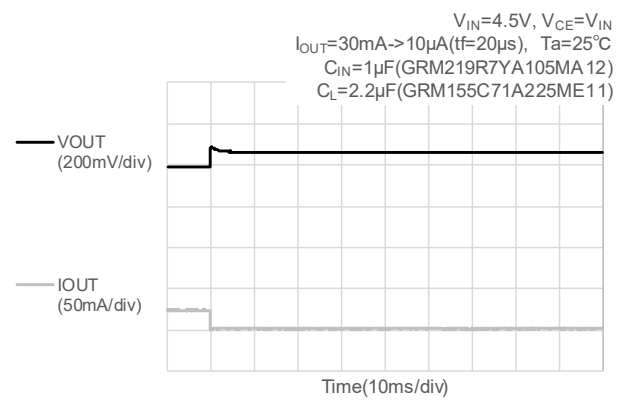
## ■ 特性例

### (18) Load Transient Response1

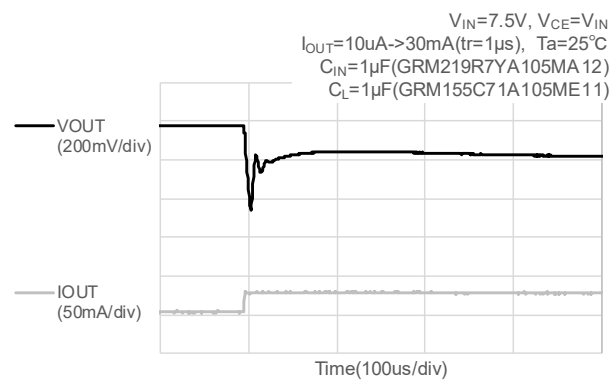
#### (18-1-1) $V_{OUT(T)}=2.5V$ (Rising Edge)



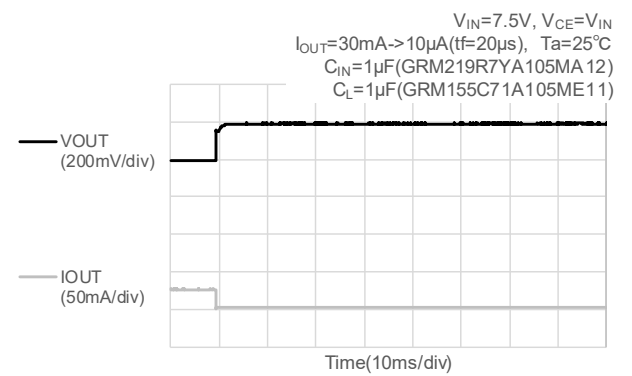
#### (18-1-2) $V_{OUT(T)}=2.5V$ (Falling Edge)



#### (18-2-1) $V_{OUT(T)}=5.5V$ (Rising Edge)



#### (18-2-2) $V_{OUT(T)}=5.5V$ (Falling Edge)

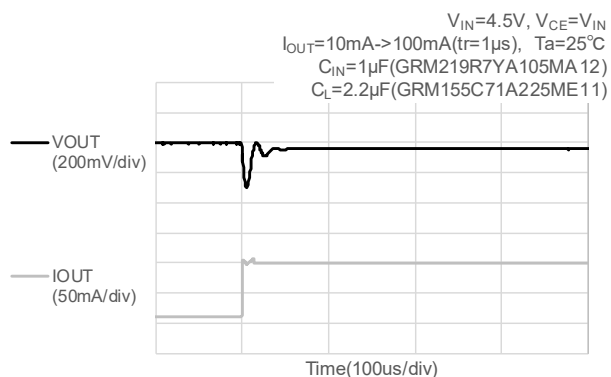




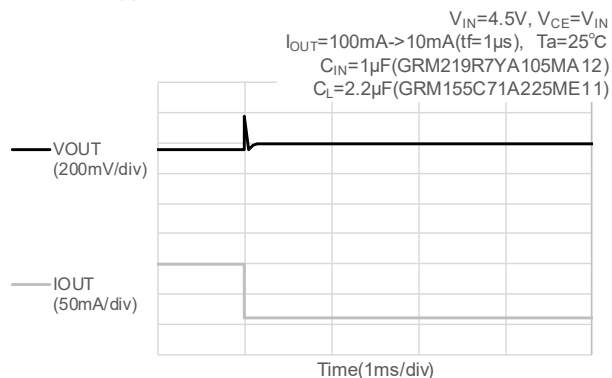
## ■ 特性例

### (19) Load Transient Response2

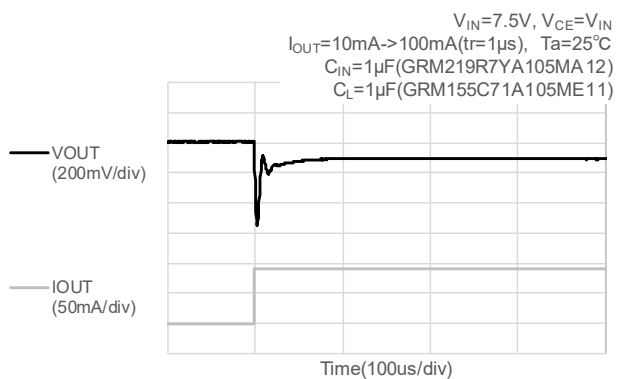
#### (19-1-1) $V_{OUT(T)}=2.5V$ (Rising Edge)



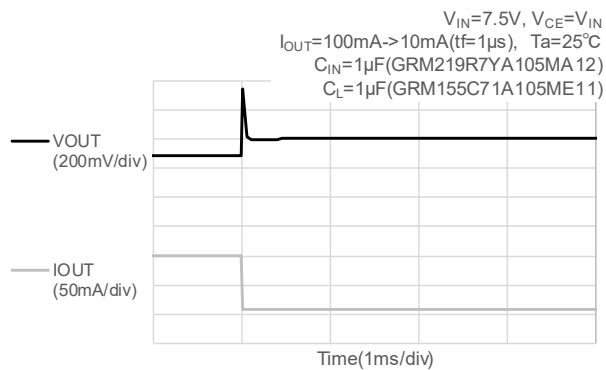
#### (19-1-2) $V_{OUT(T)}=2.5V$ (Falling Edge)



#### (19-2-1) $V_{OUT(T)}=5.5V$ (Rising Edge)



#### (19-2-2) $V_{OUT(T)}=5.5V$ (Falling Edge)

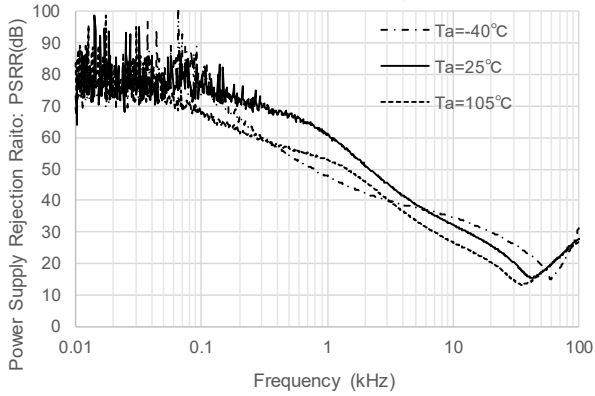


## ■ 特性例

### (20) Power Supply Rejection Ratio

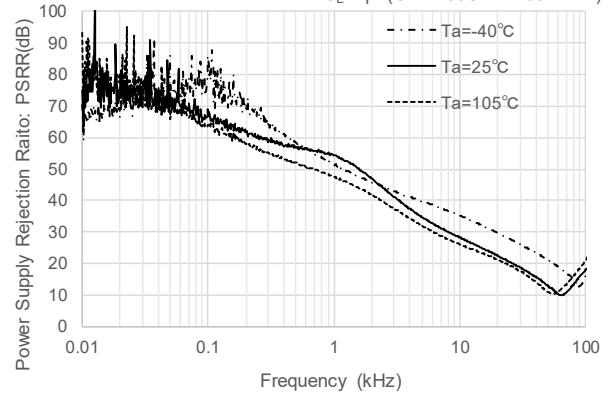
#### (20-1) $V_{OUT(T)}=2.5V$

$V_{IN}=4.5V+0.5Vp-pAC$ ,  $V_{CE}=V_{IN}$ ,  $I_{OUT}=30mA$   
 $C_{IN}=1\mu F$ (GRM219R7YA105MA12)  
 $C_L=2\mu F$ (GRM155C71A225ME11)



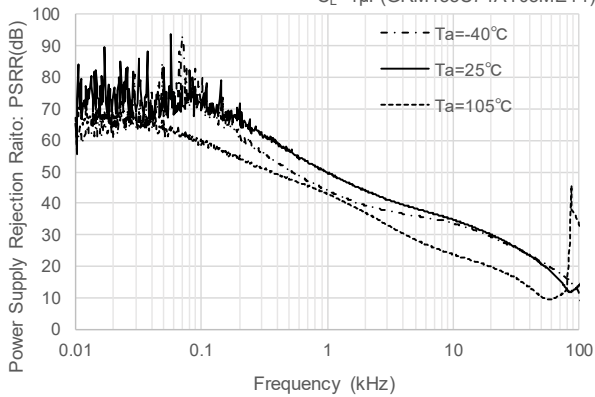
#### (20-2) $V_{OUT(T)}=3.3V$

$V_{IN}=5.3V+0.5Vp-pAC$ ,  $V_{CE}=V_{IN}$ ,  $I_{OUT}=30mA$   
 $C_{IN}=1\mu F$ (GRM219R7YA105MA12)  
 $C_L=1\mu F$ (GRM155C71A105ME11)



#### (20-3) $V_{OUT(T)}=5.5V$

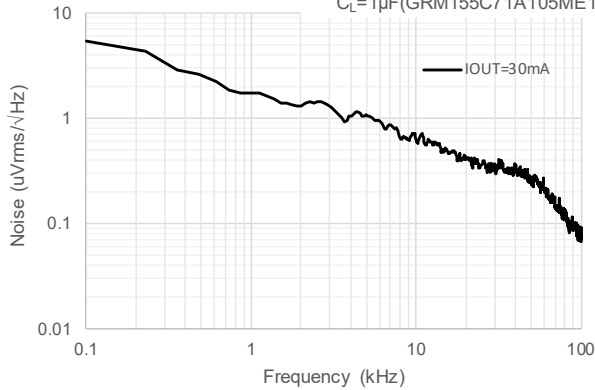
$V_{IN}=7.5V+0.5Vp-pAC$ ,  $V_{CE}=V_{IN}$ ,  $I_{OUT}=30mA$   
 $C_{IN}=1\mu F$ (GRM219R7YA105MA12)  
 $C_L=1\mu F$ (GRM155C71A105ME11)



### (21) Output Noise Density

#### (21-1) XC6705A331M ( $V_{OUT(T)}=3.3V$ )

$V_{IN}=V_{OUT(T)}+2.0V$ ,  $V_{CE}=V_{IN}$ ,  $T_a=25^\circ C$   
 $C_{IN}=1\mu F$ (GRM219R7YA105MA12)  
 $C_L=1\mu F$ (GRM155C71A105ME11)



## ■ パッケージインフォメーション

最新のパッケージ情報については [www.torex.co.jp/technical-support/packages/](http://www.torex.co.jp/technical-support/packages/) をご覧ください。

PACKAGE	OUTLINE / LAND PATTERN	THERMAL CHARACTERISTICS
SOT-25	<a href="#">SOT-25 PKG</a>	<a href="#">SOT-25 Power Dissipation</a>
USP-4	<a href="#">USP-4 PKG</a>	<a href="#">USP-4 Power Dissipation</a>

# XC6705 シリーズ

## ■マーキング

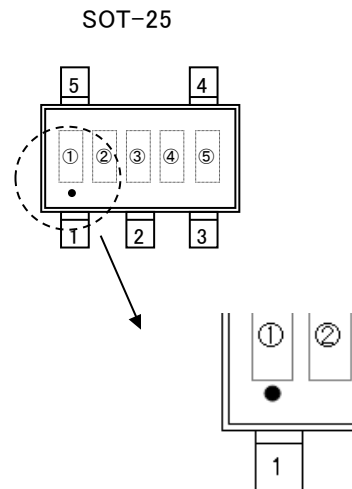
### ■SOT-25

マーク① 製品シリーズ、製品タイプを表す。

シンボル	品名表記例
M	XC6705A/B***M*-G

マーク② レギュレータのタイプ、出力電圧範囲の組合せを表す。

シンボル	タイプ	出力電圧範囲	品名表記例
A	A	2.5~3.6	XC6705A***M*-G
B		3.7~4.8	
C		4.9~5.5	
D	B	2.5~3.6	XC6705B***M*-G
E		3.7~4.8	
F		4.9~5.5	



マーク③ 出力電圧を表す。

シンボル	出力電圧(V)			シンボル	出力電圧(V)		
	2.5	3.7	4.9		6	3.1	4.3
0	2.5	3.7	4.9	6	3.1	4.3	5.5
1	2.6	3.8	5.0	7	3.2	4.4	/
2	2.7	3.9	5.1	8	3.3	4.5	/
3	2.8	4.0	5.2	9	3.4	4.6	/
4	2.9	4.1	5.3	A	3.5	4.7	/
5	3.0	4.2	5.4	B	3.6	4.8	/

マーク④,⑤ 製造ロットを表す。01~09、0A~0Z、11...9Z、A1~A9、AA...Z9、ZA~ZZ を繰り返す。  
(但し、G、I、J、O、Q、Wは除く。反転文字は使用しない。)

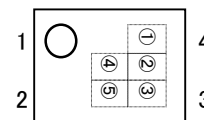
## ■マーキング

### ■USP-4

マーク① 製品シリーズを表す。

シンボル	品名表記例
4	XC6705****G*-G

USP-4



マーク② レギュレータのタイプ、出力電圧範囲の組合せを表す。

シンボル	タイプ	出力電圧範囲	品名表記例
A	A	2.5~3.6	XC6705A***G*-G
B		3.7~4.8	
C		4.9~5.5	
D	B	2.5~3.6	XC6705B***G*-G
E		3.7~4.8	
F		4.9~5.5	

マーク③ 出力電圧を表す。

シンボル	出力電圧(V)			シンボル	出力電圧(V)		
	2.5	3.7	4.9		6	3.1	4.3
0	2.5	3.7	4.9	6	3.1	4.3	5.5
1	2.6	3.8	5.0	7	3.2	4.4	
2	2.7	3.9	5.1	8	3.3	4.5	
3	2.8	4.0	5.2	9	3.4	4.6	
4	2.9	4.1	5.3	A	3.5	4.7	
5	3.0	4.2	5.4	B	3.6	4.8	

マーク④,⑤ 製造ロットを表す。01~09、0A~0Z、11...9Z、A1~A9、AA...Z9、ZA~ZZ を繰り返す。  
(但し、G、I、J、O、Q、Wは除く。反転文字は使用しない。)

1. 本データシートに記載された内容(製品仕様、特性、データ等)は、改善のために予告なしに変更することがあります。製品のご使用にあたっては、その最新情報を当社または当社代理店へお問い合わせ下さい。
2. 本データシートに記載された内容は、製品の代表的動作及び特性を説明するものでありそれらの使用に関連して発生した第三者の知的財産権の侵害などに関し当社は一切その責任を負いません。又その使用に際して当社及び第三者の知的財産権の実施許諾を行うものではありません。
3. 本データシートに記載された製品或いは内容の情報を海外へ持ち出される際には、「外国為替及び外国貿易法」その他適用がある輸出関連法令を遵守し、必要な手続きを行って下さい。
4. 本製品は、1)原子力制御機器、2)航空宇宙機器、3)医療機器、4)車両・その他輸送機器、5)各種安全装置及び燃焼制御装置等々のように、その機器が生命、身体、財産等へ重大な損害を及ぼす可能性があるような非常に高い信頼性を要求される用途に使用されることを意図しておりません。これらの用途への使用は当社の事前の書面による承諾なしに使用しないで下さい。
5. 当社は製品の品質及び信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生します。故障のために生じる人身事故、財産への損害を防ぐためにも設計上のフェールセーフ、冗長設計及び延焼対策にご留意をお願いします。
6. 本データシートに記載された製品には耐放射線設計はなされていません。
7. 保証値を超えた使用、誤った使用、不適切な使用等に起因する損害については、当社では責任を負いかねますので、ご了承下さい。
8. 本データシートに記載された内容を当社の事前の書面による承諾なしに転載、複製することは、固くお断りします。

トレックス・セミコンダクター株式会社