

突入電流防止機能付き 300mA 高速 LDO レギュレータ

■ 概要

XA6223シリーズは、高精度、低ノイズ、高リップル除去、低ドロップアウト、低消費電流を実現した高速LDOレギュレータです。本ICは基準電圧源、誤差増幅器、ドライバトランジスタ、電流制限回路、位相補償回路、過熱保護回路、突入電流防止回路 等から構成されています。

CE端子にLレベルを入力することでICはスタンバイ状態になります。またスタンバイ状態のとき、出力安定化コンデンサ(C_L)にチャージされた電荷を、 V_{OUT} 端子- V_{SS} 端子間の内部スイッチによりディスチャージすることが可能です。この機能により V_{OUT} 端子を高速に V_{SS} レベルに戻すことが出来ます。

出力安定化コンデンサ(C_L)はセラミックコンデンサ等の低ESRのコンデンサにも対応しています。

出力電圧は、レーザートリミングにより内部にて1.2V~4.0Vまで0.05Vステップで設定可能です。

過電流保護回路と過熱保護回路を内蔵しており、出力電流が制限電流に達するか、ジャンクション温度が制限温度に達した場合に保護回路が動作します。

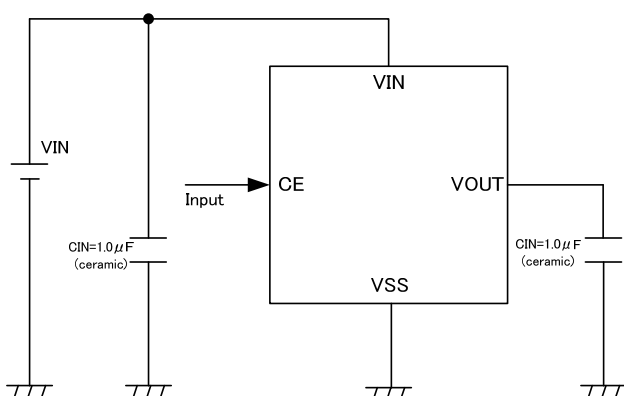
■ 用途

- アミューズメント

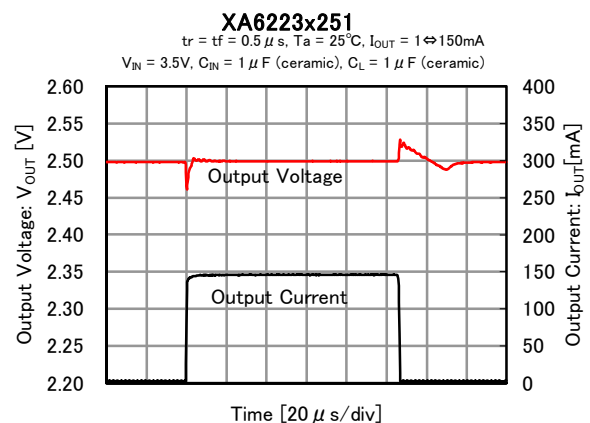
■ 特長

最大出力電流	: 300mA
入出力電位差	: 200mV@ $I_{OUT}=300mA$ ($V_{OUT}=3.0V$)
動作電圧範囲	: 1.6V~5.5V
出力電圧範囲	: 1.2V~4.0V
高精度	: $\pm 1\%$ ($V_{OUT} \geq 2.0V$) $\pm 0.02V$ ($V_{OUT} < 2.0V$)
低消費電流	: 100 μA
CE 端子付	: H アクティブ OFF 時 C_L 自動放電機能付 OFF 時スタンバイ電流 0.1 μA 以下
高リップル除去	: 80dB@ $f=1kHz$
保護回路	: 電流制限 (400mA) 短絡保護 過熱保護 突入電流防止機能
低 ESR コンデンサ対応	: セラミックコンデンサ対応
動作周囲温度	: $-40^{\circ}C \sim +85^{\circ}C$
パッケージ	: SOT-25
環境への配慮	: EU RoHS指令対応、鉛フリー

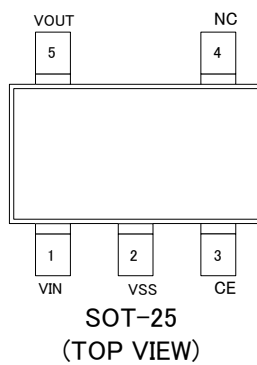
■ 代表標準回路



■ 代表特性例



■ 端子配列



■ 端子説明

端子番号	端子名	機能
SOT-25		
1	V_{IN}	電源入力端子
5	V_{OUT}	出力端子
2	V_{SS}	グランド端子
3	CE	ON/OFF 制御端子
4	NC	未接続端子

■ 端子の論理条件

端子名	論理	条件
CE	L	$0V \leq V_{CE} \leq 0.3V$
	H	$1.0V \leq V_{CE} \leq 5.5V$
	OPEN	CE=OPEN

■機能表

CE 論理条件	IC 動作状態
H	動作 ON
L	動作 OFF(スタンバイ)
OPEN	※

※ XA6223 A/B/E/F シリーズでは不定動作となります。

XA6223 C/D/G/H シリーズでは IC 内部のプルダウン抵抗により CE 端子電圧は L レベルに固定されます。

■製品分類

●品番ルール

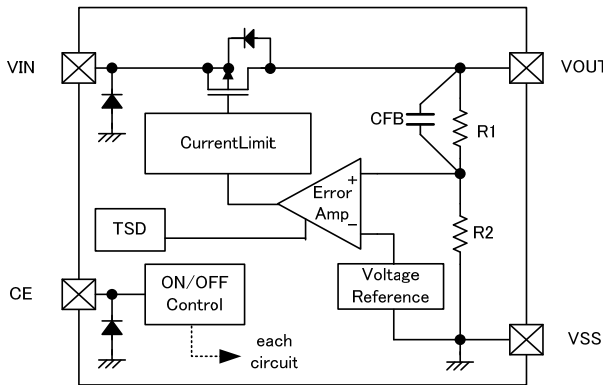
XA6223①②③④⑤⑥-⑦^(*)

記号	項目	シンボル	説明
①	レギュレータタイプ	A	突入防止なし、CE Pull-down なし、CL 放電機能なし (セミカスタム)
		B	突入防止なし、CE Pull-down なし、CL 放電機能有り (セミカスタム)
		C	突入防止なし、CE Pull-down 有り、CL 放電機能なし (セミカスタム)
		D	突入防止なし、CE Pull-down 有り、CL 放電機能有り
		E	突入防止有り、CE Pull-down なし、CL 放電機能なし (セミカスタム)
		F	突入防止有り、CE Pull-down なし、CL 放電機能有り (セミカスタム)
		G	突入防止有り、CE Pull-down 有り、CL 放電機能なし (セミカスタム)
		H	突入防止有り、CE Pull-down 有り、CL 放電機能有り
②③	出力電圧	12~40	例)2.80V → ②=2、③=8、④=下記参照
④	出力電圧精度	1	出力電圧{O.00V} (小数点 2 位が“0”) 精度±1% ($V_{OUT} \geq 2.0V$)、±0.02V ($V_{OUT} < 2.0V$)
		B	出力電圧{O.05V} (小数点 2 位が“5”) 精度±1% ($V_{OUT} \geq 2.0V$)、±0.02V ($V_{OUT} < 2.0V$)
⑤⑥-⑦ ^(*)	パッケージ (発注単位)	MR-G	SOT-25 (3,000/Reel)

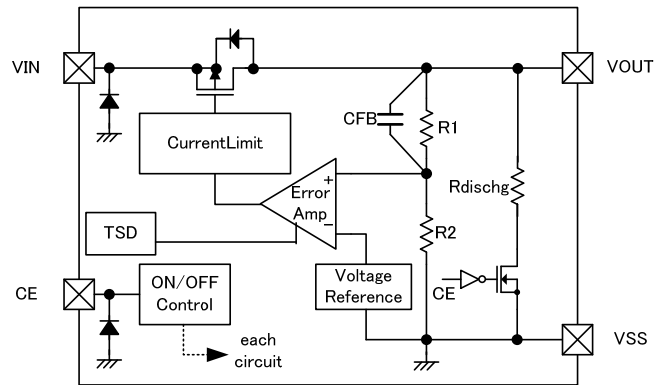
※CE 端子 Pull-down 抵抗付き

(*)1 末尾に“-G”が付く場合は、ハロゲン&アンチモンフリーかつ RoHS 対応製品になります。

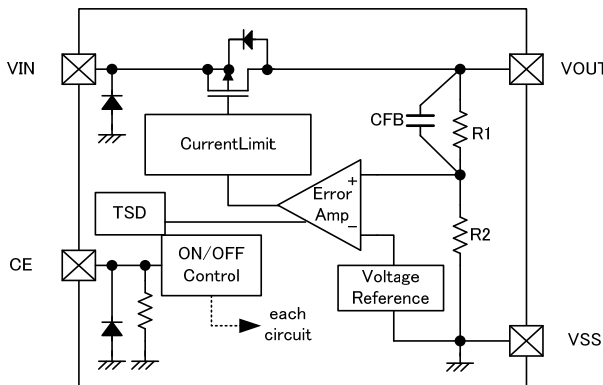
■ブロック図



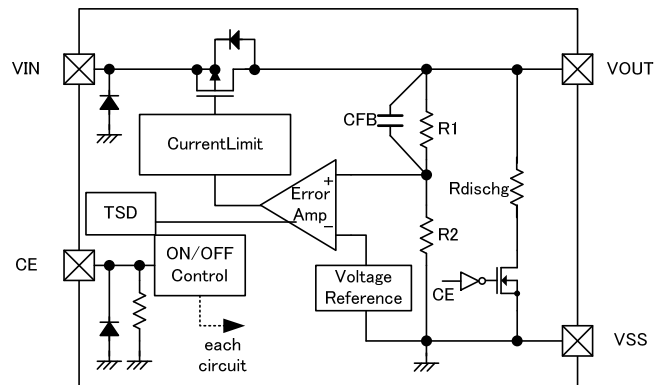
XA6223Aseries



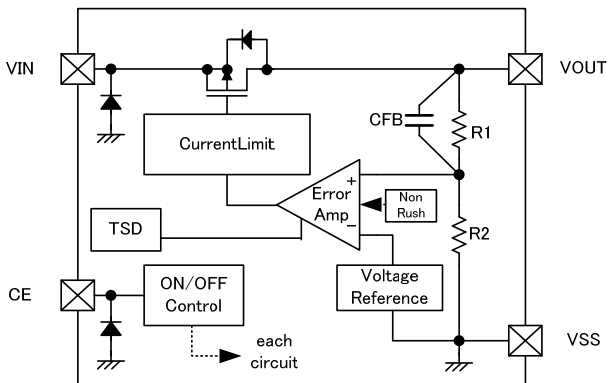
XA6223Bseries



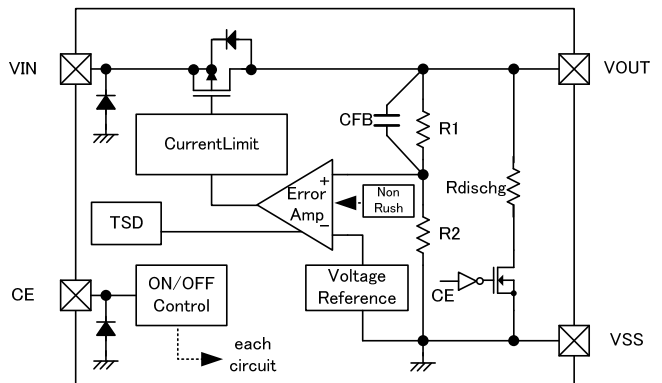
XA6223Cseries



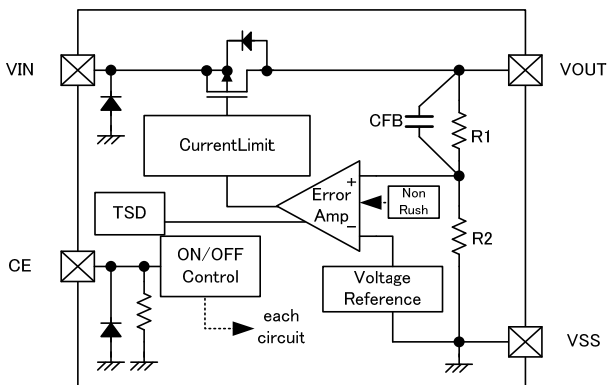
XA6223Dseries



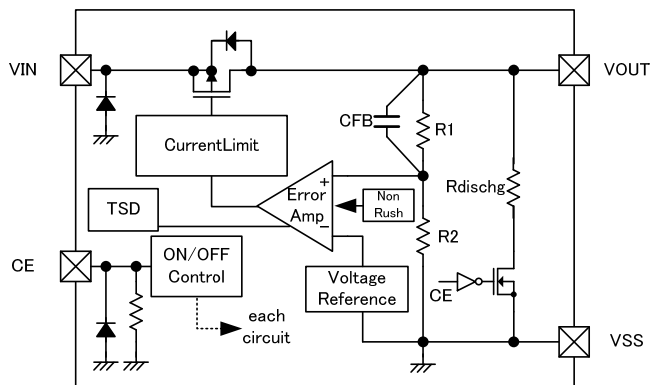
XA6223Eseries



XA6223Fseries



XA6223Gseries



XA6223Hseries

※上図のダイオードは、静電保護用のダイオードと寄生ダイオードです。

■絶対最大定格

Ta=25°C

項目	記号	定 格	単 位
入力電圧	V _{IN}	V _{SS} -0.3~+7.0	V
出力電流	I _{OUT}	500 ^(*1)	mA
出力電圧	V _{OUT}	V _{SS} -0.3~+V _{IN} +0.3	V
CE 入力電圧	V _{CE}	V _{SS} -0.3~+7.0	V
許容損失	SOT-25	Pd	mW
		600 (基板実装時) ^(*2)	
動作周囲温度	T _{opr}	-40~+85	°C
保存温度	T _{stg}	-55~+125	°C

(*1) I_{OUT} は Pd/(V_{IN}-V_{OUT}) 以下でご使用下さい。

(*2) 基板実装時の許容損失の参考データ。 実装条件については 26 頁を参照下さい。

■電気的特性

●XA6223A/B/C/D/E/F/G/H シリーズ

Ta=25°C

電気的特性	記号	測定条件	Ta=25°C			単位	測定回路
			MIN.	TYP.	MAX.		
出力電圧	V _{OUT(E)} (*1)	V _{OUT(T)} ≥ 2.0V, V _{CE} =V _{IN} , I _{OUT} =10mA	V _{OUT(T)} × 0.99 (*2)	V _{OUT(T)} (*2)	V _{OUT(T)} × 1.01 (*2)	V	①
		V _{OUT(T)} < 2.0V, V _{CE} =V _{IN} , I _{OUT} = 10mA (*3)	V _{OUT(T)} - 20mV (*2)	V _{OUT(T)} (*2)	V _{OUT(T)} + 20mV (*2)	V	
最大出力電流	I _{OUTMAX}	V _{CE} =V _{IN}	300	-	-	mA	①
負荷安定度	ΔV _{OUT}	V _{CE} =V _{IN} , 0.1mA ≤ I _{OUT} ≤ 300mA	-	25	45	mV	①
入出力電位差	V _{dif} (*4)	V _{CE} =V _{IN} , I _{OUT} =300mA	E-1			mV	①
消費電流	I _{SS}	V _{CE} =V _{IN}	-	100	220	μA	②
スタンバイ電流	I _{STB}	V _{CE} =V _{SS}	-	0.01	0.4	μA	②
入力安定度	ΔV _{OUT} / (ΔV _{IN} ・V _{OUT})	V _{OUT(T)} +0.5V ≤ V _{IN} ≤ 5.5V V _{CE} =V _{IN} , I _{OUT} =50mA	-	0.01	0.1	%/V	①
入力電圧	V _{IN}	-	1.6	-	5.5	V	①
出力電圧温度特性	ΔV _{OUT} / (ΔT _{opr} ・V _{OUT})	V _{CE} =V _{IN} , I _{OUT} =10mA -40°C ≤ T _{opr} ≤ 85°C	-	±100	-	ppm/°C	①
リップル除去率	PSRR	V _{OUT(T)} < 2.5V V _{IN} =3.0V _{DC} +0.5V _{p-pAC} V _{CE} =V _{OUT(T)} +1.0V I _{OUT} =30mA, f=1kHz	-	80	-	dB	③
		V _{OUT(T)} ≥ 2.5V V _{IN} ={V _{OUT(T)} +1.0}V _{DC} +0.5V _{p-pAC} V _{CE} =V _{OUT(T)} +1.0V I _{OUT} =30mA, f=1kHz					
制限電流	I _{LIM}	V _{CE} =V _{IN}	310	400	-	mA	①
短絡電流	I _{SHORT}	V _{CE} =V _{IN} V _{OUT} =V _{SS}	-	50	-	mA	①
CE" H"レベル電圧	V _{CEH}	-	1.0	-	5.5	V	④
CE" L"レベル電圧	V _{CEL}	-	-	-	0.3	V	④
CE" H"レベル電流 (A/B/E/Fタイプ)	I _{CEH}	V _{CE} =V _{IN} =5.5V	-0.1	-	0.1	μA	④
CE" H"レベル電流 (C/D/G/Hタイプ)	I _{CEH}	V _{CE} =V _{IN} =5.5V	3.0	5.5	9.0	μA	④
CE" L"レベル電流	I _{CEL}	V _{CE} =V _{SS}	-0.1	-	0.1	μA	④
CL 放電抵抗 (B/D/F/Hタイプのみ)	R _{DCHG}	V _{IN} =5.5V, V _{OUT} =2.0V, V _{CE} =V _{SS}	-	300	-	Ω	①
突入電流 (E/F/G/Hタイプのみ)	I _{rush}	V _{IN} =V _{CE} =5.5V	-	150	-	mA	⑤
サーマルシャットダウン 検出温度	T _{TSD}	ジャンクション温度	-	150	-	°C	①
サーマルシャットダウン 解除温度	T _{TSR}	ジャンクション温度	-	120	-	°C	
サーマルシャットダウン ヒステリシス幅	T _{TSD} - T _{TSR}	ジャンクション温度	-	30	-	°C	

特に指定がない場合、入力電圧条件は[V_{IN}=V_{OUT(T)}+1.0V]

(*1)V_{OUT(E)} : 実際の出力電圧値。I_{OUT}を固定し、十分安定した(V_{OUT(T)}+1.0V)を入力したときの出力電圧を示す。

(*2)V_{OUT(T)} : 設定電圧値。

(*3)V_{OUT(T)} < 2.0V の出力電圧の規定値は、V_{OUT(T)} ± 20mV。

(*4)V_{dif}={V_{IN}-V_{OUT1}}と定義する。(ただし、V_{IN1} ≥ 1.6V とする。)

V_{IN1}: 入力電圧を徐々に下げて V_{OUT1} が出力されたときの入力電圧。

V_{OUT1}: I_{OUT} 毎に十分安定した(V_{OUT(T)}+1.0V)を入力したときの出力電圧に対して 98%の電圧。

■ 設定電圧別規格表

電圧別一覧表 1

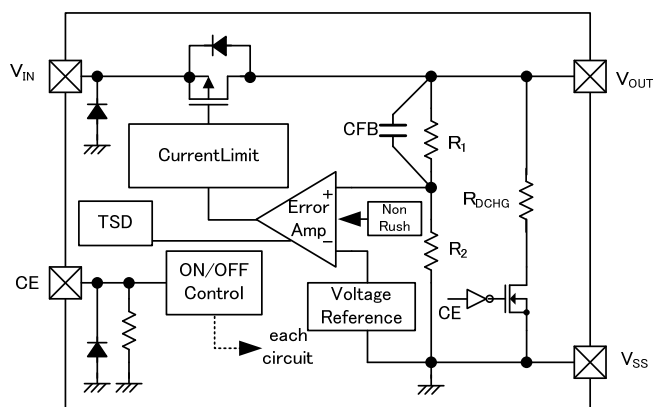
項目 設定電圧 (V)	出力電圧値 (V)		入出力電位差 (mV) E-1	
	V _{OUT(E)}		V _{dif}	
	MIN.	MAX.	TYP.	MAX.
1.20	1.1800	1.2200	480	630
1.25	1.2300	1.2700		
1.30	1.2800	1.3200	440	580
1.35	1.3300	1.3700		
1.40	1.3800	1.4200	420	520
1.45	1.4300	1.4700		
1.50	1.4800	1.5200	420	460
1.55	1.5300	1.5700		
1.60	1.5800	1.6200	400	440
1.65	1.6300	1.6700		
1.70	1.6800	1.7200		
1.75	1.7300	1.7700		
1.80	1.7800	1.8200	300	410
1.85	1.8300	1.8700		
1.90	1.8800	1.9200		
1.95	1.9300	1.9700		
2.00	1.9800	2.0200	270	380
2.05	2.0295	2.0705		
2.10	2.0790	2.1210		
2.15	2.1285	2.1715		
2.20	2.1780	2.2220		
2.25	2.2275	2.2725		
2.30	2.2770	2.3230		
2.35	2.3265	2.3735		
2.40	2.3760	2.4240		
2.45	2.4255	2.4745		
2.50	2.4750	2.5250	240	350
2.55	2.5245	2.5755		
2.60	2.5740	2.6260		
2.65	2.6235	2.6765		
2.70	2.6730	2.7270		
2.75	2.7225	2.7775		

■ 設定電圧別規格表

電圧別一覧表 2

項目 設定電圧 (V)	出力電圧値 (V)		入出力電位差 (mV) E-1	
	$V_{OUT(E)}$		Vdif	
$V_{OUT(T)}$	MIN.	MAX.	TYP.	MAX.
2.80	2.7720	2.8280	240	350
2.85	2.8215	2.8785		
2.90	2.8710	2.9290		
2.95	2.9205	2.9795		
3.00	2.9700	3.0300		
3.05	3.0195	3.0805	200	305
3.10	3.0690	3.1310		
3.15	3.1185	3.1815		
3.20	3.1680	3.2320		
3.25	3.2175	3.2825		
3.30	3.2670	3.3330		
3.35	3.3165	3.3835		
3.40	3.3660	3.4340		
3.45	3.4155	3.4845		
3.50	3.4650	3.5350		
3.55	3.5145	3.5855		
3.60	3.5640	3.6360		
3.65	3.6135	3.6865		
3.70	3.6630	3.7370		
3.75	3.7125	3.7875		
3.80	3.7620	3.8380		
3.85	3.8115	3.8885		
3.90	3.8610	3.9390		
3.95	3.9105	3.9895		
4.00	3.9600	4.0400		

■動作説明



XA6223シリーズの出力電圧制御は、出力端子(V_{OUT})端子に接続された R_1 と R_2 によって分割された電圧と内部基準電源の電圧を誤差増幅器で比較し、その制御信号で出力端子(V_{OUT})に接続された Pch-MOS トランジスタを駆動する事で、出力端子(V_{OUT})の電圧が安定するように負帰還をかけてコントロールしています。出力電流により、電流制限回路と短絡保護回路が動作します。また CE 端子(CE)の信号により IC 内部の回路を停止できます。

<低 ESR コンデンサ対応>

XA6223 シリーズは、出力コンデンサ(C_L)を使用して位相補償を行います。必ず出力コンデンサ(C_L)を出力端子(V_{OUT})とグランド端子(V_{SS})の直近に付けてください。出力コンデンサ(C_L)の容量は $1.0\mu F$ 以上を付けて使用してください。

また、入力電源安定化のため入力端子(V_{IN})とグランド端子(V_{SS})の間に入力コンデンサ(C_{IN}) $1.0\mu F$ を付けてください。

<電流制限、短絡保護>

XA6223 シリーズは、電流制限と短絡保護に電流制限回路とフォールドバック(フの字)回路を組み合わせで動作するようになっています。制限電流に負荷電流が達すると電流制限回路が動作し出力電圧が低下します。出力電圧が低下することによりフォールドバック回路が動作し、出力電圧が更に下がると出力電流が絞られる動作をします。出力端子が短絡時には $50mA$ 程度の電流になります。

<CE 端子>

XA6223 シリーズは、CE 端子(CE)の信号により IC 内部の回路を停止することができます。XA6223B/D/F/H シリーズは、停止状態で、出力安定化コンデンサ(C_L)にチャージされた電荷を出力端子(V_{OUT})-グランド端子(V_{SS})間の内部スイッチにより、高速ディスチャージすることが可能です。XA6223A/B/E/F シリーズは、H アクティブのプルダウン無しとなっていますので、CE 端子(CE)オープンでは不定動作となります。XA6223C/D/G/H シリーズでは CE 端子(CE)にプルダウン抵抗が接続されており、CE 端子(CE)に流入する入力電流が発生します。

<過熱保護(サーマルシャットダウン)>

XA6223 シリーズは、過熱保護としてサーマルシャットダウン (TSD) 回路を内蔵しています。ジャンクション温度が検出温度に達するとドライバトランジスタを強制的にオフさせます。ドライバトランジスタがオフ状態を継続したままジャンクション温度が解除温度まで下がるとドライバトランジスタがオン状態となり(自動復帰)、再度レギュレーション動作を開始します。

<突入電流防止>

XA6223 シリーズは、突入電流防止回路を内蔵しております。

IC 起動時、出力安定化コンデンサ(C_L)をチャージするために、入力端子(V_{IN})から出力端子(V_{OUT})へ急峻に流れ込む電流を制限します。

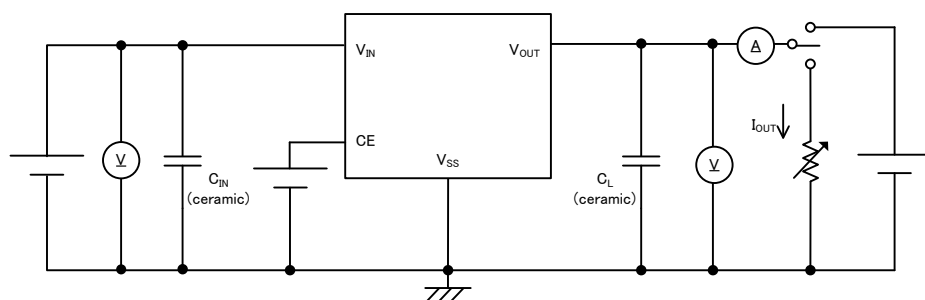
(XA6223E/F/G/H シリーズに内蔵。)

■使用上の注意

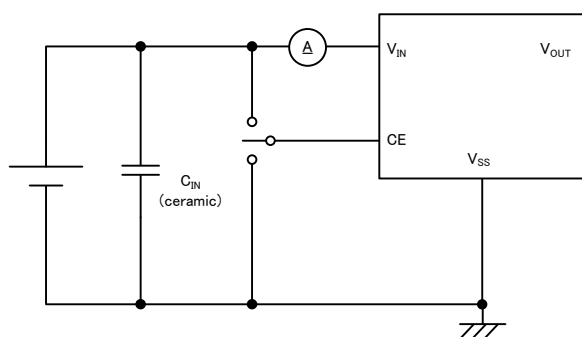
1. 配線のインピーダンスが高い場合、出力電流によるノイズの回り込みや位相ずれを起こしやすくなり動作が不安定になることがあります。
特に入力端子(V_{IN})および出力端子(V_{OUT})の配線は十分強化してください。
2. 入力コンデンサ(C_{IN})、出力コンデンサ(C_{OUT})はできるだけ配線を短くICの近くに配置してください。
3. 本ICは、定電流起動制御されています。
そのため、出力電圧が設定出力電圧付近まで立ち上がった後に、負荷電流を引くようにシーケンス制御してください。
4. 一時的、過渡的な電圧降下および電圧上昇等の現象について、絶対最大定格を超える場合には、劣化または破壊する可能性があります。
5. 当社では製品の改善、信頼性の向上に努めております。
しかしながら、万が一のためにフェールセーフとなる設計およびエージング処理など、装置やシステム上で十分な安全設計をお願いします。

■測定回路図

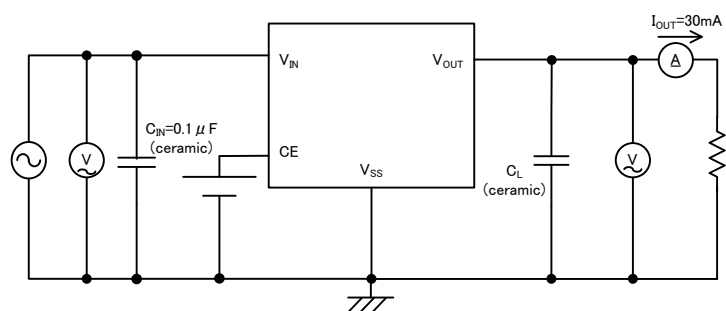
・測定回路1



・測定回路2

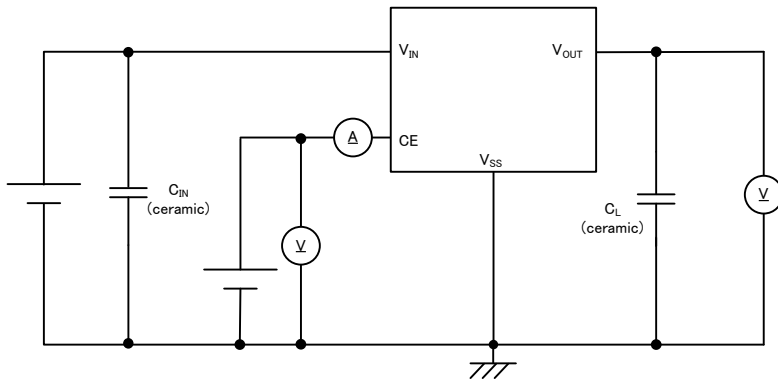


・測定回路3

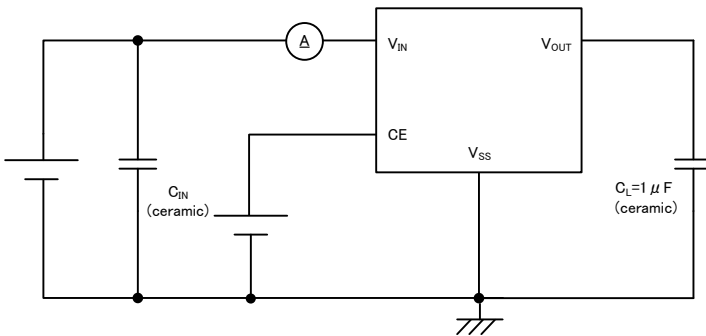


■ 測定回路図

・ 測定回路4

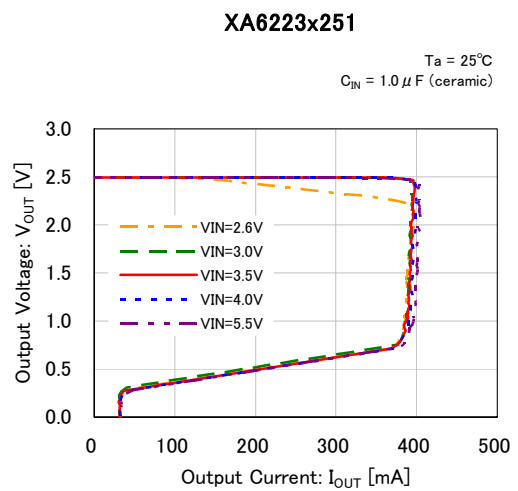
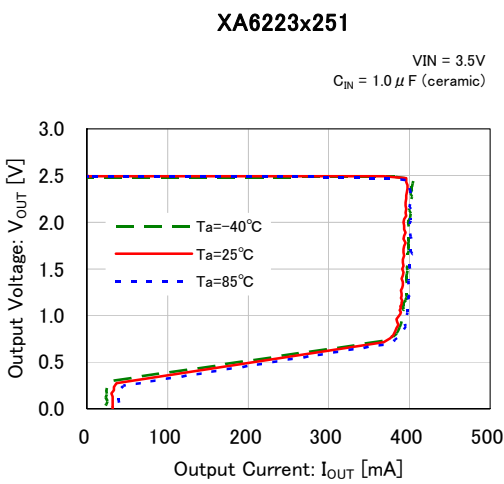
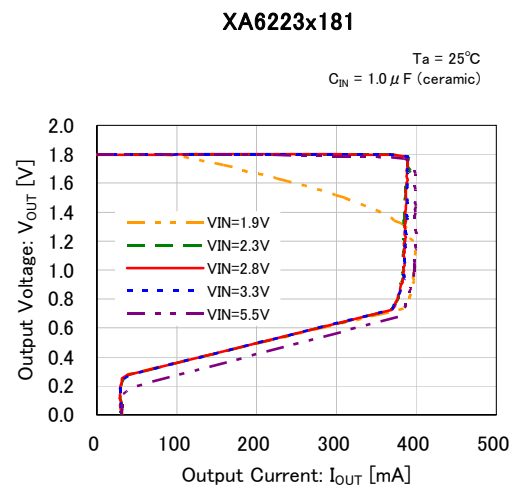
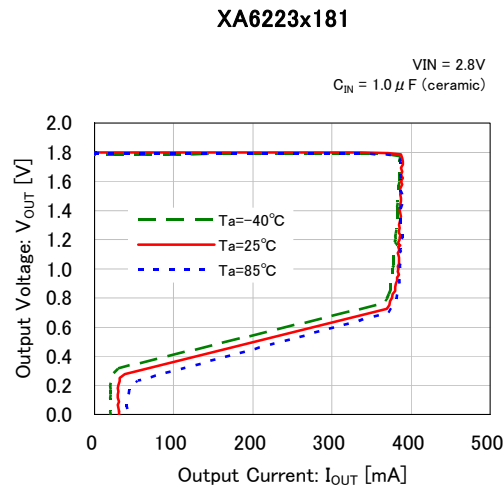
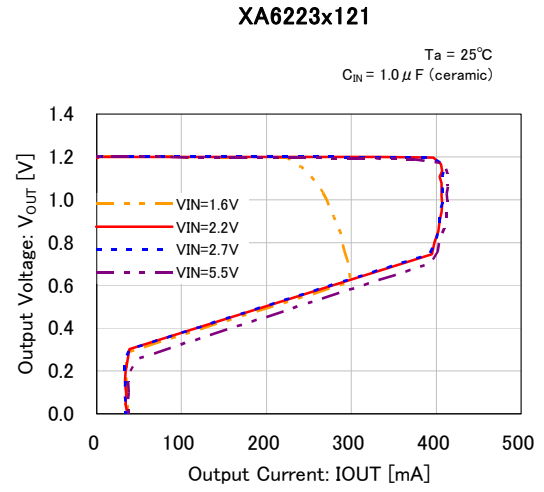
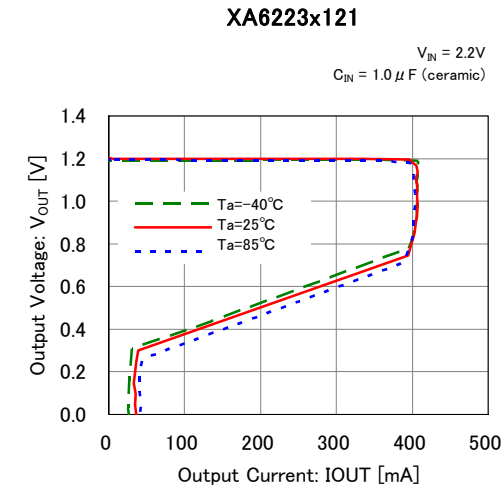


・ 測定回路5



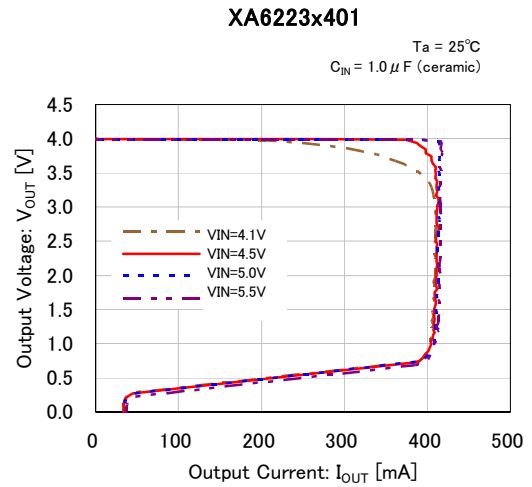
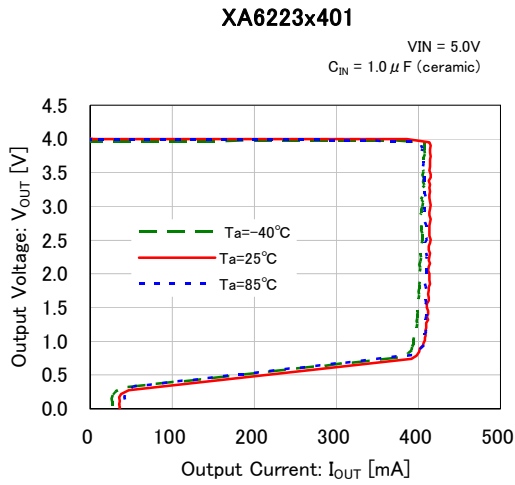
■ 特性例

(1) 出力電圧-出力電流特性例

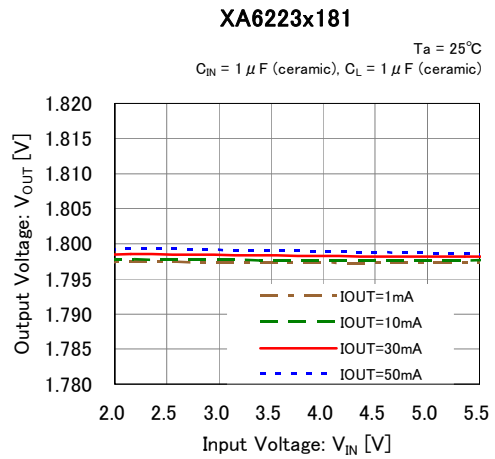
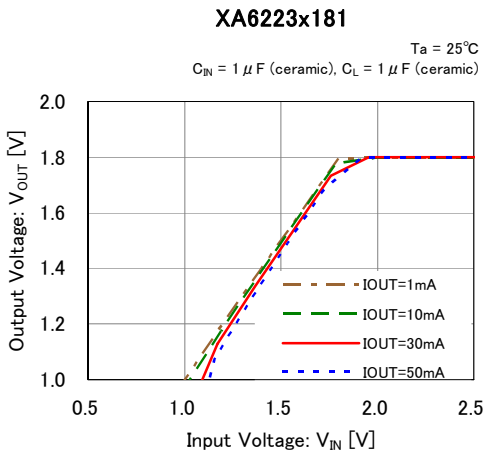
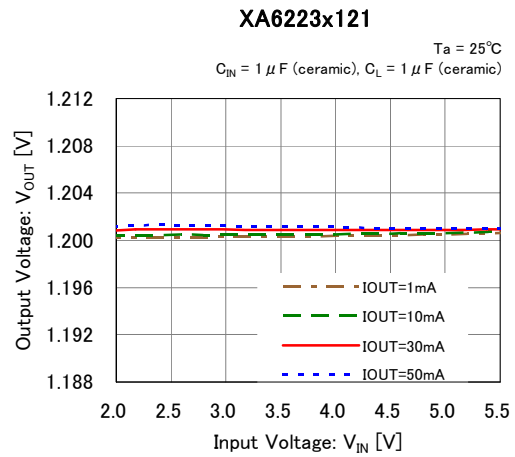
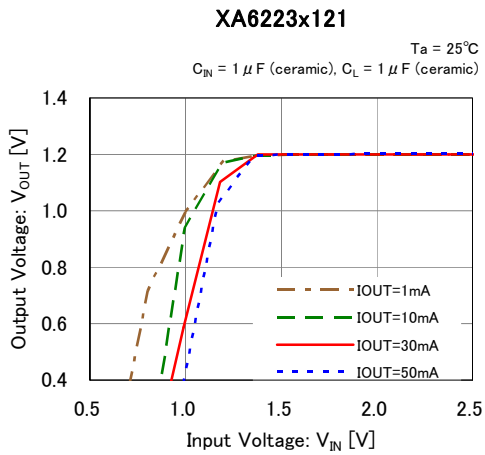


■ 特性例

(1) 出力電圧-出力電流特性例

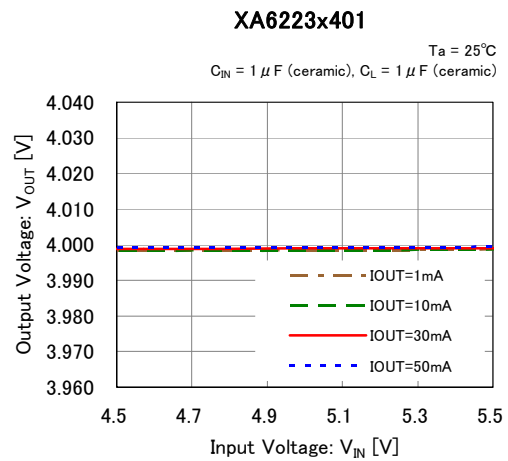
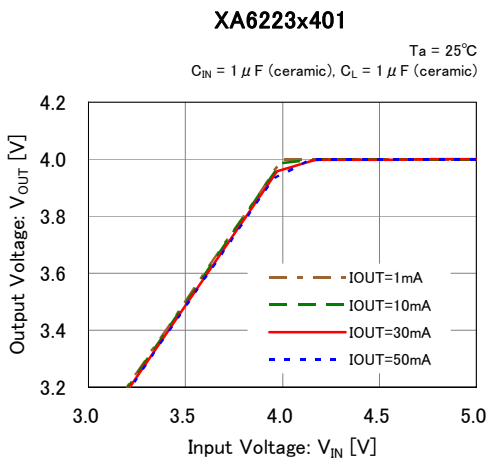
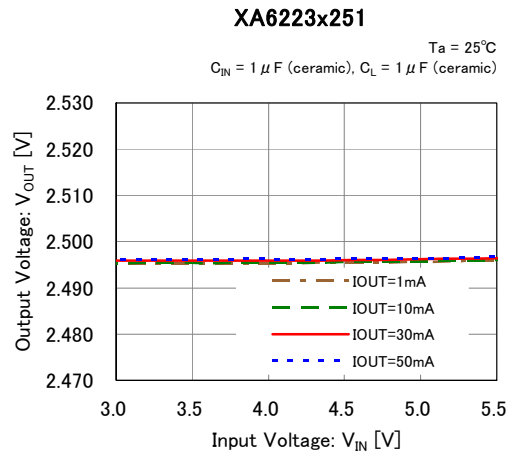
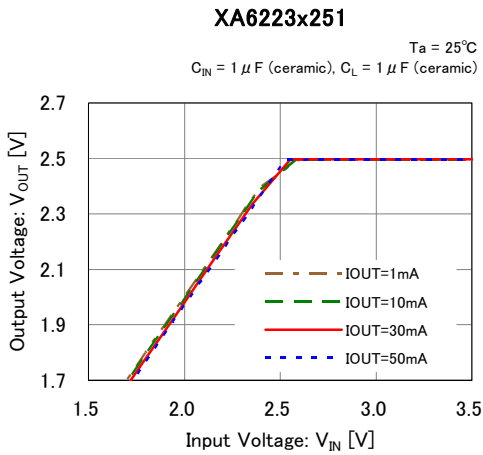


(2) 出力電圧-入力電圧特性例

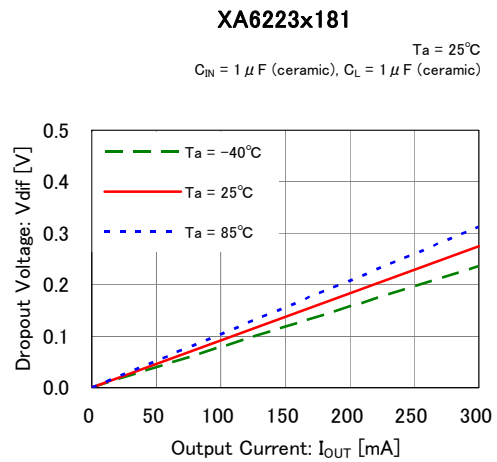
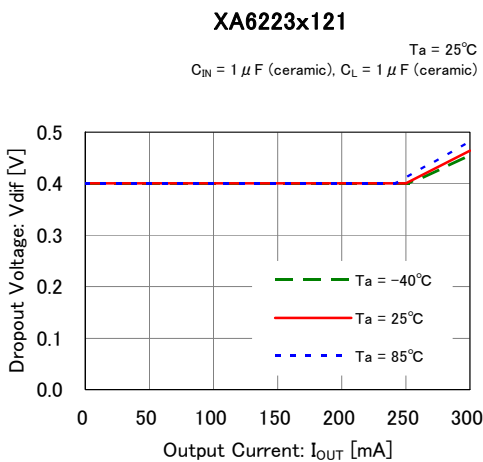


■ 特性例

(2) 出力電圧-入力電圧特性例



(3) 入出力電位差-出力電流特性例

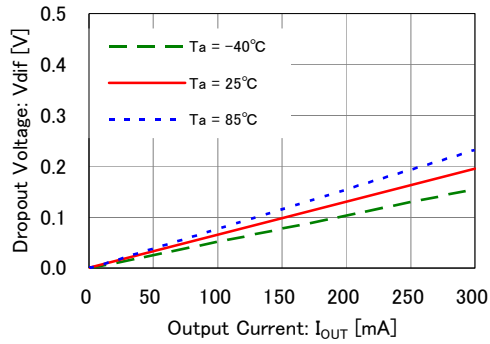


■ 特性例

(3) 入出力電位差-出力電流特性例

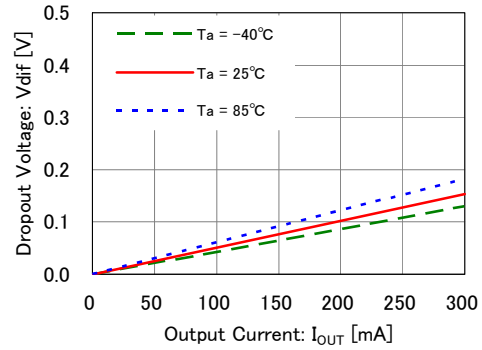
XA6223x251

$T_a = 25^\circ\text{C}$
 $C_{IN} = 1\ \mu\text{F}$ (ceramic), $C_L = 1\ \mu\text{F}$ (ceramic)



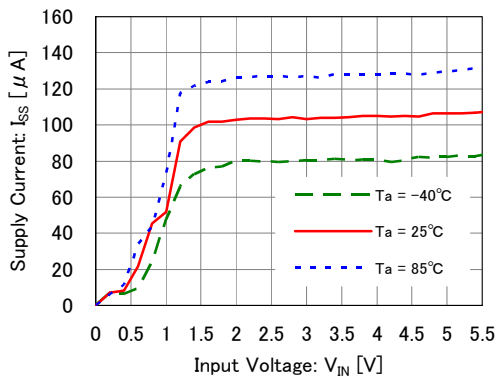
XA6223x401

$T_a = 25^\circ\text{C}$
 $C_{IN} = 1\ \mu\text{F}$ (ceramic), $C_L = 1\ \mu\text{F}$ (ceramic)

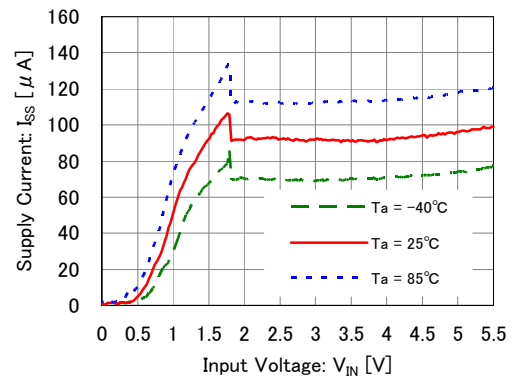


(4) 消費電流-入力電圧特性例

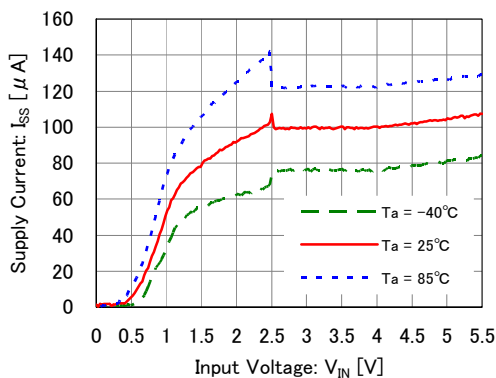
XA6223x121



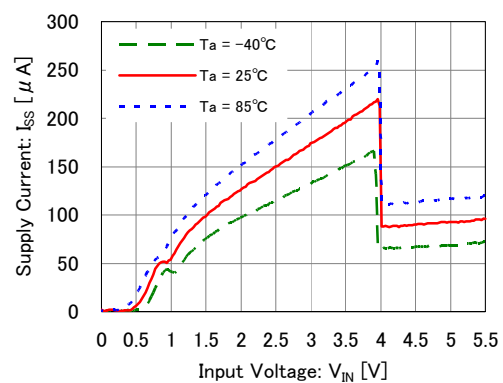
XA6223x181



XA6223x251

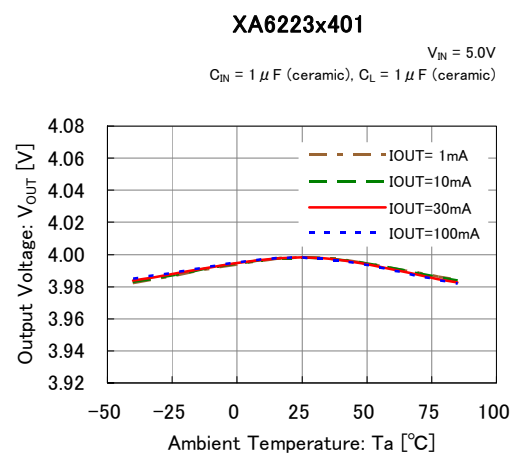
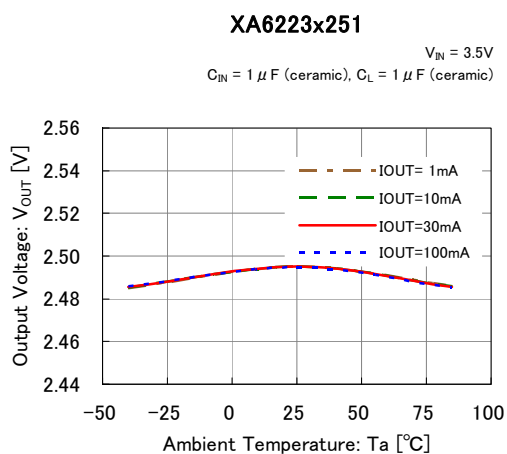
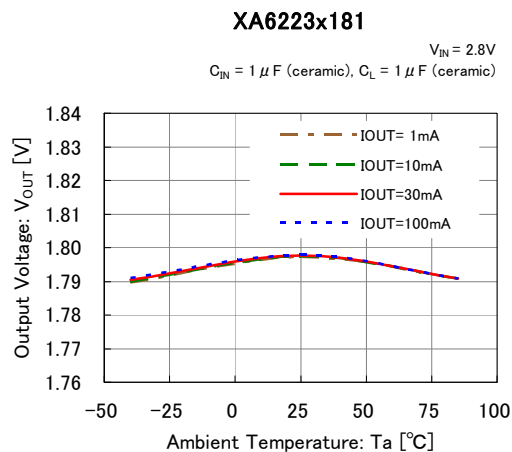
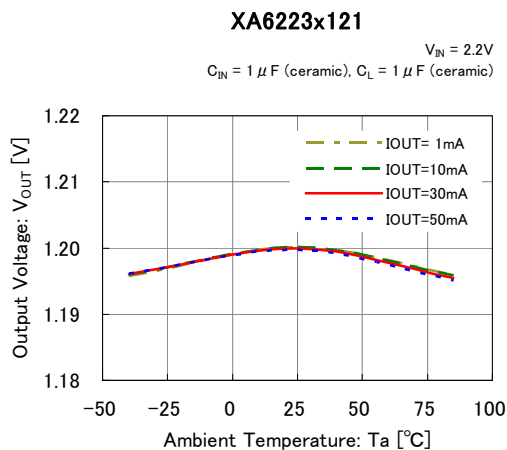


XA6223x401

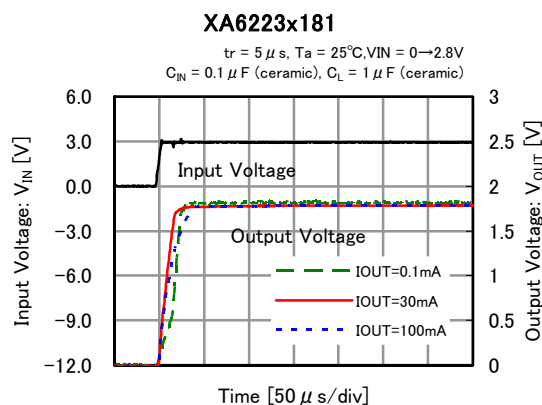
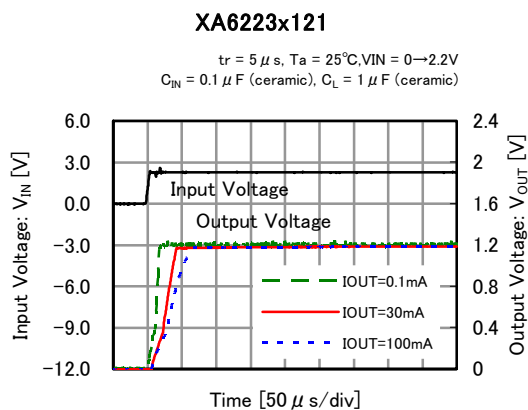


■ 特性例

(5) 出力電圧-周辺温度特性例



(6) 入力立上り特性例

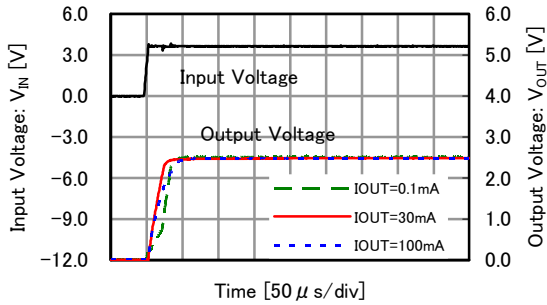


■ 特性例

(6) 入力立上り特性例

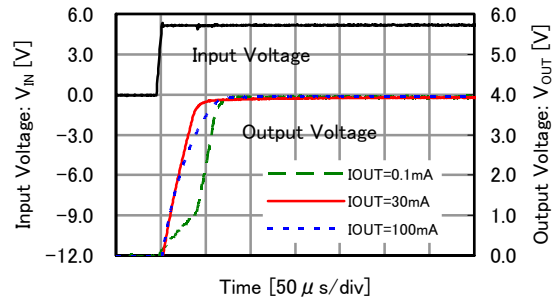
XA6223x251

$t_r = 5 \mu s$, $T_a = 25^\circ C$, $V_{IN} = 0 \rightarrow 3.5V$
 $C_{IN} = 0.1 \mu F$ (ceramic), $C_L = 1 \mu F$ (ceramic)



XA6223x401

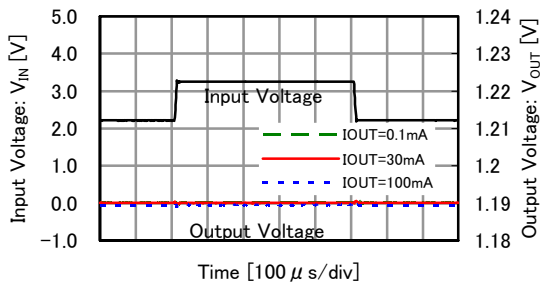
$t_r = 5 \mu s$, $T_a = 25^\circ C$, $V_{IN} = 0 \rightarrow 5.0V$
 $C_{IN} = 0.1 \mu F$ (ceramic), $C_L = 1 \mu F$ (ceramic)



(7) 入力過渡応答特性例

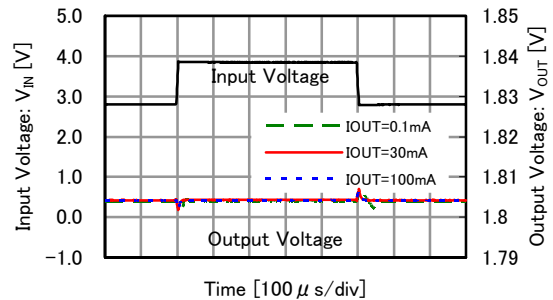
XA6223x121

$t_r = t_f = 5 \mu s$, $T_a = 25^\circ C$, $V_{IN} = 2.2V \leftrightarrow 3.2V$
 $C_{IN} = 0.1 \mu F$ (ceramic), $C_L = 1.0 \mu F$ (ceramic)



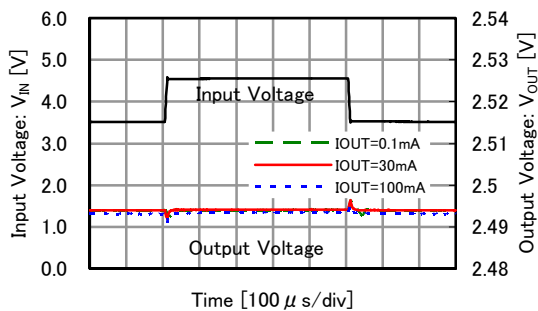
XA6223x181

$t_r = t_f = 5 \mu s$, $T_a = 25^\circ C$, $V_{IN} = 2.8V \leftrightarrow 3.8V$
 $C_{IN} = 0.1 \mu F$ (ceramic), $C_L = 1.0 \mu F$ (ceramic)



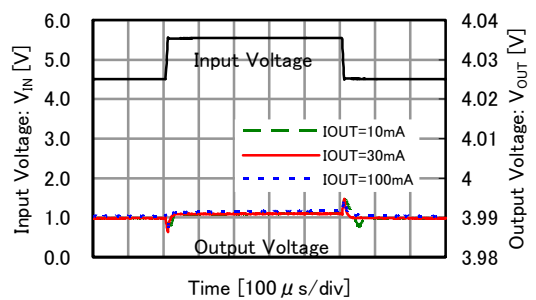
XA6223x251

$t_r = t_f = 5 \mu s$, $T_a = 25^\circ C$, $V_{IN} = 3.5V \leftrightarrow 4.5V$
 $C_{IN} = 0.1 \mu F$ (ceramic), $C_L = 1.0 \mu F$ (ceramic)



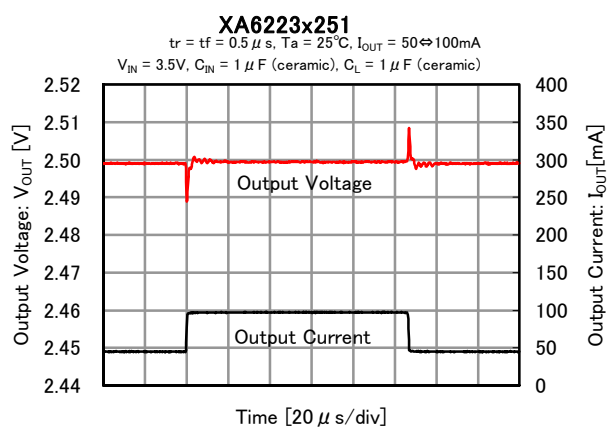
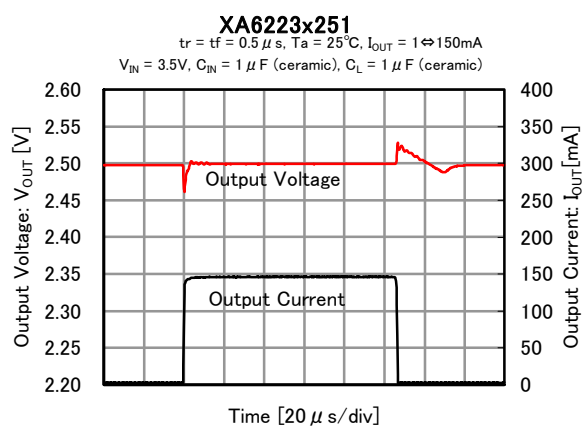
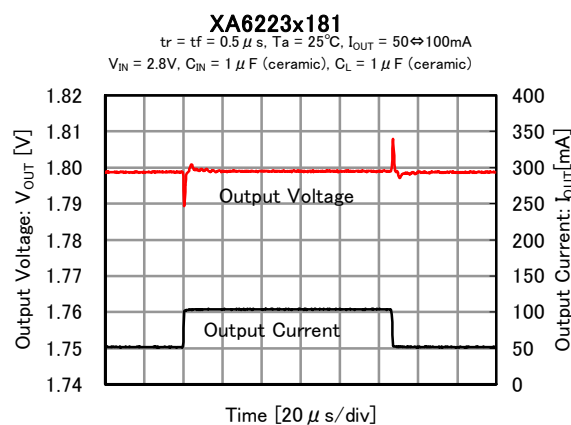
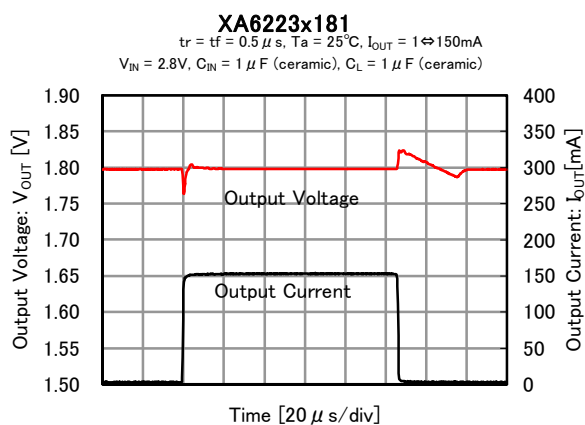
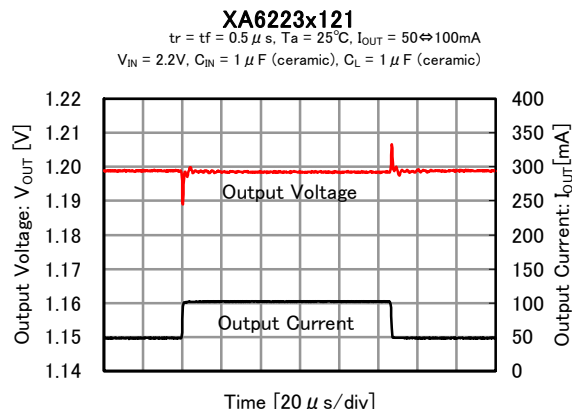
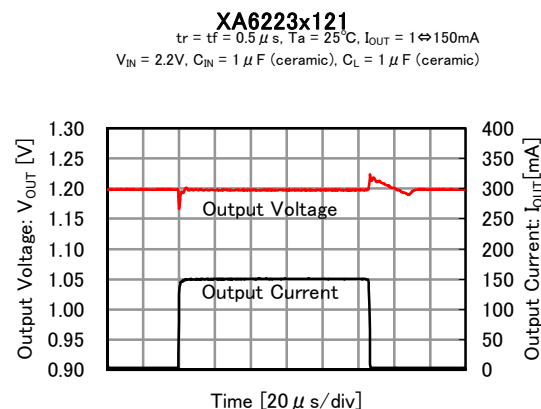
XA6223x401

$t_r = t_f = 5 \mu s$, $T_a = 25^\circ C$, $V_{IN} = 4.5V \leftrightarrow 5.5V$
 $C_{IN} = 0.1 \mu F$ (ceramic), $C_L = 1.0 \mu F$ (ceramic)



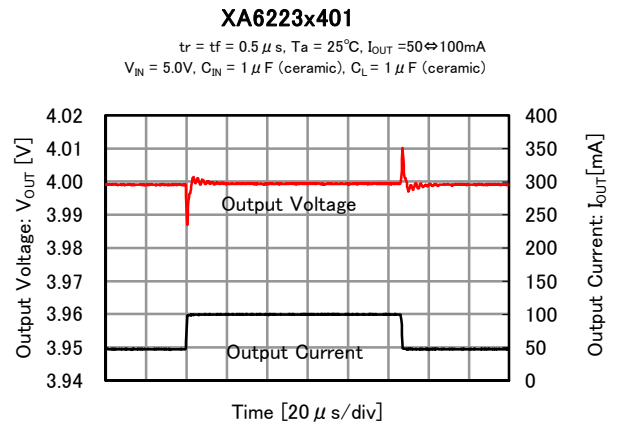
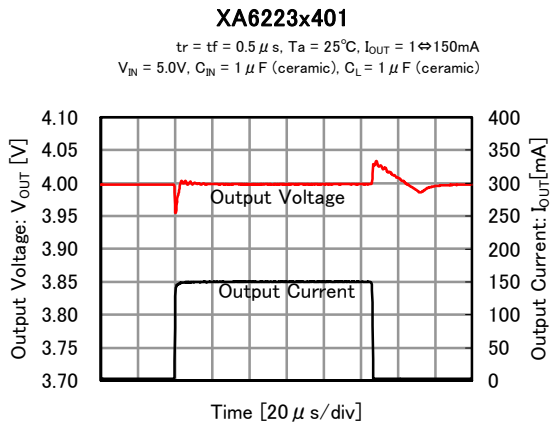
■ 特性例

(8) 負荷過渡応答特性例 ($t_r=t_f=0.5\ \mu\text{s}$)

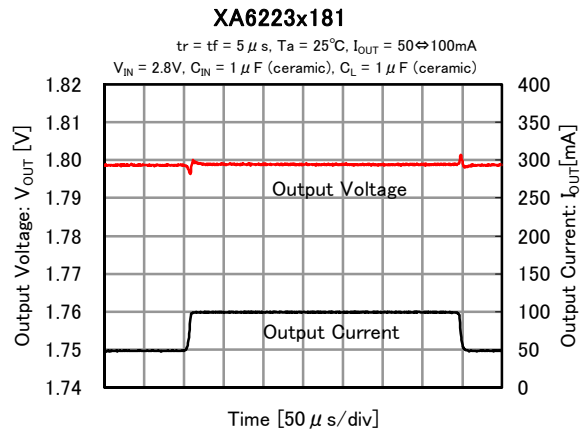
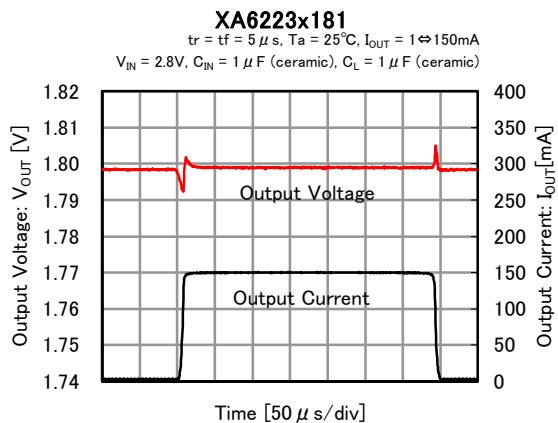
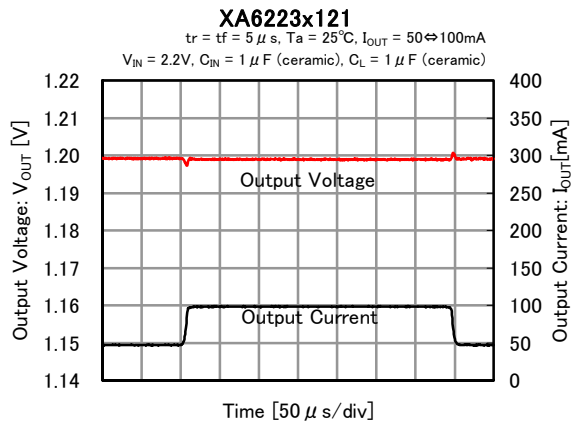
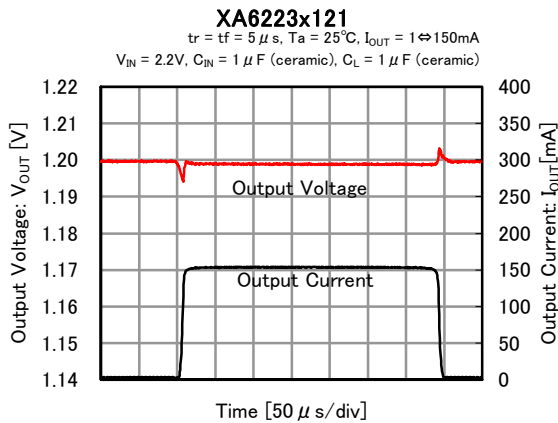


■ 特性例

(8) 負荷過渡応答特性例 ($t_r=t_f=0.5\ \mu\text{s}$)

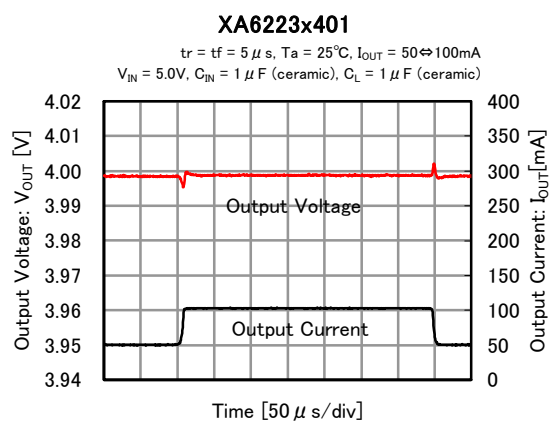
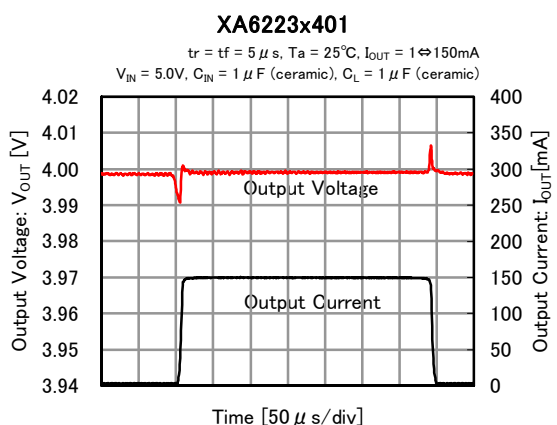
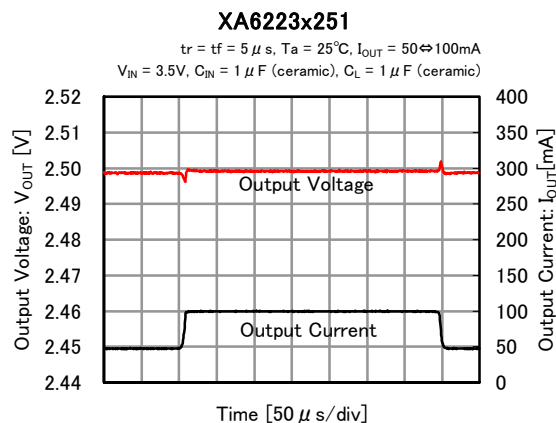
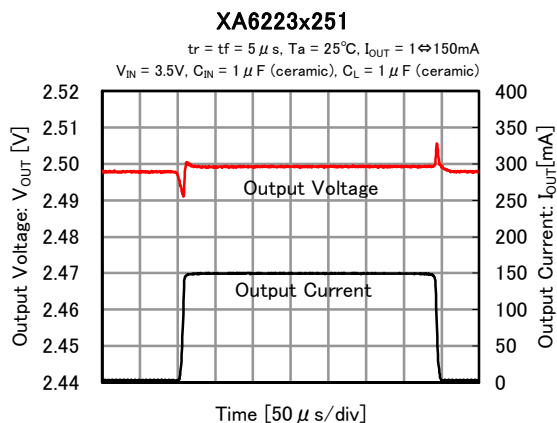


(8) 負荷過渡応答特性例 ($t_r=t_f=5\ \mu\text{s}$)

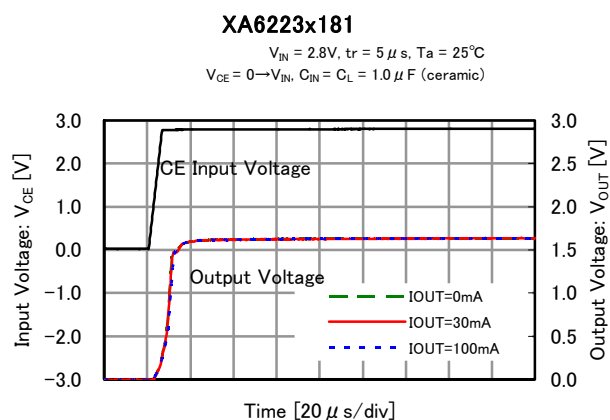
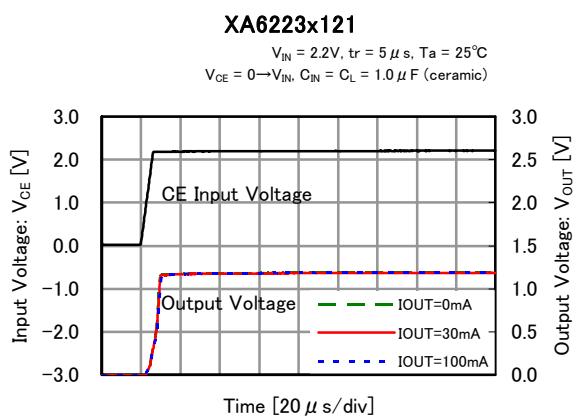


■ 特性例

(8) 負荷過渡応答特性例 ($t_r=t_f=5\mu\text{s}$)

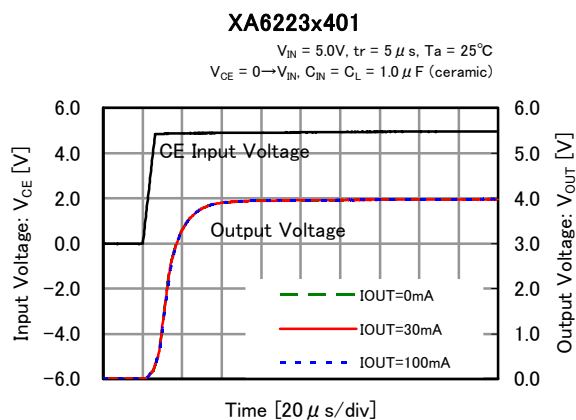
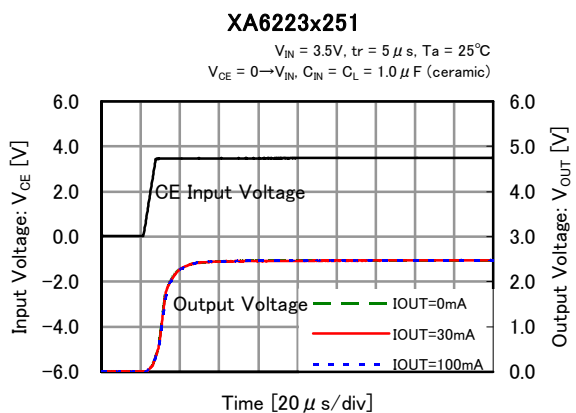


(9) CE 立上り特性例 (A,B,C,D タイプ)

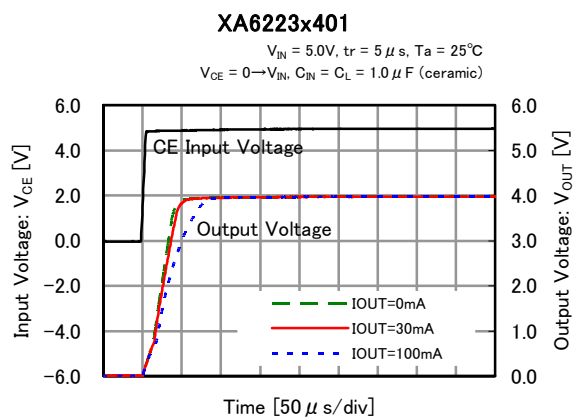
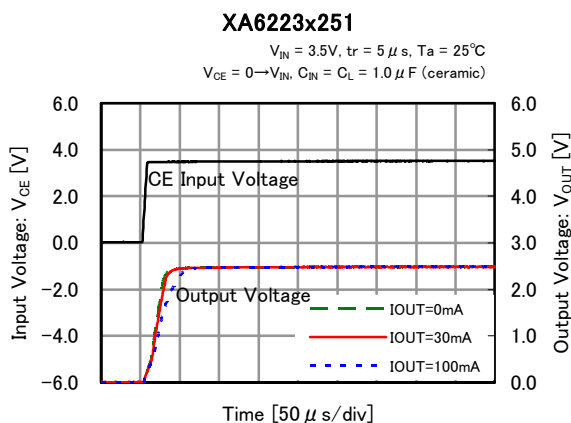
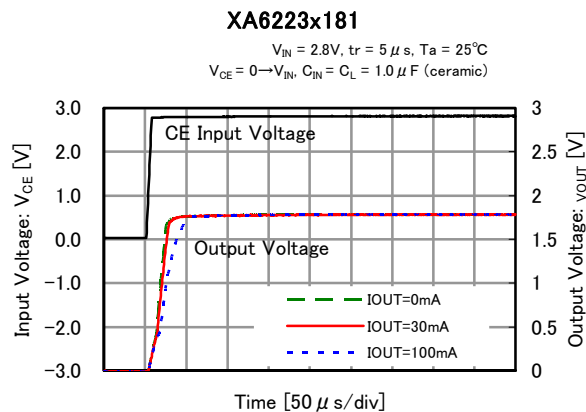
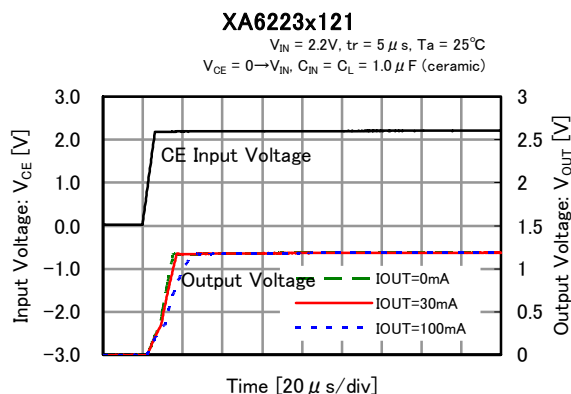


■ 特性例

(9) CE 立上り特性例 (A,B,C,D タイプ)



(9) CE 立上り特性例 (E,F,G,H タイプ)

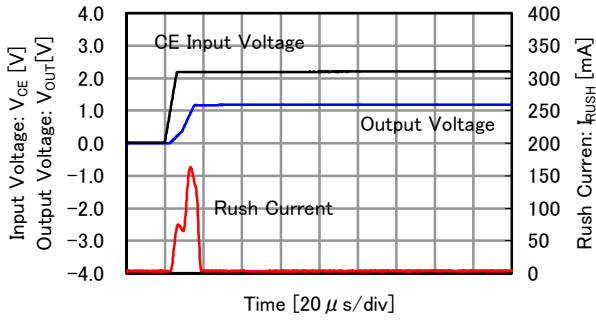


■ 特性例

(10) 突入電流特性例 (E,F,G,Hタイプ)

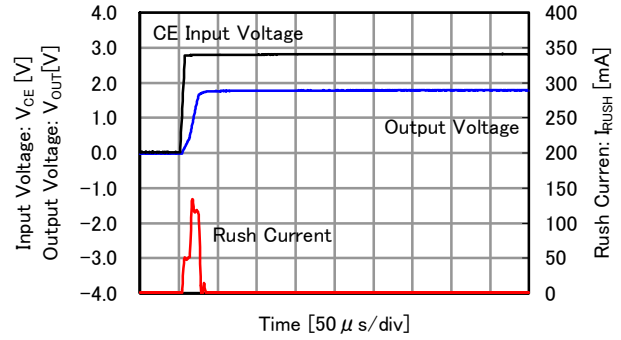
XA6223x121

$V_{IN} = 2.2V$, $t_r = 5 \mu s$, $T_a = 25^\circ C$
 $V_{CE} = 0 \rightarrow V_{IN}$, $C_{IN} = C_L = 1.0 \mu F$ (ceramic)



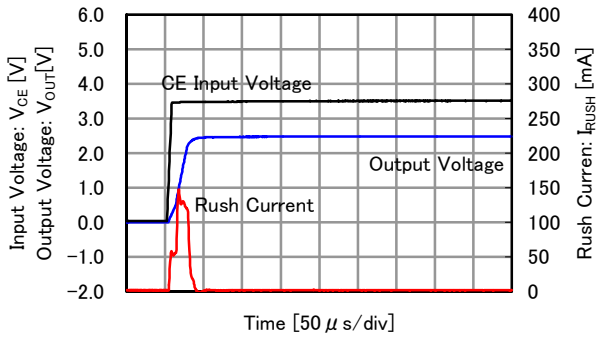
XA6223x181

$V_{IN} = 2.8V$, $t_r = 5 \mu s$, $T_a = 25^\circ C$
 $V_{CE} = 0 \rightarrow V_{IN}$, $C_{IN} = C_L = 1.0 \mu F$ (ceramic)



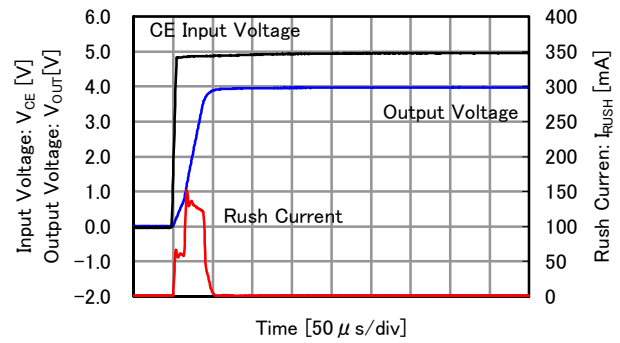
XA6223x251

$V_{IN} = 3.5V$, $t_r = 5 \mu s$, $T_a = 25^\circ C$
 $V_{CE} = 0 \rightarrow V_{IN}$, $C_{IN} = C_L = 1.0 \mu F$ (ceramic)



XA6223x401

$V_{IN} = 5.0V$, $t_r = 5 \mu s$, $T_a = 25^\circ C$
 $V_{CE} = 0 \rightarrow V_{IN}$, $C_{IN} = C_L = 1.0 \mu F$ (ceramic)

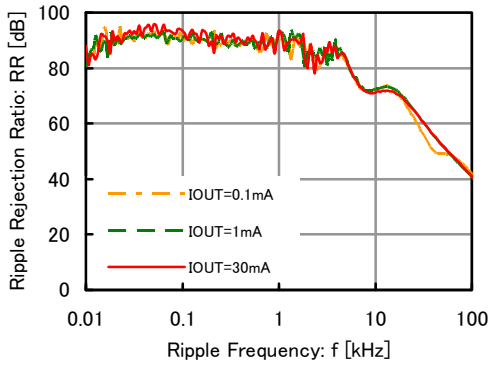


■ 特性例

(11)リップル除去率

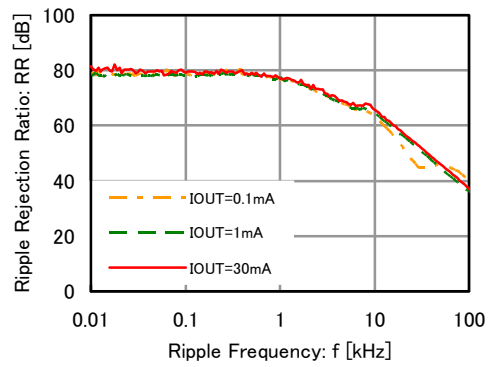
XA6223x121

$T_a = 25^\circ\text{C}$, $V_{IN} = 3.0\text{VDC} + 0.5\text{Vp-pAC}$
 $C_{IN} = 0.1 \mu\text{F}$ (ceramic), $C_L = 1 \mu\text{F}$ (ceramic)



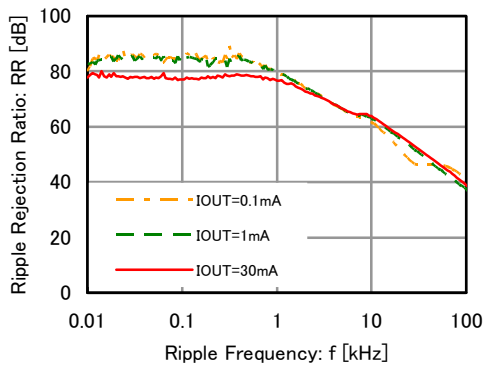
XA6223x181

$T_a = 25^\circ\text{C}$, $V_{IN} = 3.0\text{VDC} + 0.5\text{Vp-pAC}$
 $C_{IN} = 0.1 \mu\text{F}$ (ceramic), $C_L = 1 \mu\text{F}$ (ceramic)



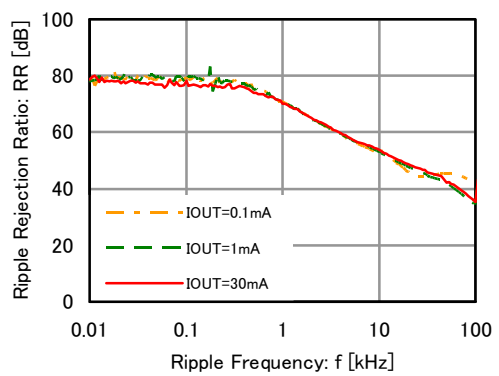
XA6223x251

$T_a = 25^\circ\text{C}$, $V_{IN} = 3.5\text{VDC} + 0.5\text{Vp-pAC}$
 $C_{IN} = 0.1 \mu\text{F}$ (ceramic), $C_L = 1 \mu\text{F}$ (ceramic)



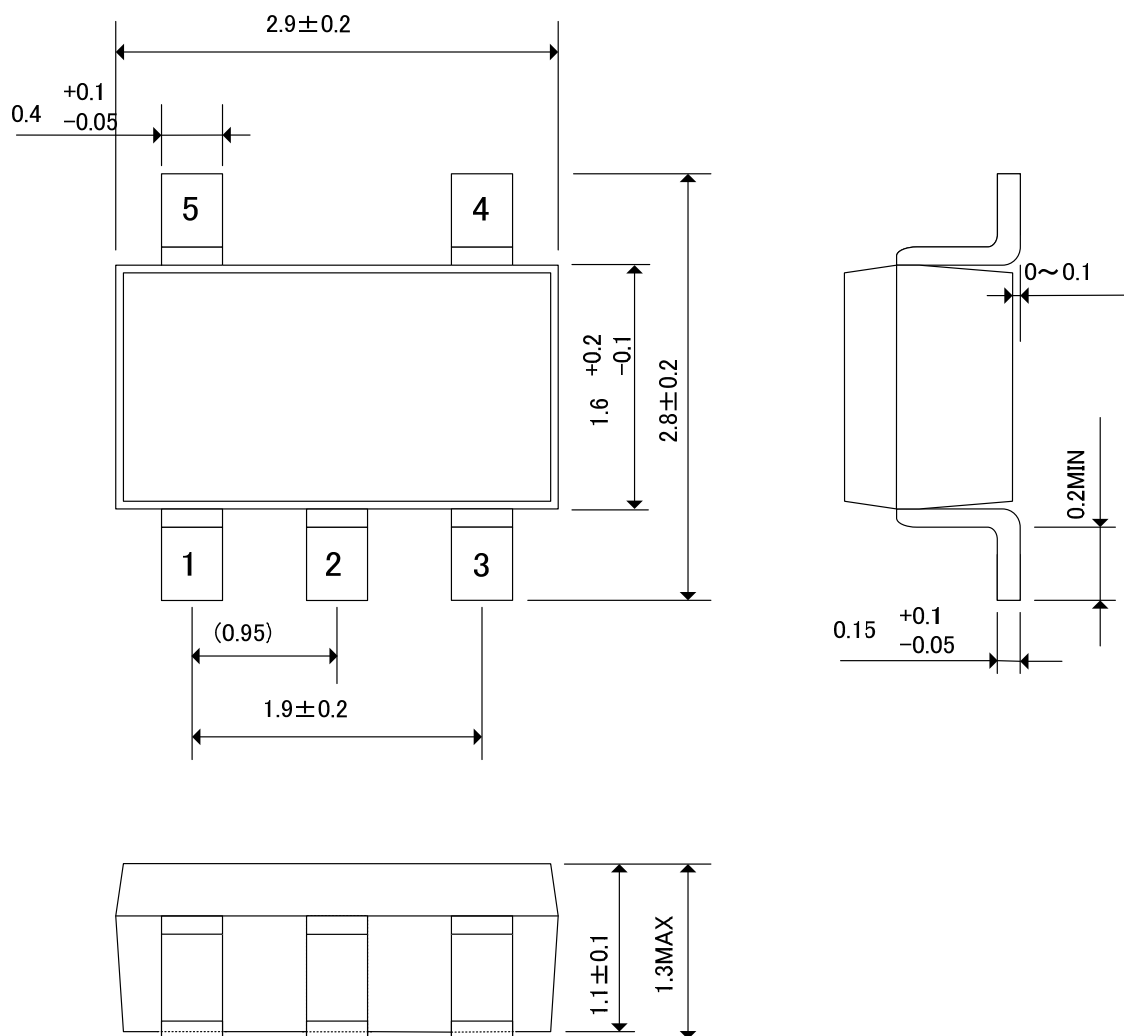
XA6223x331

$T_a = 25^\circ\text{C}$, $V_{IN} = 4.3\text{VDC} + 0.5\text{Vp-pAC}$
 $C_{IN} = 0.1 \mu\text{F}$ (ceramic), $C_L = 1 \mu\text{F}$ (ceramic)



■外形寸法図

SOT-25
(unit : mm)

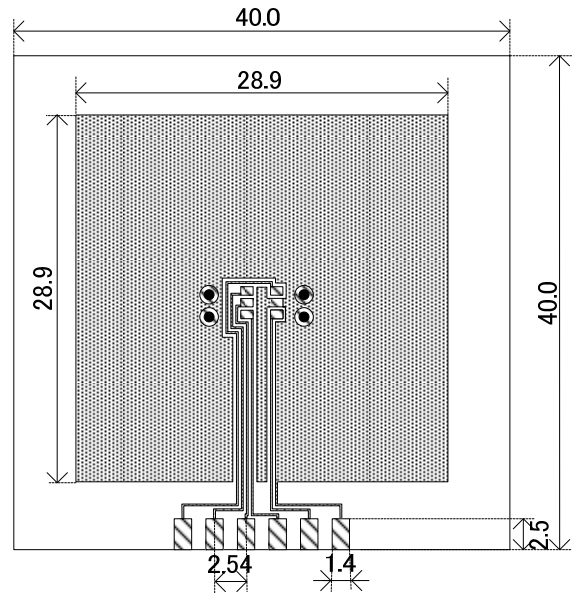


● SOT-25パッケージ許容損失

SOT-25パッケージにおける許容損失特性例となります。
許容損失は実装条件等に影響を受け値が変化するため、下記実装条件にての参考データとなります。

1.測定条件(参考データ)

- 測定条件：基板実装状態
- 雰囲気：自然対流
- 実装：Pbフリーはんだ
- 実装基板：基板40mm×40mm(片面1600mm²)に対して
銅箔面積 表面 約50%-裏面 約50%
- 放熱板と周りの銅箔接続
(SOT26基板を共用)
- 基板材質：ガラスエポキシ(FR-4)
- 板厚：1.6mm
- スルーホール：ホール径 0.8mm 4個

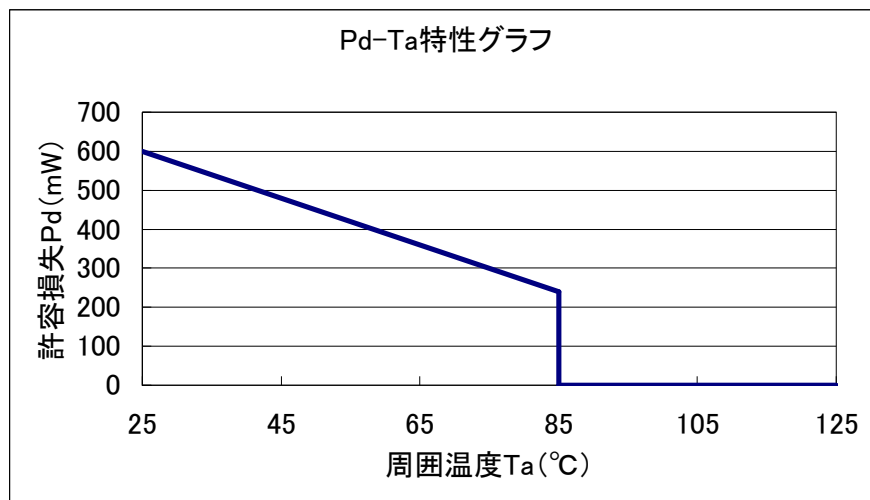


評価基板レイアウト(単位:mm)

2.許容損失-周囲温度特性

基板実装($T_{jmax} = 125^{\circ}C$)

周囲温度(°C)	許容損失Pd(mW)	熱抵抗(°C/W)
25	600	166.67
85	240	

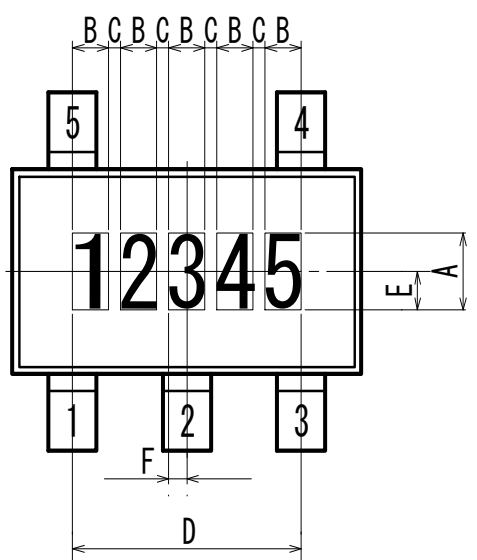


■マーキング 1

●マーキング文字は下記仕様にて作製する。

- 1)マーキング方式
ガラスマスク方式
- 2)文字書体
ヘルベチカ・メディウム・コンデンス部分修正
- 3)寸法、位置
下記に示す。
- 4)モールド樹脂は、黒色を使用し、表面状態は梨地とする。

●SOT-25 5桁マーキング



シンボル	寸法(mm)
A	0.60±0.1
B	0.30±0.1
C	0.10±0.1
D	1.90±0.2
E	(0.3)
F	(0.15)

※左記図内 1 2 3 4 5 はマーキングを表し、
各製品のマーク仕様内、①②③④⑤に対応する。

■マーキング 2

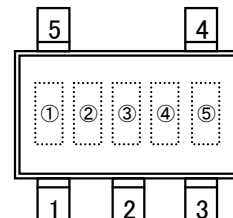
●SOT-25

マーク① 製品番号を表す。

シンボル	品名表記例
9	XA6223*****

マーク② レギュレータのタイプを表す。

シンボル			品名表記例
出力電圧 0.1V ステップ		出力電圧 0.05V ステップ	
電圧=1.2~3.9V	電圧=4.0V	電圧=1.25~3.95V	
C	D	E	XA6223A*****
F	H	K	XA6223B*****
L	M	N	XA6223C*****
P	R	S	XA6223D*****
T	U	V	XA6223E*****
X	Y	Z	XA6223F*****
0	1	2	XA6223G*****
3	4	5	XA6223H*****



SOT-25
(TOP VIEW)

マーク③ 出力電圧を表す。

シンボル	出力電圧(V)			シンボル	出力電圧(V)		
0	-	4.00	-	F	2.50	-	2.55
1	-	-	-	H	2.60	-	2.65
2	1.20	-	1.25	K	2.70	-	2.75
3	1.30	-	1.35	L	2.80	-	2.85
4	1.40	-	1.45	M	2.90	-	2.95
5	1.50	-	1.55	N	3.00	-	3.05
6	1.60	-	1.65	P	3.10	-	3.15
7	1.70	-	1.75	R	3.20	-	3.25
8	1.80	-	1.85	S	3.30	-	3.35
9	1.90	-	1.95	T	3.40	-	3.45
A	2.00	-	2.05	U	3.50	-	3.55
B	2.10	-	2.15	V	3.60	-	3.65
C	2.20	-	2.25	X	3.70	-	3.75
D	2.30	-	2.35	Y	3.80	-	3.85
E	2.40	-	2.45	Z	3.90	-	3.95

マーク④,⑤ 製造ロットを表す。01~09, 0A~0Z, 11...9Z, A1~A9, AA...Z9, ZA~ZZ を繰り返す。
(但し、G, I, J, O, Q, W は除く。反転文字は使用しない。)

1. 本書に記載された内容(製品仕様、特性、データ等)は、改善のために予告なしに変更することがあります。製品のご使用にあたっては、その最新情報を当社または当社代理店へお問い合わせ下さい。
2. 本書に記載された技術情報は、製品の代表的動作・応用を説明するものであり、工業所有権、その他の権利に対する保証または許諾するものではありません。
3. 本書に記載された製品は、通常の信頼度が要求される一般電子機器(情報機器、オーディオ/ビジュアル機器、計測機器、通信機器(端末)、ゲーム機器、パーソナルコンピュータおよびその周辺機器、家電製品等)用に設計・製造しております。
4. 本書に記載の製品を、その故障や誤作動が直接人命を脅かしたり、人体に危害を脅かす恐れのある装置やシステム(原子力制御、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、生命維持装置を含む医療機器、各種安全装置など)へ使用する場合には、事前に当社へご連絡下さい。
5. 当社では製品の改善、信頼性の向上に努めております。しかしながら、万が一のためにフェールセーフとなる設計およびエージング処理など、装置やシステム上で十分な安全設計をお願いします。
6. 保証値を超えた使用、誤った使用、不適切な使用等に起因する損害については、当社では責任を負いかねますので、ご了承下さい。
7. 本書に記載された内容を当社に無断で転載、複製することは、固くお断り致します。

トレックス・セミコンダクター株式会社